

# Nascom Documentation Library – Zeap Assembler



## [Preface](#)

### [1. Introduction](#)

#### [1.1 Aims of Zeap](#)

#### [1.2 Comparison with Zilog Assembler](#)

#### [1.3 Machine requirements](#)

### [2. The Zeap Editor](#)

#### [2.1 Editor operation](#)

#### [2.2 Zeap Editor commands](#)

### [3. The Zeap Assembler](#)

#### [3.1 Assembler operation](#)

#### [3.2 Expressions](#)

#### [3.3 Source statement syntax](#)

##### [3.3.1 Labels](#)

##### [3.3.2 Instruction format](#)

##### [3.3.3 Comment lines](#)

#### [3.4 Assembler options](#)

#### [3.5 Assembler directives](#)

#### [3.6 Assembly listing](#)

#### [3.7 Object generation](#)

##### [3.7.1 Tape object](#)

##### [3.7.2 Memory object](#)

## [Appendix A. Zeap operation](#)

## [Appendix B. Zeap error codes](#)

## [Appendix C. Zeap Editor commands](#)

## [Appendix D. Assembler directives](#)

## [Appendix E. Z80 Instruction set](#)

## [Appendix F. Z80 opcode listing](#)

## [Appendix G. Zeap internal registers](#)

## [Appendix H. ASCII code table](#)

## [Appendix I. Zeap 2.0 Object Listing \(RAM version\)](#)

## [Appendix J. Zeap 1.2 operating instructions](#)

## [Zeap 2.0 Reference Card](#)