

Nascom Documentation Library - Nasforth



1. Introduction

- [1.1 Nascom features](#)
- [1.2 Stack display](#)
- [1.3 Tape interface](#)
- [1.4 RAM disk simulation](#)
- [1.5 Memory map](#)
- [1.6 Cold start tables](#)
- [1.7 The User area](#)
- [1.8 Expanding Nasforth](#)
- [1.9 Number bases](#)
- [1.10 Error messages](#)

2. The Assembler

- [2.1 Code definitions](#)
- [2.2 Code endings](#)
- [2.3 Register usage](#)
- [2.4 Assembler instructions](#)
 - [8 bit load group](#)
 - [16 bit load group](#)
 - [Exchange group](#)
 - [Block transfer group](#)
 - [Block search group](#)
 - [8 bit Arithmetic and Logic](#)
 - [Immediate instructions](#)
 - [General purpose AF operations](#)
 - [16 bit arithmetic](#)
 - [Rotate and shift group](#)
 - [8 bit manipulation group](#)
 - [Unconditional jumps, calls and returns](#)
 - [Test conditions](#)
 - [Conditional calls and returns](#)
 - [Restart group](#)
 - [Input and output group](#)
 - [Miscellaneous CPU control](#)
- [2.5 Macros](#)
- [2.6 Logical structures](#)
- [2.7 Literals](#)
- [2.8 Device handlers](#)
- [2.9 Nas-sys calls](#)

3. Forth glossary

- [3.1 Standard Forth glossary](#)
- [3.2 Nasforth extra glossary](#)

4. Final comments

[4.1 xForth user group](#)

[4.2 Any problems?](#)

[4.3 Acknowledgements](#)

[4.4 Reading & book list](#)

[4.5 Multiple copies](#)

[5. Compatibility](#)

[6. The Editor](#)