



 **Mohamed Bouchenti**

**Stage (3 à 5 mois) : Assistant ingénieur en développement hardware avec poursuite en alternance**

22 ans  
Mohamed.Bouchenti@etu.univ-grenoble-alpes.fr  
+33 7 49 03 86 44  
7 Rue Billerey, Grenoble 38000

Étudiant en master électronique spécialisé en micro-électronique intégration des systèmes temps réels embarqués, Je recherche une alternance à partir de septembre 2025 en tant qu'ingénieur en conception de circuits et systèmes embarqués. Curieux et rigoureux, je souhaite contribuer à vos projets innovants en R&D tout en poursuivant ma formation.

## COMPÉTENCES

<b>Développement Embarqué</b> : Linux , Cora Z7 , STM32, Raspberry PI, ESP32, Arduino, CMSIS/FreeRTOS.	<b>Programmation Microcontrôleurs / Micro-processeur / SoC</b> : C/C++ , Assembleur, Micropython.	<b>CAO des cartes électroniques</b> : Altium Designer, Proteus ISIS, Kicad ,Cadence
<b>Instrumentation et Développement de Bancs de Test Automatique</b> : LabVIEW, Simulink	<b>Programmation Orienté Objet</b> : JAVA, Python/PyQt	<b>Protocoles</b> : Bus CAN,UART,SPI,I2C
<b>Conception Numérique (FPGA)</b> : VHDL/SystemVerilog	<b>Programmation Web</b> : Html, Css, JavaScript, SQL , Nextjs	<b>Simulation</b> : LTspice, MATLAB

## EXPÉRIENCES PROFESSIONNELLES

**Technicien - Réalisation d'un mélangeur de liquides médicaux "dialysat"**

Mai-Juin 2022 | CHU Fès; service de néphrologie

- Conception et modélisation d'un mélangeur de dialysat pour applications médicales
- Implémentation du système dans le respect des normes médicales strictes
- Développement d'un banc de test automatisé pour validation clinique du dispositif

## DIPLOMES ET FORMATIONS

**Master en Électronique, Énergie Électrique et Automatique**  
**Parcours Microélectronique Intégration des Systèmes Temps Réels Embarqués**

2024-2026 | Université Grenoble Alpes

**Licence en Électronique, Énergie Électrique et Automatique**

2022-2024 | Université Grenoble Alpes

**Diplôme Universitaire de Technologies Filière Systèmes Embarqué**

2020-2022 | Ecole Supérieure de Technologies de Fès ( Maroc )

## LANGUES

- Français : Courant
- Anglais : Courant

## QUALITÉS

- Ponctuel
- Adaptabilité

## CENTRES D'INTERETS

- Sports
- Jeux de société
- Photographie

## PROJETS ACADEMIQUES

**Conception d'un filtre numérique passe-bas en VHDL et schématique sur technologie AMS 0.35µm | Université Grenoble Alpes**

- Développement complet du circuit intégré depuis la spécification jusqu'au layout final
- Conception double approche : implémentation niveau portes logiques et description VHDL
- Validation par simulations (comportementale, post-synthèse, post-routing) avec NC-Verilog et Cadence

**Conception et implémentation d'une horloge digitale avancée sur FPGA | Université Grenoble Alpes**

- Conception d'une horloge digitale complète sur ZYBO Z7-20 en VHDL (heure, date, chronomètre)
- Développement des schémas électroniques et description matérielle en VHDL
- Intégration et optimisation des fonctionnalités sur FPGA

**Développement d'un robot asservi en vitesse avec suivi de ligne et détection d'obstacles sur plateforme PSoC**  
**Université Grenoble Alpes**

- Développement d'un robot autonome sur PSoC : contrôle moteur FPGA et interface PS-PL
- Implémentation du suivi de ligne et détection d'obstacles par capteurs (IR, collision)
- Programmation des comportements adaptatifs selon détection de couleurs/obstacles