

Wydział Elektroniki i Technik Informacyjnych  
Politechnika Warszawska

Projektowanie układów sterowania  
(projekt grupowy)

Sprawozdanie z projektu i ćwiczenia laboratoryjnego  
nr 3, zadanie nr 10

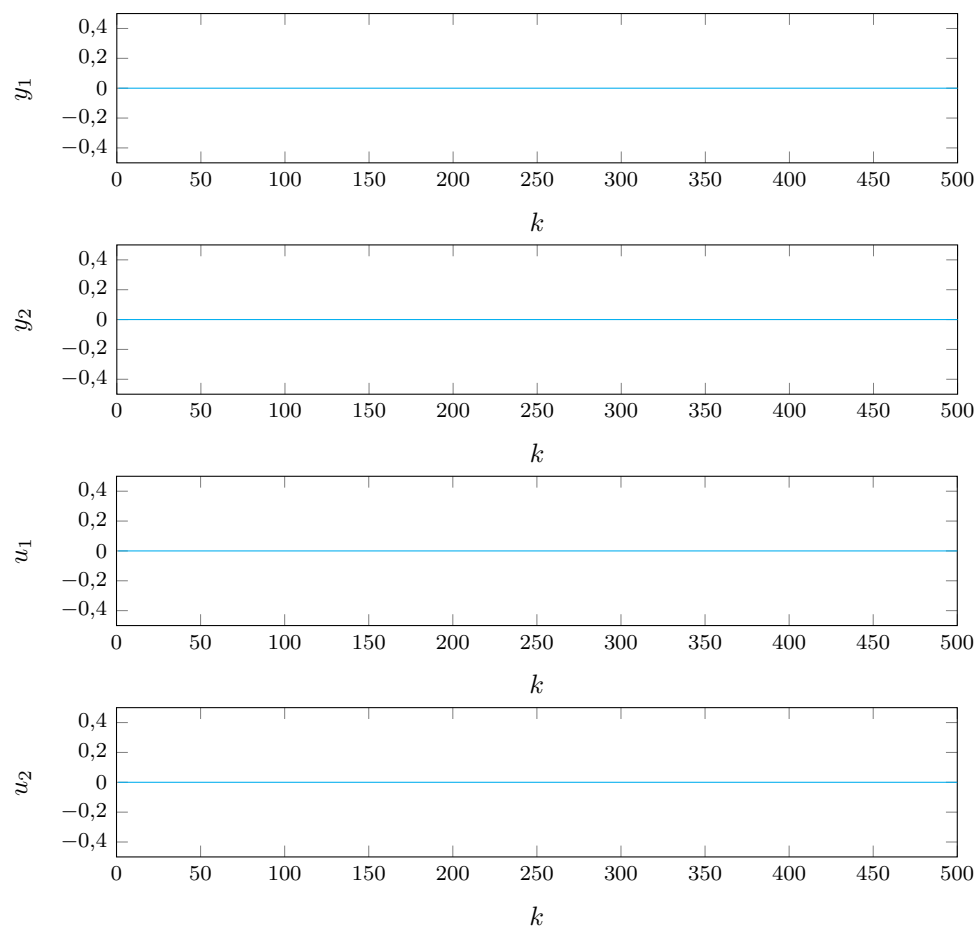
Bartłomiej Boczek, Aleksander Piotrowski, Łukasz Śmigielski

Warszawa, 31 marca 2017

# Spis treści

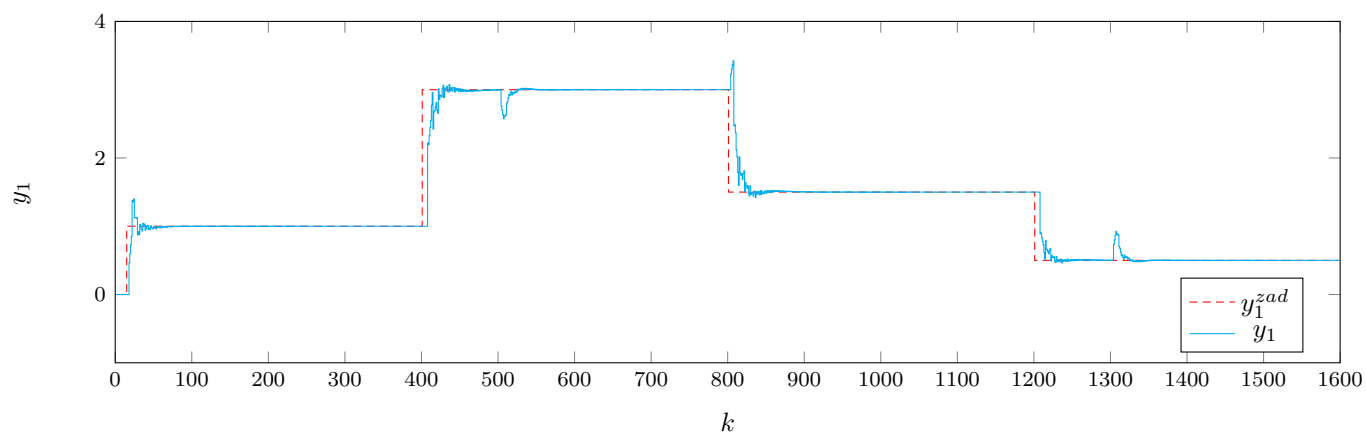
1. Punkt 1	2
2. Punkt 5	3

## 1. Punkt 1

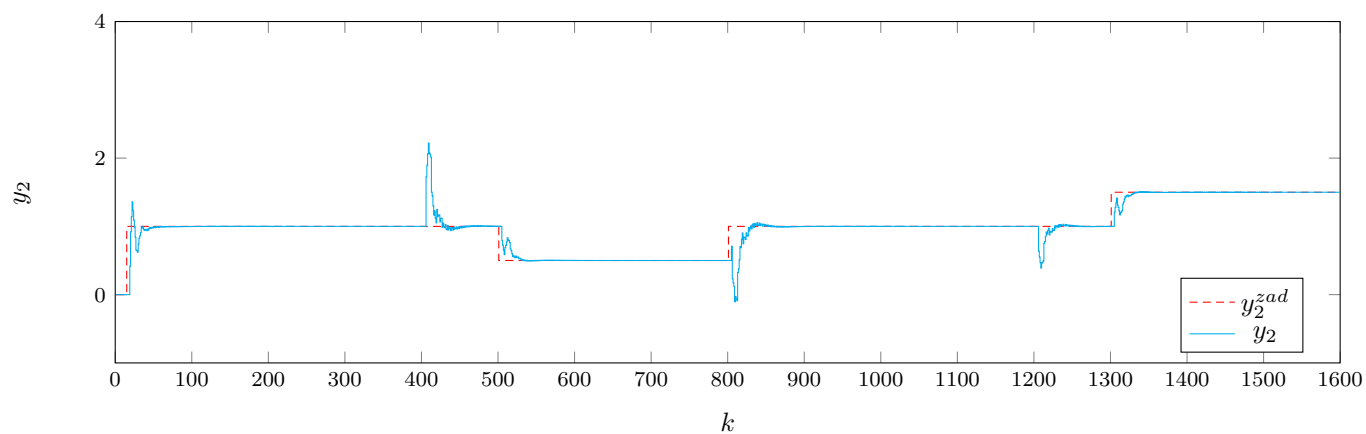


Rys. 1.1. Sygnały wejściowe i wyjściowe w punkcie pracy

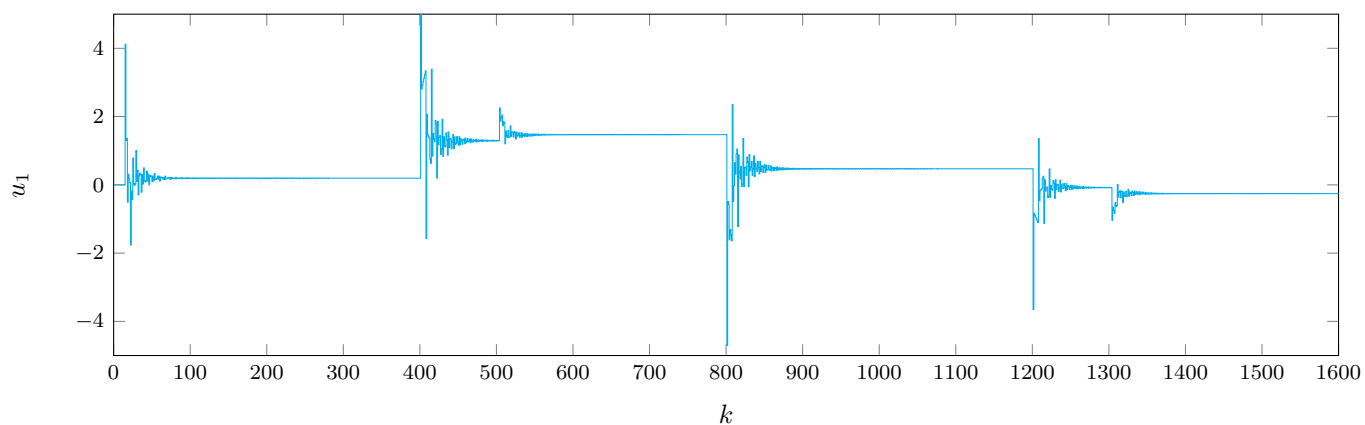
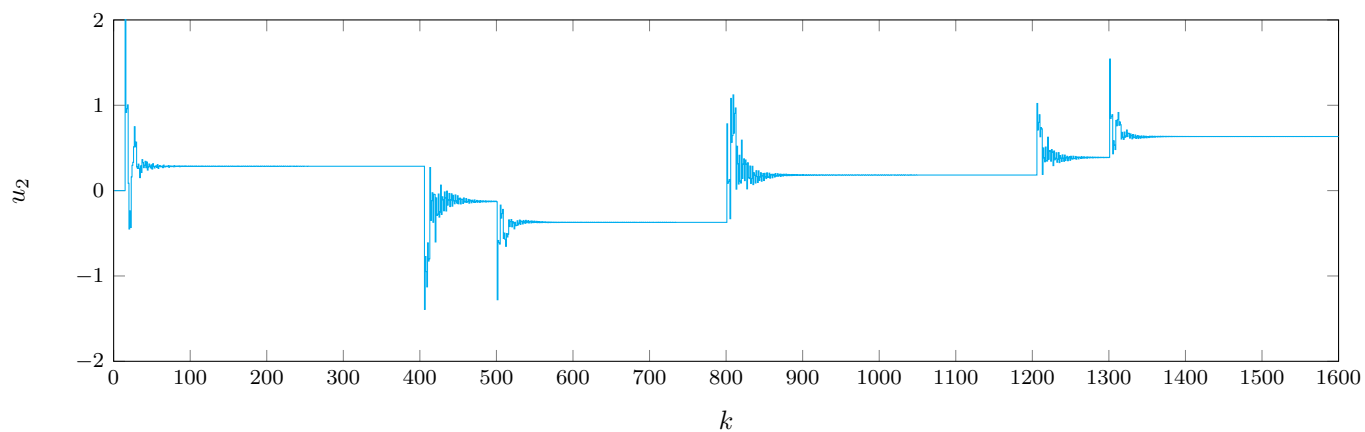
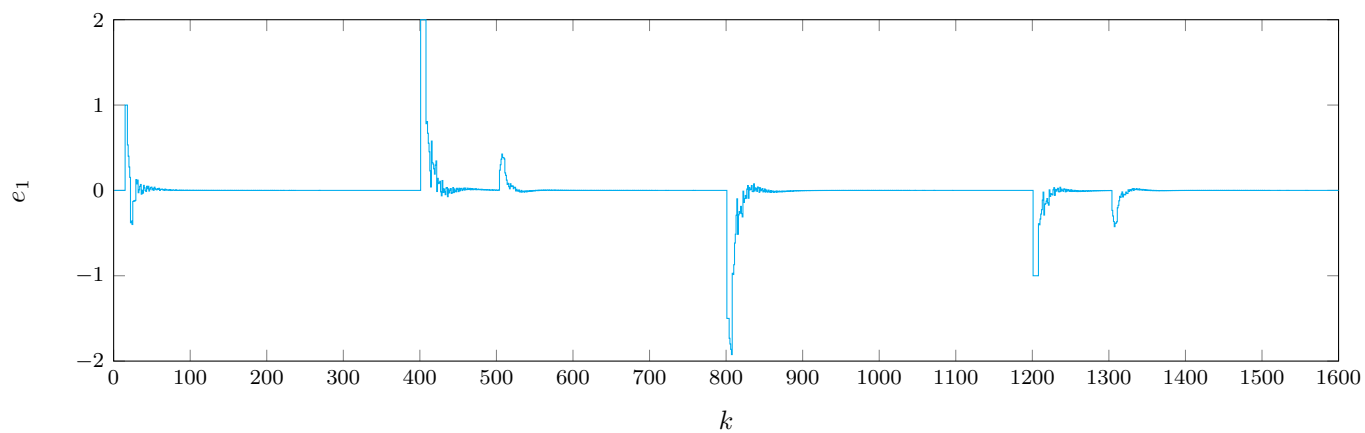
## 2. Punkt 5

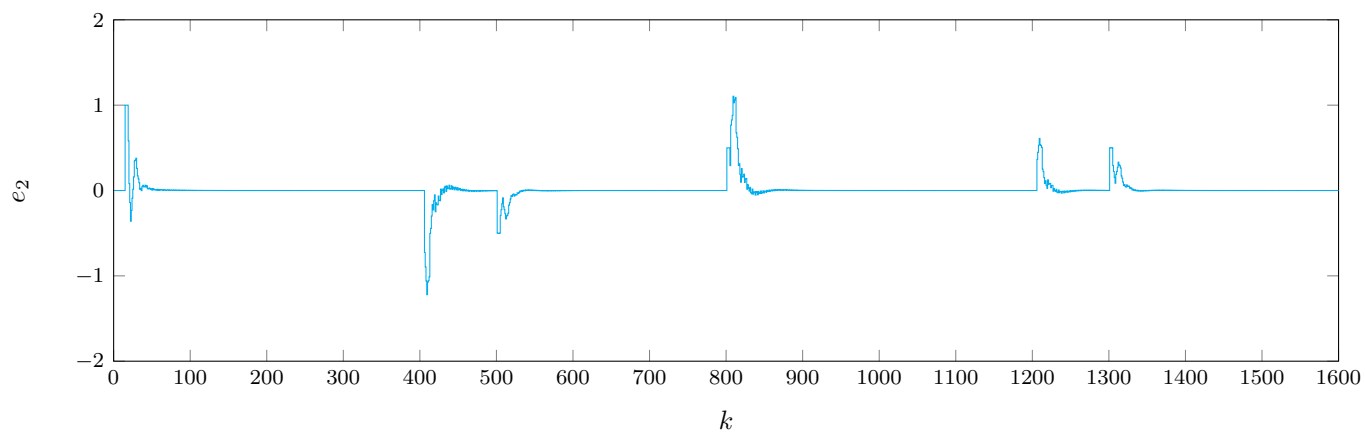
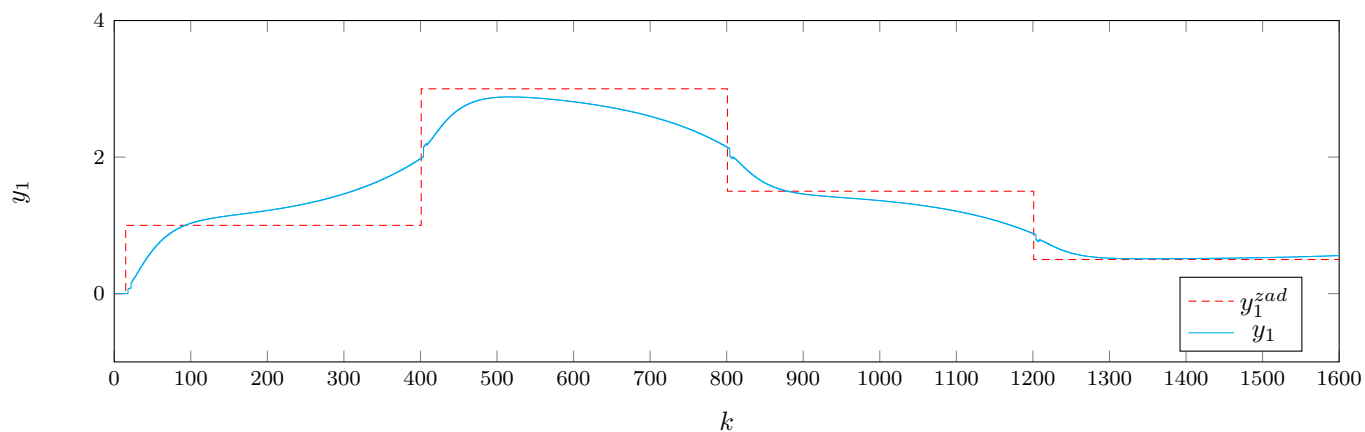
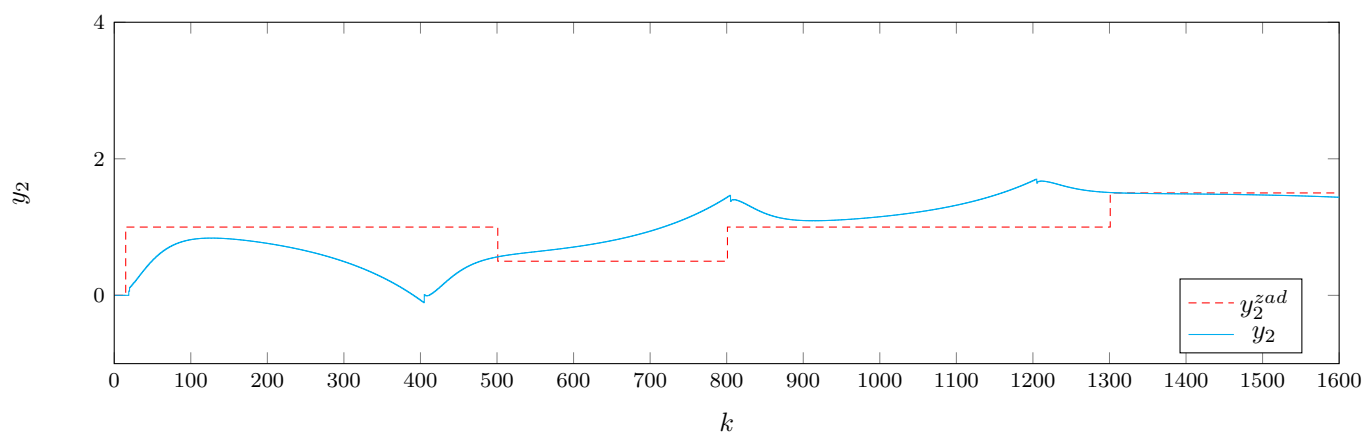


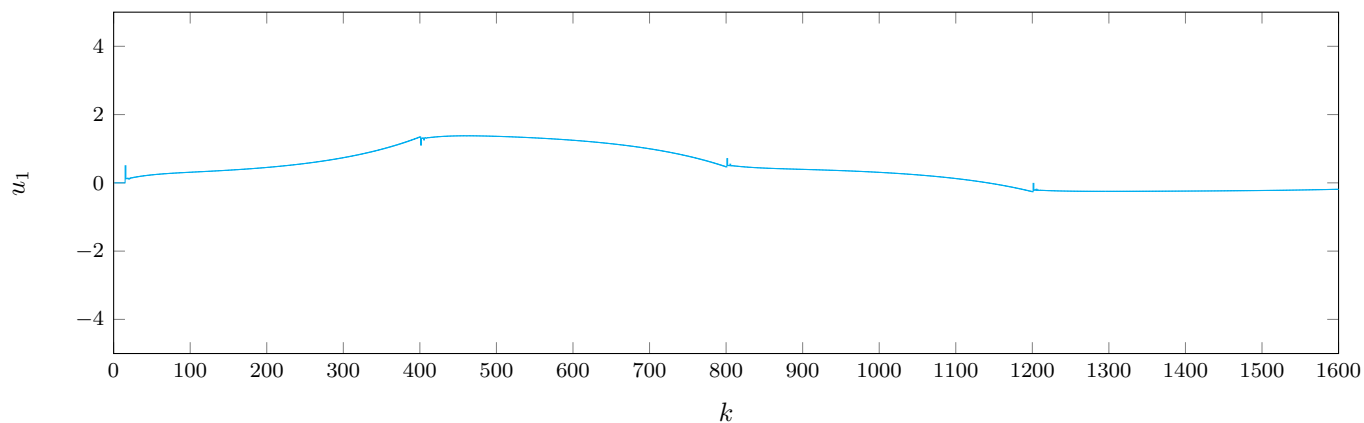
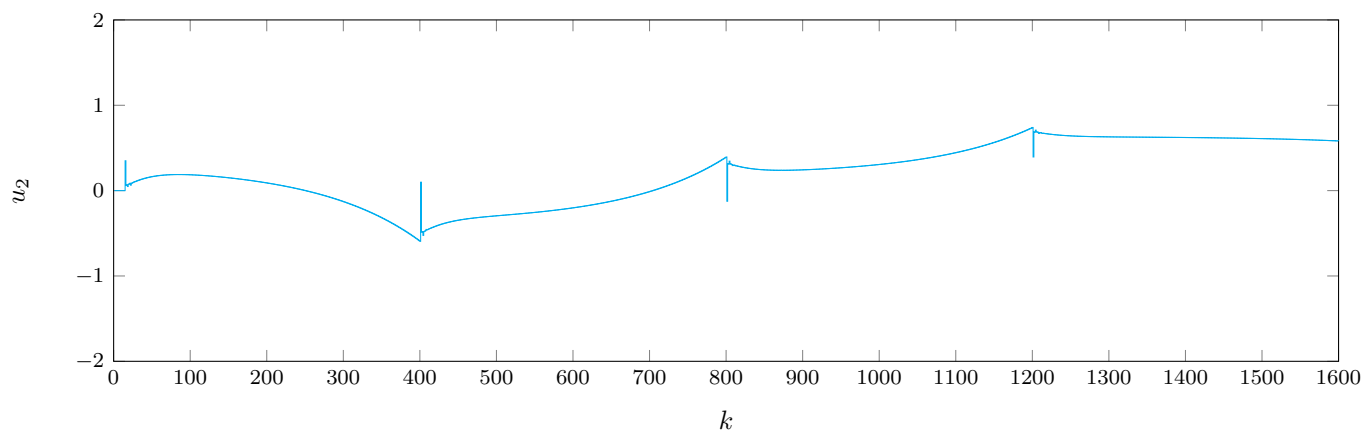
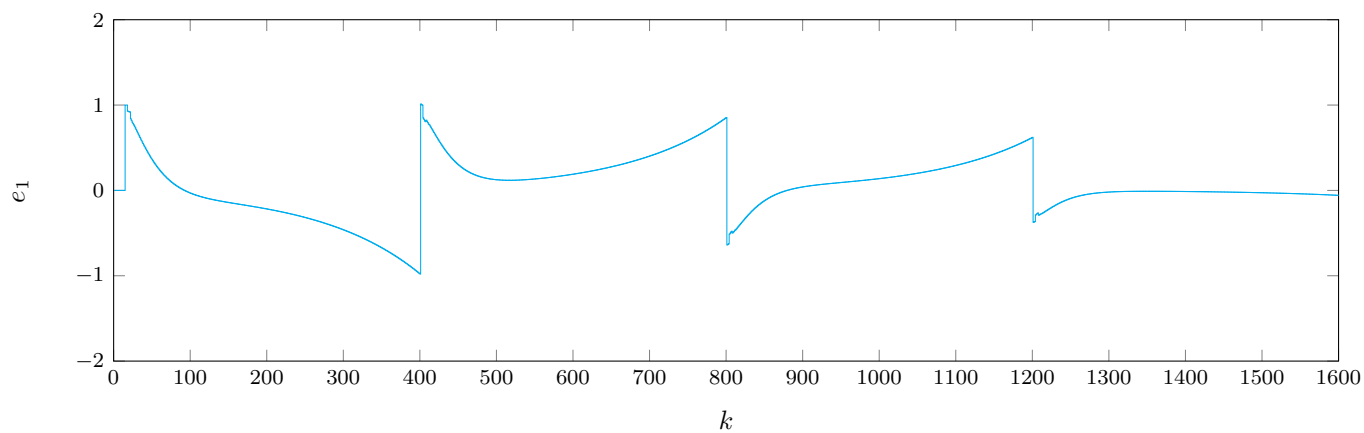
Rys. 2.1. Sygnał wyjściowy  $y_1$  dla V1 (CO TO??)

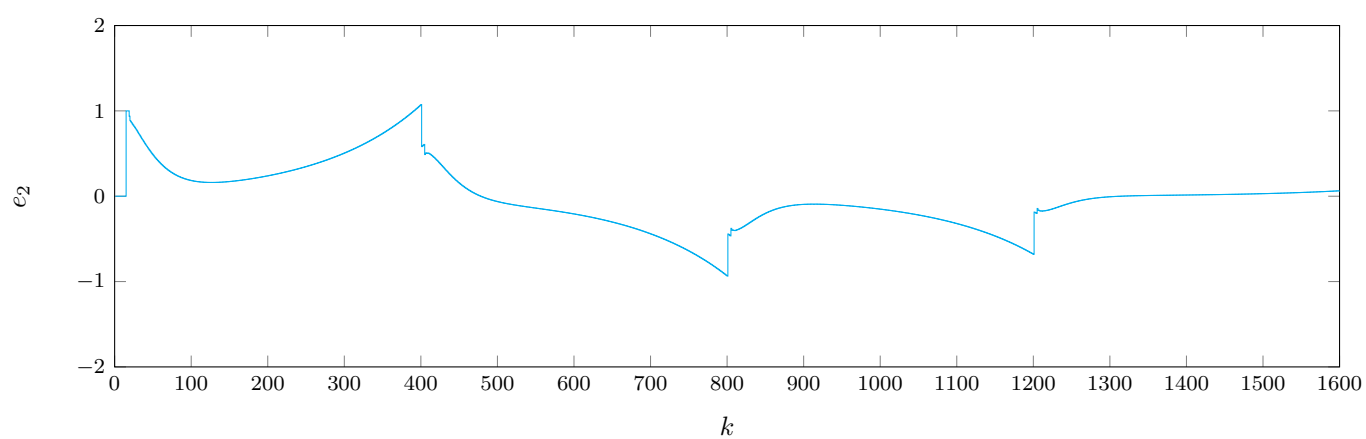


Rys. 2.2. Sygnał wyjściowy  $y_2$  dla V1 (CO TO??)

Rys. 2.3. Sygnał wejściowy  $u_1$  dla V1 (CO TO??)Rys. 2.4. Sygnał wejściowy  $u_2$  dla V1 (CO TO??)Rys. 2.5.  $e_1$  dla V1 (CO TO??)

Rys. 2.6.  $e_2$  dla V1 (CO TO??)Rys. 2.7. Sygnał wyjściowy  $y_1$  dla V2 (CO TO??)Rys. 2.8. Sygnał wyjściowy  $y_1$  dla V2 (CO TO??)

Rys. 2.9. Sygnał wejściowy  $u_1$  dla V2 (CO TO??)Rys. 2.10. Sygnał wejściowy  $u_2$  dla V2 (CO TO??)Rys. 2.11.  $e_1$  dla V2 (CO TO??)

Rys. 2.12.  $e_2$  dla V2 (CO TO??)