**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| instruction\_aux (32) | regdst\_aux(1) | branch\_aux1(1) | memtoreg\_aux2(1) |
| pcplus4\_aux (32) | alusrc\_aux(1) | memwrite\_aux1(1) | regwr\_aux2(1) |
|  | branch\_aux(1) | memtoreg\_aux1(1) | alures\_aux1(32) |
|  | aluop\_aux(3) | regwr\_aux1(1) | memdata\_aux(32) |
|  | memwrite\_aux(1) | zero\_aux(1) | wa\_aux1(5) |
|  | memtoreg\_aux(1) | branchadress\_aux(32) |  |
|  | regwr\_aux(1) | alures\_aux(32) |  |
|  | rd1\_aux(32) | wa\_aux(5) |  |
|  | rd2\_aux(32) | rd2\_aux1(32) |  |
|  | ext\_imm\_aux(32) |  |  |
|  | func\_aux(6) |  |  |
|  | sa\_aux(5) |  |  |
|  | rd\_aux(5) |  |  |
|  | rt\_aux(5) |  |  |
|  | pcplus4\_aux1(32) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |