## Arhitekture i algoritmi DSP II

## Projektni zadatak:

# Implementacija WavPack lossless TinyEncoder za zadatu pratformu sa ograničenim resursima

Student: BojanŠtrbac

Mentor:

MSc Dejan Bokan

## Sadržaj

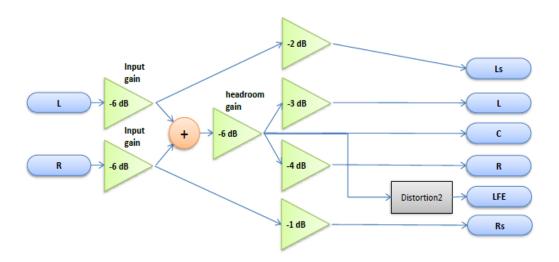
1.	Opis zadatka	
	Radno okruženje	
3.	Opis realizacije	2
	Ispitivanje i verifikacija	

### 1. Opis zadatka

Realizacija projektnog zadatka je trebala da bude zasnovana na razvoju 4 modela (Metodologija razvoja DSP aplikacija).

- Potrebno je bilo realizovati blok šemu (Slika 1) u modelu0, i taj kod dalje koristiti kao referentni.
- Sledeći korak je bio da se napravi model1 tako da ne bude ni jedan bit razlike izmedju izlaznih fajlova iz modela0 i modela1.
- Model2 je prebacivanje modela1 iz floating pointa u fix point arhitekturu. Dozvoljeno je bilo do jednog bita razlike izmedju izlaznih fajlova iz modela1 i modela2.
- Model3 : Prebacivanje koda u CLIDE okruženje i vršenje optimizacija.

Procenja potrošnje memorije vršena je analiziranjem .MAP fajla koji. Poredjenje izlaznih fajlova je radjeno pomoću programa "PCMcompare.exe", a provera validnosti modela 0,1 i 2 uradjena je koristenjem Test.bat skripte za više ulaznih fileova.

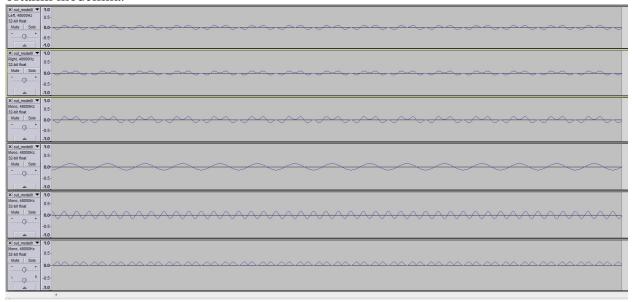


Slika 1

### 2. Opis realizacije

#### MODEL 0

U modelu 0 uradjen je referentni kod projekta. Uradjenj je bez prevelikog analiziranja. Zadatak je realizocvan u dva posebn fajla (processing i distortion2). Nije se vodilo računa o zauzeću memorije i optimizovanosti koda. Izlaz iz modela 0 (slika 2) je korisćen za dalje poredjenje sa ostalim modelima.



Slika 2: Izlaz iz modela0!

#### MODEL 1

Sledeći korak u razvoju DSP aplikacije je model1, u kom je izvršeno nekoliko koraka:

- Unutar funkcije processing() (processing.c) koja je suštinski deo zadatka, indeksiranje nizova je zamenjeno pristupu preko pokazivača.
- Stuktura koja se koristila kao parametar funkcije processSingleChanel (distortion2.c) je izmeštena da bude globalna i samim tim nije vise bilo potrebe da bude slata kao parametar.
- Uvedena je common.h datoteka u kojoj su izmeštene sve kontante i u kojoj su navedeni tipovi podataka koji će omogućiti laksi prelazak na model 2.

Nakon što su potrebni koraci odadjeni, poredio sam izlaze modela 0 i 1. Ocekivano je bilo da ne bude razlike, sto je dobijeno. (slika 3)

D:\ra82-2015\AADSP2\Projekat-RA82>PCMCompare.exe outSpeech\out\_model0.wav outSpeech\out\_model1.wav No differences encountered! No differences encountered!

#### **MODEL 2**

Prelazak na model 2 predstavlja prilagodjavanje koda arhitekturi za koju se program piše (aritmetika u nepokretnom zarezu). U prethodnom modelu je iz tog razloga u common.h fileu navedeno nekoliko novih tipova (DSPint, fract (DSPfract), accum(DSPaccum)).

Prebacivanje konstanti iy pokretnog u nepokretni zarez rešeno je pomoću FRACT\_NUM komnde.

Prilikom primene promene preciznosti cesto se dogadja da model2 ne bude bit identican modelu1. To se desilo i u mom slučaju. Testirao sam izlaze iz modela 0,1 i 2 pomoću skripte "Test012.bat" koja pokreće .exe fileove modela i poredi za različite ulazne fajlove. Dobio sam bit razlike za sve zadate ulaze, što se vidi na slici 4.

```
Running tests for stream: 2ch_contour_ne40_24b_48k.wav
model 0
      mode1
model 2

Mo differences encountered!

Max difference is 1 (1 bits, -144.49dB)

Running tests for stream: 2ch_lvl_amt_48k.wav
      model 1
model 2
No differences encountered!
Max difference is 1 (1 bits, -144.49dB)
Running tests for stream: Amp_Sweep.wav
model 0
      mode 1
      model 1
model 2
No differences encountered!
Max difference is 1 (1 bits, -144.49dB)
Running tests for stream: Freq_sweep.wav
      mođel 0
      mode1
model 2
No differences encountered!
Max difference is 1 <1 bits, -144.490
Running tests for stream: Multi_Tone.wav
                                                    -144.49dB)
      model 0
      mode1
      model 2
         No differences encountered!
Max difference is 1 (1 bits, -144.49dB
Running tests for stream: titanic_horn.wav
                                                     -144.49dB>
      model 0
      model 1
model 2
         No differences encountered!
No differences encountered!
Running tests for stream: Tone_L1k_R3k.wav
      moďel Ø
      mode1
      model 2
No differences encountered!
      Max difference is 1 (1 bits,
                                                     -144.49dB)
```

Slika4: poredjenje izlaza iz modela 0,1 i 2

#### **MODEL 3**

U poslednjem modelu uradjena je raspodela na X i Z memoriske zone. Na slici 5 prikazani su utrošci memorije pre raspodele , dok su na slici 6 prikazani fajlovi nakon raspodele!

Nakon generisanja .s fajlova, primetio sam da mi se na nekoliko mesta u distorsion2.c u funkciji processSingleChanell pojavljuje softverska petlja, nakon prepravke problem je rešen (dobijena je hardverska petlja) i smanjen je broj ciklusa za tu funkciju sa 1116 na 850 (slika 8).

Funkcija processing.c je prebacena cela u asembler, ali nije optimizovana zbog nedostatka vremena i kompleksnosti samog procesa optimizacije. Testiranje izlaza modela3 je prosle očekivano, nije dobijen ni jedan bit razlike izmedju izlaza iz modela 2 i modela 3 (slike 7).

```
Address class Y Address:[0000...FFFF], length 10000
    Address:[0000...0000], length 0001, <RESERVED for crt0_GEN_0001, class Y>
                                                                                                Y: slobodna memorija
    Address: [0001...FFFF], length FFFF, <FREE>
-----Module: main(Segment name)
                       main_GEN_0000, address 010B ,length 0001, class
                                                                              X OVLY
                       main_GEN_0001, address 0105 ,length 0003, class
                                                                              X OVLY
                       main_GEN_0002, address 010C ,length 0001, class
                                                                              X OVLY
                       main_GEN_0003, address 0108 ,length 0003, class
                                                                              X OVLY
                                                                                              X: memorija za podatke: 268 reči
                       main_GEN_0004, address 0001 ,length 0080, class
                                                                              X OVLY
                                                                                                  programska memorija: 240 reči
                       main_GEN_0005, address 0081 ,length 0023, class
main_GEN_0006, address 00A4 ,length 0021, class
                                                                              X OVLY
                                                                              X_OVLY
                                                                                             Broj ciklusa: 6583935
                       main_GEN_0007, address 00E6 ,length 001F, class
                                                                              X_OVLY
                       main_GEN_0008, address 00C5 ,length 0021, class
                                                                              X OVLY
                       main_GEN_0009, address 0001 ,length 00F0, class CODE_OVLY
                                                                                              X: memorija za podatke: 0 reči
  ------Module: distortion2(Segment name)
                                                                                                 programska memorija: 179 reči
               distortion2_GEN_0000, address 00F1 ,length 00B3, class CODE_OVLY
                                                                                              Broj ciklusa: 1116
-----Module: processing(Segment name)
                processing_GEN_0000, address 010D ,length 0001, class
                                                                              X OVLY
                 processing_GEN_0001, address 010E ,length 0001, class
                                                                              X OVLY
                                                                                              X: memorija za podatke: 6 reči
                 processing_GEN_0002, address 010F ,length 0001, class
                                                                              X OVI Y
                                                                              X_OVLY
                 processing_GEN_0003, address 0110 ,length 0001, class
                                                                                                  programska memorija: 86 reči
                 processing_GEN_0004, address 0111 ,length 0001, class
                                                                              X OVLY
                processing_GEN_0005, address 0112 ,length 0001, class X_OVLY processing_GEN_0006, address 021E ,length 0056, class CODE_OVLY
                                                                                              Broj ciklusa: 1199
```

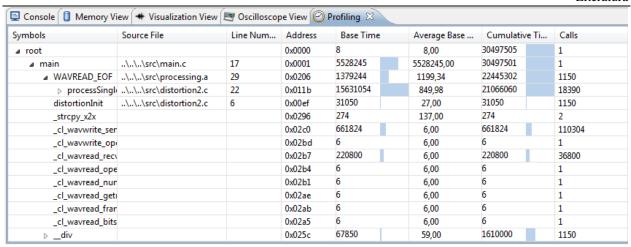
Slika 5 : X I Y memorijske zone pre raspodele memorija

```
Address class Y Address: [0000...FFFF], length 10000
    Address:[0000...0000], length 0001, <RESERVED for crt0_GEN_0001, class Y>
    Address: [0001...0080], length 0080, <RESERVED for main_GEN_0005, class Y_OVLY> Address: [0081...FFFF], length FF7F, <FREE>
----- Module: main(Segment name)
                        main_GEN 0000, address 008B ,length 0001, class
                                                                                   X OVLY
                        main_GEN_0001, address 0085 ,length 0003, class
                                                                                   X OVLY
                        main_GEN_0002, address 008C ,length 0001, class
main_GEN_0003, address 008D ,length 0001, class
                                                                                   X OVLY
                                                                                   X OVLY
                         main_GEN_0004, address 0088 ,length 0003, class
                                                                                   X OVLY
                                                                                                  Memorija za podatke:
                                                                                                  X: 141 reči
                                                                                                                     Y: 128 reči
                        main_GEN_0006, address 0001 ,length 0023, class
                                                                                   X OVLY
                        main_GEN_0007, address 0024 ,length 0021, class
                                                                                   X OVLY
                         main_GEN_0008, address 0066 ,length 001F, class
                                                                                   X_OVLY
                        main_GEN_0009, address 0045 ,length 0021, class
                                                                                   X OVLY
                        main_GEN_0010, address 0001 ,length 00EE, class CODE_OVLY
 ----- Module: distortion2(Segment name)
                distortion2_GEN_0000, address 00EF ,length 00B3, class CODE_OVLY
 -----Module: processing(Segment name)
                 processing_GEN_0000, address 008E ,length 0001, class
processing_GEN_0001, address 008F ,length 0001, class
                                                                                   X OVLY
                                                                                   X OVLY
                  processing_GEN_0002, address 0090 ,length 0001, class
                                                                                   X OVLY
                  processing_GEN_0003, address 0091 ,length 0001, class
                                                                                   X OVLY
                  processing_GEN_0004, address 0092 ,length 0001, class
processing_GEN_0005, address 0093 ,length 0001, class
                                                                                   X OVLY
                                                                                   X OVLY
                  processing_GEN_0006, address 021C ,length 0056, class CODE_OVLY
```

Slika 6 : X i Z memorijske zone nakon raspodele memorija

```
D:\ra82-2015\AADSP2>PCMCompare.exe Projekat-RA82\outSpeech\out_model2.wav Projekat-RA82\outSpeech\out_model3.wav
Recorded file is 8524032 samples shorter than the reference file!
Test error! Recorded file is 8524032 samples shorter than the reference file!
No differences encountered!
No differences encountered!
```

Slika 7: Poredjenje izlaza modela 2 i modela 3



Slika 8: Profiling nakon prepravke softverske petlje u funkciji processSingleChanell

### 3. Ispitivanje i verifikacija

Ispitivanje zadatka radjeno je pomoću nekoliko alata, programa i skripti. U opisu svakog od modela napisan je način testiranja izlaza.

Audacity alat korišćen je za vizualni prikaz i uporedjivanje .wav datoteka.

Poredjenje izmedju pojedinačnih datoteka radjeno je pomoću "PCMcompare" programa.

Za poredjenje modela 0,1 i 2 za više ulaza korišćena je skripta "Test012.bat".

Projekat je do modela 3 realizovan I testiran, dobijeni su rezultati koji su bili očekivani.

Što se modela 3 tiče, uradjen je i testiran , dobijeni su željeni rezultati, ali nije izvršena kompletna optimizacija asemblerskog koda.

#### DEO PROJEKTA KOJI NIJE REALIZOVAN:

- Radni okvir procesora
- MCV tabele
- Mogućnost izbora moda izlaza (2.0.0, 3.0.1,3.2.1)