



UNIVERSIDADE FEDERAL DO CEARÁ
Campus de Quixadá
Prof. Thiago Werlley Bandeira da Silva
QXD0146- Sistemas Digitais para Computadores

Lista

2024.1

1. Desenvolva os códigos em VHDL dos Circuitos Combinacionais:

- Driver
- OR
- AND
- XOR
- Inverter
- NOR
- NAND
- XNOR

2. Utilize a ZYBO para realizar os devidos testes com algum dos exemplos do exercício 1.

3. Desenvolva os códigos em VHDL dos Circuitos Sequenciais:

- Half-adder
- Simple Latch
- D-Flip-Flop

4. Utilize a ZYBO para realizar os devidos testes com algum dos exemplos do exercício 3.

5. Crie um testbench para todos os itens das questões 1 e 3.