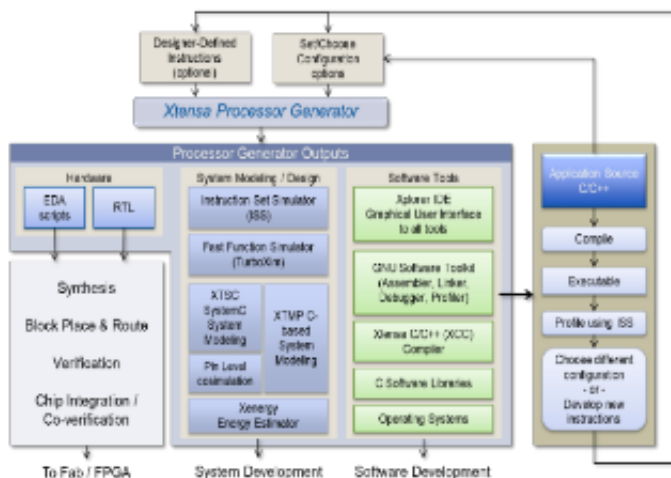


# UEE : Conception haut niveau de circuits



Méthodes récentes de  
conception et de  
synthèse haut  
niveau (HLS)

Processeurs spécialisés  
(ASIP)