```
_TCE_LDOFF(0, 1_a);
                                                             _TCE_LDOFF(512, 1_b);
                                                             _TCE_POLAR_F8X64(1_a, 1_b, 1_c);
                                                             _TCE_STOFF(1024, 1_c);
                                                             _TCE_LDOFF(64, 1_a);
                                                             _TCE_LDOFF(576, 1_b);
                                                             _TCE_POLAR_F8X64(1_a, 1_b, 1_c);
                                                             _TCE_STOFF(1088, 1_c);
                                                                                                 512 -> LLRLSU2.T.load
                                     -> LLRLSU1.T.load
                                                                                                                       LLRLSU2.out1 -> LLRPU.in2 ;
                                                                                                 64 -> LLRLSU2.T.load
                                                          LLRLSU1.out1 -> LLRPU.T.polar_f
                                 576 -> LLRLSU1.T.load
                                                                                                                       LLRPU.out1 -> LLRLSU2.in2 ;
                                                          LLRLSU1.out1 -> LLRPU.in2
                                                                                                640 -> LLRLSU1.T.load
                                1024 -> LLRLSU2.T.store
                                                                                                                       LLRLSU2.out1 -> LLRPU.T.polar_f ;
                                                                                                8 -> RF_1.2
                                128 -> LLRLSU1.T.load
                                                          LLRPU.out1 -> LLRLSU1.in2
                                                                                                    -> PSLSU.T.load
                                 1088 -> LLRLSU1.T.store
                                                                     LLR LSU 1
                                                                                   LLR LSU 2
                                                         PS LSU
                                                                                                        PS PU
                                                                                                                             LLR PU
                                     GCU
                                                RF
                                                                                                         -> LLRLSU1.T.load
         512 -> LLRLSU2.T.load
                                                                     LLR LSU 1
                                                                                    LLR LSU 2
                                                         PS LSU
                                                                                                        PS PU
                                                                                                                             LLR PU
                                     GCU
                                                                                                         576 -> LLRLSU1.T.load
LLRLSU1.out1 -> LLRPU.T.polar_f
         64 -> LLRLSU2.T.load
      LLRLSU2.out1 -> LLRPU.in2
                                                                     LLR LSU 1
                                                         PS LSU
                                                                                   LLR LSU 2
                                                                                                        PS PU
                                                                                                                             LLR PU
                                     GCU
                                               RF
                                                                                                        1024 -> LLRLSU2.T.store
      LLRLSU1.out1 -> LLRPU.in2
         640 -> LLRLSU1.T.load
    LLRPU.out1
                -> LLRLSU2.in2
                                                                                   LLR LSU 2
                                                         PS LSU
                                                                     LLR LSU 1
                                                                                                        PS PU
                                                                                                                             LLR PU
                                     GCU
                                               RF
                                                                                                         128 -> LLRLSU1.T.load
                    -> RF_1.2
LLRLSU2.out1 -> LLRPU.T.polar_f ;
                                                                     LLR LSU 1
                                                                                   LLR LSU 2
                                                                                                                             LLR PU
                                                         PS LSU
                                                                                                        PS PU
                                     GCU
                                                                                                        1088 -> LLRLSU1.T.store
                -> LLRLSU1.in2
    LLRPU.out1
               -> PSLSU.T.load
```