

Cours sur les Makefiles

Introduction

Un Makefile est un fichier contenant des règles pour automatiser des tâches, notamment la compilation de programmes C/C++.

Structure

```
cible: dependances
    commande
```

Exemple pratique

```
# Compilateur
CC = gcc

# Options
CFLAGS = -Wall -g

# Règle par défaut
all: programme

programme: main.o fonctions.o
    $(CC) $(CFLAGS) -o programme main.o fonctions.o

main.o: main.c fonctions.h
    $(CC) $(CFLAGS) -c main.c

fonctions.o: fonctions.c fonctions.h
    $(CC) $(CFLAGS) -c fonctions.c

clean:
    rm -f *.o programme
```

Explications :

- `all` construit le programme final.
- Chaque fichier `.o` dépend de son `.c` et de ses headers.
- `clean` supprime les fichiers temporaires.