МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

НОВОСИБИРСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

Факультет информационных технологий Кафедра параллельных вычислений

ОТЧЕТ

О ВЫПОЛНЕНИИ ЛАБОРАТОРНОЙ РАБОТЫ 4

студента х

Цель

Научиться распараллеливать в потоках простые программы численного моделирования

Задание

Решение волнового уравнения методом конечных объёмов. В качестве типов данных нужно использовать double.

Алгоритм моделирует распространение волны в двумерной области, инициированной импульсом из заданного узла сетки. В начальный момент времени значения искомой функции U на сетке инициализируются нулями. На каждом шаге моделирования значения искомой функции пересчитываются по заданной формуле.

Входные данные: Nx=Ny=10000, Nt=120.

Процессор: Intel(R) Xeon(R) Gold 6128 CPU @ 3.40GHz

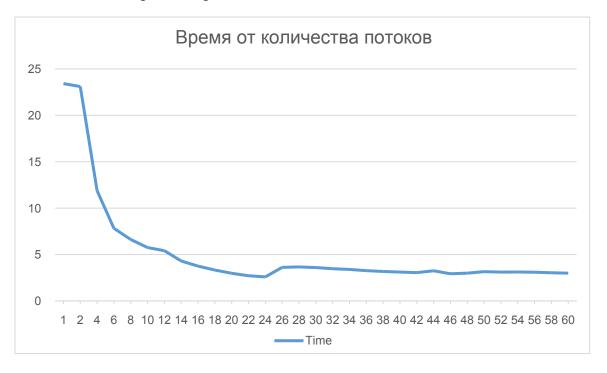
Ход работы

Времена замеров

Оптимизации	Время, сек
Лабораторная 2 с AVX2	18,9
OpenMP с AVX2, 24 потока	2,6

Выводы:

- 1. ОрепМР позволяет эффективно распараллеливать программу на с одним процессором.
- 2. Максимальная эффективность достигается при использовании всех потоков процессора.



Характеристика

 IPC ②:
 0.756 №

 SP GFLOPS ②:
 0.000

 DP GFLOPS ③:
 58.336

 x87 GFLOPS ③:
 1.284

 Average CPU Frequency ③:
 3.6 GHz

Physical Core Utilization ①: 72.7% (8.724 out of 12) №

Microarchitecture Usage [□]: 41.7%
 of Pipeline Slots

Retiring ②: 41.7% of Pipeline Slots
Front-End Bound ②: 3.1% of Pipeline Slots
Bad Speculation ③: 0.9% of Pipeline Slots

O Back-End Bound ③: 54.3% of Pipeline Slots
O Memory Bound ③: 17.8% of Pipeline Slots
Core Bound ③: 36.5% of Pipeline Slots

- Memory Bound : 17.8% of Pipeline Slots
- Vectorization [®]: 91.7% of Packed FP Operations

Instruction Mix:

 ③ SP FLOPs ③:
 0.0% of uOps

 ⊙ DP FLOPs ④:
 28.1% of uOps

 ⊙ Packed ④:
 99.7% from DP FP

 128-bit ④:
 0.0% from DP FP

 256-bit ④:
 99.7% from DP FP

 512-bit ④:
 0.0% from DP FP

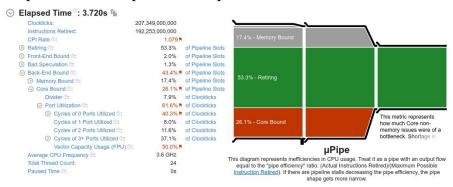
 Scalar ④:
 0.3% from DP FP

 x87 FLOPs ④:
 2.5% of uOps

 Non-FP ④:
 69.4% of uOps

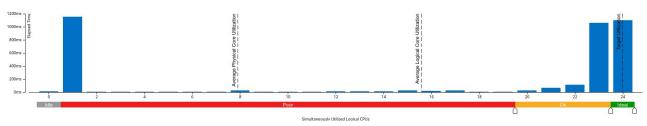
FP Arith/Mem Rd Instr. Ratio ①: 1.817 FP Arith/Mem Wr Instr. Ratio ②: 4.301

Ограничения варианта с ОрепМР

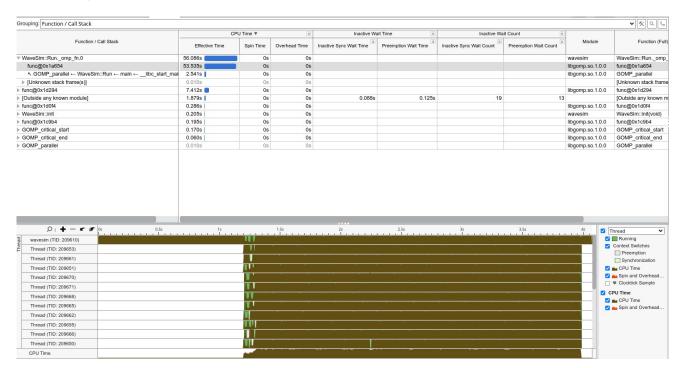


Effective Logical Core Utilization :: 64.9% (15.596 out of 24)
© Effective CPU Utilization Histogram

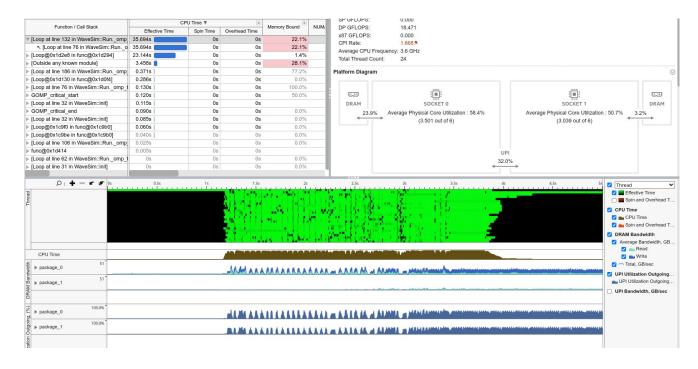
This histogram displays a percentage of the wall time the specific number of CPUs were running simultaneously. Spin and Overhead time adds to the Idle CPU utilization value.



Threading



HPC Performance Charachterization



Roofline варианта с OpenMP

