## INTRODUZIONE

Componente che implementa un master I2C software su due pin qualsiasi.

La necessità di questo componente è dovuta al fatto che ci sono dei malfunzionamenti sia nel componente Cypress che nell'hardware (a quanto pare).

La velocità delle transazioni I2C è impostabile mediante parametro.

Vengono fornite, per le primitive I2C, anche delle funzioni "alias" definite come quelle della libreria standard PSoC. Questo rende il componente perfettamente compatibile con quello Cypress.

## PARAMETRI DEL COMPONENTE PSoC

## MECCANISMIO PRINCIPI GENERALI DI FUNZIONAMENTO

Vedere le specifiche I2C sui datasheet.

Per scrivere NEI registri della periferica slave:

- 1) Spedire una start-sequence
- 2) Spedire l'indirizzo della periferica (pari)
- 3) Spedire il numero del registro
- 4) Spedire i dati (quelli che si aspetta)
- 5) Spedire la stop-sequence

Per leggere DAI registri della periferica:

- 1) Spedire una start-sequence
- 2) Spedire l'indirizzo della periferica (pari)
- 3) Spedire il numero del registro
- 4) Spedire un'altra start-sequence
- 5) Spedire l'indirizzo della periferrica (dispari)
- 6) Ricevere i dati (quelli che manda)
- 7) Spedire la stop-sequence

Queste sono solo indicazioni di massima, l'effettivo funzionamento dello specifico periferico potrebbe (e di solito lo fa) variare (vedere datasheet specifico).

```
Esempi di transazioni, legenda: L = low, H = high, . = L oppure H
```

Sequenza di start :

```
SDA : LLLL
      SCL : ..LL
  Sequenza di restart :
    SDA : HHLLLL
    SCL : .HHHLL
  Sequenza di stop :
    SDA: ..LLLLHHH
    SCL : LLLLHHHHH
  Sequenza di send (x, y, z = bits):
    SDA : xxxxxx yyyyyy zzzzzz etc.
     SCL : .HHHLL LHHHLL LHHHLL etc.
 Lettura (n)ack:
    SDA : HH????
    SCL : .HHHLL
  Sequenza di recv ( ?? = lettura )
    SDA : HH?? HH?? etc..
    SCL : .HHL LHHL etc...
  Spedizione (n)ack:
    SDA : .....
    SCL : .HHLL
DESCRIZIONE API
==========
 Considerazioni generali sull'interfaccia di programmazione (es. librerie richiamate)
 Variabili esportate
    _PERIOD : periodo del singolo evento I2C in microsecondi (i ritardi tra la variazione
              dei segnali sulle linee sono un quarto e metà di questo tempo)
              Nota: le singole transazioni potrebbero durare complessivamente più o meno questo
              Nota: questa variabile viene inizializzata col valore dell'unico parametro del
                    componente.
 Funzioni Esportate
  ______
    _InitI2C(): inizializza il bus mettendo entrambe le linee alte.
    _StartI2C() : spedisce una start-sequence
    _RestartI2C() : spedisce una re-start-sequence
    _StopI2C : manda una stop sequence sul bus
    _SendI2C( byte ) : manda un byte sul bus (MSBit prima)
                        Restituisce il valore di (n)ack
    _RecvI2C( ack ): legge un byte dal bus (MSBit prima)
                     Spedisce il valore di (n)ack
 Alias per compatibilità componente originale PSoC:
   void `$INSTANCE_NAME`_Start(void);
BOOL `$INSTANCE_NAME`_MasterSendStart(BYTE address, BYTE read);
    BOOL `$INSTANCE_NAME`_MasterSendRestart(BYTE address, BYTE read);
    void `$INSTANCE NAME` MasterSendStop(void);
    void `$INSTANCE_NAME`_MasterWriteByte(BYTE b);
   BYTE `$INSTANCE_NAME`_MasterReadByte(BOOL ack);
```

```
ESEMPIO DI UTILIZZO
```