Министерство образования Республики Беларусь Учреждение образования «Белорусский государственный университет информатики и радиоэлектроники»

Кафедра электронных вычислительных машин

T.		абораторной раб		
Тем	а: «Исследование схем	м на основе опер	ационного	усилителя»
				Выполнил:
		студент группы	ы 150501 Св	моленский Н.О.
				П
				Проверил:
		к.т.н., доцент		Селезнев И.Л.

1 ЦЕЛЬ РАБОТЫ

Изучить работу операционного усилителя.

2 ИСХОДНЫЕ ДАННЫЕ

Поставленные задачи:

- 1. Подготовка лабораторного модуля Lab6A на установке N1 ELVIS с операционным усилителем КР140УД7.
- 2. Получение передаточной характеристики схемы инвертирующего усилителя.
 - 3. Изучение работы схемы инвертирующего усилителя.
- 4. Получение передаточной характеристики схемы неинвертирующего усилителя.
 - 5. Изучение работы схемы неинвертирующего усилителя.
 - 6. Изучение работы схемы интегратора напряжения.
 - 7. Изучение работы схемы дифференциатора напряжения.

3 ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ

3.1 Операционный усилитель

Операционный усилитель (ОУ) — полупроводниковый прибор, предназначенный для усиления напряжения и обеспечивающий выполнение различных операций по преобразованию аналоговых электрических сигналов: усиление, сложение, вычитание, интегрирование, дифференцирование и т.д.

Возможность выполнения этих операций ОУ определяется наличием цепей положительной и/или отрицательной обратной связи, в состав которых могут входить сопротивления, емкости, индуктивности, диоды, стабилитроны, транзисторы и некоторые другие электронные элементы.

Условное графическое обозначение ОУ показано на рисунке 3.1.

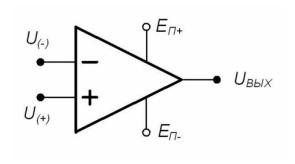


Рисунок 3.1 – Условное графическое обозначение операционного усилителя

3.2 Обратные связи в усилителях

Под обратной связью в усилителях понимают воздействие части выходного сигнала электрической цепи усилителя на вход усилителя. Цепь, по которой передаётся сигнал обратной связи, называется каналом обратной связи. Входные и выходные цепи усилителя представлены на рисунке 3.2. Коэффициенты усиления можно рассчитать по формулам 3.1.

$$K_u = \frac{U_{\text{Bbix}}}{U_{\text{Bx}}}; \qquad K_I = \frac{I_{\text{Bbix}}}{I_{\text{Bx}}}; \qquad K_P = \frac{P_{\text{Bbix}}}{P_{\text{Bx}}} = \frac{U_{\text{Bbix}} \cdot I_{\text{Bbix}}}{U_{\text{Bx}} \cdot I_{\text{Bx}}};$$
 (3.1)

Здесь U, I – действующие значения напряжения и тока.

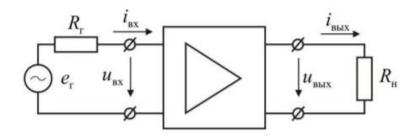


Рисунок 3.2 - Входные и выходные цепи усилителя

Для усилителя возможны различные значения коэффициентов усиления, но принципиально важно то, что коэффициент усиления по мощности K_p больше единицы.

К усилителям с линейным режимом работы предъявляются требования получения выходного сигнала, близкого по форме к входному сигналу. Введение обратной связи ОС призвано улучшить показатели усилителя или придать ему некоторые специфические свойства. Проанализируем общие закономерности, обусловливаемые введением обратных связей в усилитель.

Обратная связь осуществляется подачей на вход усилителя сигнала с его выхода. Иллюстрацией усилителя с обратной связью служит структурная схема, приведенная на рисунке 3.3.

В общем случае усилитель без обратной связи характеризуется комплексным коэффициентом передачи $\dot{K} = K(\omega) \cdot e^{j\varphi(\omega)}$, где $K(\omega)$ -амплитудно-частотная, а $\phi(\omega)$ - фазо-частотная характеристики усилителя. Комплексный коэффициент передачи звена обратной связи $\dot{\beta}_{oc} = \beta_{oc} \cdot e^{j\varphi_{oc}(\omega)}$.



Рисунок 3.3 - Структурная схема усилителя с обратной связью

3.3. Инвертирующий усилитель

Инвертирующий усилитель, рисунок 3.4, изменяющий знак выходного сигнала относительно входного, создается введением по инвертирующему входу ОУ с помощью резистора $R_{\rm oc}$ отрицательной обратной связи по напряжению.

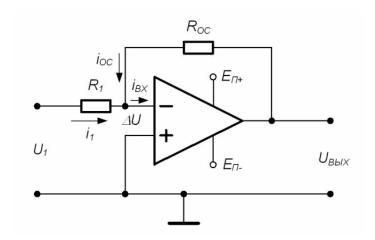


Рисунок 3.4 - Принципиальная схема инвертирующего усилителя на ОУ

Показатели схемы можно определить, воспользовавшись уравнением токов для узла а (3.2). Если принять $R_{\rm BX}=\infty$, то $I_{\rm oy}=0$, следовательно $I_{\rm BX}+I_{\rm oc}=0$, откуда

$$\frac{U_{\rm BX} + U_0}{R_1} = \frac{-U_{\rm BbIX} - U_0}{R_{\rm oc}} \tag{3.2}$$

При $k_{\rm д} \! \to \! \infty$ напряжение на входе ОУ $U_0 = \! U_{\rm вых} / k_{\rm д} \to 0$, в связи с чем уравнение (3.3) принимает вид

$$\frac{U_{\rm BX}}{R_1} = \frac{-U_{\rm BbIX}}{R_{\rm OC}} \tag{3.3}$$

Следовательно, коэффициент усиления по напряжению инвертирующего усилителя определяется только параметрами пассивной части схемы (уравнение 3.4)

$$K_U = \frac{-R_{0c}}{R_1} \tag{3.4}$$

3.4. Неинвертирующий усилитель

Неинвертирующий усилитель (рис. 3.5) содержит последовательную отрицательную обратную связь по напряжению, поданную по инвертирующему входу, входной сигнал подается на неинвертирующий вход ОУ.

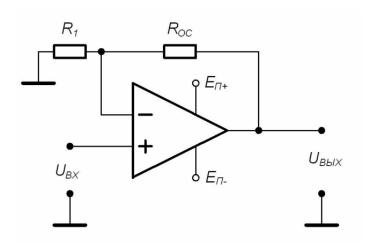


Рисунок 3.5 - Принципиальная схема неинвертирующего усилителя на ОУ

В силу равенства нулю напряжения между входами ОУ ($U_0=0$) входное напряжение схемы связано с выходным напряжением соотношением (3.5)

$$U_{\rm BX} = U_{\rm BbIX} \frac{R_1}{R_1 + R_{\rm OC}},\tag{3.5}$$

откуда коэффициент усиления неинвертирующего усилителя (3.6):

$$K_U = 1 + \frac{R_{\rm oc}}{R_1} \tag{3.6}$$

При $R_{\rm oc}=0$ и $R_1=\infty$ будет получена схема повторителя, изображённая на рисунке 3.6, с $K_{II}=1$.

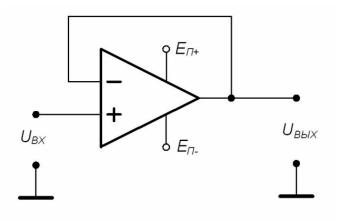


Рисунок 3.6 - Принципиальная схема повторителя напряжения на ОУ

3.5 Дифференциальный усилитель

Дифференциальная схема на основе ОУ (рисунок 3.7) обеспечивает усиление сигналов на каждом из дифференциальных входов в \mathbf{R}_{oc} / \mathbf{R}_1 раз.

В результате выходное напряжение оказывается равным разности напряжений между двумя входными сигналами, умноженной на коэффициент передачи (формула 3.7):

$$U_{\text{BMX}} = (R_{\text{oc}}/R_1)(U_2 - U_1), \tag{3.7}$$

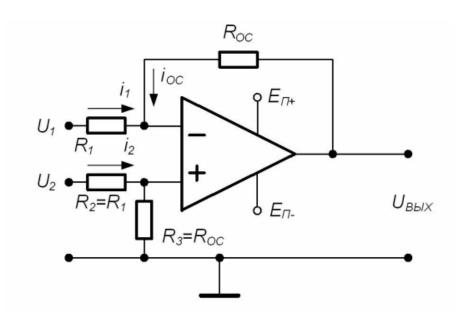


Рисунок 3.7 – Принципиальная схема дифференциального усилителя на ОУ

3.6 Суммирующая схема

Суммирующая схема на основе OУ — это модификация инвертирующей схемы для двух или более входных сигналов (рисунок 3.8).

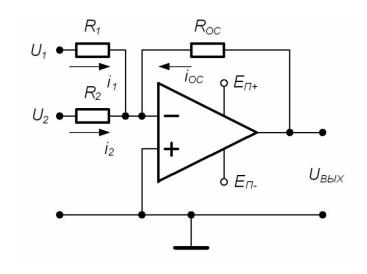


Рисунок 3.8 – Принципиальная схема сумматора на основе ОУ

3.7 Интегрирующая схема

Схема интегратора на основе ОУ получается путем замены в инвертирующей схеме резистора обратной связи на конденсатор (рисунок 3.9).

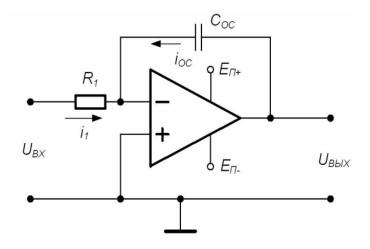


Рисунок 3.9 – Принципиальная схема интегратора на основе ОУ

Значение напряжения на выходе интегратора пропорционально интегралу от входного напряжения, а масштабный коэффициент равен $1/R_1C_{OC}$ и имеет размерность сек $^{-1}$ (формула 3.8).

$$U_{\text{BMX}} = -\frac{1}{R_1 C_{OC}} \int_0^{T_{\text{M}}} U_{\text{BX}} dt$$
 (3.8)

3.8 Дифференцирующая схема

Дифференцирующая схема на основе ОУ напоминает интегратор, у которого изменены места подключения резистора и конденсатора (рисунок 3.10).

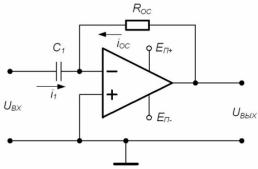


Рисунок 3.10 – Принципиальная схема дифференцирующего устройства на основе ОУ

Выходной сигнал определяется падением напряжения на сопротивлении обратной связи R_{OC} (формула 3.9).

$$U_{\text{BMX}} = i_{OC} R_{OC} = -R_{OC} C_1 \frac{dU_{\text{BX}}}{dt}$$
 (3.9)

4 ВЫПОЛНЕНИЕ РАБОТЫ

4.1 Получение передаточной характеристики схемы инвертирующего усилителя

Для получения передаточной характеристики инвертирующего усилителя (схема представлена на рисунке 4.1) был установлен диапазон изменения входного сигнала путем выставления рекомендуемых значений $U_{BX.min} = -1,2$ B, $U_{BX.max} = 1,2$ B.

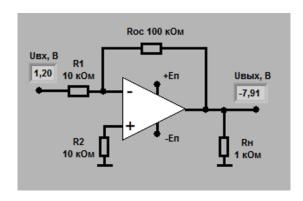


Рисунок 4.1 — Схема для исследования характеристик инвертирующего усилителя

Также были выставлены пределы изменения выходного сигнала рекомендуемыми значениями $\mathbf{U_{BblX.min}} = -10~\mathrm{B},~\mathbf{U_{BblX.max}} = 10~\mathrm{B}.$ Результат представлен на рисунке 4.2.

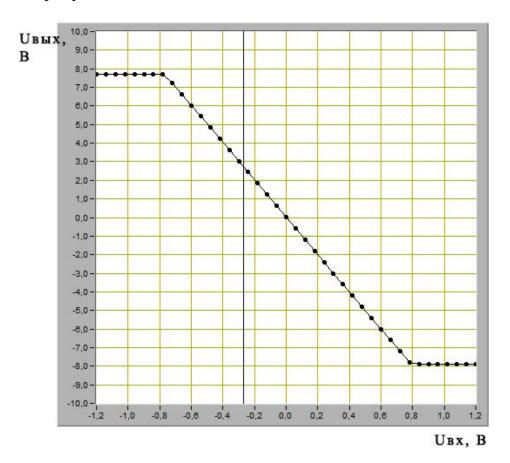


Рисунок 4.2 – График передаточной характеристики инвертирующего усилителя

По передаточной характеристике определены положительное $U_{\text{огр+}} = 7,68 \text{ B}$ и отрицательное $U_{\text{огр-}} = -7,87 \text{ B}$.

Значение коэффициента усиления инвертирующего усилителя определяется по формуле (4.1).

$$\mathbf{K}_{YC} = \frac{\mathbf{U}_{\text{Bbix}.2} - \mathbf{U}_{\text{Bbix}.1}}{\mathbf{U}_{\text{Bx}.2} - \mathbf{U}_{\text{Bx}.1}} = \frac{1,79 - 1,21 \text{ B}}{-0,18 + 0,12 \text{ B}} = -9,67 \tag{4.1}$$

4.2 Изучение работы схемы инвертирующего усилителя

Был установлен следующий режим измерения: форма сигнала — синусоидальная, частота сигнала — $200~\Gamma$ ц, амплитуда входного сигнала $U_{\text{BX.M}} = 0.7$ Изображения входного и выходного сигналов представлены на рисунке 4.3.

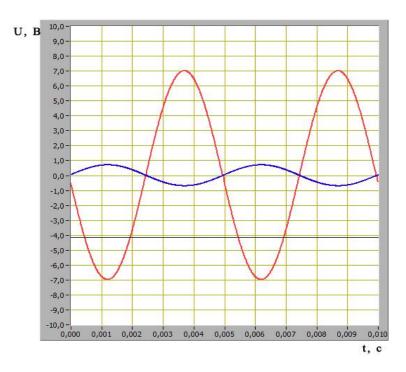


Рисунок 4.3 – Изображения входного и выходного сигналов инвертирующего усилителя

По графику было определено значение амплитуды выходного сигнала $\mathbf{U}_{\mathbf{B}\mathbf{b}\mathbf{X}.\mathbf{m}} = 7.05~\mathrm{B}.$

Коэффициент усиления инвертирующего усилителя определяется по формуле (4.2).

$$\mathbf{K} = \frac{\mathbf{U}_{\text{BbIX.m}}}{\mathbf{U}_{\text{BX.m}}} = \frac{7,05 \text{ B}}{0,7 \text{ B}} = 10,07$$
 (4.2)

Определим коэффициент усиления инвертирующего усилителя через отношение (4.3), где $\mathbf{R}_{OC} = 100$ кОм и $\mathbf{R}\mathbf{1} = 10$ кОм.

$$\mathbf{K} = \frac{\mathbf{R}_{\text{OC}}}{\mathbf{R}_1} = \frac{100 \text{ kOm}}{10 \text{ kOm}} = 10 \tag{4.3}$$

Полученные значения коэффициентов практически совпадают. Погрешность обусловлена тем, что при расчете сопротивления пренебрегают входным током и сопротивление обратной цепи приравнивают к \mathbf{R}_{OC} .

4.3 Получение передаточной характеристики схемы неинвертирующего усилителя

Был установлен диапазон измерения входного сигнала на рекомендуемых значениях $U_{\text{BX.min}} = -1,2 \text{ B}$, $U_{\text{BX.max}} = 1,2 \text{ B}$ и пределы изменения выходного сигнала на рекомендуемых значених $U_{\text{BЫX.min}} = -10 \text{ B}$, $U_{\text{BЫX.max}} = 10 \text{ B}$.

Схема неивертирующего усилителя приведена на рисунке 4.4.

Полученное изображение передаточной характеристики представлено на рисунке 4.5.

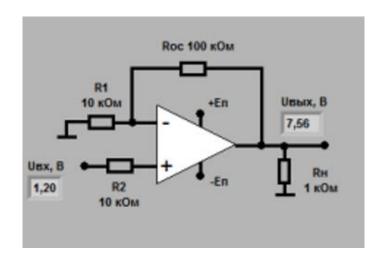


Рисунок 4.4 — Схема для исследования характеристик неивертирующего усилителя

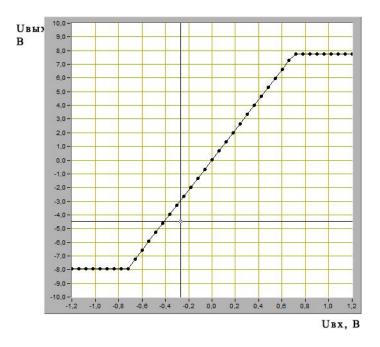


Рисунок 4.5 – График передаточной характеристики неинвертирующего усилителя

По передаточной характеристике определены положительное $\mathbf{U_{orp+}}=7.8$ В и отрицательное $\mathbf{U_{orp-}}=-8$ В.

Значение коэффициента усиления неинвертирующего усилителя определяется по формуле (4.4).

$$\mathbf{K}_{YC} = \frac{\mathbf{U}_{BbiX.2} - \mathbf{U}_{BbiX.1}}{\mathbf{U}_{Bx.2} - \mathbf{U}_{Bx.1}} = \frac{2 - 0.1 \text{ B}}{0.2 - 0 \text{ B}} = 9.5$$
 (4.4)

4.4 Изучение работы схемы неинвертирующего усилителя

Был установлен следующий режим измерения: форма сигнала — синусоидальная, частота сигнала — 200 Γ ц, амплитуда входного сигнала $U_{\text{BX.M}} = 0.7$. Изображения входного и выходного сигналов представлены на рисунке 4.6.

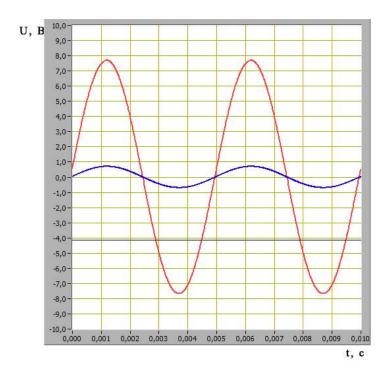


Рисунок 4.6 – График выходного сигнала неинвертирующего усилителя

Можно сделать вывод, что входной и выходной сигналы находятся в одной фазе, а также, что выходной сигнал усилен по амплитуде.

По графику было определено значение амплитуды выходного сигнала $\mathbf{U}_{\mathbf{B}\mathbf{b}\mathbf{I}\mathbf{X}.\mathbf{m}}=7,6~\mathrm{B}.$

Коэффициент усиления неинвертирующего усилителя определяется по формуле (4.2).

$$\mathbf{K} = \frac{\mathbf{U}_{\text{BbIX.m}}}{\mathbf{U}_{\text{BX.m}}} = \frac{7.6 \text{ B}}{0.7 \text{ B}} = 10,86 \tag{4.5}$$

Теперь необходимо определить коэффициент усиления неинвертирующего усилителя через отношение (4.3), где $\mathbf{R}_{OC} = 100$ кОм и $\mathbf{R}\mathbf{1} = 10$ кОм.

$$\mathbf{K} = 1 + \frac{\mathbf{R}_{OC}}{\mathbf{R}_1} = 1 + \frac{100 \,\mathrm{KOM}}{10 \,\mathrm{KOM}} = 11$$
 (4.6)

Погрешности в значениях полученных коэффициентов усиления обусловлены неточностью значений входного и выходного напряжения с графика.

4.5 Изучение работы схемы интегратора напряжения

Был установлен следующий режим измерения: форма сигнала – прямоугольная, частота сигнала - 200 Гц.

Схема интегратора напряжения представлена на рисунке 4.7. Полученные входной и выходной сигналы представлены на рисунке 4.8.

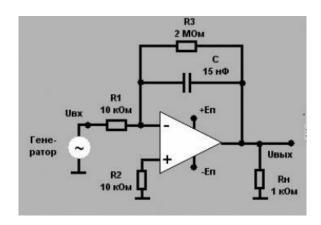


Рисунок 4.7 - Схема для исследования работы интегратора напряжения

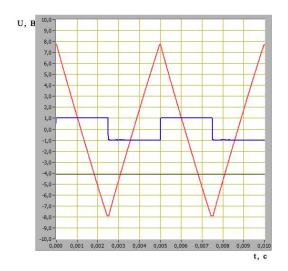


Рисунок 4.8 – Изображение входного и выходного сигналов интегратора напряжения

По графику определены амплитудные значения входного и выходного сигналов: $U_{BblX \ max} = 7.8 \ B$, $U_{BblX \ min} = -7.9 \ B$, $U_{BX \ max} = 1 \ B$, $U_{BX \ min} = -1 \ B$.

Скорость изменения выходного сигнала можно рассчитать по формуле (4.7):

$$\frac{\Delta U_{BbIX}}{\Delta t} = -\frac{2 \cdot (U_{BbIX \, max} - U_{BbIX \, min})}{T} = -\frac{2 \cdot (7.8 \, B + 7.9 \, B)}{5 \, \text{mc}} = -6280 \, \frac{B}{c} \quad (4.7)$$

Необходимо рассчитать скорость изменения выходного сигнала по значениям параметров компонентов схемы, используя формулу идеального интегратора (4.8):

$$\frac{\Delta U_{\text{BbIX}}}{\Delta t} = -\frac{U_{\text{BX}}}{R_1 \cdot C} = -\frac{1 \text{ B}}{10 \text{ кОм} \cdot 15 \text{ H}\phi} = -6666,6 \frac{B}{c}$$
(4.8)

Скорость изменения выходного сигнала в результате исследования меньше, чем скорость идеального интегратора.

Осциллограммы выходного сигнала интегратора для синусоидальной, треугольной и пилообразной форм входного напряжения представлены на рисунках 4.9, 4.10 и 4.11 соответственно.

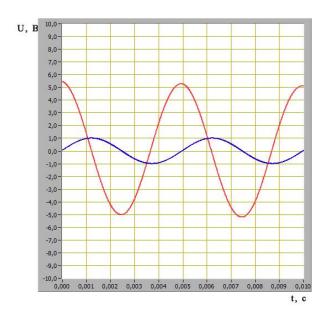


Рисунок 4.9 – Изображение для синусоидальной формы входного сигнала

По рисунку 4.9 видно, что входной сигнал соответствует синусу, а выходной — косинусу. Отсюда можно сделать вывод, что разность фаз равна $\pi/2$.

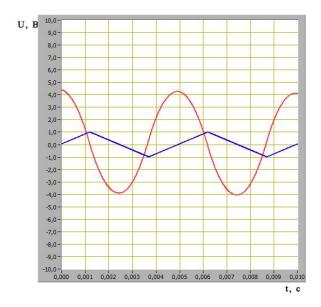


Рисунок 4.10 – Изображение для треугольной формы входного сигнала

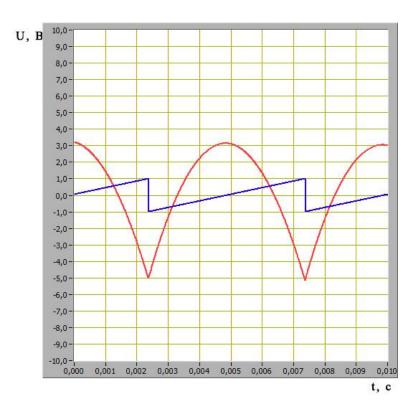


Рисунок 4.11 – Изображение для пилообразной формы сигнала

4.6 Изучение работы схемы дифференциатора напряжения

Был установлен следующий режим измерения: форма сигнала — треугольная, частота сигнала — $200~\Gamma$ ц. Схема дифференциатора напряжения представлена на рисунке 4.13.

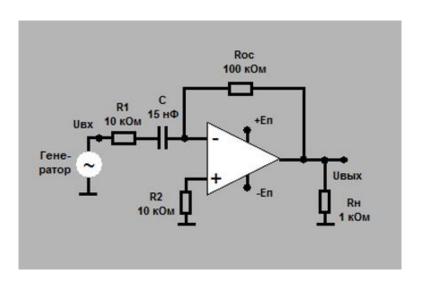


Рисунок 4.12 — Схема для исследования работы дифференциатора напряжения

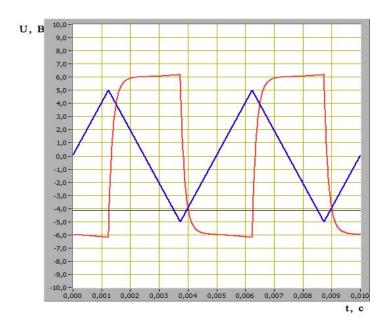


Рисунок 4.13 – Выходной сигнал дифференциального интегратора

Определена амплитуду $U_{\text{Вых.м}} = 6,2$ В. Скорость изменения входного сигнала треугольной формы можно определить, используя для расчетов отношение удвоенной амплитуды входного сигнала (2Um) к полупериоду изменения (T/2) выходного напряжения (формула 4.9):

$$\frac{\Delta U_{\text{BbIX}}}{\Delta t} = \frac{4U_{\text{M}}}{T} = 4960 \text{ B/c}. \tag{4.9}$$

По заданным параметрам схемы и найденному значению скорости изменения входного сигнала можно рассчитать амплитуду выходного напряжения по формуле идеального дифференциатора (4.10):

$$U_{BMX} = -R_{OC} * \mathbf{C} * \frac{\Delta U_{BMX}}{\Delta t} = 7,44 \text{ B}$$
 (4.10)

Из полученного результата можно сделать вывод, что дифференциатор напряжения на основе операции усилителя нельзя назвать идеальным, так как теоретические и полученные значения совпадают не полностью.

Это происходит из-за пренебрежения некоторыми параметрам, которые в реальных условиях оказывают влияние на выходной сигнал.

Выходного сигнала дифференциатора напряжения для синусоидальной, прямоугольной и пилообразной форм входного напряжения представлены на рисунках 4.14, 4.15 и 4.16 соответственно.

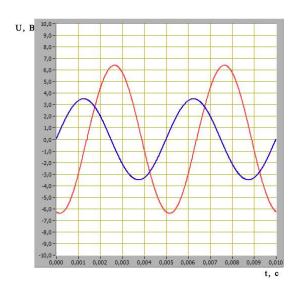


Рисунок 4.14 — Выходной сигнал дифференциатора напряжения синусоидальной формы

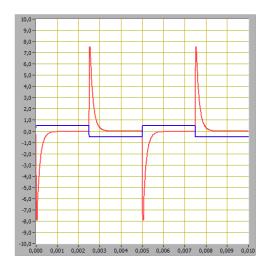


Рисунок 4.15 — Выходной сигнал дифференциатора напряжения прямоугольной формы

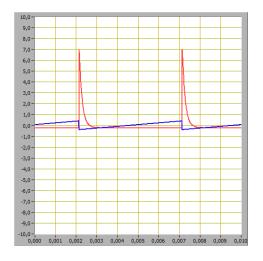


Рисунок 4.16 — Выходной сигнал дифференциатора напряжения пилообразной формы

5. ВЫВОД

В ходе выполнения лабораторной работы было сформировано представление как о работе операционного усилителя, так и о принципах построения схем преобразования аналоговых сигналов на основе операционного усилителя.

Было проведено исследование инвертирующего и неинвертирующего усилителя на базе операционного усилителя, а также схем интегрирования и дифференцирования аналоговых сигналов.