

reg2_gpio_31_set
reg2_gpio_30_set
reg2_gpio_29_set
reg2_gpio_28_set
reg2_gpio_27_set
reg2_gpio_26_set
reg2_gpio_25_set
reg2_gpio_24_set
reg2_gpio_23_set
reg2_gpio_22_set
reg2_gpio_21_set
reg2_gpio_20_set
reg2_gpio_19_set
reg2_gpio_18_set
reg2_gpio_17_set
reg2_gpio_16_set

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0

reg2_gpio_15_set
reg2_gpio_14_set
reg2_gpio_13_set
reg2_gpio_12_set
reg2_gpio_11_set
reg2_gpio_10_set
reg2_gpio_9_set
reg2_gpio_8_set
reg2_gpio_7_set
reg2_gpio_6_set
reg2_gpio_5_set
reg2_gpio_4_set
reg2_gpio_3_set
reg2_gpio_2_set
reg2_gpio_1_set
reg2_gpio_0_set