

RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD				
31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16				
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0				
RSVD	RSVD	gpio_tmr_clk_sel		chip_clk_out_3_en		chip_clk_out_2_en		chip_clk_out_1_en		chip_clk_out_0_en		chip_clk_out_3_sel		chip_clk_out_2_sel		chip_clk_out_1_sel		chip_clk_out_0_sel	