

reg2_gpio_31_i
reg2_gpio_30_i
reg2_gpio_29_i
reg2_gpio_28_i
reg2_gpio_27_i
reg2_gpio_26_i
reg2_gpio_25_i
reg2_gpio_24_i
reg2_gpio_23_i
reg2_gpio_22_i
reg2_gpio_21_i
reg2_gpio_20_i
reg2_gpio_19_i
reg2_gpio_18_i
reg2_gpio_17_i
reg2_gpio_16_i

31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0

reg2_gpio_15_i
reg2_gpio_14_i
reg2_gpio_13_i
reg2_gpio_12_i
reg2_gpio_11_i
reg2_gpio_10_i
reg2_gpio_9_i
reg2_gpio_8_i
reg2_gpio_7_i
reg2_gpio_6_i
reg2_gpio_5_i
reg2_gpio_4_i
reg2_gpio_3_i
reg2_gpio_2_i
reg2_gpio_1_i
reg2_gpio_0_i