

RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD	RSVD
31	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16
15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
RSVD	RSVD	reg2_gpio_45_set	reg2_gpio_44_set	reg2_gpio_43_set	reg2_gpio_42_set	reg2_gpio_41_set	reg2_gpio_40_set	reg2_gpio_39_set	reg2_gpio_38_set	reg2_gpio_37_set	reg2_gpio_36_set	reg2_gpio_35_set	reg2_gpio_34_set	reg2_gpio_33_set	reg2_gpio_32_set