

Referencias para el ensamblaje de instrucciones Intel iA16-iA32

		Tipo de Desplazamiento / Registro (TD/R) "Mod"/'oo'					
		00	01 (D8)	10 (D16)	11 (Regs)		
					W=0	W=1	W=1 32 bits
Indizado (Ind) "R/M"/'mmm'	000	BX + SI	BX + SI + D8	BX + SI + D16	AL	AX	EAX
	001	BX + DI	BX + DI + D8	BX + DI + D16	CL	CX	ECX
	010	BP + SI	BP + SI + D8	BP + SI + D16	DL	DX	EDX
	011	BP + DI	BP + DI + D8	BP + DI + D16	BL	BX	EBX
	100	SI	SI + D8	SI + D16	AH	SP	ESP
	101	DI	DI + D8	DI + D16	CH	BP	EBP
	110	D16	BP + D8	BP + D16	DH	SI	ESI
	111	BX	BX + D8	BX + D16	BH	DI	EDI
Reg							

Uso de BP/SP/EBP/ESP => SS: por default

Índice escalado (3er byte)

Factor (2 ⁿ)		Registro Índice Escalado			Tipo Indizado (Tind)		
n ₁	n ₀						

Ind = 100b		Tipo de Desplazamiento "Mod"/'oo'		
		00	01 (D8)	10 (D32)
Tipo Indizado (TInd)	000	[EAX+ RIE]	[EAX+ RIE+D8]	[EAX+RIE+D32]
	001	[ECX+ RIE]	[ECX+ RIE+D8]	[ECX+RIE+D32]
	010	[EDX+ RIE]	[EDX+ RIE+D8]	[EDX+ RIE+D32]
	011	[EBX+ RIE]	[EBX+ RIE+D8]	[EBX+ RIE+D32]
	100	[ESP+ RIE]	[ESP+ RIE+D8]	[ESP+ RIE+D32]
	101	[D32+ RIE]	[EBP+ RIE+D8]	[EBP+ RIE+D32]
	110	[ESI+ RIE]	[ESI+ RIE+D8]	[ESI+ RIE+D32]
	111	[EDI+ RIE]	[EDI+ RIE+D8]	[EDI+ RIE+D32]

RIE = Registro Índice Escalado

Registro Índice Escalado (RIE)	000	EAX*Factor	Prefijo de Segmento	26H	ES	000	Registros Segmento (ss/ss)	Otros Prefijos	66H	Para operandos de 16 bits
	001	ECX*Factor		2EH	CS	001			67H	Para direcciones de 16 bits
	010	EDX*Factor		36H	SS	010			0FH	Nuevas instrucciones a partir del 80386
	011	EBX*Factor		3EH	DS	011				
	100	No Válido		64H	FS	100				
	101	EBP*Factor		65H	GS	101				
	110	ESI*Factor								
	111	EDI*Factor								

W = 0 Byte, 1 Word/Dword
D = 1 si el campo Reg es el destino de la operación
S = 1 si debe hacerse extensión de signo
C= 1 si en corrimientos se usa CL