

Додаток

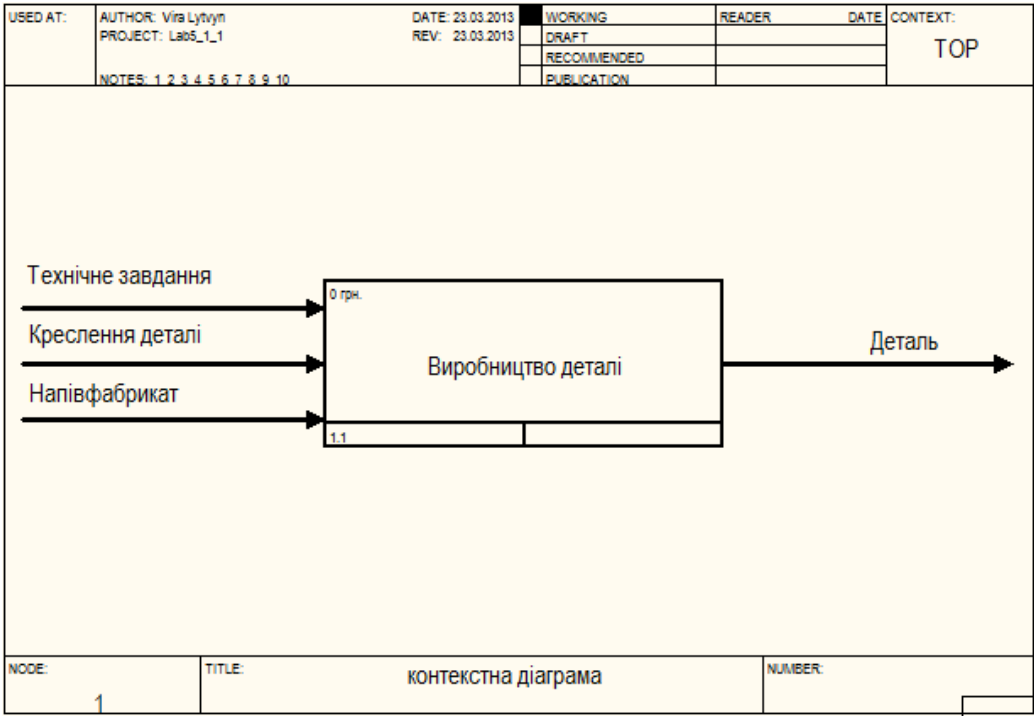


Рис. 1 а)

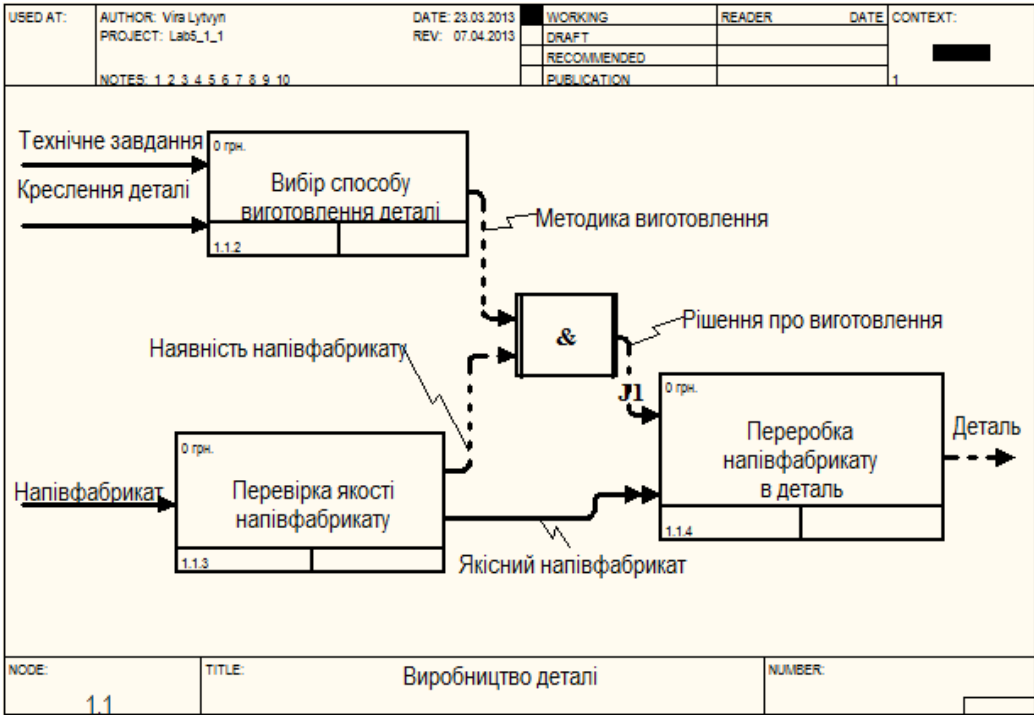


Рис. 1 б)

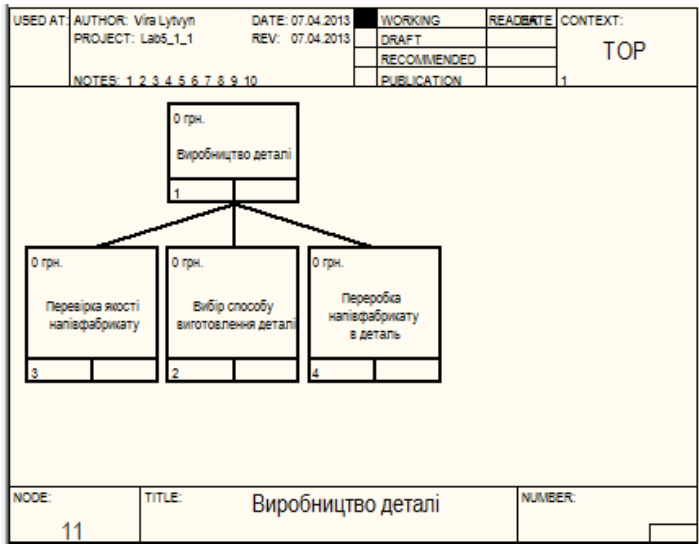


Рис. 1 в) Дерево вузлів

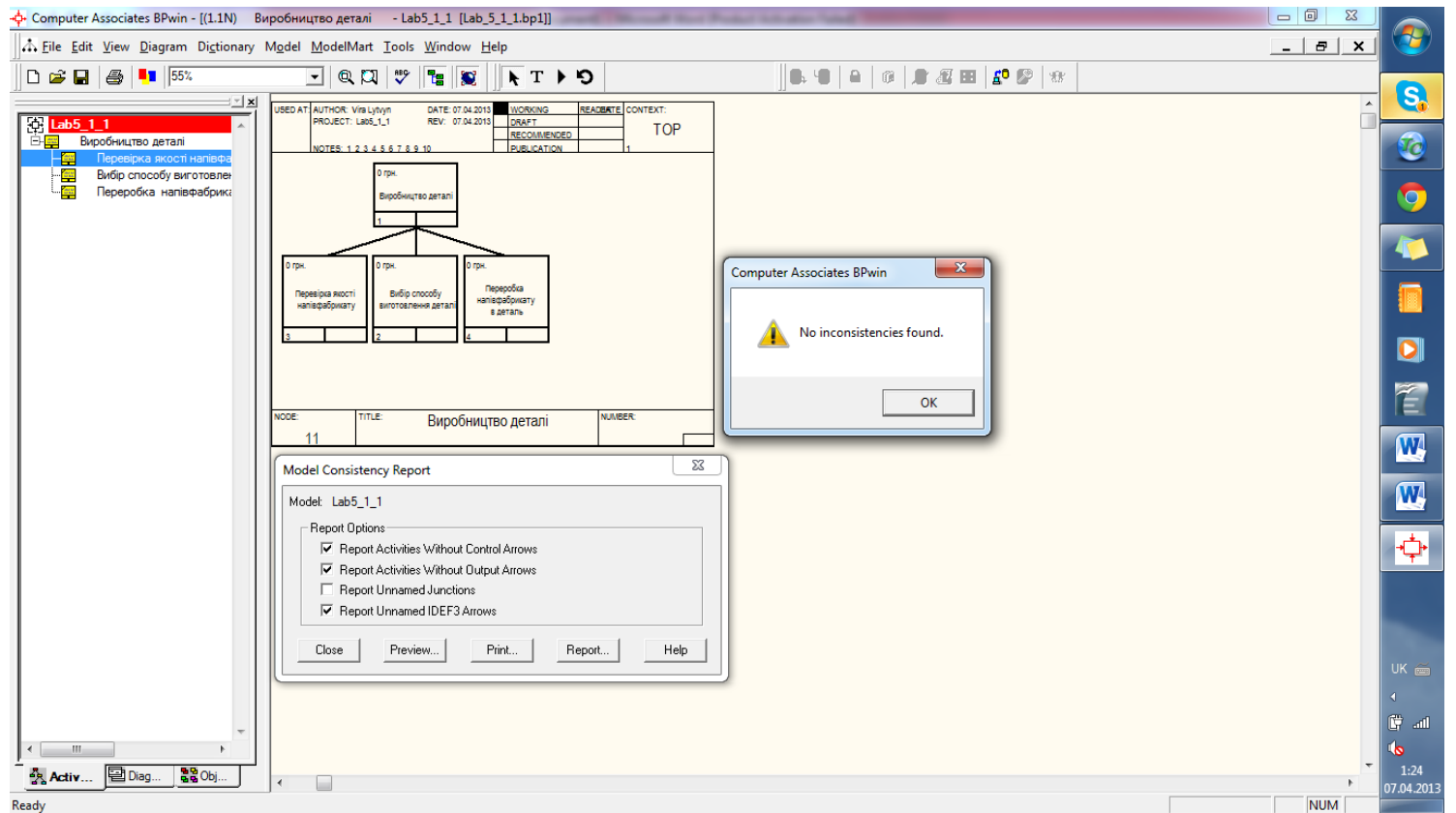


Рис. 1 г) Звіт про цілісність моделі.

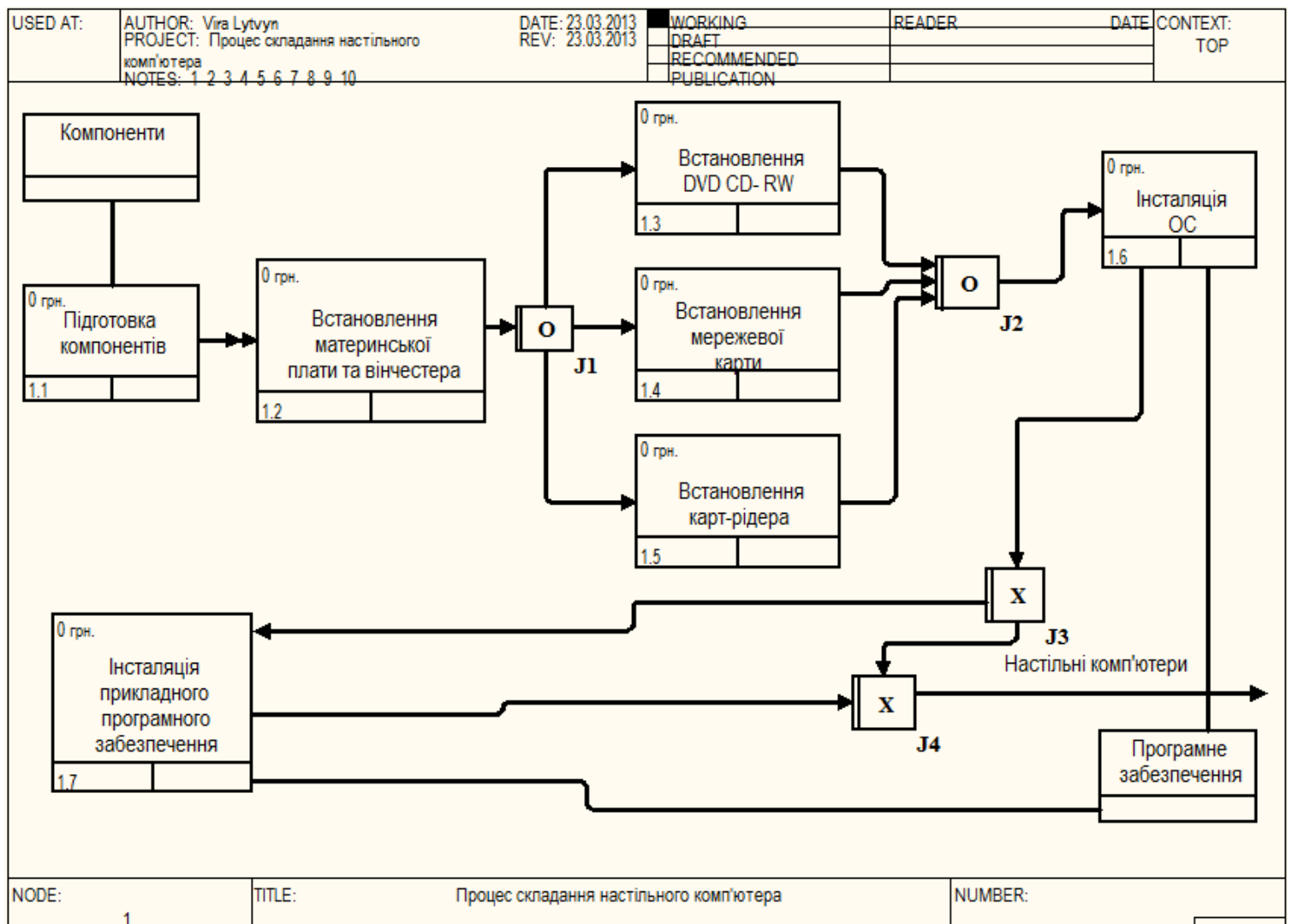


Рис. 2 а)

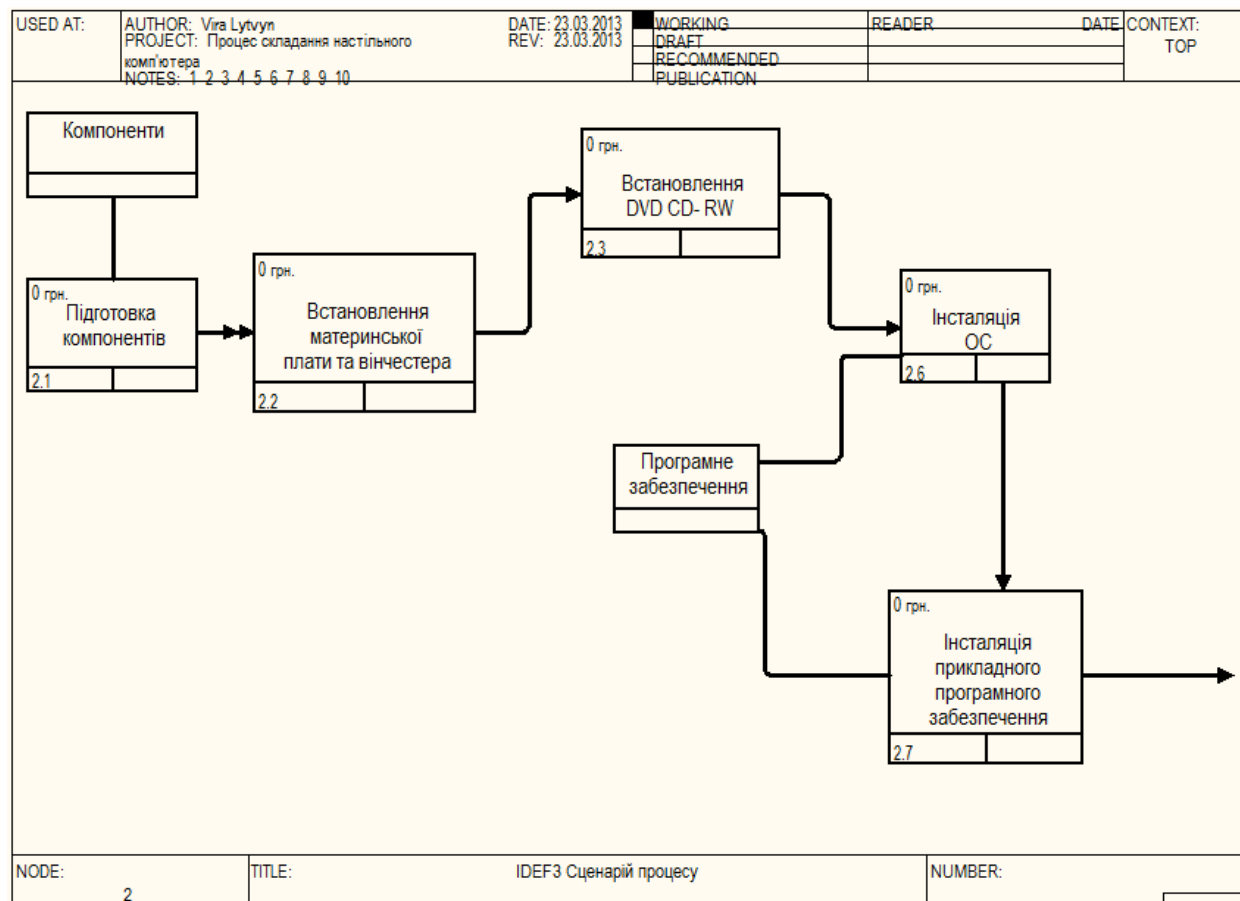


Рис. 2 6)

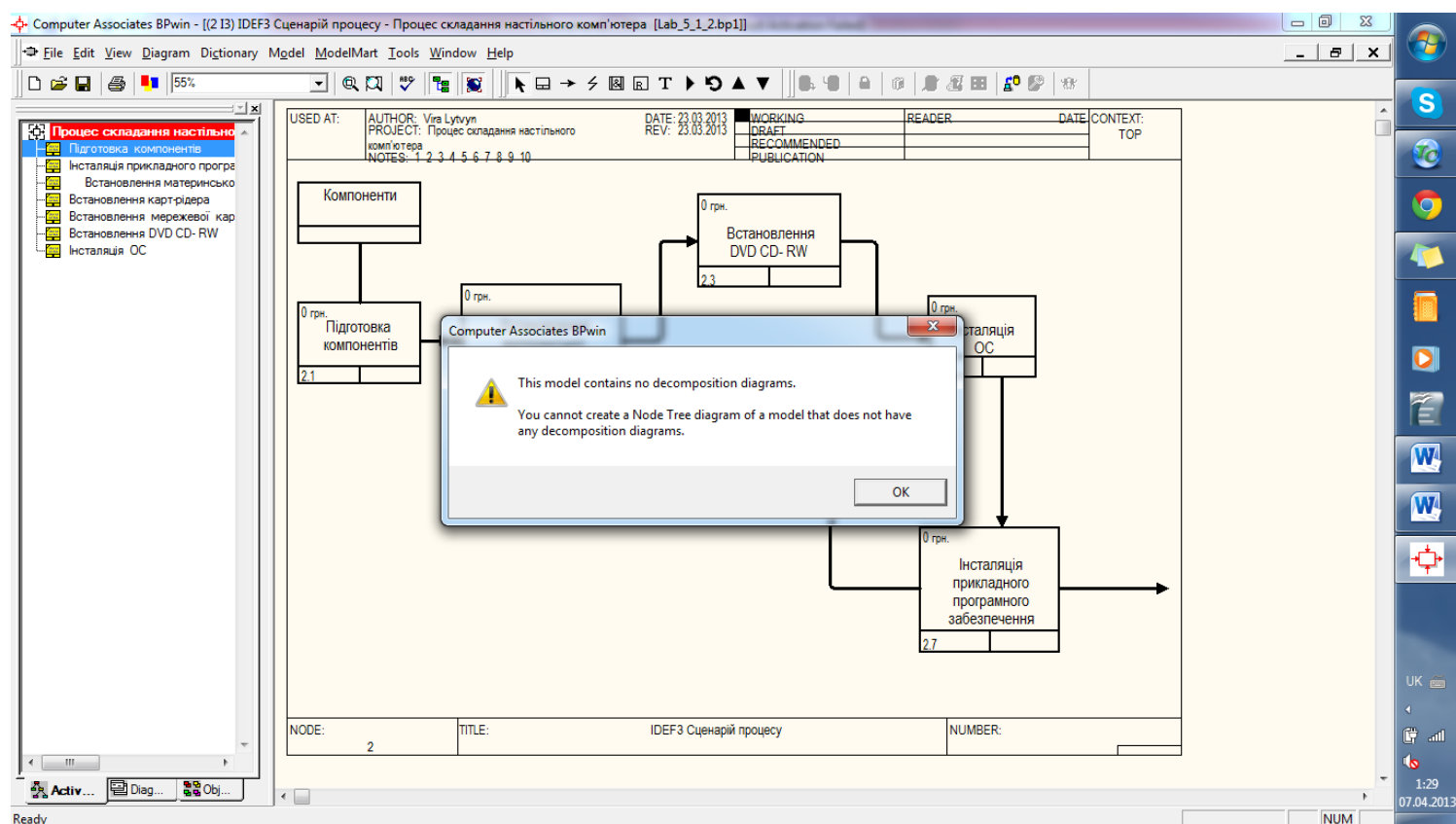


Рис. 2 в) Результат перегляду дерева вузлів.



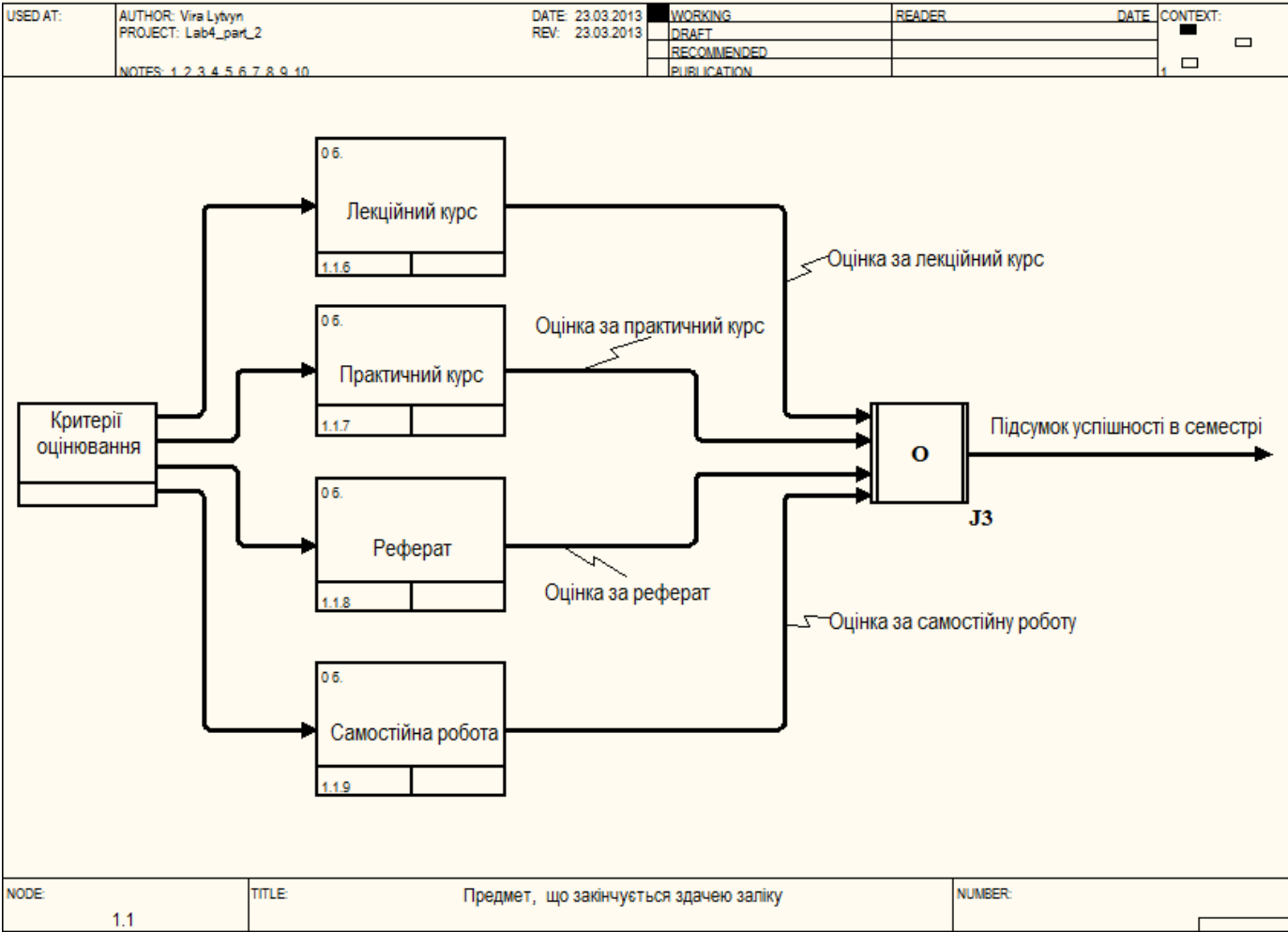


Рис. 3 б)

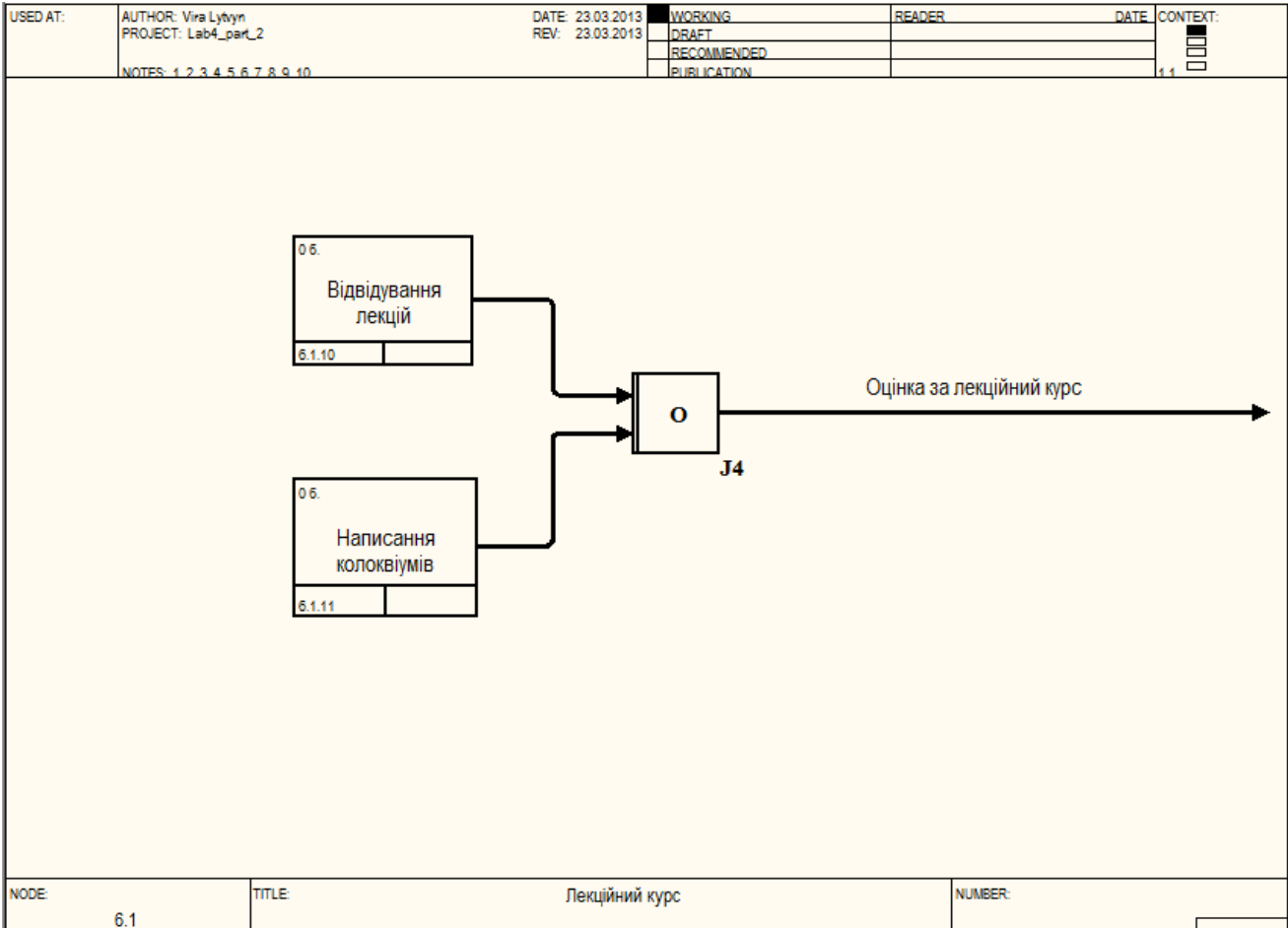


Рис. 3 в)

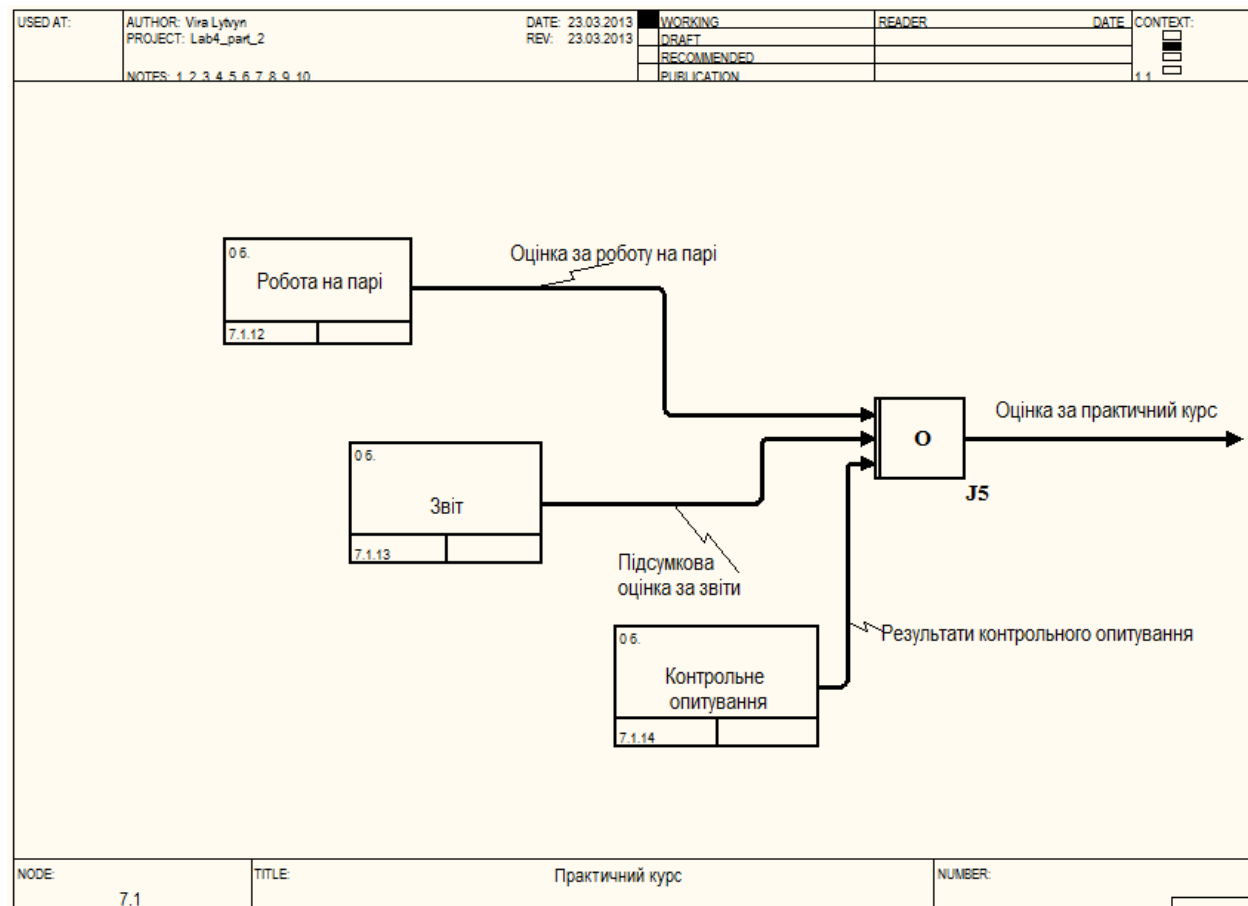


Рис. 3 г)

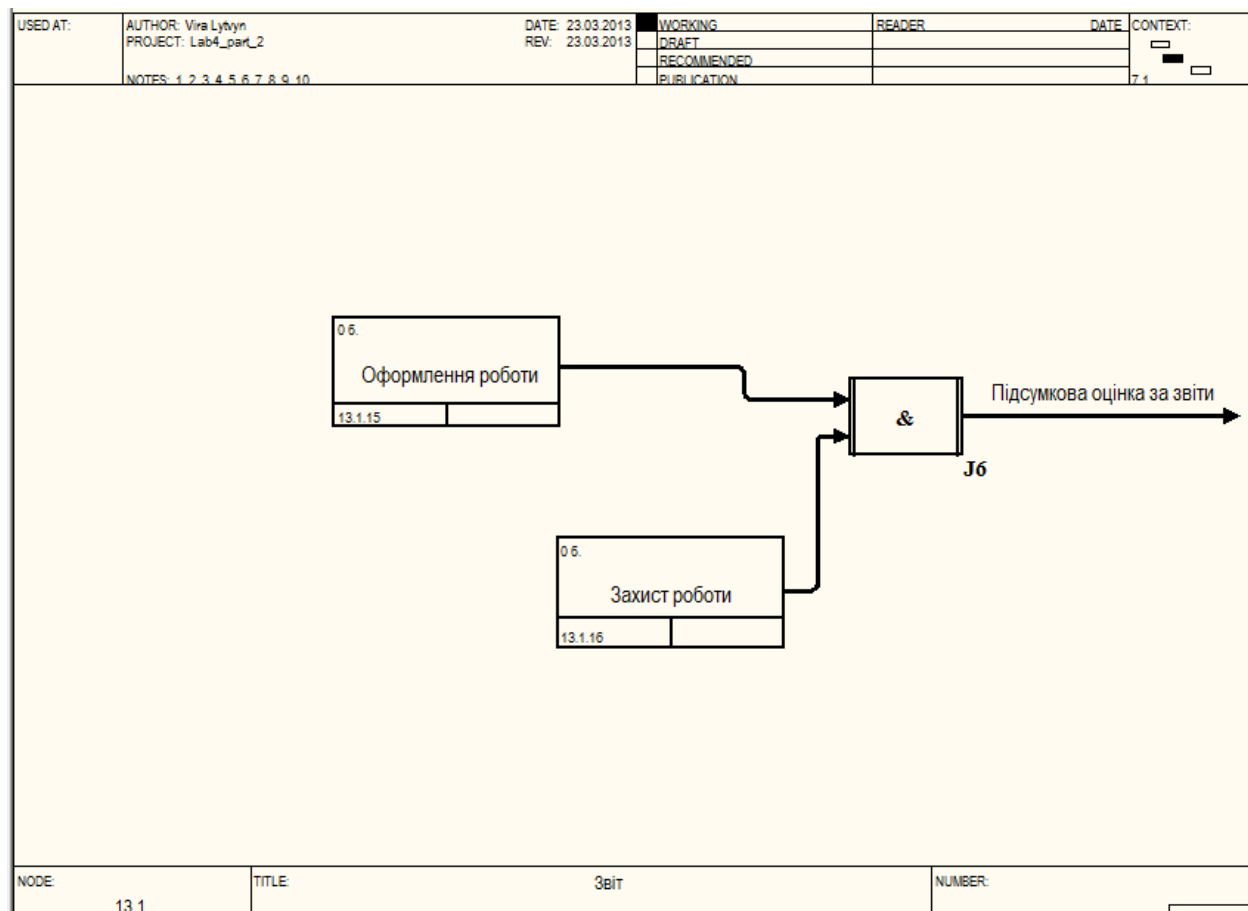


Рис. 3 д)

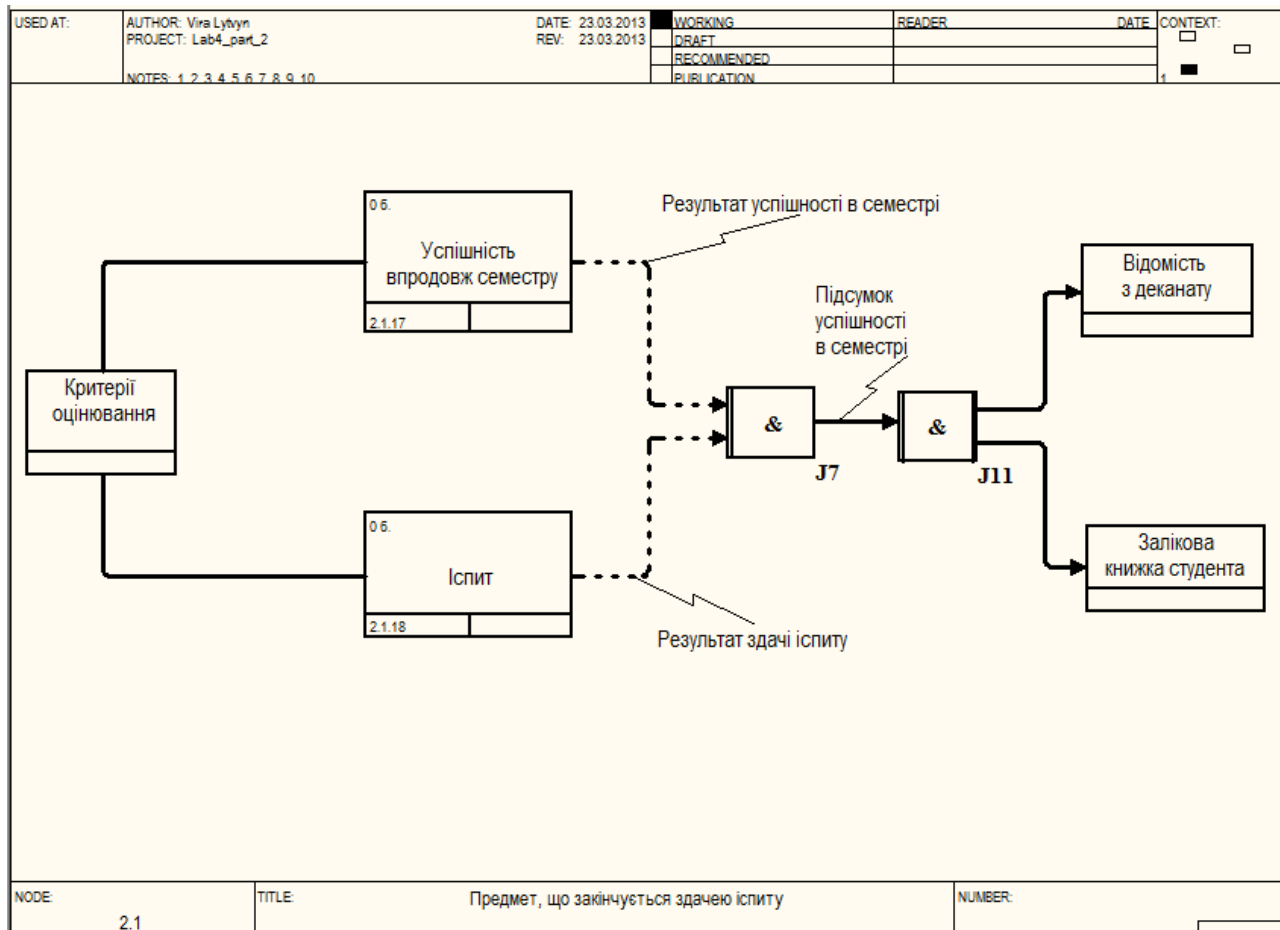


Рис. 3 е)

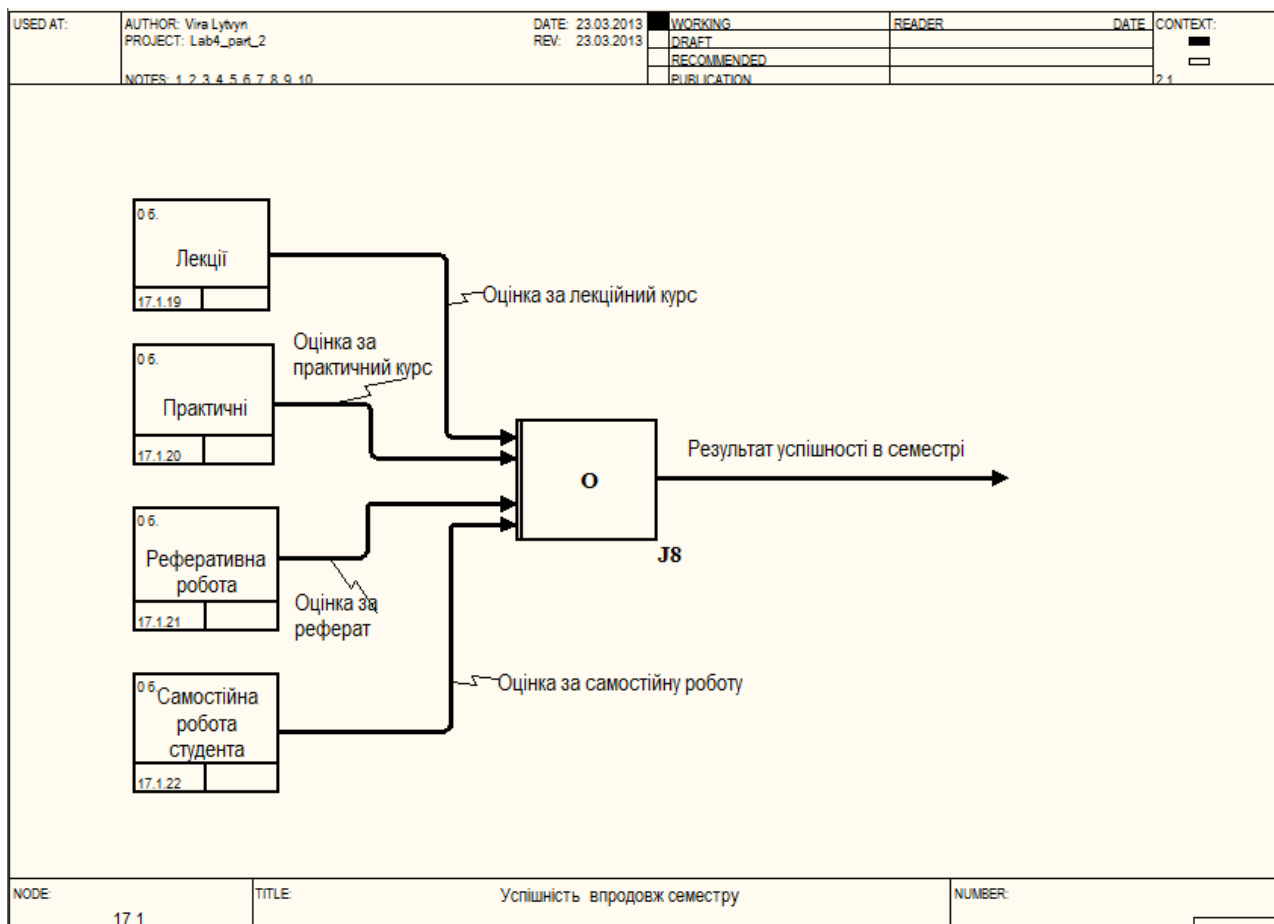


Рис. 3 є)

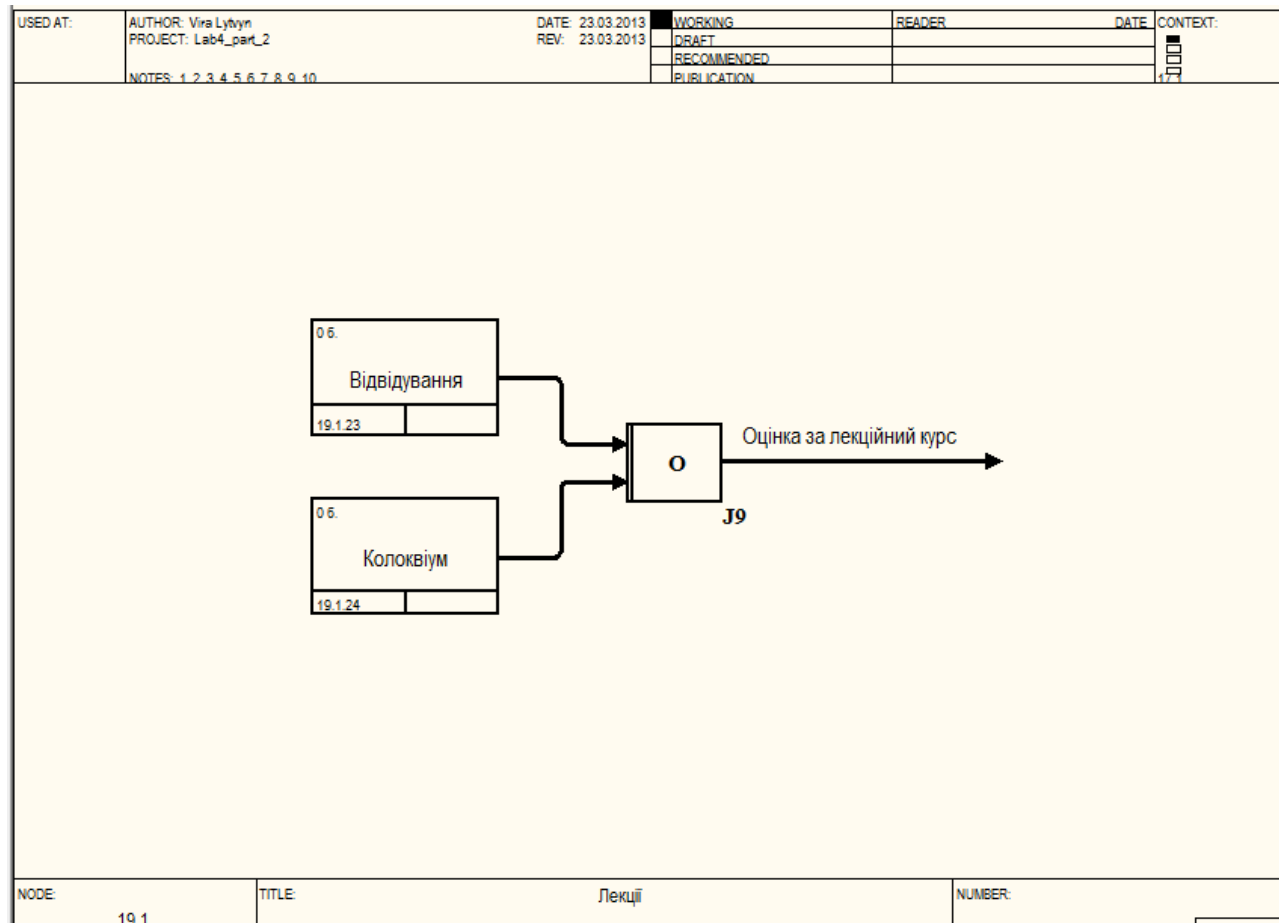


Рис. 3 ж)

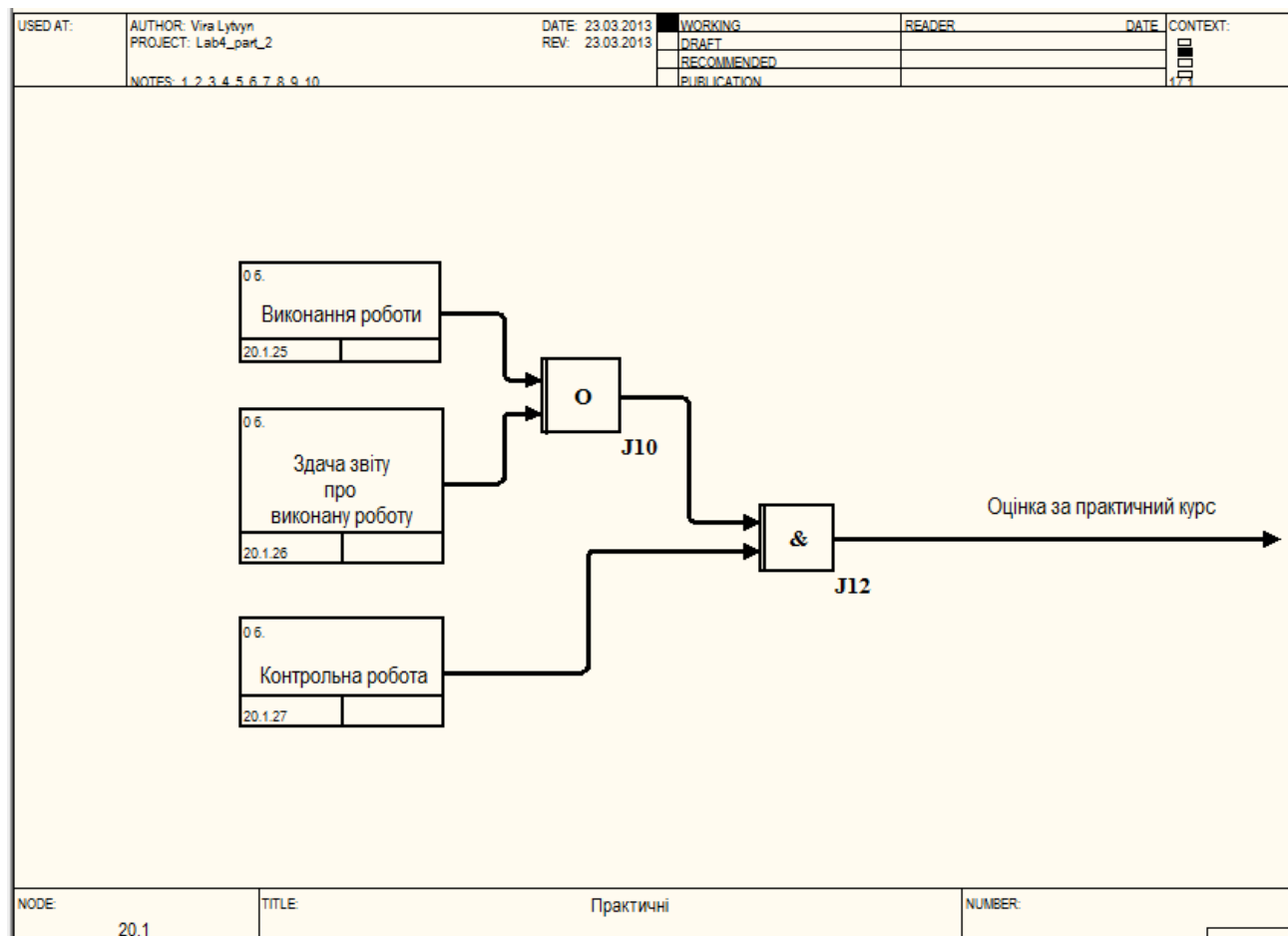


Рис. 3 з)



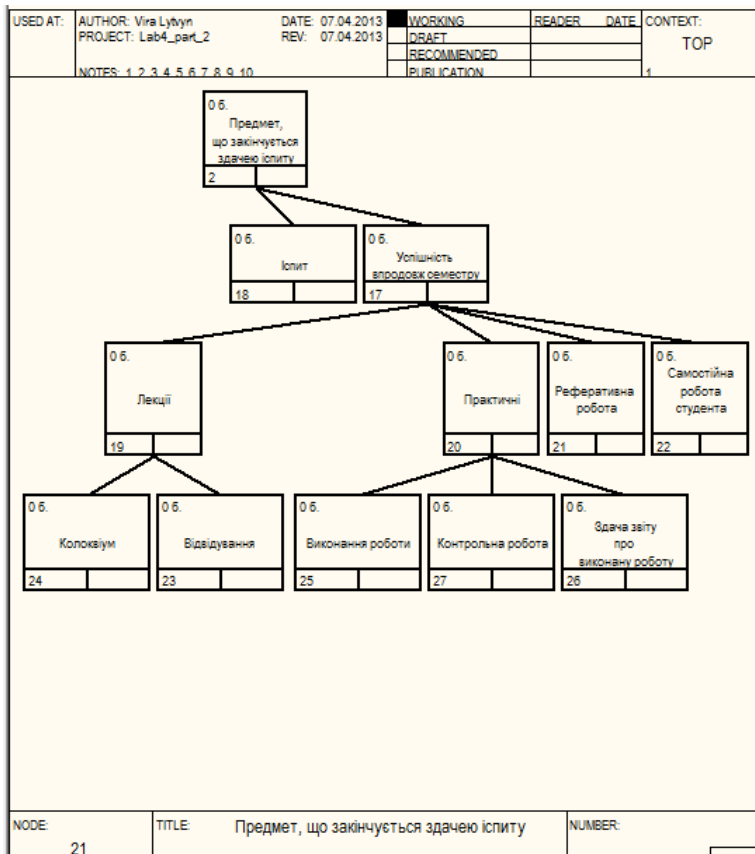
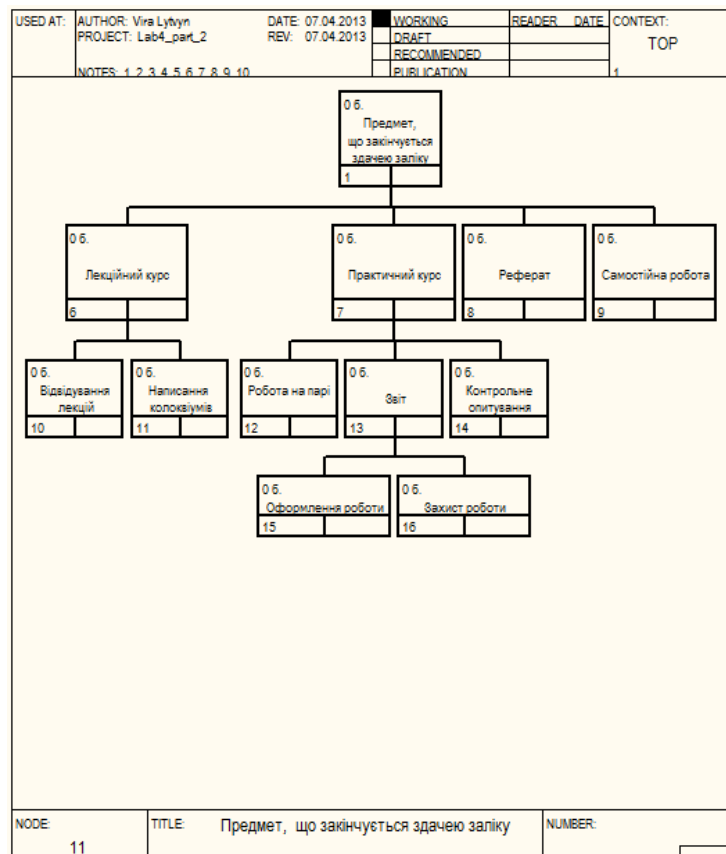


Рис. 3 и) – 3 і) Древа вузлів основних блоків діаграми

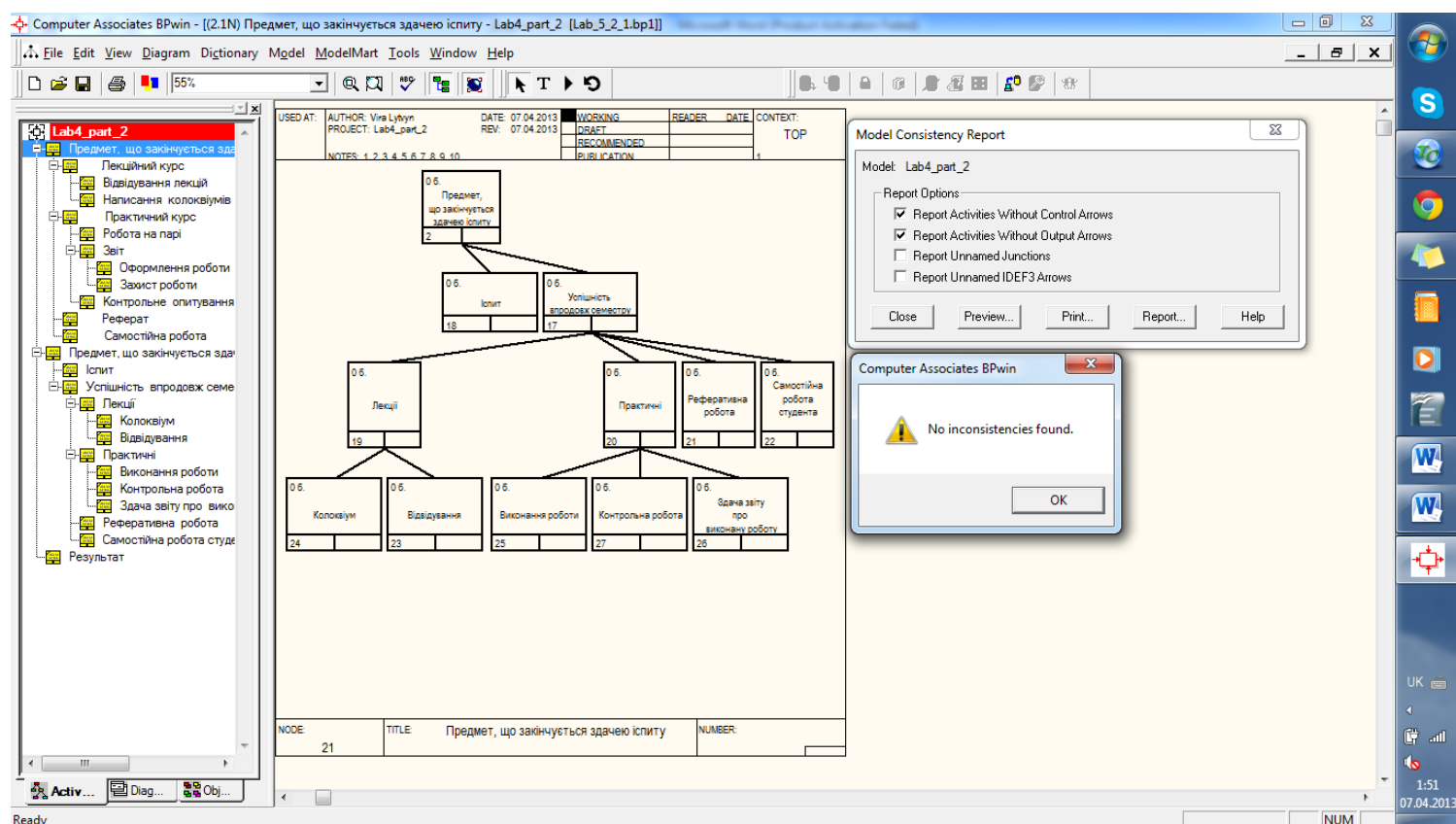


Рис. 3 і) Звіт про повноту побудованої моделі.