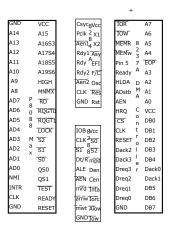
Breadboard 8088 PC



			' '		•	J
D2	8	D1		D7		Vcc
D3		D0		D6		WR
RxD	2 5 1	Vcc		D5	8	RD
GND	1	RxC		D4	2 5	CS
D4	U	TOTR		D3	3	A1
D5	S A	RTS		D2	т	Α0
D6	R	DSR		D1	i i	CLK2
D7	Т	RESET		D0	m	OUT2
TxC		CLK		CLK0	e r	Gate2
WR		TxD		OUT0		CLK1
CS		TxEmp		Gate0		Gate1
C/D		CTS		GND		OUT1
RD		Syn/Bo				
RxRdy		TxRdy				

D1	D7 Vcc	CS	8	Vcc		PA3		PA4
D0	D6 WR	WR	2	A0		PA2	8	PA5
Vcc	D5 8 TRD	RD	5	TNTA		PA1	5	PA6
RxC	D4 2 CS	D7	,	IR7		PA0	5	PA7
DTR	D3 3 A1	D6	I n	IR6		RD	Р	WR
RTS	D2 _T A0	D5	ť	IR5		CS	e	RESET
DSR	D1 i CLK2	D4	С	IR4		GND	r	D0
RESET	D0 ^m OUT2	D3	0	IR3		A1	p h	D1
CLK	CLK0 r Gate2	D2	n	IR2		A0	n e	D2
TxD	OUTO CLK1	D1	t	IR1		PC7	r	D3
TxEmp	Gate0 Gate1	D0	0	IR0		PC6	a I	D4
CTS	GND OUT1	CAS0	1	INT		PC5		D5
Syn/Bo		CAS1	e	SP/EN		PC4	I n	D6
TxRdy		GND	r	CAS2		PC0	t	D7
					,	PC1		Vcc
						PC2		PB7
т	tel Chip	_				PC3		PB6
ın	PB0		PB5					
		_				PB1		PB4
	PB2		PB3					

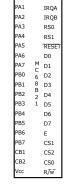
Vss		VS
RESET		HS
LPSTB		RA0
MA0		RA1
MA1		RA2
MA2		RA3
MA3		RA4
MA4		D0
MA5	H	D1
MA6	4	D2
MA7	6	D3
MA8	5	D4
MA9	5	D5
MA10		D6
MA11		D7
MA12		CS
MA13		RS
DE		Е
CUR		R/W
Vcc		CLK

D3

RESET

ST0	Vcc	Red		Vd
AL1	TEST1	Green		RS1
AL2	P27	Blue	I	RSC
SET	P26	IRef	M S	WR
SS	P25	P0	G	D7
	P24	P1	7	D6
EΑ	P17	P2	6	D5
	P16	P3	Р	D4
V	P15	P4		D3
≀ ¦	P14	P5		D2
NC 2	P13	P6		D1
8 C	P12	P7		D0
4	P11	PCLK		Blan
2 N	P10	Vss		RD
	THSSP			
	THPR			
	P23	MOT		Vcc
	P23	X1		SQI
	P21	X2	D	NC
D	P20	AD0	S 1	RCL
		AD1	2	Vba
		AD2	8	TRQ
		AD3	5	RES
		AD4		DS
		AD5		GNI
		AD6		R/V

Vbat TRQ RESE R/W AS



Memory Chips RAM & EEPROM

NC	Vcc	A14	Vcc	NC	Vcc	A18	Vcc	A14 Vcc	A14 Vcc
A12	WE	A12	WE	A16	A15	A16	A15	A12 WE	A12 WE
A7	A NC	A7	A A13	A14	A CE2	A14	A A17	A7 ₇ A13	A7 ₇ A13
A6	T A8	A6	T A8	A12	S WE	A12	S WE	A6 1 A8	A6 1 A8
A5	8 A9	A5	8 A9	A7	C A13	A7	C A13	A5 ² A9	A5 5 A9
	C A11	A4	C A11	A6	1 0 A8	A6	4 A8	A4 6 A11	A4 6 A11
	4 OF	A3	2 5 OE	A5	0 A9	A5	0 A9	A3 A OE	A3 A OF
A2	B A10	A2	6 A10	A4	8 A11	A4	8 A11	A2 A10	A2 A10
A1	CE	A1	CE	A3	OE	A3	OE	A1 CE	A1 CE
A0	I/07	A0	I/07	A2	A10	A2	A10	A0 IO7	A0 IO7
I/O0	1/06	I/00	I/06	A1	CE	A1	CE	100 106	100 106
I/O1	I/O5	I/O1	I/05	A0	DQ7	A0	DQ7	IO1 IO5	IO1 IO5
I/O2	I/O4	I/O2	! I/04	DQ0	DQ6	DQ0	DQ6	IO2 IO4	IO2 IO4
Vss	I/O3	Vss	I/03	DQ1	DQ5	DQ1	DQ5	Vss IO3	Vss IO3
				DQ2	DQ4	DQ2	DQ4		
				Vss	DQ3	Vss	DO3	l	

74 Series Logic Chips (0I indicate zero indexed)

Dir Vcc A0 7 OE A1 4 80 A2 A B1 A3 S B2 A4 2 B3 A5 5 B4 A6 B5 A7 I B6 GND B7	Dir Vcc A0 7 OE A1 4 B0 A2 A B1 A3 S B2 A4 2 B3 A5 5 B4 A6 B5 A7 0 B6 GND B7	GT Vcc A7 7 GZ A6 4 Y7 A5 L Y6 A4 S Y5 A3 4 Y4 A2 1 Y3 A1 0 Y2 A0 I Y1 GND Y0	A7 7 G2 A6 4 Y7 A5 L Y6 A4 S Y5 A3 4 Y4 A2 1 Y3 A1 0 Y2 A0 I Y1 GND Y0	OE Vcc OD 7 0Q 1D 4 1Q 2D L 2Q 3D 5 3Q 4D 7 4Q 5D 3 5Q 6D 0 6Q 7D I 7Q GND LE	OE Vcc OD 7 0Q 1D 4 1Q 2D L 2Q 3D 5 3Q 4D 7 4Q 5D 3 5Q 6D 0 6Q 7D I 7Q GND LE	OF Vcc OD 7 0Q 1D 4 1Q 2D L 2Q 3D 5 3Q 4D 7 4Q 5D 4 5Q 6D 0 6Q 7D I 7Q GND CLK	OF Vcc OD 7 0Q 1D 4 1Q 2D L 2Q 3D 5 3Q 4D 7 4Q 5D 4 5Q 6D 0 6Q 7D I 7Q GND CLK
Q0 Vcc Q1 P0 Q2 7 P1 Q3 L P2 Q4 S P3							

Q5 ₄ Q9 Q6 5 Q8	
Q6 5 Q8	
GND Q7	

PLD Programmable Logic Devices

	_				_				
A19 Vcc	A19 Vcc	IO19 Vcc	25Mz Vcc	AT7 Vcc	CCc Vcc	NC Vcc	Clk Vcc	IOCIk Vcc	IOCIk Vcc
A18 IO0	A18 IO0	TOR Crts	RAO ATL	AT6 NoD	Cur NC	PB3 _A P3	VSin _A VSo	I1 Aio19	I1 Aio19
A17 ^A IO1	A17 ^A IOA	TOW 645	RA1 ^A URA	AT5 ^A UNL	Bhc ^A NC	PB2 T P2	HSin ^T HSo	I2 Tio18	I2 Tio18
A16 FIO2	A16 FMda	A0 F Crtc	RA2F SRL	AT4F RVV	BucF NC	PB1 1 P1	InVS ₁ NC	I3 1io17	I3 1io17
A15 2Cm0	A15 2Cm0	A1 2 NC	RA3 ² CHL	AT3 ² ADT	VE 2 NC	PB0 6 P0	InHS6Bh4	14 6io16	I4 6io16
A14 VPIA	A14 VPIA	A2 V PRD	RST _V Qa	AT2V BEN	Sdot NC	NC 8 Q3	NC 8Bu3	15 Vio15	15 Vio15
A13 ¹ Rom	A13 ¹ Rom	A3 1 PWR	NC 1 Qb	AT11 P4	URA ¹ NC	NC Q2	NC MQ2	I6 Bio14	I6 Bio14
A12 DRm1	A12 pRm1	A4 I NC	NC M CCc	ATO _M P3	BIEM NC	NC SQ1	NC B Q1	17 io13	I7 io13
MmrE E	ior E E	A5 O A11	NC C Qc	DE A P2	NoDV NC	NC E Q0	NC s Q0	18 io12	18 io12
MmwRST	Tow CRST	A6 V A10	NC V Dot	BW _M P1	UNLV LVid	GND^GNC	GND ¹ OF	GND OF	GND OF
DEN IDEN	DEN 3DEN	A7 1 A9	NC 1 Dot	BIEN PO	RVV1 ADT				
GND RST	GND RST	GND A8	GND NC	GND NC	GND AT7				

Other Chips and components

J C C	· · ·		alla	_	٠٢	0110110	.0
PBRMVcc TD c ST TOL2 RST GND RST	E 1 D 2 DP 3 C 4 G 5 D4 6	O 12 D1 S 11 A 4 10 F O 9 D2 5 8 D3 2 7 B	E 1 D 2 DP 3 C 4 G 5 D4 6	O S L 4 0 5 6 2	12 D1 11 A 10 F 9 D2 8 D3 7 B	0B 0C 1B 1C 2B L 2C 3B N 3C 4B 2 4C 5B 0 5C 6B 3 6C	NC UNC PA0 N G PA5 2 F PA6 8 E PA4 3 D PA2 A C PA1 S B
1NCM8Vcc 1.84 1 MHz ₄ 5	1NCM8Vcc 3.686 MHz 4 5	1NCM8V 16 0 MHz 4 5	25.175 MHz 4		1NCM8Vcc 14.3 0 MHz 4 5	7B 7C GND COM	PA3 e A GND ^G COM

