### BLE/UART/USB 三通模块 BLE2U

手册 版本:1B http://wch.cn

#### 1、概述

BLE/UART/USB 三通模块 BLE2U 是基于 CH9143 芯片开发,可实现蓝牙、USB 接口和串口接口之间数据互传。蓝牙支持主机模式、从机模式和主从一体模式,从机模式和主从一体下可对蓝牙通讯以及参数进行配置,支持 BLE4. 2。串口支持 AT 指令配置,支持 MODEM 联络信号,最高波特率 1Mbps。同时可实现计算机 USB 接口、串口和蓝牙之间联机调试或数据监控。

USB 和 BLE 虚拟化串口技术,电脑端提供虚拟串口驱动,屏蔽蓝牙和 USB 底层技术细节,无需二次开发,即连即用,兼容常规串口应用程序和串口调试工具,快速实现三路"串口"相互传输。

BLE2U 模块选型表:

	50000000000000000000000000000000000000					
型号	模块尺寸封装	特点				
BLE2U-A-ANT	BLE2U-A	板载 PCB 天线; 体积小; 内置 32M 晶体。				
BLE2U-C-ANT	BLE2U-C	板载 PCB 天线; 功能引脚全部引出; 内置 32M 和 32K 晶体。				

#### CH9143 一些应用方案框图:

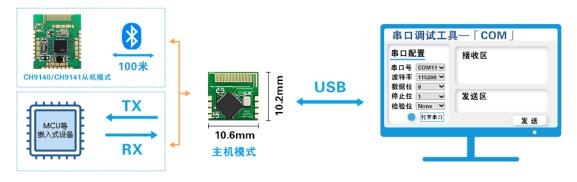


图 1 CH9143 的 USB 接口与其他蓝牙从机或串口设备进行串口通讯框图

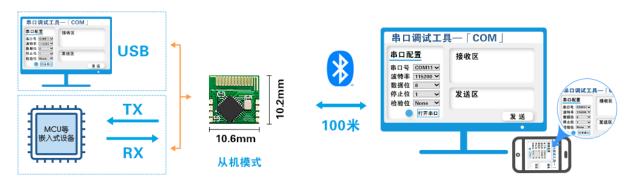


图 2 蓝牙主机通过 CH9143 蓝牙与 USB 主机或者串口设备进行串口通讯框图

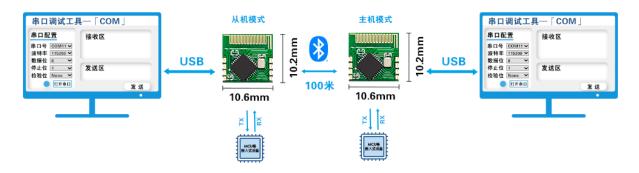
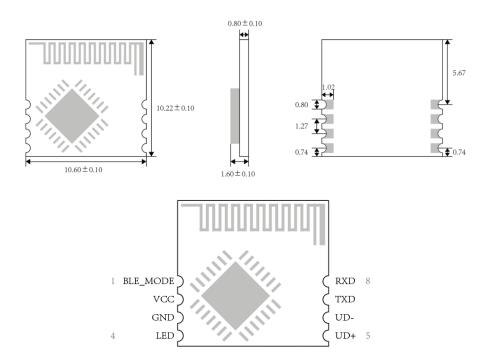


图 3 两端 USB 主机使用 CH9143 蓝牙主从连接进行串口通讯框图

### 2、特点

- 蓝牙、USB接口、串口三接口数据互传。
- 蓝牙支持从机模式、主机模式和主从一体模式。
- 提供电脑端 USB 和蓝牙虚拟串口驱动。
- 兼容已有串口软件和工具,无需二次开发。
- 支持 Windows/Linux/Android/iOS 等系统蓝牙主机连接。
- 两种串口驱动程序模式:厂商驱动程序模式和免安装的 USB-CDC 驱动程序模式。
- 蓝牙传输距离 100m。
- 蓝牙发送功率 8 档可调。
- 支持 3.3V 和 2.5V 工作电压。
- 支持蓝牙传输配置, 串口 AT 指令配置。
- 异步串口最高通讯波特率 1Mbps。
- 串口支持 MODEM 联络信号 RTS、DTR、DCD、RI、DSR、CTS。
- 串口支持 5、6、7 或 8 个数据位以及 1 或 2 个停止位。
- 串口支持奇、偶、无校验、空白 0、标志 1 等校验方式。
- 全速 USB 设备接口, 兼容 USB V2.0。

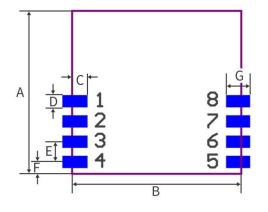
## 3、BLE2U-A 封装尺寸及引脚



引脚号	引脚名称	类型	引脚说明	
1 BLE MODE		1	蓝牙模式选择,内置上拉电阻	
'	I BLE_MODE	'	低电平:从机模式;高电平:主从一体模式	
2	VCC	Р	模块电源输入	
3	GND	Р	电源地	
4	LED	0	模块状态和数据收发指示输出引脚,低电平有效	
5	UD+	USB 信号	USB 总线的 D+数据线	
6	UD-	USB 信号	USB 总线的 D-数据线	
7	TXD	0	串口发送引脚	
8	RXD	I	串口接收引脚	

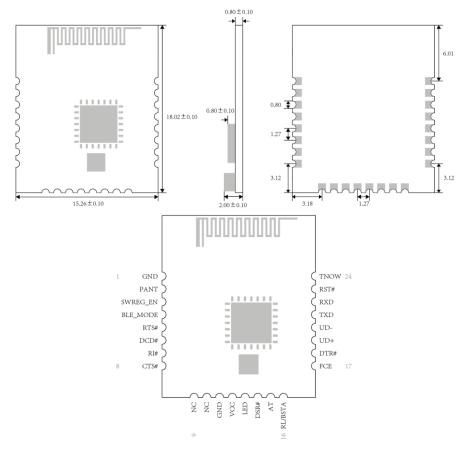
注: P: 电源引脚, I: 输入引脚, 0: 输出引脚

# 4、BLE2U-A 封装推荐焊盘尺寸



名称	值	单位
Α	10. 22	
В	10.6	
С	1. 02	
D	0.8	mm
Е	1. 27	
F	0. 74	
G	1. 7	

# 5、BLE2U-C 封装尺寸及引脚



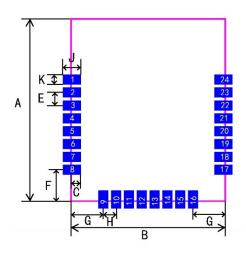
引脚号	引脚名称	类型	引脚说明	
1	GND	Р	电源地	
2	PANT	Α	可选的天线外接引脚(注 2)	
3	SWREG_EN	I	内部 DC-DC 电源使能,低电平开启,内置上拉电阻	
4	BLE MODE	1	蓝牙模式选择,内置上拉电阻	
4	DLE_INIODE	-	低电平:从机模式;高电平:主从一体模式	
5	RTS#	0	UART 的 MODEM 联络输出信号,请求发送,低电平有效	
6	DCD#		UART 的 MODEM 输入信号,数据载波检测	
7	RI#		UART 的 MODEM 输入信号,振铃指示	
8	CTS#		UART 的 MODEM 联络输入信号,清除发送,低电平有效	
9	NC	N	引脚悬空,禁止连接	
10	NC	N	引脚悬空,禁止连接	
11	GND	Р	电源地	
12	VCC	Р	模块电源输入	
13	LED	0	芯片状态和数据收发指示输出引脚,低电平有效	
14	DSR#		UART 的 MODEM 输入信号,数据装置就绪	
15	15 AT		AT 透传功能切换引脚:	
15 A1		-	低电平: AT 模式;高电平:透传模式	
RELOAD		OVD	芯片上电时为 RELOAD 恢复出厂设置功能输入引脚,	
16	/BLESTA	1/0	检测到连续2秒低电平后恢复出厂设置;	
	/ BELOTA		芯片上电完成后为 BLESTA 蓝牙连接状态指示信号输出引	

			脚,未连接输出低电平,连接输出高电平。	
17	FCE	_	CTS/RTS 流控使能,低电平有效,内置上拉电阻	
18	DTR#	0	UART 的 MODEM 输出信号,数据终端就绪	
19	UD+	USB 信号	USB 总线的 D+数据线	
20	UD-	USB 信号	USB 总线的 D-数据线	
21	TXD	0	串口发送引脚	
22	RXD	_	串口接收引脚	
23	RST#		模块复位引脚,低电平有效	
24	TNOW	0	串口发送数据状态引脚,高电平有效	

注(1): P: 电源引脚, A: 模拟引脚, I: 输入引脚, O: 输出引脚, N: 空脚

注(2): PANT 与天线引脚通过预留的电阻焊盘连接,可以使用 BLE2U-C-ANT 板上天线引脚选择电阻 改焊至与 PANT 引脚相连。

#### 6、BLE2U-C 封装推荐焊盘尺寸

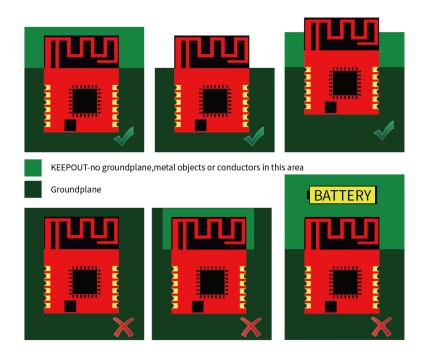


名称	值	单位
Α	18. 02	
В	15. 26	
С	0. 99	
Е	1. 27	
F	3. 12	mm
G	3. 18	
Н	1. 27	
J	1. 8	
K	1	

### 7、布局建议

模块上端为板载天线,天线的布局与无线通信的质量有关,良好的通信质量可保证稳定的数据传输速率。模块可以单独运行而不需要额外的地层,但是在将该模块安装到其他 PCB 上时须注意:天线区域必须远离其他金属器件,其距离必须大于 20mm。靠近天线的任何导体都可能严重影响天线方向图(Radiation Pattern)。

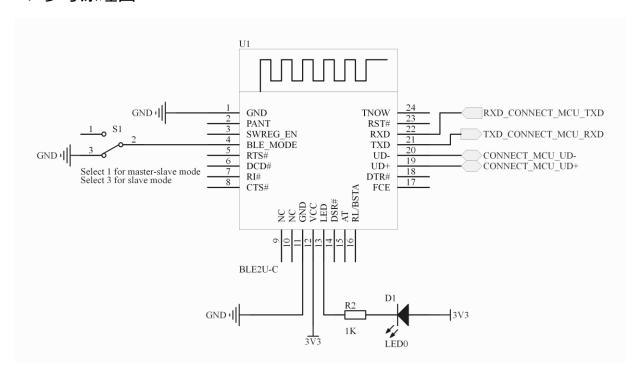
下图为模块的参考布局示意图,前三种情况是正确的,只要地层没有超出模块的地层边缘即可。 后三种情况是不正确的,左边示例为天线下方有接地层,中间示例为天线周围没有足够的间隙,最后 一个示例为电池金属外壳未远离天线区域。



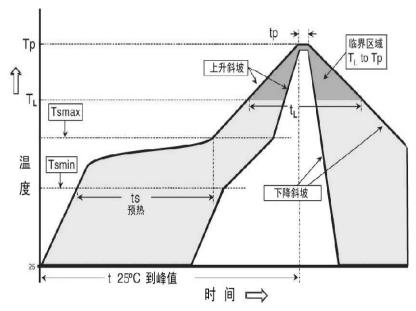
## 8、功能说明

功能参考 CH9143 芯片手册。

## 9、参考原理图



# 10、回流焊条件



潮敏等级	MSL3
平均斜率上升率(TL to TP)	最大3°C/s
预热	
最小温度(Tsmin)	150°C
最大温度(Tsmax)	200°C
时间(最小 - 最大)(ts)	60-180s
Tsmax - TL斜率上升率	最大3°C/s
保持时间	
温度(TL)	217°C
时间(tL)	60-150s
峰值温度(Tp)	260+0/-5°C
实际峰值温度5℃内的时间(tp)	20-40s
倾斜下降率	最大6℃/s
25℃到峰值温度的时间	最大8 min