

Obsah

1	Elektrické obvody	2
2	Ideální součástky elektronických obvodů	7
3	Polovodičové součástky	12
4	Porovnání VA charakteristik různých typů fv článků	15
5	Nelineární rezistory	17
6	Vlastnosti vysokofrekvenčních cívek	20
7	Feroelektrické kondenzátory	23
8	Vlastnosti kondenzátorů a rezistorů při kmitočtech do 1 MHz	27
9	Vlastnosti kondenzátorů a rezistorů při kmitočtech nad 1 MHz	31
10	Osazování DPS	34

1 Elektrické obvody

1.1 Úvod

Alespoň určitá schopnost návrhu elektrického obvodu musí patřit mezi základní vědomosti absolventa technického oboru se zaměřením na elektrotechniku. Elektrické obvody lze třídit z mnoha hledisek. Podle použitých součástek je lze rozdělit například na aktivní, tj. ty které obsahují zdroje energie a pasivní, tj. ty které energii pouze spotřebovávají. Dále pak na vysokofrekvenční, nízkofrekvenční, lineární, nelineární atd.

V tomto cvičení je pozornost zaměřena na pasivní děliče napětí. Ačkoliv se jedná o velice jednoduchý stavební blok elektrických obvodů, patří také mezi ty nejpoužívanější. Prakticky v žádném elektronickém obvodu je nelze vynechat. Lze se s nimi setkat ve zpětných vazbách zesilovačů, při nastavování pracovních bodů tranzistorů, lze jimi impedančně přizpůsobovat výstupy zdrojů napětí, používají se v sondách osciloskopů atd.

1.1.1 Dělič napětí

Pasivní dělič napětí je realizován dvěma rezistory. Vstupní napájecí napětí je rozděleno v podobě úbytků napětí v poměru daném hodnotami obou rezistorů. Výstupní napětí se obvykle získává pouze z rezistoru se společnou zemí s napájecím zdrojem. Vztah pro dělicí poměr nezátíženého děliče lze získat z ohmova zákona:

$$U_{20} = R_2 \cdot I = R_2 \cdot \frac{U_1}{R_1 + R_2} \Rightarrow \frac{U_{20}}{U_1} = \frac{R_2}{R_1 + R_2} = \frac{1}{1 + \frac{R_1}{R_2}} \quad (1)$$

Podle Theveninova teorému lze spojení děliče napětí a napěťového zdroje nahradit zdrojem napětí s napětím U_{20} a s vnitřním odporem R_i . Vnitřní odpor náhradního zdroje je získán jako odpor mezi výstupními svorkami po nahrazení všech zdrojů napětí v obvodu zkratem. V případě děliče jsou pak oba odpory paralelně a získáváme vztah:

$$R_i = \frac{R_2 \cdot R_1}{R_1 + R_2} \quad (2)$$

Uvedené úvahy neplatí jen pro rezistory, ale i pro obecnou impedanci (tj. v děliči mohou být i reaktance).

1.1.2 Frekvenční přizpůsobení

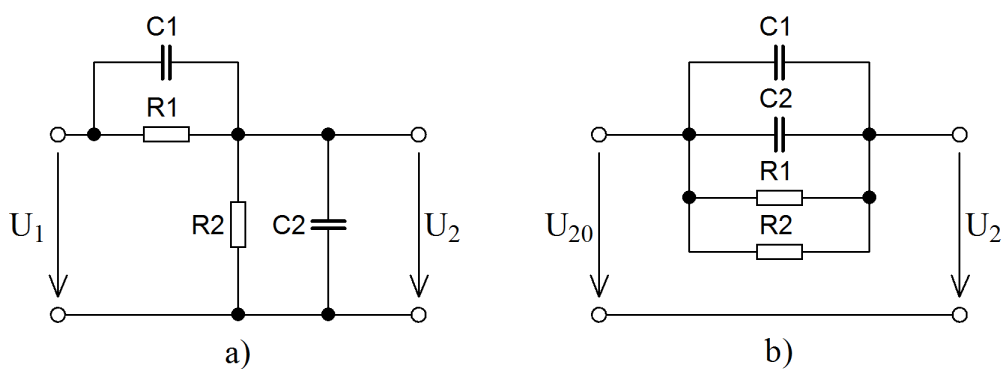
Výstupní napětí U_2 odporového děliče může být frekvenčně závislé v důsledku přítomnosti parazitních reaktancí. Při spojování funkčních bloků, jako například zdroj napětí a zátěž, je obvykle třeba kompenzovat především kapacitu zátěže C_2 . Pomyslný dělič napětí vzniká mezi vnitřním odporem zdroje R_1 a odporem zátěže R_2 . Připojená kapacita s rostoucí frekvencí snižuje výslednou impedanci zátěže a napětí na zátěži klesá. Daný jev lze kompenzovat připojením dalšího kondenzátoru C_1 paralelně k vnitřnímu odporu zdroje R_1 . Pro dělicí poměr daného obvodu lze postupně odvodit:

$$\frac{U_2}{U_1} = \frac{\frac{R_2}{1+j\omega R_2 C_2}}{\frac{R_1}{1+j\omega R_1 C_1} + \frac{R_2}{1+j\omega R_2 C_2}} = \frac{1}{1 + \frac{R_1 \cdot (1+j\omega R_2 C_2)}{R_2 \cdot (1+j\omega R_1 C_1)}} \quad (3)$$

V rovnici (3) je $\omega = 2 \cdot \pi \cdot f$ uhlova frekvence. Zřejmě bude dělicí poměr frekvenčně nezávislý za předpokladu:

$$\frac{R_1 - \frac{j}{\omega \cdot C_1}}{R_2 - \frac{j}{\omega \cdot C_2}} = K, \quad (4)$$

kde K je určitá konstanta. Hodnotu konstanty lze odvodit při znalosti jednotlivých prvků obvodu a tento úkol je součástí následujících cvičení. Vnitřní impedanci náhradního zdroje napětí lze opět odvodit dle Theveninova teorému, čímž získáme všechny čtyři prvky děliče paralelně.



Obrázek 1: a) frekvenčně kompenzovaný dělič napětí, b) náhradní schéma zdroje podle Thevenina

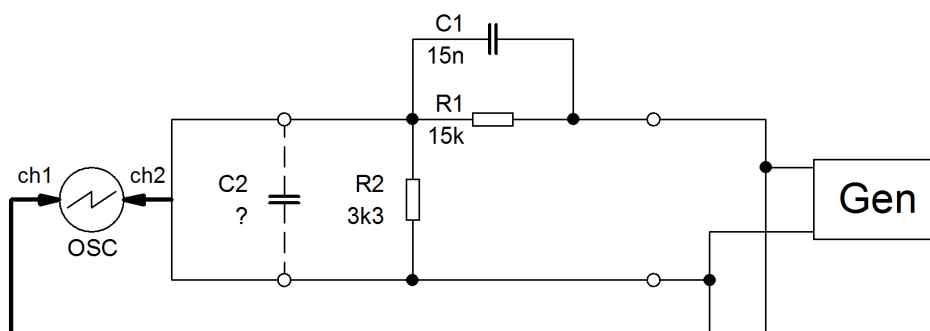
1.2 Frekvenční přizpůsobení pasivního děliče napětí

1.2.1 Úkol měření

- Pro daný frekvenčně nepřizpůsobený dělič spočítejte vhodnou hodnotu kapacity výstupního kondenzátoru, kterým zajistíte konstantní dělicí poměr výstupního napětí v širokém rozsahu frekvencí.
- Svůj návrh ověřte měřením na přípravku pro vstupní napětí obdélníkového průběhu o frekvenci 500 Hz. Zaznamenejte výstupní průběh napětí pro překompenzovaný, nedostatečně kompenzovaný a frekvenčně kompenzovaný dělič napětí.
- Pomocí osciloskopu a generátoru sinusového napětí změřte frekvenční závislost výstupního napětí děliče po připojení kondenzátorů o hodnotách 150 nF, 68 nF a 33 nF. Měření proveďte pro rozsah frekvencí 100 Hz až 10 kHz.

Vysvětlete v závěru rozdíly mezi frekvenčními charakteristikami.

1.2.2 Schéma zapojení



1.2.3 Postup měření

- ad a)** Úkol lze vyřešit více způsoby. Hodnotu vhodné kapacity lze určit výpočtem úpravou vztahu (4). Tak získáme přímo závislost mezi jednotlivými prvky obvodu děliče. Druhou možností je odzkoušet jednotlivé měřené vzorky kondenzátorů připojováním na výstup děliče při napájení děliče obdélníkovým signálem. Pro správnou hodnotu kapacity bude výstupní obdélníkový signál nezkrácený. Při znalosti správné hodnoty kapacity pak lze dodatečně snadno vyvodit její závislost na ostatních prvcích obvodu.
- ad b)** Při ověřování připojte 1. kanál osciloskopu na vstup funkčního generátoru a 2. kanál na výstup děliče. Generátor připojte na vstup děliče a nastavte na něm obdélníkový průběh o amplitudě 15 V a frekvenci 500 Hz. Jednotlivé výstupní průběhy obdélníkových signálů zaznamenejte na paměťové medium nebo překreslete do sešitu.
- ad c)** Na funkčním generátoru nastavte výstupní sinusový průběh. Zapojení osciloskopu a generátoru je stejné jako v předchozím úkolu. Pomocí osciloskopu měřte amplitudu vstupního (nemění se) a výstupního sinusového průběhu. K měření amplitudy lze využít rastru stínítka osciloskopu nebo kursorů (seznamte se s uvedenými možnostmi). Frekvenci v daném rozsahu měňte s logaritmickým krokem 100 Hz, 200 Hz, 500 Hz, 1 kHz, ..., 10 kHz. Části rychlých změn amplitudy výstupního napětí proměřte s menším krokem. Napěťový přenos určete jako poměr výstupního ke vstupnímu napětí a vynesete jej do společného grafu pro jednotlivé kondenzátory připojené k výstupu.

1.3 Impedanční přizpůsobení vstupu zesilovače

1.3.1 Úkol měření

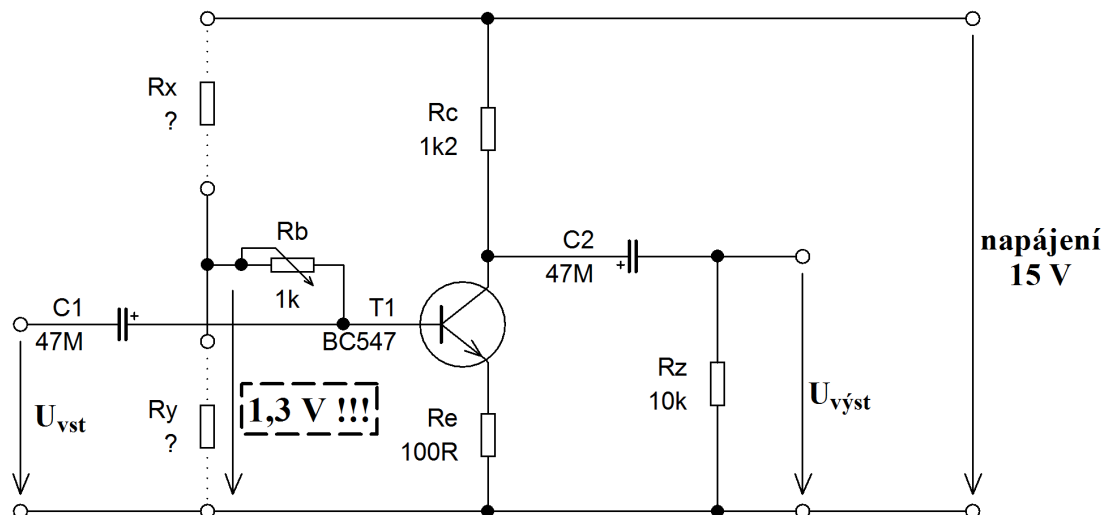
- a) Spojení generátoru a kompenzovaného děliče z předchozí části měření uvažujte jako zdroj obdélníkového napětí s definovaným vnitřním odporem a sériovou výstupní kapacitou. Vrcholovou hodnotu obdélníkového průběhu napětí nastavte na generátoru na 5 V. Určete (a změřte):

- vrcholovou hodnotu napětí naprázdno - spočtete a ověříte osciloskopem nebo voltmetrem při napájení stejnosměrným zdrojem 5 V,
- vnitřní (výstupní) odpor děliče - spočtete a ověříte pomocí měření se stejnosměrným zdrojem,
- vnitřní (výstupní) sériovou výstupní kapacitu děliče - pouze spočtete.

Do sešitu zakreslete náhradní schéma tohoto zdroje s určenými hodnotami prvků.

- b) Upravený zdroj propojte s přípravkem tranzistorového zesilovače s napětovým zesílením $A_U = 20$ dB. Navrhněte a zapojte dělič v bázovém obvodu, kterým nastavíte stejnosměrný pracovní bod tranzistoru a zároveň definujete vstupní odpor zesilovače. Vstupní odpor zesilovače zvolte tak, aby po propojení s děličem byl na výstupu zesilovače obdélníkový signál o vrcholové hodnotě 4 V, 3 V nebo 2 V (určí vedoucí cvičení). Dělič napájejte z generátoru obdélníkovým signálem o vrcholové hodnotě 5 V a frekvenci 1 kHz. Zcela jistě bude třeba upravit paralelní kapacitu děliče, proveďte! Svůj návrh popište do sešitu a jeho správnost ověřte měřením pomocí osciloskopu.

1.3.2 Schéma zapojení



1.3.3 Postup měření

- ad a) Jelikož je dělič frekvenčně kompenzovaný, bude napětí naprázdno U_0 dáno buď poměrem obou rezistorů nebo obou kapacit (tj. dle příslušných vztahů!!!). Ověření měřením provedeme pro takřka nezatížený dělič, kdy na jeho výstup připojíme voltmetr a vstup budeme napájet stejnosměrným zdrojem o napětí 5 V. Vnitřní odpor děliče R_i lze spočítat po zjednodušení obvodu podle Theveninova teoremu. Hodnotu lze ověřit měřením několika, avšak

podobnými způsoby. Ten nejjednodušší spočívá ve zkratování děliče pomocí ampérmetru při napájení děliče stejnosměrným zdrojem. Z ampérmetru odečteme zkratový proud náhradního zdroje napětí. Vnitřní odpor pak získáme jako podíl napětí naprázdno a zkratového proudu. Na základě zjednodušení obvodu podle Theveninova teorému vypočítáme i výslednou výstupní kapacitu C_i náhradního zdroje. Ověření její hodnoty měřením je obtížné. Její hodnotu je možné získat ze změřeného přechodného děje, nebo alespoň přibližně při měření na vyšších frekvencích. V případě zájmu o měření vnitřní kapacity zdroje pomůže cvičící.

- ad b)** Vstupní odpor zesilovače zatíží připojený zdroj signálu, v důsledku čehož poklesne jeho svorkové napětí. V prvním kroku je tedy nutné určit na jakou hodnotu může klesnout vstupní napětí. Pro příklad uvažujme, že výstupní špičkovou hodnotu napětí zesilovače požadujeme 6 V. Jelikož zesilovač zesiluje $10\times$, pak požadovaným vstupním napětím je 0,6 V.

Vnitřní odpor zdroje signálu R_i a vstupní odpor zesilovače R_{vst} společně vytvářejí dělič napětí naprázdno U_0 zdroje signálu. Výstupní napětí daného děliče požadujeme právě spočtených 0,6 V. Ze vztahu pro výstupní napětí nezatíženého děliče vypočítáme požadovanou hodnotu vstupního odporu zesilovače R_{vst} . Zároveň pro jeho hodnotu podle dříve odvozených pravidel dopočítáme kapacitu C_{vst} kondenzátoru, který musí být připojen na vstup zesilovače, aby vstupní napětí bylo frekvenčně nezávislé.

Při návrhu děliče nastavující pracovní bod tranzistoru zanedbejte odběr báze obvodu. Předpokládejte, že je dělič nezatížený a neuvažujte ani hodnotu připojeného potenciometru R_b , který slouží pouze k doladění výsledné hodnoty vstupního odporu. Pro správné nastavení pracovního bodu, musí být výstupní napětí děliče rovno **1,3 V** při napájení 15 V. Vnitřní odpor navrhovaného děliče je roven požadovanému vstupnímu odporu zesilovače. Podle příslušných vztahů dopočítejte hodnoty prvků R_x a R_y .

Z řady E12 zvolte nejbližší hodnoty odporů a kapacity kompenzačního kondenzátoru. Obvodové prvky připojte na příslušné svorky přípravku zesilovače. Vstup celého obvodu napájejte obdélníkovým signálem o špičkové hodnotě 5 V a frekvenci 1 kHz. Výstup zesilovače zobrazte na osciloskopu. Pokud je patrné zkreslení hran signálu, pokuste se doladit hodnotu vstupního odporu pomocí potenciometru na přípravku. Pokud nelze dosáhnout vykompenzovaného signálu nebo je špičková hodnota průběhu napětí odlišná (více jak o 0,4 V) od požadované, pak je třeba návrh děliče přehodnotit.

1.3.4 Použitý materiál

1. Rezistory řady hodnot E12, 1 k Ω - 82 k Ω
2. Foliové kondenzátory, 33 nF, 68 nF, 150 nF
3. Keramické kondenzátory řady hodnot E12, 10 nF - 330 nF
4. Přípravek tranzistorového zesilovače

2 Ideální součástky elektronických obvodů

2.1 Úvod

Při návrhu elektrických obvodů zpravidla jednotlivé obvodové prvky považujeme za ideální a vyjma polovodičových součástek také za lineární. Toto cvičení se zaměřuje na popis a chování elektronických obvodů složených z pasivních součástek, jakými jsou rezistor, cívka a kondenzátor při harmonickém (sinusovém) napájení. Přitom předpokládáme, že uvedené prvky vykazují pouze svůj hlavní charakter a neuvažujeme jejich parazitní vlastnosti, jako například svodový odpor u kondenzátoru nebo odpor vinutí u cívky.

2.1.1 Odpor, reaktance, impedance

Při harmonickém napájení lze průběhy obvodových veličin popsat fázorovým diagramem a využít možností operátorového počtu Steinmetzovy transformace (někde i Fourierovy transformace), který nahradí derivace a integrace násobením a dělením členem $j\omega$. ω zde má význam úhlové frekvence zkoumaného signálu. Zřejmě se tento typ transformace hodí především pro analýzu harmonického ustáleného stavu obvodu. Tímto způsobem získáme pro ideální obvodové prvky operátorové impedance (odpor, induktivní reaktance, kapacitní reaktance), které jsou definované následující vztahy:

$$R = \frac{\hat{U}_R}{\hat{I}_R} \quad (5)$$

$$\frac{-j}{\omega C} = \frac{\hat{U}_C}{\hat{I}_C} \quad (6)$$

$$j\omega L = \frac{\hat{U}_L}{\hat{I}_L} \quad (7)$$

Ze vztahů plyne, že po zobrazení fázorů (vektorů, komplexních čísel) napětí a proudu v komplexní (Gaussově) rovině dochází u kapacitoru a induktoru mezi oběma veličinami k fázovému posunu o 90° . U ideální cívky (induktor) se proud za napětím zpožďuje o 90° , zatímco u ideálního kondenzátoru (kapacitor) proud napětí o 90° předbíhá. Dále je zřejmý i vliv frekvence, kdy v případě ideální cívky je reaktance úměrná frekvenci, tj. její hodnota roste, zatímco u kondenzátoru reaktance s frekvencí klesá a to nepřímo úměrně.

Při spojování více prvků využíváme počítání s komplexními čísly. Obecný komplexní výsledek nazýváme impedancí obvodu a označujeme jí \hat{Z} . Platí pro ní stejná vyjádření jako pro komplexní čísla. Například impedanci sériového spojení rezistoru a induktoru lze popsat jako:

$$\hat{Z} = R + jX_L = R + j\omega L \quad (8)$$

nebo

$$\hat{Z} = |Z| \cdot e^{j\varphi} \quad (9)$$

Pro členy v rovnici (9) platí:

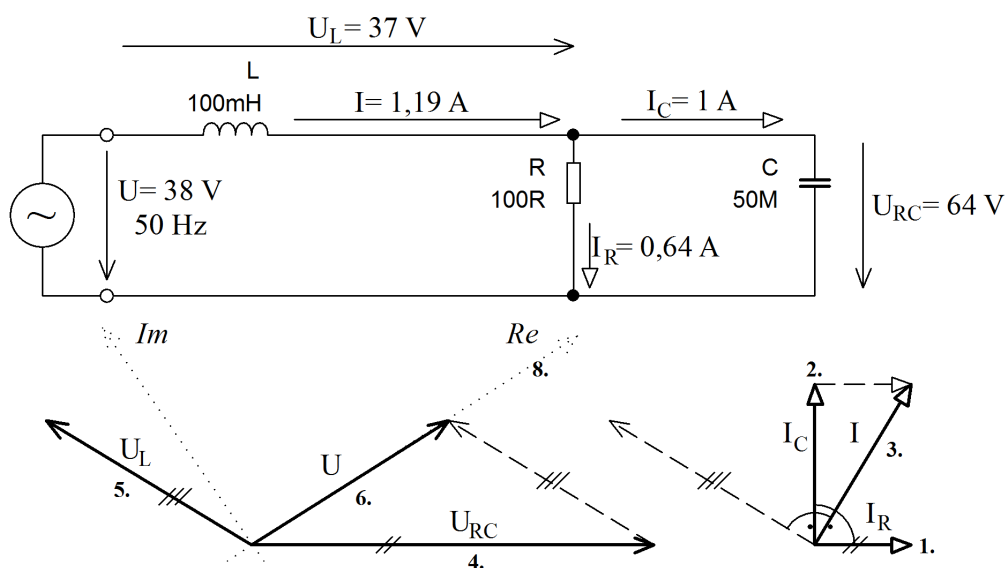
$$|Z| = \sqrt{R^2 + (\omega L)^2} \quad (10)$$

$$\varphi = \arctg\left(\frac{\omega L}{R}\right) \quad (11)$$

2.1.2 Fázorový diagram

Fázorové diagramy jsou vlastně zobrazením hodnot obvodových veličin v komplexní rovině. Diagram musí vždy splňovat Kirchhoffovy zákony, proto součet všech fázorů proudů v jednom uzlu musí být nula a stejně tak i součet všech fázorů napětí jedné smyčky (jinými slovy, v diagram tyto fázory musí tvořit uzavřený obrazec). Pokud známe hodnoty napětí, proudů a fází v jednotlivých částech obvodu, je jedno, který fázor nakreslíme jako první. V ostatních případech vždy začínáme od fázoru, který je v obvodu nejdále od napájecích svorek, tak jako bychom obvod řešili postupným zjednodušováním. Dále máme možnost volby natočení reálné a imaginární osy vůči celému diagramu. U komplikovanějších obvodů bývá obvyklé (ne předepsané) u napájení napětíovým zdrojem umístit do reálné osy fázor napájecího napětí a při napájení zdrojem proudu fázor napájecího proudu. U jednoduchých zapojení (1-3 prvky) se do reálné osy obvykle umísťuje obvodová veličina, která je společná všem prvkům.

Pořadí kreslení jednotlivých fázorů pro určitý obvod ukazuje obrázek 2. Pro přehlednost jsou odděleny fázory napětí a proudu. Diagram začíná vyřešením fázorů proudu v RC obvodu. Proud rezistorem je v měřítku zakreslen horizontálně. Jelikož napětí na paralelní kombinaci je oběma prvkům společné a ve fázi s proudem rezistoru, musí proud kapacitorem předbíhat o 90° . Součet obou fázorů pak dává výsledný proud I . Následuje zakreslení napětí U_{RC} ve fázi s proudem rezistoru. Napětí na cívce musí o 90° předbíhat výsledný proud I a součet obou napětí dá výsledné napětí zdroje. Jako poslední se zakreslují osy, vůči kterým se měří všechny fázové úhly a podle potřeby se diagram otočí (překreslí).



Obrázek 2: Ukázka kreslení fázorového diagramu

2.1.3 Rezonance

Při sériovém resp. paralelním spojení induktoru a kapacitoru může dojít k jevu, kdy se o fázory napětí resp. proudu vzájemně kompenzují (odečtou) a obvod dosáhne nejnižší resp. nejvyšší možné impedance. K danému jevu dojde když se absolutní hodnoty kapacitní a induktivní reaktance rovnají. Z této podmínky lze odvodit tzv. Thompsonův vztah pro rezanci:

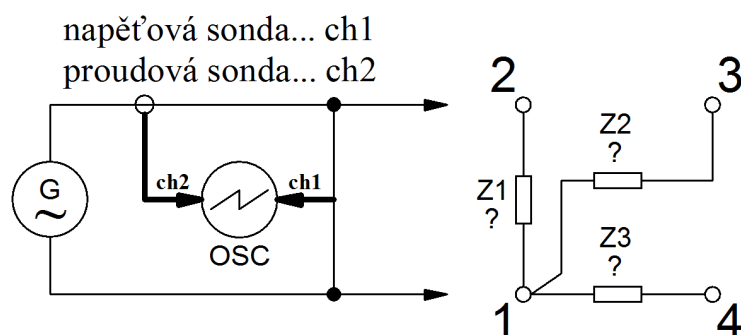
$$\omega_{REZ}L = \frac{1}{\omega_{REZ}C} \Rightarrow \omega_{REZ} = 2 \cdot \pi \cdot f_{REZ} = \frac{1}{\sqrt{LC}} \quad (12)$$

2.2 Měření impedance a frekvenční vlastnosti obvodových prvků

2.2.1 Úkol měření

- Pomocí funkčního generátoru a osciloskopu identifikujte typ obvodového prvku, který je připojen uvnitř měřeného přípravku mezi svorkami: 2-1, 3-1, 4-1;
- Určete hodnoty hlavních parametrů jednotlivých prvků (R , L , C);
- Změřte závislosti impedancí daných prvků na frekvenci v rozsahu 200 Hz až 2 kHz.

2.2.2 Schéma zapojení



2.2.3 Postup měření

- ad a)** Dle schématu zapojení připojte osciloskop a funkční generátor k měřenému přípravku. Na funkčním generátoru nastavte sinusový průběh o amplitudě 5 V a frekvenci 500 Hz. Z průběhů na osciloskop u výsledků zjistěte, zda existuje kladný nebo záporný fázový posun mezi napětím a proudem. Dále změňte frekvenci na 200 Hz a 1 kHz a sledujte, zda a jak se mění amplituda měřeného proudu. Uvedené zopakujte pro všechny impedance.
- ad b)** Z hodnot z předešlého měření nebo dalším měřením stanovte z Ohmova zákona hodnotu impedance. Podle typu obvodového prvku dopočítejte hlavní parametr:
- ad c)** Zapojení zůstává nezměněno. Změřte závislost amplitudy (příp. efektivní hodnoty) proudu daným prvkem a napětí (nemění se) na frekvenci v rozsahu 200 Hz až 2 kHz. Frekvenci nastavujte pomocí funkčního generátoru. Ze změřených obvodových veličin určete podle Ohmova zákona impedance a vynesete je do společného grafu v závislosti na frekvenci.

2.2.4 Měřené vzorky

- Black box - přípravek RLC s nepopsanými vstupy

2.3 Měření RLC - fázorové diagramy

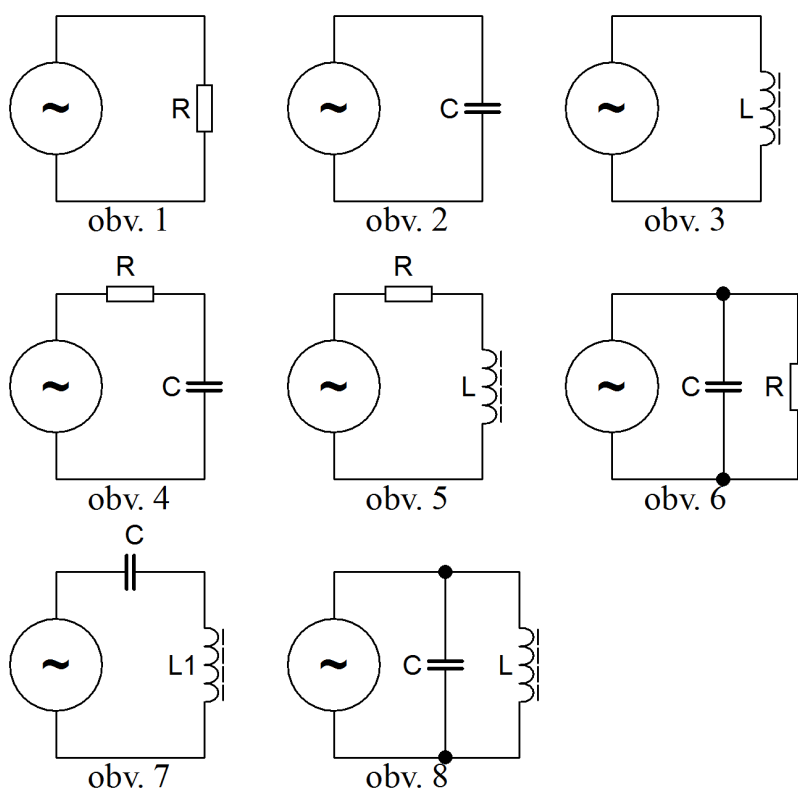
2.3.1 Úkol měření

Na osciloskopu zobrazte průběhy napětí a proudu u jednotlivých spojení pasivních obvodových prvků:

- obv. 1. rezistor samostatně,
- obv. 2. kapacitor samostatně,
- obv. 3. induktor samostatně,
- obv. 4. sériové spojení kapacitoru a rezistoru,
- obv. 5. sériové spojení induktoru a rezistoru,
- obv. 6. paralelní spojení rezistoru a kapacitoru,
- obv. 7. sériové spojení induktoru a kapacitoru,
- obv. 8. paralelní spojení induktoru a kapacitoru.

Naměřené obvodové veličiny zakreslete do vektorových diagramů. U obvodů obsahujících spojení induktoru a kapacitoru vypočtete rezonanční frekvenci. Zjistěte, zda jsou tyto obvody v rezonanci. Hodnoty hlavního parametru jednotlivých obvodových prvků určete ohmovou metodou tak, jak byly určovány v předcházejícím úkolu měření v bodě b). Získané výsledky porovnejte s měřením na RLC můstku.

2.3.2 Schéma zapojení



2.3.3 Postup měření

Jednotlivé obvody zapojujte dle schémat zapojení. Pro napájení obvodů využívejte **výhradně** připraveného zdroje vyhlazené sinusovky o frekvenci 50 Hz. Tento zdroj má měkkou výstupní charakteristiku (nenulový vnitřní odpor), jelikož některá obvodová spojení vytvářejí velmi ma-

lou výslednou impedanci. Napájení jiným zdrojem (s tvrdou charakteristikou) může způsobit jeho zničení nebo destrukci součástek.

Každý zde měřený obvod má jednu společnou obvodovou veličinu. V případě sériových spojení teče skrz všechny součástky stejný proud, u paralelních spojení je na všech součástkách shodné napětí. Tuto společnou veličinu vždy uvažujte jako referenční (fázový úhel je $\varphi = 0^\circ$, tj. fázor ukazuje ve směru reálné osy). Vůči referenční hodnotě obvodové veličiny měřte fázové posuny ostatních veličin. Pro takto jednoduché obvody tímto způsobem vždy získáme ve fázorovém diagramu veličiny na odporu ve směru reálné osy a na reaktancích ve směru imaginární osy.

POZOR: Při zobrazování průběhů by měly být sondy osciloskopu umísťovány ve stejném smyslu, v jakém uvažujeme tok proudu a jím vyvolané úbytky napětí (ať měření respektuje Kirchhoffovy zákony). Při prohazování konců sond může dojít k nežádoucímu posunu průběhu o 180° .

Fázorové diagramy vynášejte v amplitudách, tj. z osciloskopu odečítejte vždy amplitudy průběhů. Je vhodné zaznamenat si všechny naměřené hodnoty (vždy amplituda + fáze) do tabulky a pak teprve vynést jednotlivé fázorové diagramy.

2.3.4 Měřené vzorky

1. Drátový rezistor
2. Foliový kondenzátor
3. Cívka na jádře z magnetických plechů

3 Polovodičové součástky

3.1 Úvod

3.1.1 Diody

3.1.2 Bipolární tranzistor

3.2 Měření VA charakteristik různých typů diod

3.2.1 Úkol měření

3.2.2 Schéma zapojení

3.2.3 Postup měření

3.2.4 Měřené vzorky

1. ?
2. ?
3. ?

3.3 Měření stejnosměrných charakteristik tranzistoru

3.3.1 Úkol měření

3.3.2 Schéma zapojení

3.3.3 Postup měření

3.3.4 Měřené vzorky

1. ?
2. ?
3. ?

4 Porovnání VA charakteristik různých typů fv článků

4.1 Úvod

4.2 Měření VA charakteristik fotovoltaických článků

4.2.1 Úkol měření

Změřte voltampérové charakteristiky přiložených fotovoltaických článků a určete o jaký typ článku se jedná. U každého typu článku určete:

- proud nakrátko I_{SC} ,
- napětí naprázdno U_{OC} ,
- paralelní odpor R_P reprezentující poruchy v článku,
- sériový odpor R_S reprezentující elektrické ztráty,
- bod maximálního výkonu MPP (resp. P_{MAX}),
- činitel plnění (fill factor) FF ,
- účinnost článku η .

Proveďte vzájemné porovnání jednotlivých parametrů mezi různými články. Do společného grafu vynesete charakteristiky $I = f(U)$ a $P = f(U)$ všech testovaných článků a průběhy porovnejte.

4.2.2 Postup měření

Zátěž je realizována přepínatelnou odporovou kaskádou pro krystalické články a posuvným rezistorem v případě tenkovrstvého článku. S měřením začínáme v chodu naprázdno a poté postupně snižujeme odpor až do chodu nakrátko. Pro chod naprázdno rozpojíme svorky zátěže, pro chod nakrátko je zkratujeme. Odečítáme příslušné hodnoty napětí a proudu. Celé měření opakujeme pro všechny typy článků.

4.2.3 Měřené vzorky

1. ?
2. ?
3. ?

5 Nelineární rezistory

5.1 Úvod

V praxi se nejčastěji setkáváme s lineárními rezistory, tj. součástkami, u nichž předpokládáme konstantní velikost odporu nezávislou na vnějších podmínkách aplikace, tj. nezávislost na teplotě, frekvenci, mechanických vlivech apod. Odlišují se výkonovou zatížitelností, teplotní a frekvenční závislostí podle použitých materiálů a technologií výroby, tolerancí jmenovité hodnoty a provedením. Předpoklad konstantní velikosti odporu vyhovuje obvykle při aplikacích do frekvencí 50 kHz až 1 MHz (podle provedení). Pro vyšší frekvence je nutné uvažovat úplné náhradní schéma rezistoru s jeho reaktančními prvky.

Nelineární rezistory jsou na rozdíl od lineárních konstruovány tak, aby velikost odporu byla výrazně závislá na vnějších podmínkách, např. teplotě (termistory NTC, PTC) nebo přiloženému napětí (varistory) a pokud možno nezávisela na dalších vlivech aplikace. Vzhledem k těmto vlastnostem se využívají k měření teploty, v obvodech pro tepelnou ochranu přístrojů, strojů a zařízení, jako přepětové ochrany atd.

5.1.1 Termistory

5.1.2 Varistory

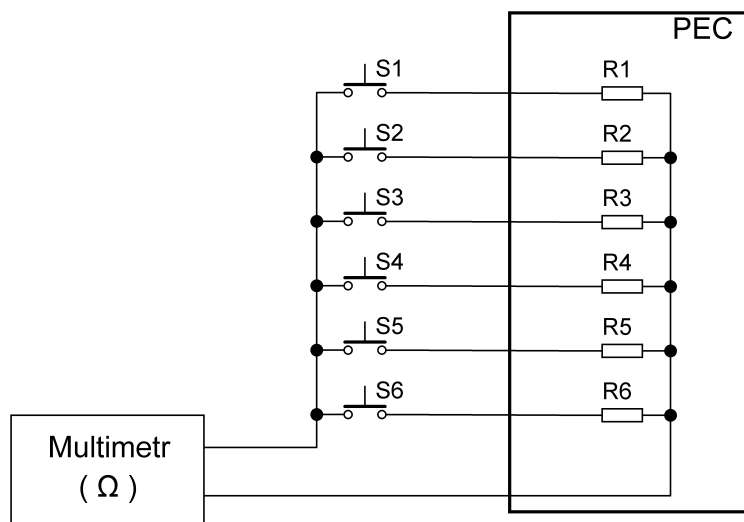
Varistor je odporový prvek, jehož odpor je závislý na přiloženém napětí.

5.2 Měření teplotní závislosti termistorů

5.2.1 Úkol měření

Změřte závislost odporu 6 vzorků rezistorů a termistorů pro změnu teploty 20 °C až 120 °C. Naměřené závislosti $R = f(\vartheta)$ vyneste do grafu! Ověřte, zda dané charakteristiky odpovídají teoretickým vztahům (lineární závislost, exponenciální závislost apod.)

5.2.2 Schéma zapojení



5.2.3 Postup měření

Měřené vzorky jsou umístěny na destičce v píce a vyvedeny na přepínač měřicích míst. K měření teploty slouží orientačně teploměr, který je součástí konstrukce pece. Pro přesné měření využijeme Pt odporový teploměr s lineární závislostí odporu na teplotě. Pro odpor Pt teploměru uvažujte následující vztah:

$$R_{\vartheta} = R_0 \cdot (1 + \alpha \cdot (\vartheta - \vartheta_0)) \quad (13)$$

R_0 ... je odpor v Ω při 0 °C,

α ... je teplotní koeficient odporu, pro platinový teploměr je $\alpha = 4,5 \cdot 10^{-3} \text{ K}^{-1}$,

ϑ ... je teplota okolí ve °C nebo K,

ϑ_0 ... je teplota ve °C nebo K, při které byl měřen odpor R_0 , zde 0 °C.

5.2.4 Měřené vzorky

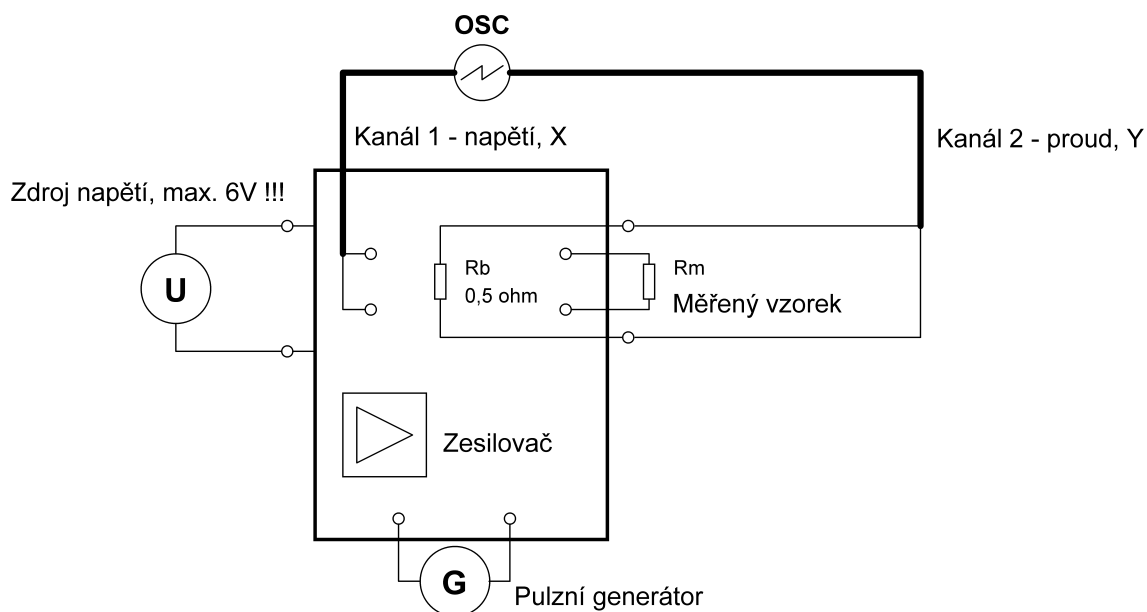
- | | |
|---|--|
| 1. odporový Pt teploměr 100 Ω při 0 °C | 4. rezistor uhlíkový TR 212 4,7 k Ω |
| 2. termistor NTC 100 Ω | 5. termistor NTC 6,8 k Ω |
| 3. rezistor metaloxidový TR154 6,8 k Ω | 6. termistor PTC 60 Ω |

5.3 Měření VA charakteristiky varistorů

5.3.1 Úkol měření

Změřte voltampérovou charakteristiku 5 vzorků varistorů pomocí osciloskopu, který pracuje v režimu x/y (souřadnicový zapisovač). Ověřte, zda údaje uvedené k jednotlivým vzorkům odpovídají měření.

5.3.2 Schéma zapojení



5.3.3 Postup měření

Měřený vzorek umístíme do přípravku. Pro měření použijeme zdroj krátkých napěťových pulzů nastavitelné velikosti. Pozor při výměně vzorků - před manipulací snižte napětí na 0 V! Napětí na vzorku snímáme sondou s děličem 1:100 (nastaveno na osciloskopu – zkontrolovat!), proud je snímán jako úbytek napětí na odporu 0,5 Ω nebo pomocí proudové sondy. Sejmuté charakteristiky zaznamenejte na disketu v osciloskopu, přeneste do PC a uložte na vhodné paměťové medium pro vytisknutí do referátu z měření.

5.3.4 Měřené vzorky

1. 15D201K, 200 V, zelený
2. 14D220K, 22 V, modrý
3. 14D101K, 100 V, světle modrý
4. S20K20, 40 V, velký modrý
5. TR 152, 100 Ohmů, lineární rezistor

6 Vlastnosti vysokofrekvenčních cívek

6.1 Úvod

Indukčnost v elektrickém obvodu je obvykle realizována cívkou, tj. uspořádáním vodičů ve tvaru závitů. Cívka může být navinuta z vodičů obvykle kruhového průřezu do válcového nebo diskového tvaru nebo např. vytvořena jako obrazec na desce plošných spojů. Indukčnost cívky závisí na počtu závitů, rozměrech vinutí, vzájemné poloze závitů a na magnetické vodivosti prostředí, kterým se uzavírají siločáry magnetického toku cívky (vzduch, ferromagnetický materiál). Při použití cívky v obvodech s vysokými frekvencemi napětí se výrazně uplatní také odpor a kapacity vinutí, skin efekt a vř. vlastnosti magnetických materiálů.

6.1.1 Činitel jakosti - převýšení

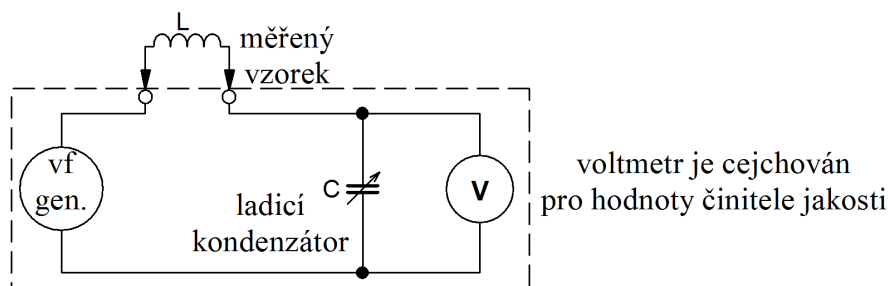
Narozdíl od kondenzátorů nelze u cívek zanedbat parazitní sériový odpor. Jen ve velmi ojedinělých případech není třeba při konstrukci obvodu hodnotu tohoto odporu uvažovat, neboť je hlavní příčinou vzniku ztrát a z toho plynoucího ohřevu cívky (Jouleovy ztráty ve vinutí, ztráty v mag. obvodu atd.). V rezonančních obvodech především kvůli tomuto odporu dochází ke ztrátám energie.

6.2 Měření frekvenční závislosti činitele převýšení Q

6.2.1 Úkol měření

Zjistěte měřením kmitočtové závislosti činitele převýšení Q daných vzorků cívek vliv konstrukčního provedení (délky vinutí, rozměrů a formy vodičů) na jejich kvalitu. Naměřené hodnoty vynesete do grafu! Diskutujte vliv provedení vinutí na vlastnosti cívky. Ověřte vliv feritového jádra na vlastnosti cívek.

6.2.2 Schéma zapojení



6.2.3 Postup měření

Měřte na Q -metru v kmitočtovém rozsahu určeném nejmenší a největší kapacitou ladícího kondenzátoru přístroje (obvod s cívkou se ladí do rezonance). Kmitočtový krok volte tak, abyste u každé cívky změřili alespoň 5 hodnot rovnoměrně rozložených v kmitočtovém intervalu. Vložením feritového jádra do cívek 1 až 3 (vzorky 4-6) zjistěte změnu jejich el. parametrů.

6.2.4 Měřené vzorky

1. cívka $D = 40$ mm, $l = 27$ mm, 13 závitů vodičem $\varnothing 1,2$ mm
2. cívka $D = 40$ mm, $l = 27$ mm, 27 závitů vodičem $\varnothing 0,6$ mm
3. cívka $D = 40$ mm, $l = 27$ mm, 57 závitů vodičem $\varnothing 0,3$ mm
4. cívka $D = 40$ mm, $l = 27$ mm, 13 závitů vodičem $\varnothing 1,2$ mm, feritové jádro z mat. N1
5. cívka $D = 40$ mm, $l = 27$ mm, 27 závitů vodičem $\varnothing 0,6$ mm, feritové jádro z mat. N1
6. cívka $D = 40$ mm, $l = 27$ mm, 57 závitů vodičem $\varnothing 0,3$ mm, feritové jádro z mat. N1
7. cívka MESC (GES Electronic), $10 \mu\text{H}$, feritové jádro tyčinka
8. cívka 09P (GM Electronic), $560 \mu\text{H}$, feritové jádro cívka

6.3 Měření frekvenční závislosti indukčnosti L_S a činitele převýšení Q vzorků na feritových jádrech

6.3.1 Úkol měření

Změřte sériovou indukčnost L_S a činitel převýšení Q v závislosti na frekvenci. Najděte frekvenci pro maximální hodnotu Q a frekvenci vlastní rezonance f_r . Měření proveďte pomocí LCR metru HP4284A.

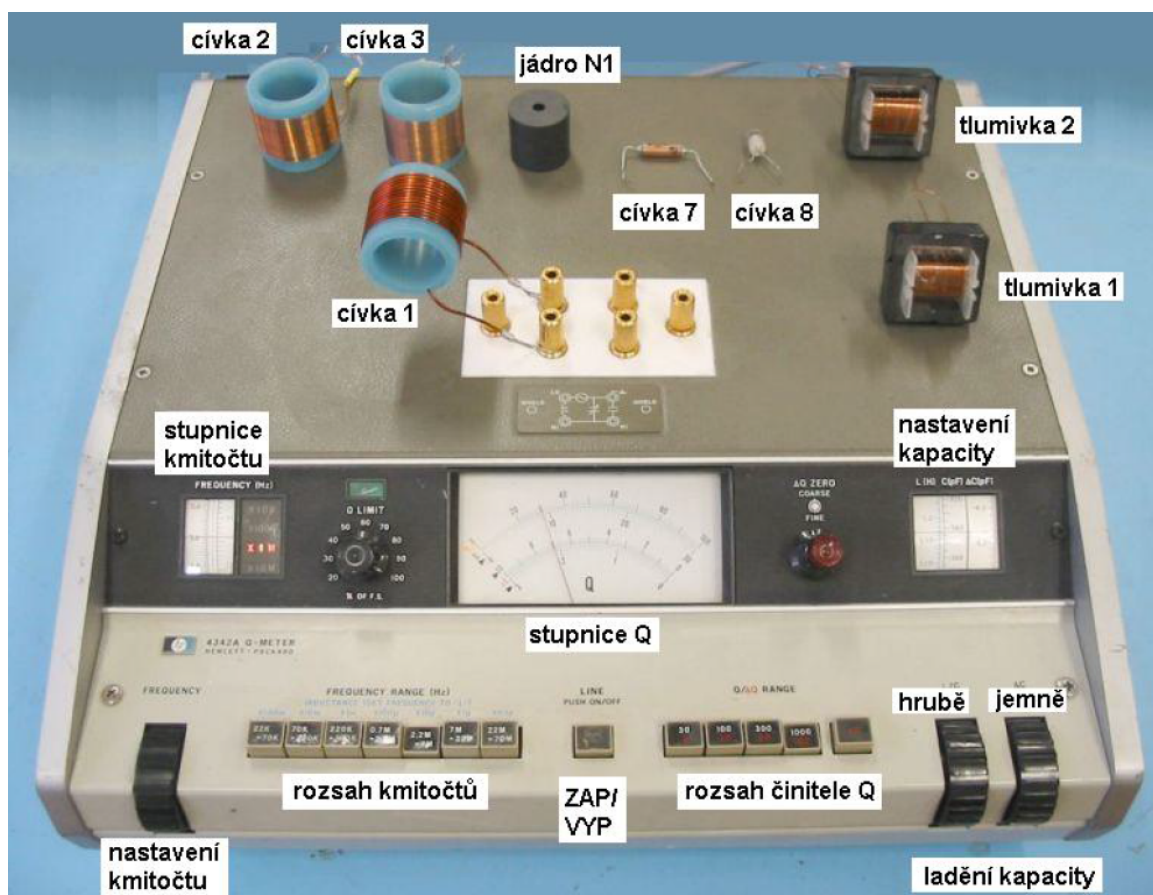
6.3.2 Postup měření

Měřte na Q-metru v kmitočtovém rozsahu určeném nejmenší a největší kapacitou ladícího kondenzátoru přístroje (obvod s cívkou se ladí do rezonance). Kmitočtový krok volte tak, abyste u každé cívky změřili alespoň 5 hodnot rovnoměrně rozložených v kmitočtovém intervalu. Vložením feritového jádra do cívek 1 až 3 (vzorky 4-6) zjistíte změnu jejich el. parametrů.

6.3.3 Měřené vzorky

1. tlumivka 3,7 mH (feritové jádro obdélníkové)
2. tlumivka 600 μ H (feritové jádro obdélníkové)

6.4 Obrázková příloha



7 Feroelektrické kondenzátory

7.1 Úvod

Kondenzátor je součástka, pomocí níž v elektrickém obvodu realizujeme kapacitu. Podobně jako ostatní součástky vykazuje řadu vedlejších závislostí (indukčnost, sériový a paralelní odpor, teplotní a napěťovou závislost). Hodnota kapacity C závisí, jak známo, na ploše elektrod (S), dielektrické konstantě (ϵ) a nepřímo na vzdálenosti elektrod (d). Z toho vycházejí odlišné konstrukce kondenzátorů (plošné - např. slídové, svitkové, keramické, elektrolytické). Požadavek na minimální rozměry předpokládá použití materiálů dielektrika s vysokou poměrnou dielektrickou konstantou (tzv. feroelektrika). Tyto materiály jsou však při vyšších teplotách značně teplotně závislé a jejich ϵ_r při vyšší teplotě rychle klesá.

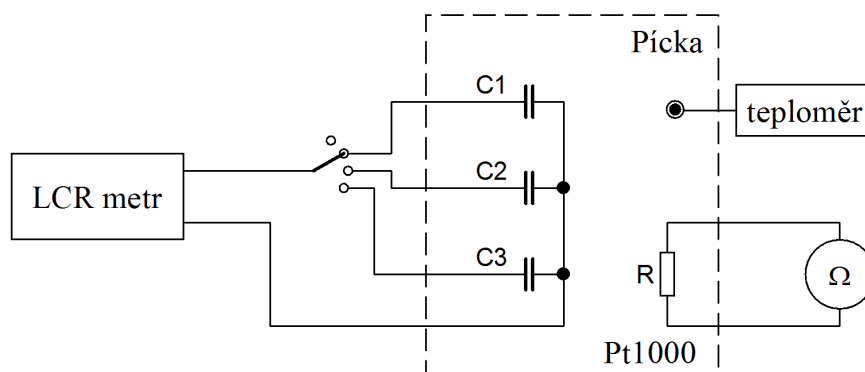
7.1.1 Ztrátový činitel

7.2 Měření teplotní závislosti kapacity a ztrátového činitele vybraných vzorků kondenzátorů

7.2.1 Úkol měření

Změřte závislost kapacity C a ztrátového činitele D u tří vzorků keramických kondenzátorů s odlišným dielektrikem na teplotě T pro teploty 20 °C až 120 °C. Závislosti $C = f(T)$, $D = g(T)$ vynesete do grafu.

7.2.2 Schéma zapojení



7.2.3 Postup měření

Měřené vzorky jsou umístěny na destičce v píce a vyvedeny na přepínač měřicích míst. K měření teploty slouží orientačně dotykový teploměr zasazený do měrné jímky na tělese pícky. Kapacitu vzorků a ztrátový činitel měříme RLC metrem. K přesnému změření teploty slouží odporový teploměr (čidlo Pt1000, $R_0 = 1008 \Omega$ při 0 °C, $\alpha = 4,5 \cdot 10^{-3} \text{ K}^{-1}$), jehož odpor měříme pomocí multimetru. Teplotu vypočteme z údajů uvedených výše v návodu a za předpokladu lineární závislosti mezi hodnotou odporu a teplotou:

$$R_{\vartheta} = R_0 \cdot (1 + \alpha \cdot (\vartheta - \vartheta_0)) \quad (14)$$

R_0 ... je odpor v Ω při 0 °C,

α ... je teplotní koeficient odporu, pro platinový teploměr je $\alpha = 4,5 \cdot 10^{-3} \text{ K}^{-1}$,

ϑ ... je teplota okolí ve °C nebo K,

ϑ_0 ... je teplota ve °C nebo K, při které byl měřen odpor R_0 , zde 0 °C.

7.2.4 Měřené vzorky

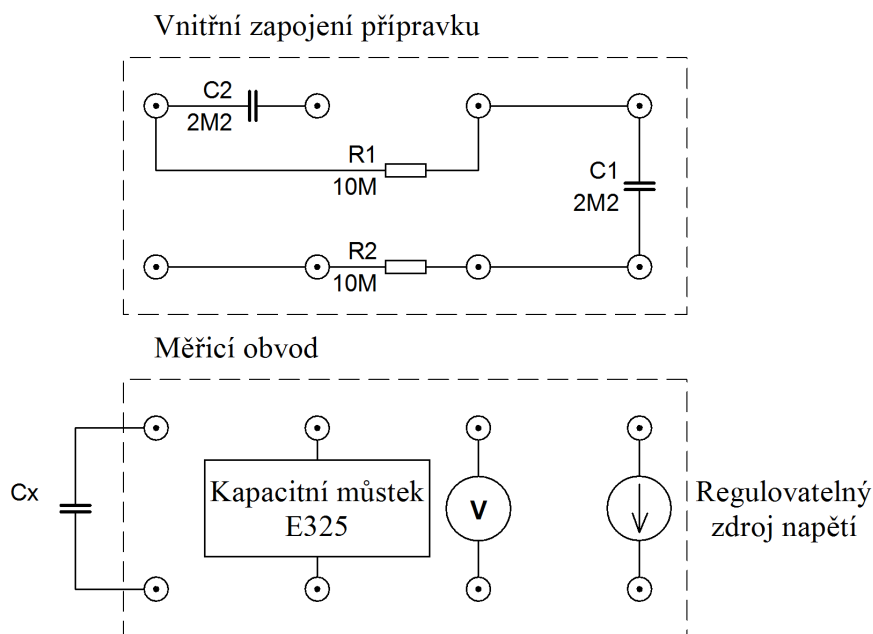
1. keramický kondenzátor 100 nF, hmota X7R
2. keramický kondenzátor 150 nF, hmota Z5U
3. keramický kondenzátor 150 nF, hmota Y5VV

7.3 Měření napěťové závislosti kapacity vybraných vzorků kondenzátorů

7.3.1 Úkol měření

Změřte závislost kapacity tří vzorků keramických kondenzátorů na velikosti přiloženého stejnosměrného napětí. Závislost $C = f(U)$ vynesete do grafu.

7.3.2 Schéma zapojení



7.3.3 Postup měření

Měřené vzorky postupně zapojujeme na svorky „ C_x “ měřicího přípravku, který umožňuje oddělení přiloženého napětí (z bateriového DC zdroje) a měřicího malého střídavého napětí, které využíváme pro měření kapacity. Při měření dbáme na to, aby nebylo překročeno jmenovité provozní napětí vzorku.

7.3.4 Měřené vzorky

1. keramický kondenzátor TK666, 40 V, 100 nF, hmota Supermit (kotoučový, hnědý)
2. keramický kondenzátor 4H30, 40 V, 33 nF (zelený)
3. svitkový kondenzátor CF2, 63 V, 100 nF, tereftalátový (žlutý)

7.4 Měření uvolnění náboje feroelektrického kondenzátoru

V objemu dielektrika feroelektrického kondenzátoru je obecně vždy vázán malý zbytkový náboj Q_1 . Jemu odpovídá nízké napětí U_1 na svorkách kondenzátoru, které je dáno rovnicí:

$$U_1 = \frac{Q_1}{C_1} \quad (15)$$

Při zvýšení teploty dochází u feroelektrik k výraznému zmenšení jejich kapacity (z C_1 na C_2) díky zmenšení relativní permitivity z ϵ_{r1} na ϵ_{r2} . Aby zůstal zachován zbytkový náboj ($Q_1 = Q_2$), musí na kondenzátoru výrazně vzrůst napětí (U_2). V ideálním případě platí, že vzrůst napětí (U_2/U_1) je roven změně permitivity ($\epsilon_{r1}/\epsilon_{r2}$).

7.4.1 Úkol měření

Ověřte uvolnění elektrického náboje u předloženého vzorku kondenzátoru z feroelektrického materiálu.

7.4.2 Postup měření

Kondenzátor připojený k elektrostatickému voltmetru nabijte na plné napětí bateriového zdroje (asi 120 V). Kondenzátor vybijte a po chvíli ohřejte v olejové lázni na cca 150 °C. Odečtěte maximální napětí kondenzátoru.

8 Vlastnosti kondenzátorů a rezistorů při kmitočtech do 1 MHz

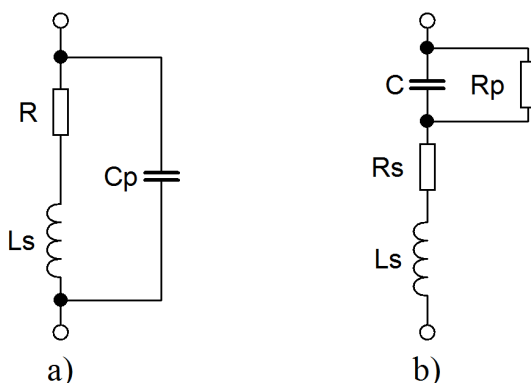
8.1 Úvod

Reálné součástky (obvodové prvky) vykazují kromě svého hlavního parametru také parametry parazitní. V případě rezistorů je to při frekvencích do 1 MHz paralelní kapacita nebo sériová indukčnost, v případě kondenzátorů především parazitní odpor. Na těchto frekvencích zpravidla ještě u většiny součástek nedochází k vlastní rezonanci. Přesto identifikování hodnoty parazitního parametru má svůj význam. Parazitní kapacita odporu například může způsobit frekvenční závislost výstupního napětí napěťového děliče, nebo v případě kondenzátorů působí parazitní odpor přídatné ztráty v obvodu, se kterými je třeba počítat. Cvičení se zaměřuje na identifikaci jednotlivých parazitních parametrů v závislosti na technologii součástky a hodnotě jejího hlavního parametru. Vliv parazit na součástku budeme posuzovat pomocí frekvenční závislosti její impedance.

8.1.1 Náhradní schémata pasivních prvků

Vlastnosti skutečných součástek lze přiblížit náhradními obvody na obrázku 3. Na frekvencích do 1 MHz se v náhradním obvodu kondenzátorů zpravidla neuplatní parazitní sériová indukčnost. Výjimku tvoří elektrolytické kondenzátory, které mimojiné kvůli své vysoké kapacitě často rezonují již v tomto pásmu. Podobně lze obvykle zanedbat i sériový odpor, jelikož jeho hodnota je relativně malá v porovnání s reaktancí kondenzátoru a vliv jeho ztrát se projeví až při větších proudech. Náhradní obvod kondenzátoru lze tedy pro dané frekvenční pásmo obvykle zjednodušit na paralelní spojení odporu a kapacity. Hodnoty parametrů náhradního schéma závisejí především na technologii konstrukce kondenzátorů.

Náhradní obvod rezistoru je na frekvencích do 1 MHz závislý na hodnotě odporu. Pro jeho nízké hodnoty (méně než $330\ \Omega$) převažuje vliv indukčnosti. Pro vysoké hodnoty odporu (více než $330\ \Omega$) převažuje vliv kapacity. Pro hodnoty kolem $330\ \Omega$ se oba vlivy dokonce kompenzují a součástka jeví jen malou frekvenční závislost. Pochopitelně frekvenční vlastnosti ovlivňuje také konstrukce rezistoru. Drátové (vinuté) výkonové rezistory mají obvykle vyšší indukčnost než vrstvé rezistory se stejným odporem, ale na nižší výkony.



Obrázek 3: a) Náhradní schéma rezistoru, b) náhradní schéma kondenzátoru

8.1.2 Frekvenční závislost RL a RC prvku

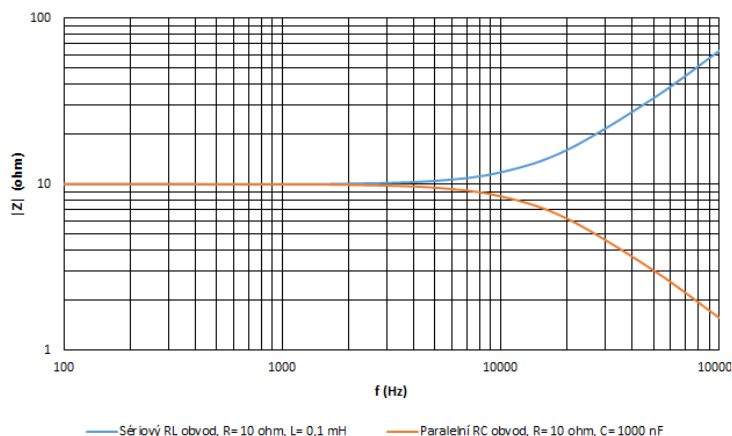
Po zjednodušení náhradních schémat pro frekvence do 1 MHz lze rezistory i kondenzátory modelovat buď sériovým spojením odporu a indukčnosti nebo paralelním spojením odporu a kapacity. Pro impedanci sériového RL obvodu platí vztah:

$$Z_{RL} = R + j\omega L \quad (16)$$

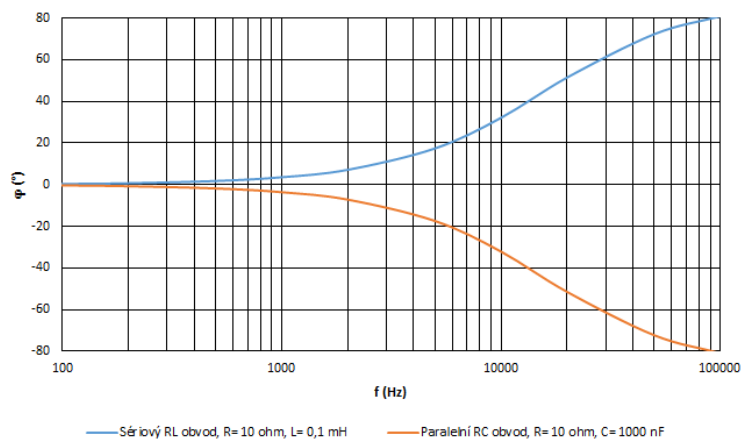
a pro impedanci paralelního RC obvodu platí vztah:

$$Z_{RC} = \frac{R}{1 + j\omega RC} \quad (17)$$

Frekvenční charakteristiky těchto obvodů jsou vyneseny na obrázcích 4 a 5. Podobné výsledky očekáváme i při měření konkrétních součástek. Všimněte si, že v obvodu s dominantní sériovou indukčností impedance roste a fáze je kladná, zatímco u paralelní kapacity je to naopak. Pokud by tyto charakteristiky patřily například rezistoru, pak by jeho použití mělo smysl zhruba do frekvencí 1 kHz, kde si stále ještě uchovává přibližně počáteční hodnotu impedance a nedochází k velkému fázovému posunu mezi napětím a proudem.



Obrázek 4: Frekvenční charakteristika impedance pro sériový RL a paralelní RC obvod.



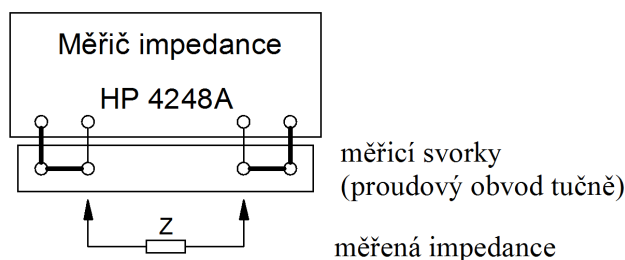
Obrázek 5: Frekvenční charakteristika fáze pro sériový RL a paralelní RC obvod.

8.2 Kmitočtová závislost rezistorů

8.2.1 Úkol měření

Pro zadané vzorky rezistorů změřte závislost impedance (absolutní hodnoty $|Z|$, fáze φ) nebo jiných ekvivalentních složek (R , X) vyjadřujících komplexní impedanci rezistoru na kmitočtu. Naměřené hodnoty vynesete do grafu, volte vhodné (logaritmické) měřítko na kmitočtové ose!

8.2.2 Schéma zapojení



8.2.3 Postup měření

Měření proveďte v rozsahu kmitočtů od cca 50 Hz až do 1 MHz s použitím přístroje HP 4284A. Volte vhodný krok, abyste pokryli rovnoměrně všechny měřené řady (Hz, kHz, MHz). Pro vynášení v logaritmické měřítku je vhodný krok 1-2-5-10 nebo 1-3-10. Přístroj umožňuje nastavení kmitočtu jen s určitým krokem z předvolené řady hodnot. Dbejte, aby při upnutí součástek byl minimalizován vliv jejich přívodů (tj. připojovat krátkými přívody).

U odporů tzv. malých hodnot (řádově jednotky až desítky Ω) vyhodnoťte sériovou indukčnost L_S (z měření impedance), u odporů tzv. velkých hodnot (řádově od $k\Omega$ výše) paralelní kapacitu C_P . Povšimněte si též chování vykompenzovaných odporů s hodnotami rezistivity kolem 330 Ω . Při závěrečném hodnocení se věnujte i vlivu konstrukce rezistorů na jejich chování.

8.2.4 Měřené vzorky

1. 10 Ω / 330 Ω / 10 $k\Omega$ rezistor metalizovaný, 0,6 W, velikost 0207
2. 10 Ω / 330 Ω / 10 $k\Omega$ rezistor metalizovaný, 2 W, velikost 0414
3. 10 Ω / 330 Ω / 10 $k\Omega$ rezistor drátový, 5 W, keramické pouzdro

8.3 Kmitočtová závislost kondenzátorů

8.3.1 Úkol měření

Pro zadané vzorky kondenzátorů změřte závislost impedance (absolutní hodnoty $|Z|$, fáze φ) nebo kapacity C a ztrátového činitele D na kmitočtu. Naměřené hodnoty vynesete do grafu, volte vhodné (logaritmické) měřítko na kmitočtové ose!

8.3.2 Postup měření

Měření proveďte v rozsahu kmitočtů od cca 50 Hz až do 1 MHz s použitím přístroje HP 4284A. Volte vhodný krok, abyste pokryli rovnoměrně všechny měřené řady (Hz, kHz, MHz). Pro vynášení v logaritmické měřítku je vhodný krok 1-2-5-10 nebo 1-3-10. Přístroj umožňuje nastavení kmitočtu jen s určitým krokem z předvolené řady hodnot. Dbejte, aby při upnutí součástek

byl minimalizován vliv jejich přívodů (tj. připojovat krátkými přívody). Pokuste se porovnat jednotlivé technologie kondenzátorů mezi sebou z pohledu jejich frekvenční charakteristiky.

POZN.: Během měření kapacity a ztrátového činitele se může stát, že kapacita i ztrátový činitel budou indikovány záporné. V takovém případě se nemusí jednat o chybu. Pokud k danému jevu došlo na vyšších frekvencích, prošla pravděpodobně součástka rezonancí a nadále se chová jako cívka.

8.3.3 Měřené vzorky

1. 1 nF/10 nF/68 nF miniaturní keramické
2. 10 nF plastový s radiálními vývody WIMA
3. 10 nF plastový s axiálními vývody
4. 330 μ F/25 V elektrolytický hliníkový
5. 22 μ F/10 V elektrolytický tantalový

8.4 Obrázková příloha



9 Vlastnosti kondenzátorů a rezistorů při kmitočtech nad 1 MHz

9.1 Úvod

Rezistory a kapacitory nejsou ideální součástky, takže mimo svou dominantní vlastnost (odpor, kapacita) vykazují ještě parazitní vlastnosti (indukčnost, kapacitu, sériový a paralelní odpor). Ty ovlivňují jejich vlastnosti, a to především v obvodech s vyššími frekvencemi. Měření slouží k ověření kmitočtového rozsahu, v němž součástka vykazuje převážně svou dominantní vlastnost. Vlastnosti jednotlivých vzorků závisí na jejich rozměrech, použitých materiálech, technologii výroby atd.

9.1.1 Vlastní rezonance součástek

9.2 Kmitočtová závislost rezistorů

9.2.1 Úkol měření

Pro zadané vzorky rezistorů změřte závislost absolutní hodnoty impedance a fáze ($|Z|$, φ) na kmitočtu. Naměřené hodnoty vynesete do grafu. V závěru diskutujte vliv hodnoty a technologie rezistoru na naměřené frekvenční charakteristiky.

9.2.2 Postup měření

Měření proveďte v rozsahu frekvencí 1 MHz až 100 MHz s použitím přístroje Agilent E5062A. Vyhodnoťte, jak se jednotlivé vzorky projevují v závislosti na jejich hodnotě a technologii. Zaznamenejte rezonanční frekvence jednotlivých součástek.

9.2.3 Měřené vzorky

1. 10 Ω / 330 Ω / 10 k Ω rezistor metalizovaný, 0,6 W, velikost 0207
2. 10 Ω / 330 Ω / 10 k Ω rezistor metalizovaný, 2 W, velikost 0414
3. 10 Ω / 330 Ω / 10 k Ω rezistor drátový, 5 W, keramické pouzdro

9.3 Kmitočtová závislost kondenzátorů

9.3.1 Úkol měření

Pro zadané vzorky kondenzátorů změřte závislost kapacity a ztrátového činitele (C , $tg\delta$) na kmitočtu. Naměřené hodnoty vynesete do grafu. V závěru diskutujte vliv technologie kondenzátoru na naměřené frekvenční charakteristiky.

9.3.2 Postup měření

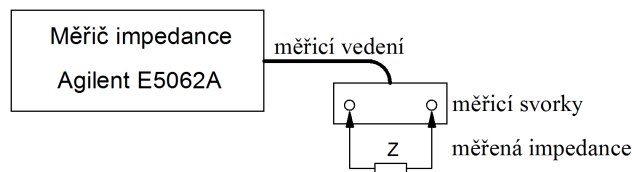
Měření proveďte v rozsahu frekvencí 1 MHz až 100 MHz s použitím přístroje Agilent E5062A. Vyhodnoťte, jak se jednotlivé vzorky projevují v závislosti na jejich technologii. Zaznamenejte rezonanční frekvence jednotlivých součástek.

9.3.3 Měřené vzorky

- | | |
|--|------------------------------|
| 1. Elektrolytický kondenzátor hliníkový, 330 μ F/ 25 V | 5. Keram. kondenzátor, 1 nF |
| 2. Elektrolytický kondenzátor tantalový, 22 μ F/ 10 V | 6. Keram. kondenzátor, 10 nF |
| 3. Foliový kondenzátor radiální, 10 nF/ 100 V | 7. Keram. kondenzátor, 68 nF |
| 4. Foliový kondenzátor axiální, 10 nF/ 100 V | |

9.4 Měření přístrojem Agilent E5062A

9.4.1 Schéma zapojení



9.4.2 Postup měření

Bez založeného vzorku na začátku měření zkontrolujeme kalibraci přístroje – kurzor ukazuje na pravý okraj kružnice na displeji (poloha 3 hodiny). Pokud ne, je třeba kalibrovat:

„Save/Recall“ / „Recall/State“ / „File Dialog“ / „Lab.sta“ / „Open“

Založíme vzorek do čelistí. Tlačítka **START** a **STOP** lze zadat z klávesnice počáteční a konečnou frekvenci měření. Body křivky můžeme číst manuálně nebo zaznamenat celou křivku automaticky na paměťové medium.

Manuální nastavení frekvence:

Aktuální frekvenci můžeme nastavit při nastavení volby Marker /Marker1. Frekvenci nastavíme otáčením voliče nebo z klávesnice. Na displeji je možné odečíst údaje v následujícím pořadí: frekvence (f), odpor (R), reaktance (X), indukčnost (L) nebo kapacita (C) podle znaménka reaktance.

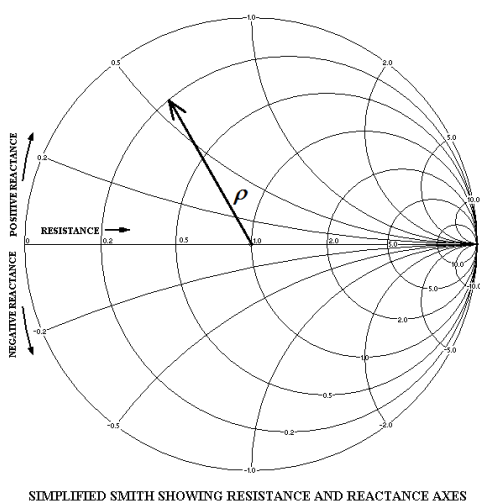
Automatické měření:

Měření probíhá kontinuálně. Data zapisujeme na flash disk. Postupně volíme:

„Save/Recall“ / „Save Trace Data“

Nezapomeňte zvolit vhodné uložení!!!. Jméno souboru je nutné zadat z klávesnice. Stiskem **„Save“** se data uloží ve formátu CSV. Formát ukládání je CSV. Tento formát souborů lze běžně editovat softwary Excel, Matlab apod.

9.4.3 Smithův diagram



Smithův diagram graficky znázorňuje závislost činitele odrazu na zakončovací impedanci vedení Z .

$$\rho = \frac{Z - Z_0}{Z + Z_0} = \frac{Z/Z_0 - 1}{Z/Z_0 + 1} \quad (18)$$

Při známém činiteli odrazu ρ (lze změřit) a známé charakteristické impedanci vedení Z_0 lze ze Smithova diagramu určit zakončovací impedanci vedení.

10 Osazování DPS

10.1 Úvod

Pájení je způsob spojování dvou kovových materiálů pomocí jiného roztaveného kovového materiálu, tzv. pájky. Teplota tání pájky je obvykle mnohem nižší, než je tomu u pájených materiálů, proto při pájení nedochází k tavení spojovaných součástí. V elektrotechnice se pro vytváření vodivých spojů používají téměř výhradně tzv. měkké pájky. To jsou materiály, u nichž je teplota tání nižší než 400 °C. Lze se setkat se dvěma skupinami používaných slitin: Pájky obsahující olovo – jsou založeny na slitině Sn-Pb. Jejich výhodou je nízký bod tání, který je pouze 183 °C. Nevýhodou je obsah olova, které je toxické. Používání těchto pájek je omezeno směrnici RoHS pouze pro speciální účely. Pájky bez olova – jde o slitiny cínu a dalších kovů, jako například Ag, Zn, Cu a další. Teplota tání je vyšší než u pájek s olovem a její obvyklá hodnota je 217 °C. Tavidla jsou nekovové materiály usnadňující pájení. Zlepšují smáčivost daných materiálů pájkou a brání oxidaci roztavené pájky. Nejčastěji se pro tento účel používá kalafuna.

10.2 Osazování desky plošného spoje

10.2.1 Úkol měření

Osad'te připravený plošný spoj a pomocí přípravku ověřte jeho funkčnost.

10.2.2 Popis zapojení

Schéma zapojení osazovaného obvodu je na obrázku 6. Jedná se o akustickou signalizaci, která má upozornit řidiče na nutnost rozsvítit světla. Napájecí napětí a logické signály světel jsou přiváděny na konektor K1. Reprodaktor je připojen mezi vývody J1 a J2. Ke generování obdélníkového signálu pro reproduktor je použit integrovaný obvod časovače TS555. Signál je odebírán proti zemi z výstupu Q. Hodnotu periody generovaného signálu lze ovlivnit změnou časové konstanty RC článku, který je složen z rezistoru R1 a kondenzátoru C3. Činnost časovače je ovlivňována logickou úrovní na vstupu R. Pokud je zde nízká úroveň, pak je časovač vyřazen z činnosti. Po připojení napájecího napětí (otočení klíčku automobilu) je na tomto vstupu napětí blízké 0 V díky rezistoru R2, který je připojen proti plovoucí zemi (bude vysvětleno dále). Časovač tedy nekmitá, dokud napětí na tomto vstupu nedosáhne požadované vysoké úrovně. Napětí je na vstup přiváděno přes diodu D5 z kondenzátoru C2, který je pozvolna nabíjen z napájecího zdroje přes diodu D3 a rezistor R4. Volbou hodnot rezistoru R4 a kondenzátoru C2 tak ovlivňujeme délku časové prodlevy před spuštěním akustické signalizace po zapnutí přípravku. Napájecí napětí pro časovač je vyvedeno mezi uzly V+ a GND. GND je zde značena plovoucí zem, což je uzel, který je oddělen od skutečné země napájecího zdroje rezistorem R5. Přivedením určitého napětí na tento rezistor přes diody D1 nebo D2 snížíme o jeho hodnotu napájecí napětí časovače. Pokud je toto napětí rovno napětí zdroje napájení, pak je napájecí napětí časovače rovno nule a obvod opět nemůže kmitat.

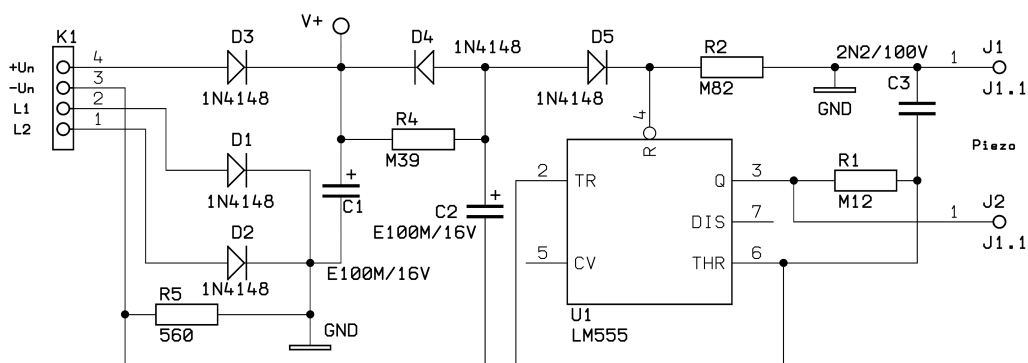
10.2.3 Postup pájení

Desku plošného spoje osazujeme dle obrázku 7, který ukazuje pozice součástek ze strany součástek (druhá strana se nazývá strana plošného spoje a jsou na ní vyleptané vodivé trasy). Dbáme na polaritu diod a elektrolytických kondenzátorů a také na správné natočení pouzdra integrovaného obvodu, které je vyznačeno klíčem (symbol na pouzdře – tečka, výřez apod.). Při osazování je vhodné začít součástkami s nízkým profilem (výškou). Pájení bude jednodušší, pokud si desku plošného spoje upevníme do držáku. Spojíme pájíme následujícím postupem:

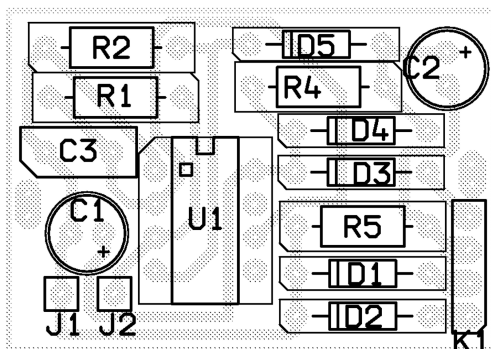
1. Páječku držíme v jedné ruce, trubičkovou pájku ve druhé.
2. Přiložíme páječku ke spoji a začneme jej prohřívat (případně ještě předtím namočíme páječku do kalafuny).
3. Dotkneme se pájkou prohřívaného spoje – trocha pájky se roztaví a zůstane na páječce a spoji. Páječkou stále prohříváme spoj!!!
4. Poté co se pájka rozteče po spoji, páječku odejmeme. Vždy se snažíme, zkrátit dobu pájení na minimum.

Výsledný pájený spoj by měl mít vzhled sopky.

10.2.4 Schéma zapojení



Obrázek 6: Schéma zapojení signalizace rozsvícených světel



Obrázek 7: Pokládací (osazovací) schéma

10.2.5 Značení rezistorů

Barva	1. pruh	2. pruh	3. pruh	Násobitel	Tolerance
černá	0	0	0	1	
hnědá	1	1	1	10	1%
červená	2	2	2	100	2%
oranžová	3	3	3	10^3	
žlutá	4	4	4	10^4	
zelená	5	5	5	10^5	0,5%
modrá	6	6	6	10^6	0,25%
fialová	7	7	7	10^7	0,1%
šedá	8	8	8	10^8	0,05%
bílá	9	9	9	10^9	
zlatá				0,1	5%
stříbrná				0,01	10%