Table 1

LV V1, R1 IF ID EX AGEN MEMO MEM1 AGEN MEMO AGEN AGE	10 MEM1			3	2	1	
AGEN AGEN AGEN AGEN AGEN	IVILIVI I	MEM0	AGEN	EX	ID	IF	V V1, R1
AGEN AGEN AGEN AGEN AGEN	N MEMO	AGEN					
LV V2.R2 IF ID EX S S							
LV V2.R2 IF ID EX S S							
LV V2.R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2.R2 IF ID EX S S							
LV V2.R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2. R2 IF ID EX S S							
LV V2. R2 IF ID EX S							
	S	S	EX	ID	IF		V V2, R2
ADDVV.D V3, V1, V2			ID	IF			ADDVV.D V3, V1,
V2							/2

	1	2	3	4	5	6
SV V3, R3				IF		

NEM1 MEM2 MEM3 WB	
MEM0 MEM1 MEM2 MEM3 WB AGEN MEM0 MEM1 MEM2 MEM3 AGEN MEM0 MEM1 MEM2 AGEN MEM0 MEM1 MEM1 AGEN MEM0 MEM1 AGEN MEM0 AGEN MEM0 AGEN AGEN AGEN AGEN AGEN	
AGEN MEM0 MEM1 MEM2 MEM3 AGEN MEM0 MEM1 MEM2 AGEN MEM0 MEM1 AGEN MEM0 AGEN MEM0 AGEN AGEN	
AGEN MEM0 MEM1 MEM2 AGEN MEM0 MEM1 AGEN MEM0 AGEN AGEN AGEN	
AGEN MEMO MEM1 AGEN MEMO AGEN AGEN AGEN AGEN AGEN AGEN	WB
AGEN MEMO AGEN	MEM3
AGEN	MEM2
	MEM1
LV V2, R2 S S S S S	MEM0
LV V2, R2 S S S S S	AGEN
LV V2, R2 S S S S	
LV V2, R2 S S S S S	
LV V2, R2 S S S S S	
LV V2, R2 S S S S	
LV V2, R2 S S S S	
LV V2, R2 S S S S	
LV V2, R2 S S S S	
	S
ADDVV.D V3, V1, V2	

	7	8	9	10	11	12
SV V3, R3						

		13	14	15	16	17	18
LV	V1, R1						
		WB					
		MEM3	WB				
		MEM2	MEM3	WB			
		MEM1	MEM2	MEM3	WB		
		MEMO	MEM1	MEM2	MEM3	WB	
		AGEN	MEM0	MEM1	MEM2	MEM3	WB
		1	AGEN	MEM0	MEM1	MEM2	MEM3
				AGEN	MEM0	MEM1	MEM2
					AGEN	MEM0	MEM1
						AGEN	MEM0
							AGEN
LV	V2, R2	S	S	S	S	S	S
ADD	VV.D V3, V1,						
V2							

	13	14	15	16	17	18
SV V3, R3						

		19	20	21	22	23	24
LV	V1, R1						
		WB					
		MEM3	WB				
		MEM2	МЕМ3	WB			
		MEM1	MEM2	МЕМ3	WB		
		МЕМ0	MEM1	MEM2	МЕМ3	WB	
		AGEN	MEM0	MEM1	MEM2	MEM3	WB
LV	V2, R2	S	AGEN	MEM0	MEM1	MEM2	MEM3
				AGEN	MEM0	MEM1	MEM2
					AGEN	MEM0	MEM1
						AGEN	MEM0
							AGEN
ADD\	/V.D V3, V1,		S	S	S	S	S
V2	/V.D V3, V1,						

	19	20	21	22	23	24
SV V3, R3						

		25	26	27	28	29	30
LV	V1, R1						
LV	V2, R2	WB					
		МЕМ3	WB				
		MEM2	MEM3	WB			
		MEM1	MEM2	МЕМ3	WB		
		МЕМО	MEM1	MEM2	MEM3	WB	
		AGEN	MEM0	MEM1	MEM2	MEM3	WB
			AGEN	MEM0	MEM1	MEM2	MEM3
				AGEN	MEM0	MEM1	MEM2
					AGEN	MEM0	MEM1
						AGEN	MEM0
							AGEN
ADD\	/V.D V3, V1,	S	S	S	S	S	S
VZ							

	25	26	27	28	29	30
SV V3, R3						

		31	32	33	34	35	36
LV	V1, R1						
LV	V2, R2						
	,						
		WB					
		MEM3	WB				
		MEM2	MEM3	WB			
		MEM1	MEM2	MEM3	WB		
		МЕМО	MEM1	MEM2	MEM3	WB	
		AGEN	MEMO	MEM1	MEM2	МЕМ3	WB
			AGEN	МЕМО	MEM1	MEM2	МЕМ3
				AGEN	MEM0	MEM1	MEM2
					AGEN	MEM0	MEM1
						AGEN	MEM0
ADD\ V2	/V.D V3, V1,	S	S	S	S	S	S

	31	32	33	34	35	36
SV V3, R3						

	37	38	39	40	41	42
LV V1, R1						
LV V2, R2						
	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
ADDVV.D V3, V1, V2	ADD0	ADD1	ADD2	MEM	WB	
		ADD0	ADD1	ADD2	MEM	WB
			ADD0	ADD1	ADD2	MEM
				ADD0	ADD1	ADD2
					ADD0	ADD1
						ADD0

	37	38	39	40	41	42
SV V3, R	3 ID	EX	s	S	S	S

		43	44	45	46	47	48
LV	V1, R1						
11/	V0 D0						
LV	V2, R2						
ADD	/V.D V3 V1						
V2	/V.D V3, V1,						
		WB					
		MEM	WB				
		ADD2	MEM	WB			
		ADD1	ADD2	MEM	WB		
		ADD0	ADD1	ADD2	MEM	WB	
			ADD0	ADD1	ADD2	MEM	WB
				ADD0	ADD1	ADD2	MEM
					ADD0	ADD1	ADD2
						ADD0	ADD1

	43	44	45	46	47	48
						ADD0
SV V3, R3	s	s	s	s	s	S

		49	50	51	52	53	54
LV	V1, R1						
LV	V2, R2						
ADD\ V2	VV.D V3, V1,						
		WB					
		MEM	WB				
		ADD2	MEM	WB			
				- · · -			

	49	50	51	52	53	54
	ADD1	ADD2	MEM	WB		
	ADD0	ADD1	ADD2	MEM	WB	
		ADD0	ADD1	ADD2	MEM	WB
			ADD0	ADD1	ADD2	MEM
				ADD0	ADD1	ADD2
SV V3, R3	s	S	S	AGEN	MEM0	MEM1
					AGEN	MEM0
						AGEN

		55	56	57	58	59	60
LV	V1, R1						
137	V0 D0						
LV	V2, R2						
ADD\ V2	VV.D V3, V1,						

		55	56	57	58	59	60
		WB					
		MEM	WB				
sv	V3, R3	MEM2	МЕМ3	WB			
		MEM1	MEM2	МЕМ3	WB		
		MEM0	MEM1	MEM2	MEM3	WB	
		AGEN	MEM0	MEM1	MEM2	МЕМ3	WB
			AGEN	MEM0	MEM1	MEM2	MEM3
				AGEN	MEM0	MEM1	MEM2
					AGEN	MEM0	MEM1
						AGEN	MEM0
							AGEN

		61	62	63	64	65	66
LV	V1, R1						
11/	V0 D0						
LV	V2, R2						
ADD\ V2	VV.D V3, V1,						

	61	62	63	64	65	66
SV V3, R3						
	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	МЕМ3	WB		
	MEM0	MEM1	MEM2	MEM3	WB	
	AGEN	MEM0	MEM1	MEM2	МЕМ3	WB
		AGEN	MEM0	MEM1	MEM2	MEM3
			AGEN	MEM0	MEM1	MEM2
				AGEN	MEM0	MEM1
					AGEN	MEM0
						AGEN

		67	68	69	70	71	72
LV	V1, R1						
LV	V2, R2						
ADD V2	VV.D V3, V1,						
						_	

	67	68	69	70	71	72
SV V3, R3						
	WB					
	МЕМ3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
	МЕМ0	MEM1	MEM2	МЕМ3	WB	
	AGEN	MEM0	MEM1	MEM2	MEM3	WB