

Table 1

		1	2	3	4	5	6
LV	V1, R1	IF	ID	EX	AGEN	MEM0	MEM1
						AGEN	MEM0
							AGEN
LV	V2, R2		IF	ID	EX	S	S
ADDVV.D	V3, V1, V2			IF	ID		

	7	8	9	10	11	12
LV V1, R1	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
	MEM0	MEM1	MEM2	MEM3	WB	
	AGEN	MEM0	MEM1	MEM2	MEM3	WB
		AGEN	MEM0	MEM1	MEM2	MEM3
			AGEN	MEM0	MEM1	MEM2
				AGEN	MEM0	MEM1
					AGEN	MEM0
						AGEN
LV V2, R2	S	S	S	S	S	S
ADDVV.D V3, V1, V2						

[illegible]

[illegible]

	25	26	27	28	29	30
LV V1, R1						
LV V2, R2	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
	MEM0	MEM1	MEM2	MEM3	WB	
	AGEN	MEM0	MEM1	MEM2	MEM3	WB
		AGEN	MEM0	MEM1	MEM2	MEM3
			AGEN	MEM0	MEM1	MEM2
				AGEN	MEM0	MEM1
					AGEN	MEM0
						AGEN
ADDVV.D V3, V1, V2	S	S	S	S	S	S

[illegible]

LV	V2, R2
----	--------

**ADDVV.D V3, V1,
V2**

	37	38	39	40	41	42
LV V1, R1						
LV V2, R2						
	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
ADDVV.D V3, V1, V2	ADD0	ADD1	ADD2	MEM	WB	
		ADD0	ADD1	ADD2	MEM	WB
			ADD0	ADD1	ADD2	MEM
				ADD0	ADD1	ADD2
					ADD0	ADD1
						ADD0

LV	V2, R2
----	--------

**ADDVV.D V3, V1,
V2**

		43	44	45	46	47	48
LV	V1, R1						
LV	V2, R2						
ADDVV.D	V3, V1, V2						
		WB					
		MEM	WB				
		ADD2	MEM	WB			
		ADD1	ADD2	MEM	WB		
		ADD0	ADD1	ADD2	MEM	WB	
			ADD0	ADD1	ADD2	MEM	WB
				ADD0	ADD1	ADD2	MEM
					ADD0	ADD1	ADD2
					ADD0	ADD1	

LV	V2, R2
----	--------

**ADDVV.D V3, V1,
V2**

	55	56	57	58	59	60
LV V1, R1						
LV V2, R2						
ADDV.D V3, V1, V2						

	61	62	63	64	65	66
SV V3, R3						
	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
	MEM0	MEM1	MEM2	MEM3	WB	
	AGEN	MEM0	MEM1	MEM2	MEM3	WB
		AGEN	MEM0	MEM1	MEM2	MEM3
			AGEN	MEM0	MEM1	MEM2
				AGEN	MEM0	MEM1
					AGEN	MEM0
						AGEN

	67	68	69	70	71	72
LV V1, R1						
LV V2, R2						
ADDV.D V3, V1, V2						

	67	68	69	70	71	72
SV V3, R3						
	WB					
	MEM3	WB				
	MEM2	MEM3	WB			
	MEM1	MEM2	MEM3	WB		
	MEM0	MEM1	MEM2	MEM3	WB	
	AGEN	MEM0	MEM1	MEM2	MEM3	WB