**课程设计报告**

课程名称： 信息与电子工程导论 任课老师： 周成伟

课程设计名称： 4 比特加法器设计、仿真和实现 完成日期：

第\_\_\_\_\_\_小组

成员及分工：

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 姓名 | 专业 | 学号 | 分工 | 贡献比 |
| 张赫 | 法语-电子科学与技术 | 3240101459 |  | 33% |
| 闫佳晟 | 法语-电子科学与技术 | 3240106002 |  | 33% |
| 刘昕语 | 法语-电子科学与技术 | 3240100181 |  | 33% |

**1 目的和要求**

**1.1 课程设计目的**

（分点简要说明本次课程设计需要进行的工作和最终的目的）

（1）基本逻辑门仿真

（2）半加器仿真及搭建

（3）全加器仿真及搭建

（4）全加器级联及调试

（5）完成四比特加法器搭建

**1.2 课程设计要求**

（说明本次课程设计的要求与任务）

在面包板上搭建4位加法器，用LED灯的亮灭表示结果。亮表示1，灭表示0。

报告要求：设计，程序，分析，结论。包括电路设计原理、电路图、实验图、实验结果与分析、总结等。

**2 原理**

（简要说明本次课程设计的理论，包括但不限于物理、数学或是算法方面的理论，电路原理图、算法框图等示意图也可以在此处给出）

**3 内容**

（分点阐述课程设计步骤）

**4 结果和分析**

（使用图片和文字叙述实验结果，并对这些结果进行适当分析）

**5 结论**

（基于课程设计的实验结果和分析，得出结论；本次课程设计学习体会，意见和建议等）