

[Ir a Campus >](#)[Cerrar Sesión >](#)[← VOLVER A MIS CURSOS](#)[Mis cursos >](#) [2024-1 ARQUITECTURA DE COMPUTADORAS \(1IEE14-0621\)](#) > Laboratorios> [Lab5 - Prueba de Entrada H0622](#)

2024-1 ARQUITECTURA DE COMPUTADORAS (1IEE14-0621)

Comenzado el	viernes, 26 de abril de 2024, 19:10
Estado	Finalizado
Finalizado en	viernes, 26 de abril de 2024, 19:20
Tiempo empleado	10 minutos 23 segundos
Calificación	4,00 de 5,00 (80%)

Pregunta 1

Correcta

Se puntúa 2,00 sobre 2,00

Si en una arquitectura de 64 bits ejecutas la instrucción ASM SUB R1, 5 y R1 contiene el valor hexadecimal 0x000000000000001F, ¿qué valor tendría R1 después de ejecutar la instrucción?

- ☒ a. 0x000000000000001A
- ☐ b. 0x0000000000000015
- ☐ c. 0x0000000000000024
- ☐ d. 0xFFFFFFFFFFFFFFFA



Respuesta correcta

La respuesta correcta es:
0x000000000000001A

Pregunta 2

Incorrecta

Se puntúa 0,00 sobre 1,00

Al utilizar la biblioteca ctypes en Python para cargar una biblioteca compartida llamada "libstats.so" con ctypes.CDLL('libstats.so'), ¿qué función de la biblioteca libstats.so se puede invocar en Python para calcular la media de un conjunto de datos?

- ☒ a. stats.mean
- ☐ b. libstats.mean
- ☐ c. ctypes.mean
- ☐ d. cdll.mean



Respuesta incorrecta.

La respuesta correcta es:
libstats.mean

Pregunta 3

Correcta

Se puntúa 1,00 sobre 1,00

Suponiendo que en una arquitectura ARM64, R1 contiene el valor 20 y se ejecuta la instrucción SIMD VMUL.F32 q1, q2, q3, ¿qué operación realiza esta instrucción?

- ☒ a. Multiplicación de dos registros de punto flotante de 32 bits y almacenamiento del resultado en un tercer registro. ✓
- ☐ b. Suma de dos registros de punto flotante de 128 bits y almacenamiento del resultado en un tercer registro.
- ☐ c. Multiplicación de dos valores de punto flotante de 64 bits y almacenamiento del resultado en un registro.
- ☐ d. Multiplicación de dos registros de punto flotante de 256 bits y almacenamiento del resultado en un tercer registro.

Respuesta correcta

La respuesta correcta es:

Multiplicación de dos registros de punto flotante de 32 bits y almacenamiento del resultado en un tercer registro.

Pregunta 4

Correcta

Se puntúa 1,00 sobre 1,00

Suponiendo que en una arquitectura x86-64, los registros XMM1 y XMM2 contienen los valores [1.5, 2.5, 3.5, 4.5] y [0.5, 0.5, 0.5, 0.5] respectivamente, y se ejecuta la instrucción SIMD VSUBPS XMM3, XMM1, XMM2, ¿qué valores contendría el registro XMM3 después de ejecutar la instrucción?

- ☒ a. [1.0, 2.0, 3.0, 4.0] ✓
- ☐ b. [1.0, 1.0, 1.0, 1.0]
- ☐ c. [1, 2, 3, 4]
- ☐ d. [1.5, 2.5, 3.5, 4.5]

Respuesta correcta

La respuesta correcta es:

[1.0, 2.0, 3.0, 4.0]

[◀ Lab4 - Parte Práctica \(0622\)](#)[Ir a...](#)

ASISTENCIA DTI

asistencia-dti@pucp.edu.pe[Manual de Usuario](#)[Preguntas Frecuentes](#)[Lab5 - Parte Práctica H0622 ▶](#)