



Instituto Politécnico Nacional

Escuela Superior de Cómputo

## Práctica 13 - Microinstrucciones

Unidad de aprendizaje: Arquitectura de Computadoras

Grupo: 3CV1

*Alumno(a):*

Ramos Díaz Enrique

*Profesor(a):*

Vega García Nayeli

10 de junio 2020

# Práctica 13

## Microinstrucciones

1. Obtenga la microinstrucción de cada una de las instrucciones del set y complete la siguiente tabla. Esta tabla puede modificarla a conveniencia

													ALUOP							
Instrucción	SDMP	UP	DW	WPC	SR2	SWD	SEXT	SHE	DIR	WR	SOP1	SOP2	[3]	[2]	[1]	[0]	SDMD	WD	SR	LF
LI	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	0	0
LWI	0	0	0	0	1	0	0	0	1	0	0	1	0	0	0	0	1	0	0	0
LW	0	0	0	0	1	0	0	0	1	0	1	1	0	0	1	1	0	0	1	0
SWI	0	0	0	0	0	1	0	0	0	0	0	1	0	0	0	0	1	0	0	1
SW	0	0	0	0	0	1	0	0	0	0	1	1	0	0	1	1	0	0	1	1
ADD	0	0	0	0	1	0	0	0	1	0	0	0	0	0	1	1	0	1	1	0
SUB	0	0	0	0	1	0	0	0	1	0	0	0	0	1	1	1	0	1	1	0
ADDI	0	0	0	0	1	0	0	0	1	0	1	0	0	0	1	1	0	1	1	0
SUBI	0	0	0	0	1	0	0	0	1	0	1	0	0	1	1	1	0	1	1	0
AND	0	0	0	0	1	0	0	0	1	0	0	0	0	0	0	0	0	1	1	0
OR	0	0	0	0	1	0	0	0	1	0	0	0	0	0	0	1	0	1	1	0
XOR	0	0	0	0	1	0	0	0	1	0	0	0	0	0	1	0	0	1	1	0
NAND	0	0	0	0	1	0	0	0	1	0	0	0	1	1	0	1	0	1	1	0
NOR	0	0	0	0	1	0	0	0	1	0	0	0	1	1	0	0	0	1	1	0
XNOR	0	0	0	0	1	0	0	0	1	0	0	0	0	1	1	0	0	1	1	0
NOT	0	0	0	0	1	0	0	0	1	0	0	0	1	1	0	0	0	1	1	0
ANDI	0	0	0	0	1	0	0	0	1	0	1	0	0	0	0	0	0	1	1	0
ORI	0	0	0	0	1	0	0	0	1	0	1	0	0	0	0	1	0	1	1	0

[illegible]