

- 1. 接线
- 2. 硬件连接:

# 接线

模块	信息底板
3v3	VRF 1
RX	1-TX
TX	1-RX (板上丝印 2-RX)
GND	GND
EN	1-EN
IO0	1-I/O
IO12	2-I/O
IO2	2-RX
TOUT	0.55V

# 硬件连接:

TOUT:接 0.55V 左右电平。测试门限在[0.4~0.8]内

GPIO13 GPIO15 短接后加 10K 下拉电阻。

GPIO00 GPIO05 短接

GPIO02 GPIO14 GPIO04 三个管脚短接