Модуль  **data\_sync**

Назначение: Синхронизация сигналов

С помощью блока level\_sync устраняется потенциальная метастабильность между блоками с разными тактовыми частотами. Информационная последовательность на выходе идёт в клоке dclk

Входы выходы:

|  |  |  |
| --- | --- | --- |
| Обозначение в коде | Назначение | Примечание |
| dclk | Вход | Клок входной последовательности |
| sclk | Вход | Клок выходной последовательности |
| start | Вход |  |
| data | Вход | Информационная последовательность |
| ready | Выход | Выход модуля, на котором |
| sync\_data | Выход | Информационная последовательность в клоке dclk |

parameter WIDTH = 8;

reg [WIDTH-1:0] data = 'b1010;

