Un CPU peut avoir plusieurs core : un core = un ALU, mais buffers partagées pour tous les cores.

Hyperthreaded architecture : un seul ALU mais plusieurs étages fetch/décode afin de traiter virtuellement plusieurs instructions à la fois (2 instructions sont ramenés) mais un seul ALU : en fait on veut utiliser à 100% tous les étages tout le temps ;

SMP : symetric multi processor : plusieurs processeurs pour une seule même mémoire

NUMA : non uniform memory access : une plage mémoire accordé à chacun des processeurs : avec possibilité de mémoire partagée.