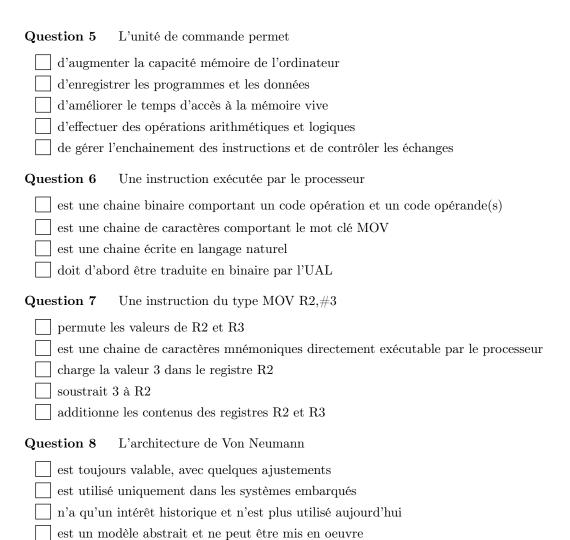
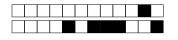
| $\square 0 \square 0 \square 0$  |   |
|--|---|
| $ \begin{array}{c ccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \end{array} $      | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.  |
| $\square 3 \square 3 \square 3$  |   |
| <u>4</u> <u>4</u> <u>4</u>   | NOM - Prénom - Classe :   |
| $\square 5 \square 5 \square 5$  |   |
| $\Box 6 \Box 6 \Box 6$   | Durée : 15 minutes.   |
| $ \begin{array}{c c} 7 & 7 & 7 \\ 8 & 8 & 8 \\ 9 & 9 & 9 \end{array} $ | Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?   | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable  |
| John McCa  | arthy   |
| Bill Gates   | •   |
| John Backı   | us  |
| Jon Von No   | eumann  |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:  |
| Le clavier,  | l'écran et la mémoire   |
| Le processe  | eur, la carte graphique et l'écran  |
| La mémoir  | e de type RAM, les registres et la mémoire cache  |
| Le comptet   | ur ordinal, le registre d'instruction et le registre d'adresse  |
| Le processe  | eur, la mémoire et les dispositifs d'entrées/sorties  |
| Question 3   | Les registres sont des mémoires:  |
| qui permet   | tent d'effectuer des opérations arithmétiques   |
| en lecture s   | seule   |
| de grande t  | taille  |
| très rapides   | 3   |
| Question 4   | L'UAL permet  |
| d'enregistre   | er les programmes et les données  |
| de gérer l'e   | enchainement des instructions et de contrôler les échanges  |
| d'améliorer  | e le temps d'accès à la mémoire vive  |
| d'effectuer  | des opérations arithmétiques et logiques  |
| d'augmente   | er la capacité mémoire de l'ordinateur  |



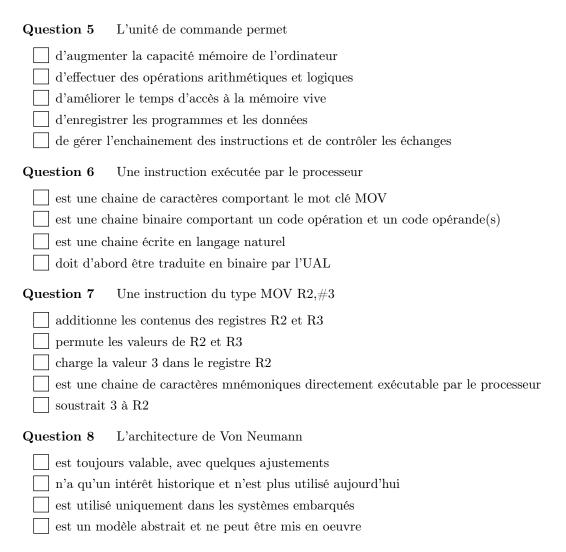


| 1 1 1 1 1 1 1 2 1 2 1 pt 1 3 1 3 1 3 1 2 1       | Codez votre numéro d'identification ci contre chiffre par chiffre, uis complétez l'encadré.  |
|--|--|
|  | NOM - Prénom - Classe :  |
| 6 6 6 6<br>7 7 7 7 7                             | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Quactuellement?                       | i a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John Backus Bill Gates John McCarth Jon Von Neum | *  |
| Question 2 Dar                                   | ns le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le processeur.                                   | , la carte graphique et l'écran  |
| La mémoire d                                     | e type RAM, les registres et la mémoire cache  |
|  | cran et la mémoire   |
|  | , la mémoire et les dispositifs d'entrées/sorties  |
| Le compteur o                                    | ordinal, le registre d'instruction et le registre d'adresse  |
| Question 3 Les                                   | registres sont des mémoires:   |
| très rapides                                     |  |
| en lecture seu                                   |  |
| de grande tail                                   |  |
| qui permetten                                    | tt d'effectuer des opérations arithmétiques  |
| Question 4 L'U                                   | JAL permet   |
| d'effectuer des                                  | s opérations arithmétiques et logiques   |
| d'améliorer le                                   | temps d'accès à la mémoire vive  |
| d'enregistrer l                                  | es programmes et les données   |
|  | a capacité mémoire de l'ordinateur   |
| ☐ de gérer l'ench                                | nainement des instructions et de contrôler les échanges  |

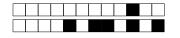


| Question 5 L'unité de commande permet   |
|---|
| d'améliorer le temps d'accès à la mémoire vive  |
| de gérer l'enchainement des instructions et de contrôler les échanges   |
| d'enregistrer les programmes et les données   |
| d'augmenter la capacité mémoire de l'ordinateur   |
| d'effectuer des opérations arithmétiques et logiques  |
| Question 6 Une instruction exécutée par le processeur   |
| doit d'abord être traduite en binaire par l'UAL   |
| est une chaine de caractères comportant le mot clé MOV  |
| est une chaine écrite en langage naturel  |
| $\hfill \Box$ est une chaine binaire comportant un code opération et un code opérande(s)  |
|   |
| Question 7 Une instruction du type MOV R2,#3  |
| Question 7 Une instruction du type MOV R2,#3  Charge la valeur 3 dans le registre R2  |
|   |
| charge la valeur 3 dans le registre R2  |
| charge la valeur 3 dans le registre R2 est une chaine de caractères mnémoniques directement exécutable par le processeur  |
| ☐ charge la valeur 3 dans le registre R2 ☐ est une chaine de caractères mnémoniques directement exécutable par le processeur ☐ permute les valeurs de R2 et R3  |
| <ul> <li>☐ charge la valeur 3 dans le registre R2</li> <li>☐ est une chaine de caractères mnémoniques directement exécutable par le processeur</li> <li>☐ permute les valeurs de R2 et R3</li> <li>☐ soustrait 3 à R2</li> </ul>  |
| <ul> <li>□ charge la valeur 3 dans le registre R2</li> <li>□ est une chaine de caractères mnémoniques directement exécutable par le processeur</li> <li>□ permute les valeurs de R2 et R3</li> <li>□ soustrait 3 à R2</li> <li>□ additionne les contenus des registres R2 et R3</li> </ul>                            |
| charge la valeur 3 dans le registre R2 est une chaine de caractères mnémoniques directement exécutable par le processeur permute les valeurs de R2 et R3 soustrait 3 à R2 additionne les contenus des registres R2 et R3  Question 8 L'architecture de Von Neumann  |
| charge la valeur 3 dans le registre R2 est une chaine de caractères mnémoniques directement exécutable par le processeur permute les valeurs de R2 et R3 soustrait 3 à R2 additionne les contenus des registres R2 et R3  Question 8 L'architecture de Von Neumann est utilisé uniquement dans les systèmes embarqués |

| e ♣<br>Les |
|------------|
| valable    |
|            |
| t:         |
|            |
|            |
|            |
|            |
|            |
| 2          |



| $\begin{array}{c cccc} \hline 1 & \hline 1 & \hline 1 & \\ \hline 2 & \hline 2 & \hline 2 & \\ \end{array} \begin{array}{c} Codez \ votro \\ puis \ complétez \end{array}$ | e numéro d'identification ci contre chiffre par chiffre, l'encadré.   |
|--|---|
| 3 3 3 NOM - Préno  | m - Classe :  |
| $\overline{}_{8}$ $\overline{}_{8}$ $\overline{}_{8}$ apparaît alors   | Durée : 15 minutes.  it non autorisé. Calculatrice NON autorisée. Si le symbole  une ou plusieurs bonnes réponses peuvent être proposées. Les  e unique bonne réponse. Les réponses fausses ou incohérentes  retirent des points. |
| Question 1 Qui a élaboré u actuellement?   | n modèle d'architecture de l'ordinateur en 1945, encore valable   |
| ☐ Jon Von Neumann ☐ Bill Gates ☐ John McCarthy ☐ John Backus   |   |
| Question 2 Dans le modèle d  | l'architecture séquentielle, les trois principaux organes sont:   |
| Le processeur, la mémoire e  | et les dispositifs d'entrées/sorties  |
| Le processeur, la carte grap   | phique et l'écran   |
| Le compteur ordinal, le reg  | istre d'instruction et le registre d'adresse  |
| Le clavier, l'écran et la mér  | noire   |
| La mémoire de type RAM,  | les registres et la mémoire cache   |
| Question 3 Les registres sont  | des mémoires:   |
| qui permettent d'effectuer o   | des opérations arithmétiques  |
| en lecture seule   |   |
| de grande taille   |   |
| très rapides   |   |
| Question 4 L'UAL permet  |   |
| de gérer l'enchainement des  | s instructions et de contrôler les échanges   |
| d'améliorer le temps d'accè  | s à la mémoire vive   |
| d'enregistrer les programme  | es et les données   |
| d'augmenter la capacité mé   | emoire de l'ordinateur  |
| d'effectuer des opérations a   | rithmétiques et logiques  |



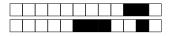
| Question 5 L'unité de commande permet   |
|---|
| d'effectuer des opérations arithmétiques et logiques  |
| de gérer l'enchainement des instructions et de contrôler les échanges   |
| d'améliorer le temps d'accès à la mémoire vive  |
| d'enregistrer les programmes et les données   |
| d'augmenter la capacité mémoire de l'ordinateur   |
| Question 6 Une instruction exécutée par le processeur   |
| doit d'abord être traduite en binaire par l'UAL   |
| est une chaine de caractères comportant le mot clé MOV  |
| est une chaine binaire comportant un code opération et un code opérande(s)  |
| est une chaine écrite en langage naturel  |
|   |
| Question 7 Une instruction du type MOV R2,#3  |
| Question 7 Une instruction du type MOV $R2,\#3$ permute les valeurs de $R2$ et $R3$   |
|   |
| permute les valeurs de R2 et R3   |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur   |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur soustrait 3 à R2  |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur soustrait 3 à R2 charge la valeur 3 dans le registre R2   |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur soustrait 3 à R2 charge la valeur 3 dans le registre R2 additionne les contenus des registres R2 et R3  |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur soustrait 3 à R2 charge la valeur 3 dans le registre R2 additionne les contenus des registres R2 et R3  Question 8 L'architecture de Von Neumann  |
| permute les valeurs de R2 et R3 est une chaine de caractères mnémoniques directement exécutable par le processeur soustrait 3 à R2 charge la valeur 3 dans le registre R2 additionne les contenus des registres R2 et R3  Question 8 L'architecture de Von Neumann est utilisé uniquement dans les systèmes embarqués |



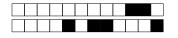
| $ \begin{array}{cccc}                                  $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
| $\square 3 \square 3 \square 3$                          |  |
|  | NOM - Prénom - Classe :  |
| 555666777888999  | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?                                 | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John Back John McC Jon Von N Bill Gates                  | arthy  |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le clavier,  | l'écran et la mémoire  |
| Le process   | eur, la carte graphique et l'écran   |
| La mémoir  | re de type RAM, les registres et la mémoire cache  |
| Le process   | eur, la mémoire et les dispositifs d'entrées/sorties   |
| Le compte  | ur ordinal, le registre d'instruction et le registre d'adresse   |
| Question 3   | Les registres sont des mémoires:   |
| qui permet   | ttent d'effectuer des opérations arithmétiques   |
| en lecture   | seule  |
| de grande  | taille   |
| très rapide  | es es  |
| Question 4   | L'UAL permet   |
| d'augment  | er la capacité mémoire de l'ordinateur   |
| de gérer l'e   | enchainement des instructions et de contrôler les échanges   |
| d'enregistr  | er les programmes et les données   |
| d'effectuer  | des opérations arithmétiques et logiques   |
| d'améliore   | r le temps d'accès à la mémoire vive   |



| Question 5 L'unité de commande permet  |
|--|
| de gérer l'enchainement des instructions et de contrôler les échanges                    |
| d'enregistrer les programmes et les données  |
| d'effectuer des opérations arithmétiques et logiques                                     |
| d'améliorer le temps d'accès à la mémoire vive   |
| d'augmenter la capacité mémoire de l'ordinateur  |
| Question 6 Une instruction exécutée par le processeur                                    |
| doit d'abord être traduite en binaire par l'UAL  |
| est une chaine de caractères comportant le mot clé MOV                                   |
| est une chaine écrite en langage naturel   |
| $\hfill \Box$ est une chaine binaire comportant un code opération et un code opérande(s) |
| Question 7 Une instruction du type MOV R2,#3   |
| permute les valeurs de R2 et R3  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur        |
| charge la valeur 3 dans le registre R2   |
| additionne les contenus des registres R2 et R3   |
| soustrait 3 à R2   |
| Question 8 L'architecture de Von Neumann   |
| est utilisé uniquement dans les systèmes embarqués                                       |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                           |
| est un modèle abstrait et ne peut être mis en oeuvre                                     |
| est touiours valable, avec quelques aiustements  |

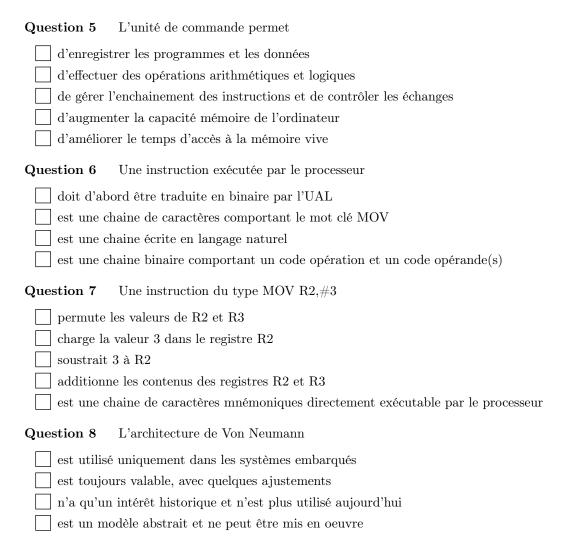


| $ \begin{array}{c ccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \end{array} $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|---|--|
| $\square_3 \square_3 \square_3$                                   |  |
|   | NOM - Prénom - Classe :  |
| 555666777888999   | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?  | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McC Jon Von N John Back Bill Gates                           | leumann  |
| Question 2  | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le process La mémoir Le clavier,                                  | eur ordinal, le registre d'instruction et le registre d'adresse<br>seur, la carte graphique et l'écran<br>re de type RAM, les registres et la mémoire cache<br>l'écran et la mémoire<br>seur, la mémoire et les dispositifs d'entrées/sorties                          |
| Question 3  | Les registres sont des mémoires:   |
| en lecture qui perme de grande très rapide                        | ttent d'effectuer des opérations arithmétiques<br>taille   |
| Question 4  | L'UAL permet   |
| d'augment de gérer l'é  | rer les programmes et les données<br>rer la capacité mémoire de l'ordinateur<br>enchainement des instructions et de contrôler les échanges<br>des opérations arithmétiques et logiques   |
|   | r le temps d'accès à la mémoire vive   |
|   |  |

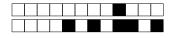


| Question 5 L'unité de commande permet  |
|--|
| d'augmenter la capacité mémoire de l'ordinateur  |
| d'enregistrer les programmes et les données  |
| de gérer l'enchainement des instructions et de contrôler les échanges                              |
| d'améliorer le temps d'accès à la mémoire vive   |
| d'effectuer des opérations arithmétiques et logiques   |
| Question 6 Une instruction exécutée par le processeur  |
| est une chaine binaire comportant un code opération et un code opérande(s)                         |
| est une chaine de caractères comportant le mot clé MOV   |
| doit d'abord être traduite en binaire par l'UAL  |
| est une chaine écrite en langage naturel   |
| Question 7 Une instruction du type MOV R2,#3   |
| soustrait 3 à R2   |
| $\hfill \square$ est une chaine de caractères mnémoniques directement exécutable par le processeur |
| $\square$ additionne les contenus des registres R2 et R3   |
| permute les valeurs de R2 et R3  |
| charge la valeur 3 dans le registre R2   |
| Question 8 L'architecture de Von Neumann   |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                                     |
| est utilisé uniquement dans les systèmes embarqués   |
|  |
| est toujours valable, avec quelques ajustements  |

| □1 □1 □1 Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré. □3 □3 □3 □3   |
|---|
|   |
| Durée : 15 minutes.  ☐ 7 ☐ 7 ☐ 7 ☐ Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣  ☐ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?   |
| ☐ John McCarthy ☐ John Backus ☐ Jon Von Neumann ☐ Bill Gates  |
| Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| La mémoire de type RAM, les registres et la mémoire cache Le compteur ordinal, le registre d'instruction et le registre d'adresse Le clavier, l'écran et la mémoire Le processeur, la mémoire et les dispositifs d'entrées/sorties Le processeur, la carte graphique et l'écran           |
| Question 3 Les registres sont des mémoires:   |
| ☐ qui permettent d'effectuer des opérations arithmétiques ☐ de grande taille ☐ en lecture seule ☐ très rapides  |
| Question 4 L'UAL permet   |
| de gérer l'enchainement des instructions et de contrôler les échanges d'augmenter la capacité mémoire de l'ordinateur d'effectuer des opérations arithmétiques et logiques d'enregistrer les programmes et les données  |
| d'améliorer le temps d'accès à la mémoire vive  |

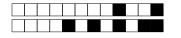


|                          | Codez votre numéro d'identification ci contre chiffre par chiffre,  |
|--------------------------|---|
|                          | puis complétez l'encadré.   |
|                          |   |
|                          | NOM - Prénom - Classe :   |
|                          |   |
| 666<br>777               | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole & apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les |
|                          | autres ont une unique bonne réponse. Les réponses fausses ou incohérentes<br>retirent des points.   |
| Question 1 actuellement? | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable  |
| John Backu               | 18  |
| ☐ John McCa              | arthy   |
| ☐ Jon Von Ne             | eumann  |
| Bill Gates               |   |
| Question 2               | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:  |
| Le processe              | eur, la carte graphique et l'écran  |
| Le clavier,              | l'écran et la mémoire   |
| Le processe              | eur, la mémoire et les dispositifs d'entrées/sorties  |
| La mémoire               | e de type RAM, les registres et la mémoire cache  |
| Le compteu               | ur ordinal, le registre d'instruction et le registre d'adresse  |
| Question 3               | Les registres sont des mémoires:  |
| de grande t              | aille   |
| qui permet               | tent d'effectuer des opérations arithmétiques   |
| en lecture s             | eule  |
| très rapides             | 3   |
| Question 4               | L'UAL permet  |
| d'augmente               | er la capacité mémoire de l'ordinateur  |
| de gérer l'es            | nchainement des instructions et de contrôler les échanges   |
| d'enregistre             | er les programmes et les données  |
| d'améliorer              | le temps d'accès à la mémoire vive  |
| d'effectuer              | des opérations arithmétiques et logiques  |



| Question 5 L'unité de commande permet   |
|---|
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'enregistrer les programmes et les données                                       |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| doit d'abord être traduite en binaire par l'UAL                                   |
| est une chaine de caractères comportant le mot clé MOV                            |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3                                      |
| $\square$ permute les valeurs de R2 et R3   |
| additionne les contenus des registres R2 et R3                                    |
| soustrait 3 à R2  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est toujours valable, avec quelques ajustements                                   |
| est utilisé uniquement dans les systèmes embarqués                                |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |

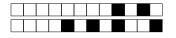
|                          | 0  |
|--------------------------|--|
|                          | Codez votre numéro d'identification ci contre chiffre par chiffre,<br>puis complétez l'encadré.  |
| 3 3 5                    | 3  |
|                          | 4 NOM - Prénom - Classe :  |
| 6                        | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement? | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
|                          | cCarthy n Neumann  |
| Question 2               | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le comp                  | noire de type RAM, les registres et la mémoire cache pteur ordinal, le registre d'instruction et le registre d'adresse esseur, la mémoire et les dispositifs d'entrées/sorties der, l'écran et la mémoire  |
| Le proc                  | esseur, la carte graphique et l'écran  |
| Question 3               | Les registres sont des mémoires:   |
| en lectu                 | oides mettent d'effectuer des opérations arithmétiques ure seule de taille   |
| Question 4               | L'UAL permet   |
| d'enregi                 | orer le temps d'accès à la mémoire vive<br>istrer les programmes et les données<br>enter la capacité mémoire de l'ordinateur   |
| d'effecti                | uer des opérations arithmétiques et logiques   |
| ∐ de gérei               | l'enchainement des instructions et de contrôler les échanges   |



| Question 5 L'unité de commande permet   |
|---|
| d'effectuer des opérations arithmétiques et logiques                              |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'enregistrer les programmes et les données                                       |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine écrite en langage naturel  |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine de caractères comportant le mot clé MOV                            |
| doit d'abord être traduite en binaire par l'UAL                                   |
| Question 7 Une instruction du type MOV R2,#3                                      |
| charge la valeur 3 dans le registre R2  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| permute les valeurs de R2 et R3   |
| soustrait 3 à R2  |
| additionne les contenus des registres R2 et R3                                    |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est utilisé uniquement dans les systèmes embarqués                                |
| est toujours valable, avec quelques ajustements                                   |



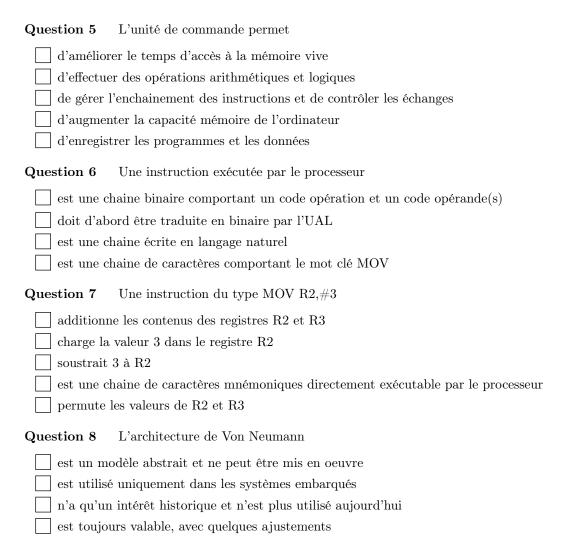
| 000111222pui333  | Codez votre numéro d'identification ci contre chiffre par chiffre, is complétez l'encadré.  |
|--|---|
| $ \begin{array}{c cccc}  & & & & & \\  & 4 & 4 & 4 & \\  & 5 & 5 & 5 \end{array} $ | IOM - Prénom - Classe :   |
| 6 6 6 6 7 7 7 7 D  | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole  pparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les  utres ont une unique bonne réponse. Les réponses fausses ou incohérentes  retirent des points. |
| Question 1 Qui actuellement?   | a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable  |
| John McCarthy Jon Von Neum John Backus Bill Gates                                  |   |
| Question 2 Dans  | s le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| La mémoire de Le processeur, Le compteur or  | ran et la mémoire  type RAM, les registres et la mémoire cache la carte graphique et l'écran rdinal, le registre d'instruction et le registre d'adresse la mémoire et les dispositifs d'entrées/sorties   |
| Question 3 Les   | registres sont des mémoires:  |
| de grande taille qui permettent en lecture seule très rapides                      | d'effectuer des opérations arithmétiques  |
| Question 4 L'UA  | AL permet   |
| d'augmenter la d'enregistrer le d'améliorer le t                                   | opérations arithmétiques et logiques<br>capacité mémoire de l'ordinateur<br>s programmes et les données<br>temps d'accès à la mémoire vive<br>ainement des instructions et de contrôler les échanges  |



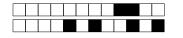
| Question 5 L'unité de commande permet   |
|---|
| d'enregistrer les programmes et les données                                       |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine écrite en langage naturel  |
| est une chaine de caractères comportant le mot clé MOV                            |
| doit d'abord être traduite en binaire par l'UAL                                   |
| Question 7 Une instruction du type MOV R2,#3                                      |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| additionne les contenus des registres R2 et R3                                    |
| permute les valeurs de R2 et R3   |
| soustrait 3 à R2  |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est utilisé uniquement dans les systèmes embarqués                                |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est toujours valable, avec quelques ajustements                                   |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |



|  | Codez votre numéro d'identification ci contre chiffre par chiffre, complétez l'encadré.   |
|--|---|
| 3 3 3 NO   | OM - Prénom - Classe :  |
| $\phantom{aaaaaaaaaaaaaaaaaaaaaaaaaaaaaaaaaaa$     | Durée : 15 minutes.  ocument écrit non autorisé. Calculatrice NON autorisée. Si le symbole aparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les etres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Qui actuellement?                       | a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable  |
| John Backus John McCarthy Bill Gates Jon Von Neuma |   |
| Question 2 Dans                                    | le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le processeur, le                                  | a carte graphique et l'écran  |
| Le clavier, l'écra                                 | an et la mémoire  |
| Le compteur ord                                    | dinal, le registre d'instruction et le registre d'adresse   |
| La mémoire de                                      | type RAM, les registres et la mémoire cache   |
| Le processeur, le                                  | a mémoire et les dispositifs d'entrées/sorties  |
| Question 3 Les re                                  | egistres sont des mémoires:   |
| très rapides                                       |   |
| en lecture seule                                   |   |
| qui permettent                                     | d'effectuer des opérations arithmétiques  |
| de grande taille                                   |   |
| Question 4 L'UA                                    | L permet  |
| de gérer l'encha                                   | inement des instructions et de contrôler les échanges   |
| d'enregistrer les                                  | programmes et les données   |
| d'augmenter la                                     | capacité mémoire de l'ordinateur  |
| d'effectuer des c                                  | pérations arithmétiques et logiques   |
| d'améliorer le te                                  | emps d'accès à la mémoire vive  |



| 4  4  4  NOM - Prénom - Classe :   |
|--|
| Durée : 15 minutes.  ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐   |
| Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?  John Backus Bill Gates Jon Von Neumann John McCarthy  |
| Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:  Le clavier, l'écran et la mémoire  La mémoire de type RAM, les registres et la mémoire cache  Le compteur ordinal, le registre d'instruction et le registre d'adresse  Le processeur, la carte graphique et l'écran  Le processeur, la mémoire et les dispositifs d'entrées/sorties |
| Question 3 Les registres sont des mémoires:  de grande taille en lecture seule qui permettent d'effectuer des opérations arithmétiques très rapides  |
| Question 4 L'UAL permet  d'effectuer des opérations arithmétiques et logiques d'augmenter la capacité mémoire de l'ordinateur de gérer l'enchainement des instructions et de contrôler les échanges d'améliorer le temps d'accès à la mémoire vive d'enregistrer les programmes et les données   |



| Question 5 L'unité de commande permet   |
|---|
| d'enregistrer les programmes et les données   |
| d'effectuer des opérations arithmétiques et logiques  |
| d'améliorer le temps d'accès à la mémoire vive  |
| d'augmenter la capacité mémoire de l'ordinateur   |
| de gérer l'enchainement des instructions et de contrôler les échanges   |
| Question 6 Une instruction exécutée par le processeur   |
| est une chaine écrite en langage naturel  |
| doit d'abord être traduite en binaire par l'UAL   |
| $\square$ est une chaine binaire comportant un code opération et un code opérande(s)  |
| $\hfill \Box$ est une chaine de caractères comportant le mot clé MOV  |
|   |
| Question 7 Une instruction du type MOV R2,#3  |
| Question 7 Une instruction du type MOV R2,#3  |
|   |
| est une chaine de caractères mnémoniques directement exécutable par le processeur   |
| est une chaine de caractères mnémoniques directement exécutable par le processeur charge la valeur 3 dans le registre R2  |
| <ul> <li>☐ est une chaine de caractères mnémoniques directement exécutable par le processeur</li> <li>☐ charge la valeur 3 dans le registre R2</li> <li>☐ additionne les contenus des registres R2 et R3</li> </ul>   |
| □ est une chaine de caractères mnémoniques directement exécutable par le processeur □ charge la valeur 3 dans le registre R2 □ additionne les contenus des registres R2 et R3 □ permute les valeurs de R2 et R3   |
| □ est une chaine de caractères mnémoniques directement exécutable par le processeur □ charge la valeur 3 dans le registre R2 □ additionne les contenus des registres R2 et R3 □ permute les valeurs de R2 et R3 □ soustrait 3 à R2  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur charge la valeur 3 dans le registre R2 additionne les contenus des registres R2 et R3 permute les valeurs de R2 et R3 soustrait 3 à R2  Question 8 L'architecture de Von Neumann  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur charge la valeur 3 dans le registre R2 additionne les contenus des registres R2 et R3 permute les valeurs de R2 et R3 soustrait 3 à R2  Question 8 L'architecture de Von Neumann est un modèle abstrait et ne peut être mis en oeuvre |



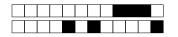
| 3 3 3 NOM - Prénom - Classe :   |
|---|
|   |
| Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?   |
| ☐ John Backus ☐ Jon Von Neumann ☐ John McCarthy ☐ Bill Gates  |
| Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le processeur, la mémoire et les dispositifs d'entrées/sorties  Le clavier, l'écran et la mémoire  Le processeur, la carte graphique et l'écran  La mémoire de type RAM, les registres et la mémoire cache  Le compteur ordinal, le registre d'instruction et le registre d'adresse |
| Question 3 Les registres sont des mémoires:   |
| en lecture seule qui permettent d'effectuer des opérations arithmétiques très rapides de grande taille  |
| Question 4 L'UAL permet   |
| d'augmenter la capacité mémoire de l'ordinateur de gérer l'enchainement des instructions et de contrôler les échanges d'améliorer le temps d'accès à la mémoire vive d'enregistrer les programmes et les données d'effectuer des opérations arithmétiques et logiques               |



| Question 5 L'unité de commande permet   |
|---|
| d'effectuer des opérations arithmétiques et logiques                              |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| d'enregistrer les programmes et les données                                       |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| doit d'abord être traduite en binaire par l'UAL                                   |
| est une chaine écrite en langage naturel  |
| est une chaine de caractères comportant le mot clé MOV                            |
| Question 7 Une instruction du type MOV R2,#3                                      |
| permute les valeurs de R2 et R3   |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| soustrait 3 à R2  |
| additionne les contenus des registres R2 et R3                                    |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est utilisé uniquement dans les systèmes embarqués                                |
| est toujours valable, avec quelques ajustements                                   |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est un modèle abstrait et ne peut être mis en oeuvre                              |



| 2 2 2 puis o  | odez votre numéro d'identification ci contre chiffre par chiffre, complétez l'encadré.  |
|---|---|
| 333<br>444NO1   | M - Prénom - Classe :   |
|   | Durée : 15 minutes.  ument écrit non autorisé. Calculatrice NON autorisée. Si le symbole araît alors une ou plusieurs bonnes réponses peuvent être proposées. Les res ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Qui a actuellement?                              | élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable  |
| ☐ Bill Gates ☐ John Backus ☐ Jon Von Neuman ☐ John McCarthy | n   |
| Question 2 Dans le  | e modèle d'architecture séquentielle, les trois principaux organes sont:  |
| La mémoire de ty  | rpe RAM, les registres et la mémoire cache  |
| Le processeur, la   | mémoire et les dispositifs d'entrées/sorties  |
| Le processeur, la   | carte graphique et l'écran  |
| Le clavier, l'écran   | et la mémoire   |
| Le compteur ordi  | nal, le registre d'instruction et le registre d'adresse   |
| Question 3 Les reg  | ristres sont des mémoires:  |
| en lecture seule  |   |
| très rapides  |   |
| de grande taille  |   |
| qui permettent d  | effectuer des opérations arithmétiques  |
| Question 4 L'UAL  | permet  |
| d'enregistrer les p   | programmes et les données   |
| d'effectuer des op  | érations arithmétiques et logiques  |
| d'améliorer le ten  | nps d'accès à la mémoire vive   |
| de gérer l'enchain  | ement des instructions et de contrôler les échanges   |
| d'augmenter la ca   | apacité mémoire de l'ordinateur   |

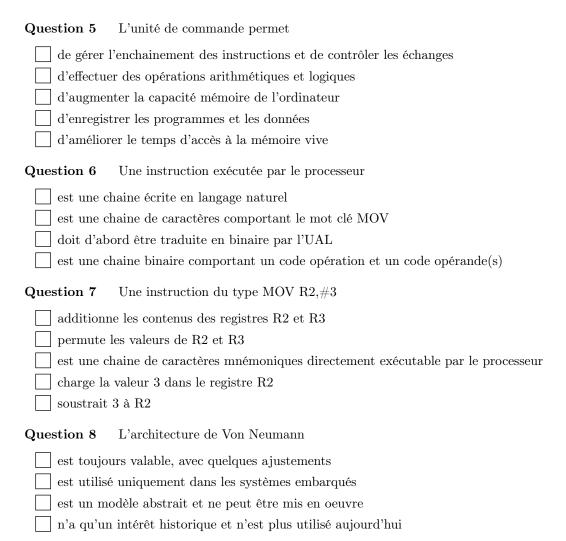


| Question 5 L'unité de commande permet   |
|---|
| d'enregistrer les programmes et les données   |
| d'augmenter la capacité mémoire de l'ordinateur   |
| d'effectuer des opérations arithmétiques et logiques  |
| de gérer l'enchainement des instructions et de contrôler les échanges   |
| d'améliorer le temps d'accès à la mémoire vive  |
| Question 6 Une instruction exécutée par le processeur   |
| est une chaine de caractères comportant le mot clé MOV  |
| doit d'abord être traduite en binaire par l'UAL   |
| est une chaine binaire comportant un code opération et un code opérande(s)  |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3  |
| soustrait 3 à R2  |
| additionne les contenus des registres R2 et R3  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur   |
|   |
| charge la valeur 3 dans le registre R2  |
| permute les valeurs de R2 et R3   |
|   |
| permute les valeurs de R2 et R3   |
| permute les valeurs de R2 et R3  Question 8 L'architecture de Von Neumann   |
| permute les valeurs de R2 et R3  Question 8 L'architecture de Von Neumann  n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui |

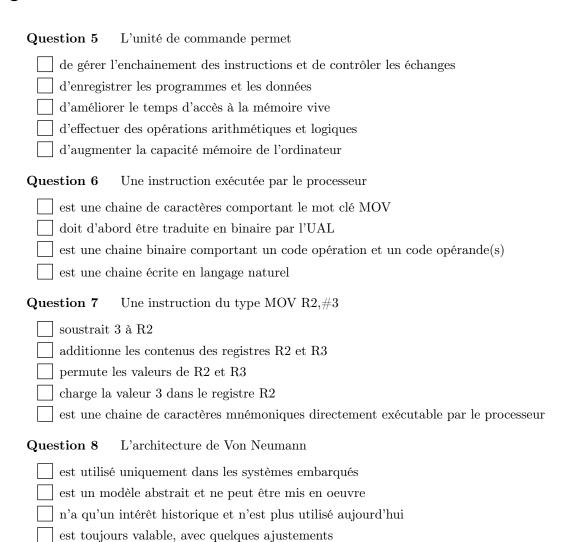
| ple $\clubsuit$ . Les entes |
|-----------------------------|
| e valable                   |
|                             |
| ont:                        |
|                             |
|                             |
|                             |
|                             |
|                             |
|                             |

| Question 5 L'unité de commande permet   |
|---|
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'enregistrer les programmes et les données                                       |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine de caractères comportant le mot clé MOV                            |
| est une chaine écrite en langage naturel  |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| doit d'abord être traduite en binaire par l'UAL                                   |
| Question 7 Une instruction du type MOV R2,#3                                      |
| soustrait 3 à R2  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| permute les valeurs de R2 et R3   |
| additionne les contenus des registres R2 et R3                                    |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est toujours valable, avec quelques ajustements                                   |
| est utilisé uniquement dans les systèmes embarqués                                |
| est un modèle abstrait et ne peut être mis en oeuvre                              |

| $ \begin{array}{cccc}                                  $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
| $\square 3 \square 3 \square 3$                          |  |
|  | NOM - Prénom - Classe :  |
| 5 5 5<br>6 6 6<br>7 7 7 7<br>8 8 8 8<br>9 9 9 9          | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?                                 | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John Mcc Bill Gate Jon Von John Bac                      | s<br>Neumann   |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| La mémo  | ire de type RAM, les registres et la mémoire cache   |
| Le clavier   | r, l'écran et la mémoire   |
| Le compt   | eur ordinal, le registre d'instruction et le registre d'adresse  |
| Le proces  | seur, la carte graphique et l'écran  |
| Le proces  | seur, la mémoire et les dispositifs d'entrées/sorties  |
| Question 3   | Les registres sont des mémoires:   |
| de grande  | e taille   |
| très rapio   | les  |
| en lecture   | e seule  |
| qui perm   | ettent d'effectuer des opérations arithmétiques  |
| Question 4   | L'UAL permet   |
| d'augmen   | ater la capacité mémoire de l'ordinateur   |
| de gérer l   | 'enchainement des instructions et de contrôler les échanges  |
| d'effectue   | er des opérations arithmétiques et logiques  |
| d'enregist   | erer les programmes et les données   |
| d'amélior  | er le temps d'accès à la mémoire vive  |

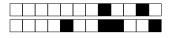


| Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|
| NOM - Prénom - Classe :  |
| Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| arthy<br>us<br>eumann  |
| Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| eur, la mémoire et les dispositifs d'entrées/sorties<br>ur ordinal, le registre d'instruction et le registre d'adresse<br>re de type RAM, les registres et la mémoire cache<br>l'écran et la mémoire<br>eur, la carte graphique et l'écran                             |
| Les registres sont des mémoires:   |
| seule<br>etent d'effectuer des opérations arithmétiques<br>taille  |
| L'UAL permet   |
| er la capacité mémoire de l'ordinateur enchainement des instructions et de contrôler les échanges des opérations arithmétiques et logiques er les programmes et les données r le temps d'accès à la mémoire vive   |
|  |



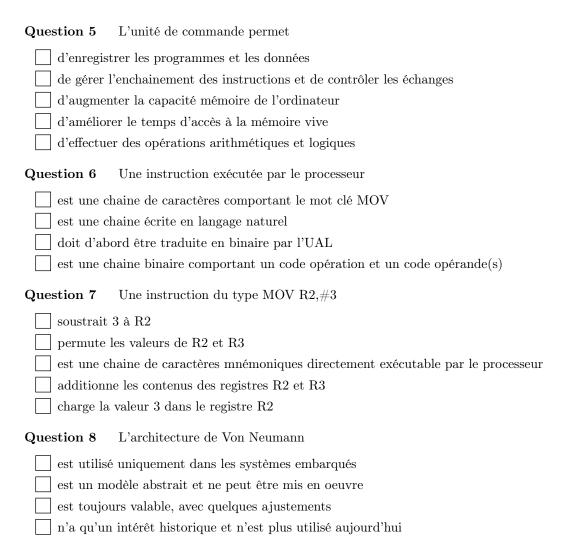


| $ \begin{array}{c cccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \end{array} $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
|  | puis compietez i encadre.  |
|  | NOM - Prénom - Classe :  |
| 5 5 5<br>6 6 6 6<br>7 7 7 7<br>8 8 8 8                             | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole Apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?   | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McC Bill Gates John Bacl Jon Von M                            | kus  |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le compte  | eur ordinal, le registre d'instruction et le registre d'adresse  |
| La mémoi   | re de type RAM, les registres et la mémoire cache  |
| Le process   | seur, la carte graphique et l'écran  |
| Le clavier   | , l'écran et la mémoire  |
| Le process   | seur, la mémoire et les dispositifs d'entrées/sorties  |
| Question 3   | Les registres sont des mémoires:   |
| en lecture   | seule  |
| très rapid   | es   |
| de grande  | taille   |
| qui perme  | ettent d'effectuer des opérations arithmétiques  |
| Question 4   | L'UAL permet   |
| d'effectuer  | r des opérations arithmétiques et logiques   |
| d'enregist   | rer les programmes et les données  |
| de gérer l'  | enchainement des instructions et de contrôler les échanges   |
| d'améliore   | er le temps d'accès à la mémoire vive  |
| d'augmen   | ter la capacité mémoire de l'ordinateur  |



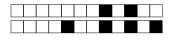
| Question 5 L'unité de commande permet   |
|---|
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'enregistrer les programmes et les données                                       |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| d'effectuer des opérations arithmétiques et logiques                              |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine écrite en langage naturel  |
| est une chaine de caractères comportant le mot clé MOV                            |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| doit d'abord être traduite en binaire par l'UAL                                   |
| Question 7 Une instruction du type MOV R2,#3                                      |
| permute les valeurs de R2 et R3   |
| soustrait 3 à R2  |
| charge la valeur 3 dans le registre R2  |
| additionne les contenus des registres R2 et R3                                    |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est utilisé uniquement dans les systèmes embarqués                                |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est toujours valable, avec quelques ajustements                                   |

| $\square 0 \square 0 \square 0$  |  |
|--|--|
| $ \begin{array}{c cccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \\ \end{array} $ pu | Codez votre numéro d'identification ci contre chiffre par chiffre, ils complétez l'encadré.  |
| $ \begin{array}{c ccccccccccccccccccccccccccccccccccc$                   | NOM - Prénom - Classe :  |
| $\overline{\square}_8$ $\overline{\square}_8$ $\overline{\square}_8$ $a$ | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole Apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Quactuellement?   | i a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| ☐ Bill Gates ☐ John Backus ☐ John McCarth ☐ Jon Von Neum                 | · ·  |
| Question 2 Dan   | ns le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| La mémoire de Le processeur, Le clavier, l'éc                            | ordinal, le registre d'instruction et le registre d'adresse et type RAM, les registres et la mémoire cache la mémoire et les dispositifs d'entrées/sorties eran et la mémoire la carte graphique et l'écran  |
| Question 3 Les   | registres sont des mémoires:   |
| qui permetten en lecture seul très rapides de grande taill               |  |
| Question 4 L'U   | AL permet  |
| d'effectuer des d'enregistrer le d'améliorer le                          | tainement des instructions et de contrôler les échanges opérations arithmétiques et logiques es programmes et les données temps d'accès à la mémoire vive  |
| a augmenter i  | a capacité mémoire de l'ordinateur   |





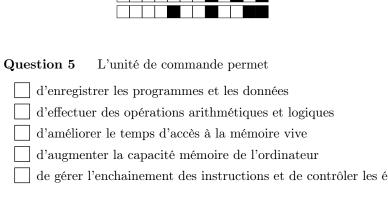
|   | Codez votre numéro d'identification ci contre chiffre par chiffre,   |
|---|--|
|   | puis complétez l'encadré.  |
|   | NOM - Prénom - Classe :  |
| 5 5 5<br>6 6 6 6<br>7 7 7 7<br>8 8 8 8<br>9 9 9 | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?                        | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McCa Bill Gates John Backu Jon Von Ne      | ıs   |
| Question 2                                      | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le processe                                     | ur, la mémoire et les dispositifs d'entrées/sorties  |
|   | ur, la carte graphique et l'écran  |
|   | l'écran et la mémoire  |
|   | er ordinal, le registre d'instruction et le registre d'adresse<br>le de type RAM, les registres et la mémoire cache  |
| <del></del>                                     |  |
| Question 3 I                                    | Les registres sont des mémoires:   |
| très rapides                                    |  |
| en lecture s                                    |  |
| de grande t                                     | ame<br>tent d'effectuer des opérations arithmétiques   |
|   |  |
| Question 4 I                                    | L'UAL permet   |
|   | nchainement des instructions et de contrôler les échanges  |
|   | le temps d'accès à la mémoire vive   |
|   | des opérations arithmétiques et logiques   |
|   | r la capacité mémoire de l'ordinateur  |
| d'enregistre                                    | er les programmes et les données   |



| Question 5 L'unité de commande permet   |
|---|
| d'effectuer des opérations arithmétiques et logiques  |
| d'enregistrer les programmes et les données   |
| d'améliorer le temps d'accès à la mémoire vive  |
| de gérer l'enchainement des instructions et de contrôler les échanges                           |
| d'augmenter la capacité mémoire de l'ordinateur   |
| Question 6 Une instruction exécutée par le processeur   |
| est une chaine binaire comportant un code opération et un code opérande(s)                      |
| est une chaine de caractères comportant le mot clé MOV  |
| doit d'abord être traduite en binaire par l'UAL   |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3  |
| soustrait 3 à R2  |
| $\square$ charge la valeur 3 dans le registre R2  |
| additionne les contenus des registres R2 et R3  |
| permute les valeurs de R2 et R3   |
| $\hfill \Box$ est une chaine de caractères mnémoniques directement exécutable par le processeur |
| Question 8 L'architecture de Von Neumann  |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                                  |
| est utilisé uniquement dans les systèmes embarqués  |
| est toujours valable, avec quelques ajustements   |
| est un modèle abstrait et ne peut être mis en oeuvre  |



| $ \begin{array}{c cccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \\  & 3 & 3 & 3 \end{array} $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
|  | NOM - Prénom - Classe :  |
| 6 6 6 6<br>7 7 7 7<br>8 8 8 8<br>9 9 9   | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?   | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McCa Bill Gates Jon Von Ne John Backt   | eumann   |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le compteu   | ur ordinal, le registre d'instruction et le registre d'adresse   |
| Le clavier,  | l'écran et la mémoire  |
| Le processe  | eur, la carte graphique et l'écran   |
| =  | e de type RAM, les registres et la mémoire cache   |
| Le processe  | eur, la mémoire et les dispositifs d'entrées/sorties   |
| Question 3   | Les registres sont des mémoires:   |
| qui permet   | tent d'effectuer des opérations arithmétiques  |
| de grande t  | aille  |
| très rapides   |  |
| en lecture s   | eule   |
| Question 4   | L'UAL permet   |
| d'améliorer  | le temps d'accès à la mémoire vive   |
| d'augmente   | er la capacité mémoire de l'ordinateur   |
| de gérer l'e   | nchainement des instructions et de contrôler les échanges  |
| d'enregistre   | er les programmes et les données   |
| d'effectuer  | des opérations arithmétiques et logiques   |

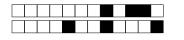


est toujours valable, avec quelques ajustements

| d'améliorer le temps d'accès à la mémoire vive                                       |
|--|
| d'augmenter la capacité mémoire de l'ordinateur                                      |
| de gérer l'enchainement des instructions et de contrôler les échanges                |
| Question 6 Une instruction exécutée par le processeur                                |
| $\square$ est une chaine binaire comportant un code opération et un code opérande(s) |
| est une chaine de caractères comportant le mot clé MOV                               |
| doit d'abord être traduite en binaire par l'UAL                                      |
| est une chaine écrite en langage naturel   |
| Question 7 Une instruction du type MOV $R2,#3$                                       |
| soustrait 3 à R2   |
| $\square$ permute les valeurs de R2 et R3  |
| $\square$ additionne les contenus des registres R2 et R3                             |
| est une chaine de caractères mnémoniques directement exécutable par le processeur    |
| charge la valeur 3 dans le registre R2   |
| Question 8 L'architecture de Von Neumann   |
| est un modèle abstrait et ne peut être mis en oeuvre                                 |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                       |
| est utilisé uniquement dans les systèmes embarqués                                   |



| Durée : 15 minutes.  7 7 7 7  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.  |
|--|
| Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?  John McCarthy John Backus Bill Gates Jon Von Neumann  |
| Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:  La mémoire de type RAM, les registres et la mémoire cache Le processeur, la mémoire et les dispositifs d'entrées/sorties Le processeur, la carte graphique et l'écran Le clavier, l'écran et la mémoire Le compteur ordinal, le registre d'instruction et le registre d'adresse |
| Question 3 Les registres sont des mémoires:  de grande taille en lecture seule qui permettent d'effectuer des opérations arithmétiques très rapides  |
| Question 4 L'UAL permet  d'augmenter la capacité mémoire de l'ordinateur d'enregistrer les programmes et les données de gérer l'enchainement des instructions et de contrôler les échanges d'améliorer le temps d'accès à la mémoire vive d'effectuer des opérations arithmétiques et logiques   |



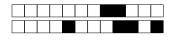
| Question 5 L'unité de commande permet   |
|---|
| d'augmenter la capacité mémoire de l'ordinateur   |
| de gérer l'enchainement des instructions et de contrôler les échanges                           |
| d'effectuer des opérations arithmétiques et logiques  |
| d'améliorer le temps d'accès à la mémoire vive  |
| d'enregistrer les programmes et les données   |
| Question 6 Une instruction exécutée par le processeur   |
| $\square$ est une chaine binaire comportant un code opération et un code opérande(s)            |
| est une chaine de caractères comportant le mot clé MOV  |
| doit d'abord être traduite en binaire par l'UAL   |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3  |
| additionne les contenus des registres R2 et R3  |
| $\square$ charge la valeur 3 dans le registre R2  |
| soustrait 3 à R2  |
| $\hfill \Box$ est une chaine de caractères mnémoniques directement exécutable par le processeur |
| permute les valeurs de R2 et R3   |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre  |
| est utilisé uniquement dans les systèmes embarqués  |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                                  |
| est touiours valable avec quelques ajustements  |



| $ \begin{array}{cccc}                                  $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
| 3  3  3  |  |
| $\boxed{}4$ $\boxed{}4$ $\boxed{}4$                      | NOM - Prénom - Classe :  |
| 5 5 5<br>6 6 6<br>7 7 7 7<br>8 8 8 8<br>9 9 9            | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?                                 | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John Backu Bill Gates Jon Von Ne John McCa               | eumann   |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| La mémoire   | e de type RAM, les registres et la mémoire cache   |
| Le clavier, l  | 'écran et la mémoire   |
| Le compteu   | r ordinal, le registre d'instruction et le registre d'adresse  |
| Le processe  | ur, la mémoire et les dispositifs d'entrées/sorties  |
| Le processe  | ur, la carte graphique et l'écran  |
| Question 3   | les registres sont des mémoires:   |
| en lecture s   | eule   |
| qui permett  | ent d'effectuer des opérations arithmétiques   |
| de grande t  | aille  |
| très rapides   |  |
| Question 4   | 'UAL permet  |
| d'améliorer  | le temps d'accès à la mémoire vive   |
| d'augmente   | r la capacité mémoire de l'ordinateur  |
| de gérer l'er  | nchainement des instructions et de contrôler les échanges  |
| d'effectuer d  | des opérations arithmétiques et logiques   |
| d'enregistre   | r les programmes et les données  |

| Question 5 L'unité de commande permet   |
|---|
| d'effectuer des opérations arithmétiques et logiques                              |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'enregistrer les programmes et les données                                       |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine de caractères comportant le mot clé MOV                            |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine écrite en langage naturel  |
| doit d'abord être traduite en binaire par l'UAL                                   |
| Question 7 Une instruction du type MOV R2,#3                                      |
| $\square$ permute les valeurs de R2 et R3   |
| soustrait 3 à R2  |
| $\square$ additionne les contenus des registres R2 et R3                          |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est toujours valable, avec quelques ajustements                                   |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est utilisé uniquement dans les systèmes embarqués                                |

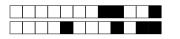
| $ \begin{array}{c ccc}  & 1 & 1 & 1 \\  & 2 & 2 & 2 \end{array} $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|---|--|
|   |  |
|   | NOM - Prénom - Classe :  |
| 555666777888999   | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole A apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?  | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| Jon Von N John Back John McC Bill Gates                           | aus  |
| Question 2  | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
|   | eur ordinal, le registre d'instruction et le registre d'adresse  |
|   | eur, la carte graphique et l'écran<br>re de type RAM, les registres et la mémoire cache  |
|   | l'écran et la mémoire  |
|   | eur, la mémoire et les dispositifs d'entrées/sorties   |
| Question 3  | Les registres sont des mémoires:   |
| très rapide   | es e   |
| de grande   | taille   |
| en lecture  | seule  |
| qui permet  | ttent d'effectuer des opérations arithmétiques   |
| Question 4  | L'UAL permet   |
| de gérer l'é  | enchainement des instructions et de contrôler les échanges   |
| d'augment   | er la capacité mémoire de l'ordinateur   |
| d'effectuer   | des opérations arithmétiques et logiques   |
| d'améliore  | r le temps d'accès à la mémoire vive   |
| d'enregistr   | er les programmes et les données   |



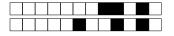
| Question 5 L'unité de commande permet  |
|--|
| d'effectuer des opérations arithmétiques et logiques                             |
| d'augmenter la capacité mémoire de l'ordinateur                                  |
| d'enregistrer les programmes et les données                                      |
| de gérer l'enchainement des instructions et de contrôler les échanges            |
| d'améliorer le temps d'accès à la mémoire vive                                   |
| Question 6 Une instruction exécutée par le processeur                            |
| $\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ $   |
| est une chaine de caractères comportant le mot clé MOV                           |
| doit d'abord être traduite en binaire par l'UAL                                  |
| est une chaine écrite en langage naturel   |
| Question 7 Une instruction du type MOV R2, $\#3$                                 |
| additionne les contenus des registres R2 et R3                                   |
| soustrait 3 à R2   |
| charge la valeur 3 dans le registre R2   |
| $\square$ permute les valeurs de R2 et R3  |
| est une chaine de caractères mnémoniques directement exécutable par le processeu |
| Question 8 L'architecture de Von Neumann   |
| est toujours valable, avec quelques ajustements                                  |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                   |
| est utilisé uniquement dans les systèmes embarqués                               |
| est un modèle abstrait et ne peut être mis en oeuvre                             |



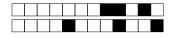
| $\square 0 \square 0 \square 0$                   |  |
|---|--|
| 111222pui333                                      | Codez votre numéro d'identification ci contre chiffre par chiffre, s complétez l'encadré.  |
|   | OM - Prénom - Classe :   |
| ☐ 6 ☐ 6 ☐ 6 ☐ 7 ☐ 7 ☐ 7 ☐ D  8 ☐ 8 ☐ 8 ☐ 8 ☐ aq   | Durée : 15 minutes.  locument écrit non autorisé. Calculatrice NON autorisée. Si le symbole  paraît alors une ou plusieurs bonnes réponses peuvent être proposées. Les  utres ont une unique bonne réponse. Les réponses fausses ou incohérentes  retirent des points. |
| Question 1 Qui actuellement?                      | a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McCarthy John Backus Bill Gates Jon Von Neum |  |
| Question 2 Dans                                   | s le modèle d'architecture séquentielle, les trois principaux organes sont:  |
| Le processeur,                                    | la mémoire et les dispositifs d'entrées/sorties  |
| Le clavier, l'écr                                 | ran et la mémoire  |
| Le processeur,                                    | la carte graphique et l'écran  |
|   | type RAM, les registres et la mémoire cache  |
| Le compteur or                                    | dinal, le registre d'instruction et le registre d'adresse  |
| Question 3 Les 1                                  | registres sont des mémoires:   |
| qui permettent                                    | d'effectuer des opérations arithmétiques   |
| de grande taille                                  |  |
| en lecture seule                                  |  |
| très rapides                                      |  |
| Question 4 L'UA                                   | AL permet  |
| de gérer l'encha                                  | ainement des instructions et de contrôler les échanges   |
| d'améliorer le t                                  | emps d'accès à la mémoire vive   |
| d'augmenter la                                    | capacité mémoire de l'ordinateur   |
| d'effectuer des                                   | opérations arithmétiques et logiques   |
| d'enregistrer les                                 | s programmes et les données  |



| Question 5 L'unité de commande permet   |
|---|
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| d'enregistrer les programmes et les données                                       |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'effectuer des opérations arithmétiques et logiques                              |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine de caractères comportant le mot clé MOV                            |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| doit d'abord être traduite en binaire par l'UAL                                   |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3                                      |
| soustrait 3 à R2  |
| $\square$ additionne les contenus des registres R2 et R3                          |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| $\square$ permute les valeurs de R2 et R3   |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est toujours valable, avec quelques ajustements                                   |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est utilisé uniquement dans les systèmes embarqués                                |



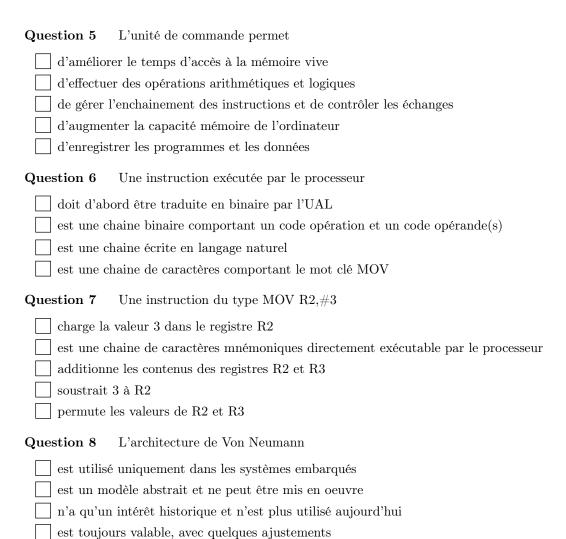
| 4  4  4 NOM - Prénom - Classe :   |
|---|
|   |
| <b>Question 1</b> Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?  |
| ☐ John McCarthy ☐ Jon Von Neumann ☐ John Backus ☐ Bill Gates  |
| Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le compteur ordinal, le registre d'instruction et le registre d'adresse Le clavier, l'écran et la mémoire Le processeur, la carte graphique et l'écran Le processeur, la mémoire et les dispositifs d'entrées/sorties La mémoire de type RAM, les registres et la mémoire cache |
| Question 3 Les registres sont des mémoires:   |
| <ul> <li>□ en lecture seule</li> <li>□ qui permettent d'effectuer des opérations arithmétiques</li> <li>□ de grande taille</li> <li>□ très rapides</li> </ul>   |
| Question 4 L'UAL permet   |
| d'améliorer le temps d'accès à la mémoire vive d'enregistrer les programmes et les données de gérer l'enchainement des instructions et de contrôler les échanges d'effectuer des opérations arithmétiques et logiques d'augmenter la capacité mémoire de l'ordinateur           |



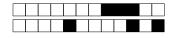
| Question 5 L'unité de commande permet   |
|---|
| d'améliorer le temps d'accès à la mémoire vive                                    |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'enregistrer les programmes et les données                                       |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine de caractères comportant le mot clé MOV                            |
| doit d'abord être traduite en binaire par l'UAL                                   |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3                                      |
| soustrait 3 à R2  |
| $\square$ permute les valeurs de R2 et R3   |
| additionne les contenus des registres R2 et R3                                    |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |
| est utilisé uniquement dans les systèmes embarqués                                |
| est toujours valable, avec quelques ajustements                                   |
| est un modèle abstrait et ne peut être mis en oeuvre                              |



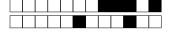
|                          | 0  |
|--------------------------|--|
|                          | 1 Codez votre numéro d'identification ci contre chiffre par chiffre,<br>2 puis complétez l'encadré.  |
|                          | 3  |
|                          | 4 NOM - Prénom - Classe :  |
| 6 6 6<br>7 7 7<br>8 8 8  | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement? | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John Ba                  | n Neumann  |
| Question 2               | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le proc                  | esseur, la mémoire et les dispositifs d'entrées/sorties  |
| Le com                   | pteur ordinal, le registre d'instruction et le registre d'adresse  |
| La mén                   | noire de type RAM, les registres et la mémoire cache   |
| Le proc                  | esseur, la carte graphique et l'écran  |
| Le clavi                 | ier, l'écran et la mémoire   |
| Question 3               | Les registres sont des mémoires:   |
| très rap                 | oides  |
| en lectu                 | are seule  |
| qui per                  | mettent d'effectuer des opérations arithmétiques   |
| de gran                  | de taille  |
| Question 4               | L'UAL permet   |
| d'amélie                 | orer le temps d'accès à la mémoire vive  |
| d'effecti                | uer des opérations arithmétiques et logiques   |
| d'enregi                 | istrer les programmes et les données   |
| de gérer                 | r l'enchainement des instructions et de contrôler les échanges   |
| d'augme                  | enter la capacité mémoire de l'ordinateur  |



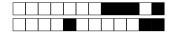
| $ \begin{array}{cccc}                                  $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
| 3  3  3  |  |
|  | NOM - Prénom - Classe :  |
| 555666777888999  | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?                                 | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McCa John Back Bill Gates Jon Von N                 | us   |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le clavier,  | l'écran et la mémoire  |
| Le processe  | eur, la carte graphique et l'écran   |
| Le compte  | ur ordinal, le registre d'instruction et le registre d'adresse   |
| Le processe  | eur, la mémoire et les dispositifs d'entrées/sorties   |
| La mémoir  | e de type RAM, les registres et la mémoire cache   |
| Question 3   | Les registres sont des mémoires:   |
| en lecture   | seule  |
| qui permet   | tent d'effectuer des opérations arithmétiques  |
| très rapide  | s  |
| de grande  | taille   |
| Question 4   | L'UAL permet   |
| d'enregistr  | er les programmes et les données   |
| d'améliore   | r le temps d'accès à la mémoire vive   |
| d'augment  | er la capacité mémoire de l'ordinateur   |
| de gérer l'é   | enchainement des instructions et de contrôler les échanges   |
| d'effectuer  | des opérations arithmétiques et logiques   |



| Question 5 L'unité de commande permet   |
|---|
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'enregistrer les programmes et les données                                       |
| d'améliorer le temps d'accès à la mémoire vive                                    |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine de caractères comportant le mot clé MOV                            |
| doit d'abord être traduite en binaire par l'UAL                                   |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine écrite en langage naturel  |
| Question 7 Une instruction du type MOV R2,#3                                      |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| charge la valeur 3 dans le registre R2  |
| soustrait 3 à R2  |
| permute les valeurs de R2 et R3   |
| additionne les contenus des registres R2 et R3                                    |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est toujours valable, avec quelques ajustements                                   |
| est utilisé uniquement dans les systèmes embarqués                                |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |



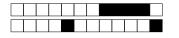
| $ \begin{array}{c cccc}  & 0 & 0 & 0 \\  & 1 & 1 & 1 \\  & 2 & 2 & 2 \\  & 3 & 3 & 3 \end{array} $ | Codez votre numéro d'identification ci contre chiffre par chiffre, puis complétez l'encadré.   |
|--|--|
|  | NOM - Prénom - Classe :  |
| 6 6 6 6<br>7 7 7 7<br>8 8 8 8<br>9 9 9   | Durée : 15 minutes.  Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 actuellement?   | Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable   |
| John McCa Jon Von Ne John Backu Bill Gates   | eumann   |
| Question 2   | Dans le modèle d'architecture séquentielle, les trois principaux organes sont:   |
| Le clavier, l  La mémoire  Le processe   | r ordinal, le registre d'instruction et le registre d'adresse l'écran et la mémoire et de type RAM, les registres et la mémoire cache ur, la carte graphique et l'écran ur, la mémoire et les dispositifs d'entrées/sorties  |
| Question 3   | les registres sont des mémoires:   |
| en lecture s très rapides de grande t qui permett  |  |
| Question 4   | L'UAL permet   |
| d'enregistre de gérer l'en d'effectuer e   | r la capacité mémoire de l'ordinateur r les programmes et les données nchainement des instructions et de contrôler les échanges des opérations arithmétiques et logiques le temps d'accès à la mémoire vive  |



| Question 5 L'unité de commande permet  |
|--|
| d'effectuer des opérations arithmétiques et logiques                                     |
| d'augmenter la capacité mémoire de l'ordinateur  |
| de gérer l'enchainement des instructions et de contrôler les échanges                    |
| d'enregistrer les programmes et les données  |
| d'améliorer le temps d'accès à la mémoire vive   |
| Question 6 Une instruction exécutée par le processeur                                    |
| est une chaine de caractères comportant le mot clé MOV                                   |
| est une chaine écrite en langage naturel   |
| doit d'abord être traduite en binaire par l'UAL  |
| $\hfill \Box$ est une chaine binaire comportant un code opération et un code opérande(s) |
| Question 7 Une instruction du type MOV R2,#3   |
| charge la valeur 3 dans le registre R2   |
| est une chaine de caractères mnémoniques directement exécutable par le processeur        |
| permute les valeurs de R2 et R3  |
| additionne les contenus des registres R2 et R3   |
| soustrait 3 à R2   |
| Question 8 L'architecture de Von Neumann   |
| est utilisé uniquement dans les systèmes embarqués                                       |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                           |
| est un modèle abstrait et ne peut être mis en oeuvre                                     |
| est touiours valable, avec quelques ajustements  |



| □2 □2 □2 puis complétez l'e                                  | numéro d'identification ci contre chiffre par chiffre, ncadré.   |
|--|--|
| 333<br>444NOM - Prénom                                       | - Classe :   |
|  | Durée : 15 minutes.  non autorisé. Calculatrice NON autorisée. Si le symbole & ne ou plusieurs bonnes réponses peuvent être proposées. Les unique bonne réponse. Les réponses fausses ou incohérentes retirent des points. |
| Question 1 Qui a élaboré un actuellement?                    | modèle d'architecture de l'ordinateur en 1945, encore valable  |
| ☐ John McCarthy ☐ Jon Von Neumann ☐ Bill Gates ☐ John Backus |  |
| Question 2 Dans le modèle d'a                                | rchitecture séquentielle, les trois principaux organes sont:   |
| Le compteur ordinal, le regist                               | re d'instruction et le registre d'adresse  |
| Le processeur, la mémoire et                                 | les dispositifs d'entrées/sorties  |
| La mémoire de type RAM, les                                  | s registres et la mémoire cache  |
| Le clavier, l'écran et la mémo                               |  |
| Le processeur, la carte graphi                               | que et l'écran   |
| Question 3 Les registres sont d                              | es mémoires:   |
| en lecture seule   |  |
| qui permettent d'effectuer des                               | s opérations arithmétiques   |
| très rapides   |  |
| de grande taille   |  |
| Question 4 L'UAL permet                                      |  |
| d'enregistrer les programmes                                 | et les données   |
| d'augmenter la capacité mém                                  | oire de l'ordinateur   |
| d'effectuer des opérations arit                              | hmétiques et logiques  |
|  | nstructions et de contrôler les échanges   |
| d'améliorer le temps d'accès à                               | a la mémoire vive  |



| Question 5 L'unité de commande permet   |
|---|
| d'améliorer le temps d'accès à la mémoire vive                                    |
| d'effectuer des opérations arithmétiques et logiques                              |
| d'augmenter la capacité mémoire de l'ordinateur                                   |
| de gérer l'enchainement des instructions et de contrôler les échanges             |
| d'enregistrer les programmes et les données                                       |
| Question 6 Une instruction exécutée par le processeur                             |
| est une chaine binaire comportant un code opération et un code opérande(s)        |
| est une chaine écrite en langage naturel  |
| doit d'abord être traduite en binaire par l'UAL                                   |
| $\hfill \Box$ est une chaine de caractères comportant le mot clé MOV              |
| Question 7 Une instruction du type MOV R2,#3                                      |
| additionne les contenus des registres R2 et R3                                    |
| soustrait 3 à R2  |
| est une chaine de caractères mnémoniques directement exécutable par le processeur |
| permute les valeurs de R2 et R3   |
| charge la valeur 3 dans le registre R2  |
| Question 8 L'architecture de Von Neumann  |
| est un modèle abstrait et ne peut être mis en oeuvre                              |
| est toujours valable, avec quelques ajustements                                   |
| est utilisé uniquement dans les systèmes embarqués                                |
| n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui                    |