

Annexe QCM spé NSI

8 août 2019

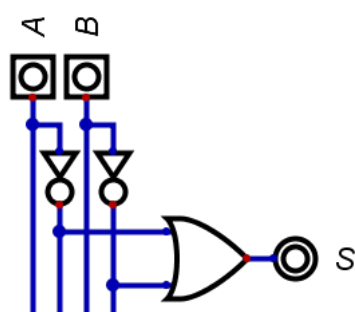


FIGURE 1 – Circuit logique à étudier

Tables de vérité

TABLE 1

A	B	S
0	1	1
0	1	0
0	1	1
0	1	0

TABLE 2

A	B	S
0	0	1
0	1	1
1	0	1
1	1	0

TABLE 3

A	B	S
0	0	1
0	1	0
1	0	0
1	1	1

TABLE 4

A	B	S
0	0	0
0	1	1
1	0	1
1	1	0

TABLE 5

A	B	S
0	0	1
0	1	0
1	0	0
1	1	0