



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Bill Gates
- ☐ John Backus
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ Bill Gates
- ☐ John McCarthy
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

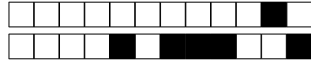
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ en lecture seule
- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges



Question 5 L'unité de commande permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques

Question 6 Une instruction exécutée par le processeur

- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

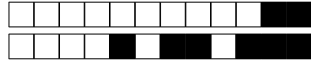
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ très rapides
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ soustrait 3 à R2

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Jon Von Neumann
- ☐ Bill Gates
- ☐ John McCarthy
- ☐ John Backus

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

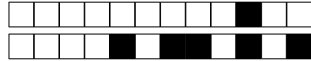
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ La mémoire de type RAM, les registres et la mémoire cache

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ soustrait 3 à R2
- ☐ charge la valeur 3 dans le registre R2
- ☐ additionne les contenus des registres R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

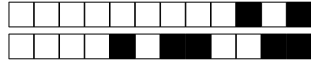
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

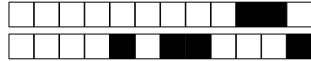
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

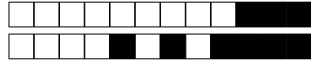
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ en lecture seule
- ☐ très rapides

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

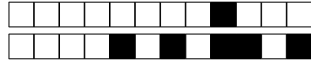
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

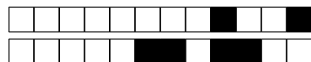
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Bill Gates
- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ John Backus

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

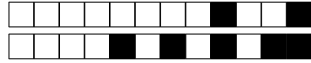
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

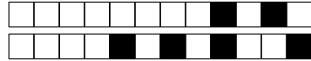
- ☐ Le clavier, l'écran et la mémoire
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

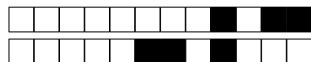
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ John McCarthy
- ☐ Bill Gates
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

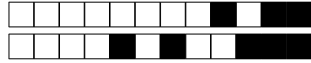
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

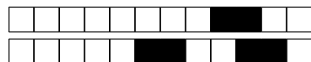
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ Bill Gates
- ☐ Jon Von Neumann
- ☐ John McCarthy

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

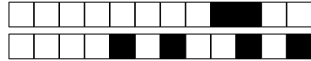
- ☐ Le clavier, l'écran et la mémoire
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges

Question 6 Une instruction exécutée par le processeur

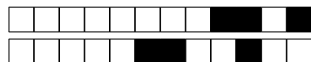
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV

Question 7 Une instruction du type MOV R2,#3

- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ John McCarthy
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

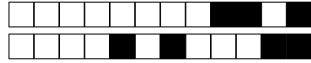
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ très rapides
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Bill Gates
- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ John McCarthy

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

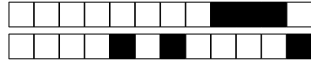
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ très rapides
- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ permute les valeurs de R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

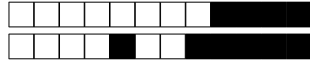
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ très rapides
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Bill Gates
- ☐ Jon Von Neumann
- ☐ John Backus

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

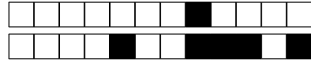
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ très rapides
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

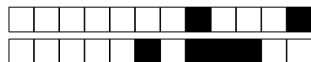
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Jon Von Neumann
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

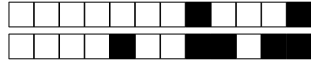
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

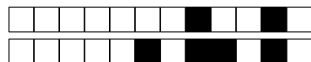
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Bill Gates
- ☐ John Backus
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

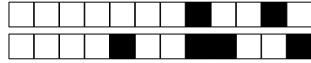
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ très rapides
- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques

Question 6 Une instruction exécutée par le processeur

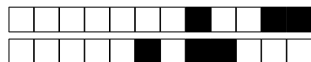
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2
- ☐ charge la valeur 3 dans le registre R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Bill Gates
- ☐ John Backus
- ☐ John McCarthy
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

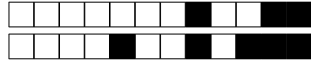
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ en lecture seule
- ☐ très rapides
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ additionne les contenus des registres R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Bill Gates
- ☐ John Backus
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

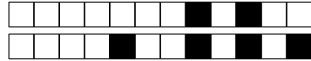
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ en lecture seule
- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

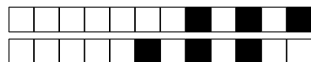
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ charge la valeur 3 dans le registre R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur

Question 8 L'architecture de Von Neumann

- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Bill Gates
- ☐ Jon Von Neumann
- ☐ John Backus

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

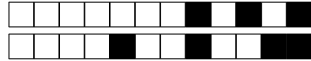
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ très rapides
- ☐ en lecture seule

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Bill Gates
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

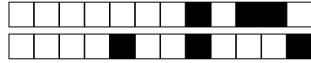
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ de grande taille
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John Backus
- ☐ Bill Gates
- ☐ Jon Von Neumann
- ☐ John McCarthy

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

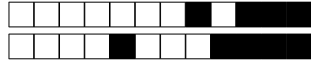
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL

Question 7 Une instruction du type MOV R2,#3

- ☐ permute les valeurs de R2 et R3
- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ John McCarthy
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

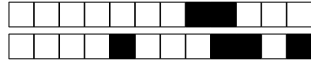
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ de grande taille
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2
- ☐ charge la valeur 3 dans le registre R2
- ☐ permute les valeurs de R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Bill Gates
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

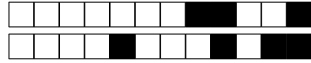
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse

Question 3 Les registres sont des mémoires:

- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ en lecture seule
- ☐ très rapides

Question 4 L'UAL permet

- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques

Question 6 Une instruction exécutée par le processeur

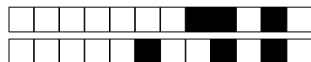
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est toujours valable, avec quelques ajustements
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est utilisé uniquement dans les systèmes embarqués



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

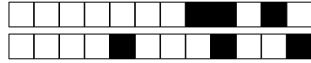
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ La mémoire de type RAM, les registres et la mémoire cache

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille
- ☐ très rapides

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur

Question 6 Une instruction exécutée par le processeur

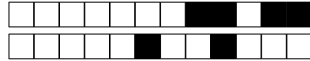
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ soustrait 3 à R2
- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est toujours valable, avec quelques ajustements
- ☐ est un modèle abstrait et ne peut être mis en oeuvre



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ Bill Gates
- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ John McCarthy

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

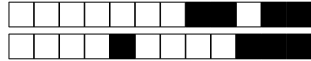
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le clavier, l'écran et la mémoire

Question 3 Les registres sont des mémoires:

- ☐ très rapides
- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur



Question 5 L'unité de commande permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

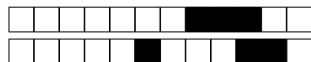
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel
- ☐ est une chaîne de caractères comportant le mot clé MOV

Question 7 Une instruction du type MOV R2,#3

- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2
- ☐ permute les valeurs de R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ John Backus
- ☐ Bill Gates
- ☐ Jon Von Neumann

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

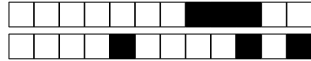
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ La mémoire de type RAM, les registres et la mémoire cache

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ très rapides
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques



Question 5 L'unité de commande permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

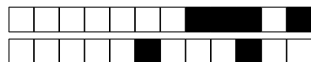
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel

Question 7 Une instruction du type MOV R2,#3

- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ charge la valeur 3 dans le registre R2
- ☐ soustrait 3 à R2
- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui



ARCHITECTURE DES ORDINATEURS

☐0 ☐0 ☐0

☐1 ☐1 ☐1

☐2 ☐2 ☐2

☐3 ☐3 ☐3

☐4 ☐4 ☐4

☐5 ☐5 ☐5

☐6 ☐6 ☐6

☐7 ☐7 ☐7

☐8 ☐8 ☐8

☐9 ☐9 ☐9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ John Backus
- ☐ Bill Gates

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

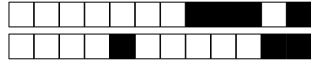
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le clavier, l'écran et la mémoire
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le processeur, la carte graphique et l'écran
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ très rapides
- ☐ de grande taille
- ☐ qui permettent d'effectuer des opérations arithmétiques

Question 4 L'UAL permet

- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'enregistrer les programmes et les données
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchaînement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données
- ☐ d'améliorer le temps d'accès à la mémoire vive

Question 6 Une instruction exécutée par le processeur

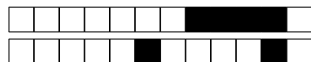
- ☐ est une chaîne de caractères comportant le mot clé MOV
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)

Question 7 Une instruction du type MOV R2,#3

- ☐ charge la valeur 3 dans le registre R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2

Question 8 L'architecture de Von Neumann

- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui
- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements



ARCHITECTURE DES ORDINATEURS

0 0 0

1 1 1

2 2 2

3 3 3

4 4 4

5 5 5

6 6 6

7 7 7

8 8 8

9 9 9

Codez votre numéro d'identification ci contre chiffre par chiffre,
puis complétez l'encadré.

NOM - Prénom - Classe :

Durée : 15 minutes.

Document écrit non autorisé. Calculatrice NON autorisée. Si le symbole ♣ apparaît alors une ou plusieurs bonnes réponses peuvent être proposées. Les autres ont une unique bonne réponse. Les réponses fausses ou incohérentes retirent des points.

Question 1 Qui a élaboré un modèle d'architecture de l'ordinateur en 1945, encore valable actuellement?

- ☐ John McCarthy
- ☐ Jon Von Neumann
- ☐ Bill Gates
- ☐ John Backus

Question 2 Dans le modèle d'architecture séquentielle, les trois principaux organes sont:

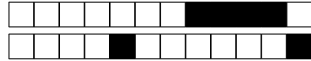
- ☐ Le compteur ordinal, le registre d'instruction et le registre d'adresse
- ☐ Le processeur, la mémoire et les dispositifs d'entrées/sorties
- ☐ La mémoire de type RAM, les registres et la mémoire cache
- ☐ Le clavier, l'écran et la mémoire
- ☐ Le processeur, la carte graphique et l'écran

Question 3 Les registres sont des mémoires:

- ☐ en lecture seule
- ☐ qui permettent d'effectuer des opérations arithmétiques
- ☐ très rapides
- ☐ de grande taille

Question 4 L'UAL permet

- ☐ d'enregistrer les programmes et les données
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'améliorer le temps d'accès à la mémoire vive



Question 5 L'unité de commande permet

- ☐ d'améliorer le temps d'accès à la mémoire vive
- ☐ d'effectuer des opérations arithmétiques et logiques
- ☐ d'augmenter la capacité mémoire de l'ordinateur
- ☐ de gérer l'enchainement des instructions et de contrôler les échanges
- ☐ d'enregistrer les programmes et les données

Question 6 Une instruction exécutée par le processeur

- ☐ est une chaîne binaire comportant un code opération et un code opérande(s)
- ☐ est une chaîne écrite en langage naturel
- ☐ doit d'abord être traduite en binaire par l'UAL
- ☐ est une chaîne de caractères comportant le mot clé MOV

Question 7 Une instruction du type MOV R2,#3

- ☐ additionne les contenus des registres R2 et R3
- ☐ soustrait 3 à R2
- ☐ est une chaîne de caractères mnémoniques directement exécutable par le processeur
- ☐ permute les valeurs de R2 et R3
- ☐ charge la valeur 3 dans le registre R2

Question 8 L'architecture de Von Neumann

- ☐ est un modèle abstrait et ne peut être mis en oeuvre
- ☐ est toujours valable, avec quelques ajustements
- ☐ est utilisé uniquement dans les systèmes embarqués
- ☐ n'a qu'un intérêt historique et n'est plus utilisé aujourd'hui