Etapa 1: Ler o arquivo de descrição de um circuito QCA (padrão do QCADesigner) e obter todas as células que compõe o projeto.

* Colocar as células na matriz multidimensional circuit\_layout[x][y][zone], onde x e y são as coordenadas centrais das células mapeadas para os números naturais e zone varia de 0 a 3.
* Deixar armazenado em variáveis quais células são entrada e quais são saídas do circuito.

Etapa 2: Gerar a representação em grafo do circuito.

* A partir de cada célula de entrada, observar se as células vizinhas e da mesma zona já tem a configuração espacial de alguma lógica definida. Utilizar o raio de influência (parâmetro contido no arquivo do QCADesigner) como critério de vizinhança.
* Cada porta lógica deverá ser um nó no grafo e deverá ter como atributo o número da zona de clock, a operação lógica que realiza, entre outras informações relevantes.
* As células vizinhas da zona seguinte é que determinam quais são as arestas do grafo.
* Cada pedaço de fio (contendo uma única zona) deverá também ser representado como um nó.

Etapa 3: Realizar o cálculo de energia tal qual o modelo apresentado na aula.