动手写操作系统笔记

本文的编译的codes在IA32平台上

ubuntu14.04安装环境bochs，按照这个文章可以成功安装bochs，记得安装nasm

http://blog.csdn.net/time4/article/details/25079417

**第一章 软盘模拟启动P21**

当PC上电后，如果是从软盘启动，计算机就会检查软盘的0面0磁道1扇区，sector[510]=0x55，且sector[511]=0xAA结束，则BIOS认为它是一个引导扇区，也就是我们说的Boot Sector。当然一个正确的Boot Sector除了以0xAA55结束之外，还应该包含一段少于512B的执行码。

一旦BIOS发现了Boot Sector，就会将这512B的内容装在到内存的0000:7c00处(所以后面的代码开始会定义在0x7c00位置)，然后跳转到0000:7c00处将控制权彻底交给这段引导代码。到此为止，计算机不再由BIOS中固有的程序来控制，而变成操作系统的一部分来控制。

**代码**

chapter1/a/boot.asm

org 07c00h ; 告诉编译器程序加载到7c00处

mov ax, cs ; ds es两个段寄存器指向与cs相同的段，以便在以后进行数据操作的时候能定位到正确的位置

mov ds, ax

mov es, ax

call DispStr ; 调用显示字符串例程

jmp $ ; 无限循环

DispStr:

mov ax, BootMessage

mov bp, ax ; ES:BP = 串地址

mov cx, 16 ; CX = 串长度

mov ax, 01301h ; AH = 13, AL = 01h

mov bx, 000ch ; 页号为0(BH = 0) 黑底红字(BL = 0Ch,高亮)

mov dl, 0

int 10h ; 10h 号中断

ret

BootMessage: db "Hello, OS world!"

times 510-($-$$) db 0 ; 填充剩下的空间，使生成的二进制代码恰好为512字节

dw 0xaa55 ; 结束标志

(1)在NASM中，任何不被方括号[]括起来的标签或变量名都被认为是地址

foo dw 1

mov ax, foo 把foo的地址传给ax

mov bx, [foo] 把bx的值赋为1

(2)关于$和$$，$表示当前行被汇编的地址，$$一个节section的汇编后的起始地址，由于本程序只有一个section，那么实际上它表示程序被编译后的开始地址

ndisasm -o 0x7c00 boot.bin >> disboot.asm

00007C09 EBFE jmp short 0x7c09

$ = 0x7c09

$$ = 0x7c00

times 510-($-$$) db 0 ; 重复510-($-$$)遍，填充0x00,也就是说程序到这里有510B大小，加上结束标志正好512B

**配置文件**

~/MyOS/bochs-work/chapter1/a/bochsrc

**命令**

bximage，选fd，然后一路回车

nasm boot.asm -o boot.bin

dd if=boot.bin of=a.img bs=512 count=1 conv=notrunc

bochs，即可出现如下截图



**第三章 保护模式(Protect Mode) P57**

**3.1认识保护模式P57**

开头给了一段程序，bochs-work/chapter3/a/pmtest1.asm，这段代码主要分三大块儿：

1. [SECTION .gdt]定义一些宏

2. [SECTION .s16]一块16位代码段，处在实模式中，然后跳转到32位代码段

3. [SECTION .s32]一块32位代码段，由实模式跳入，最后打印给红色的字母P

编译一下

nasm pmtest1.asm -o pmtest1.com

本文是在WIN7下安装的DOSBox环境中运行，如下图所示



图3-1 pmtest1.com执行结果

通过上面的介绍，我们了解到的内容如下：

● 程序定义了一个叫做GDT的数据结构

● 16位代码段进行了一些与GDT有关的操作

● 程序最后跳到32位代码中做了一点操作显存的工作

那么问题来了

● GDT是什么？它是干什么用的？

● 程序对GDT做了什么？

● jmp dword SelectorCode32:0 跟我们以前用过的jmp有什么不同？

**3.1.1 GDT(Global Descriptor Table) P62**

在IA32下，CPU有两种工作模式：实模式和保护模式。当我们打开自己的PC，开始时CPU是工作在实模式下的，经过某种机制之后，才进入保护模式。在保护模式下，CPU有着巨大的寻址能力，并为强大的32位操作系统提供了更好的硬件保障。类比与新旧政策的更替。

旧政策，Intel 8086是16位的CPU，16位的Register，16位的Data Bus，20位的Address Bus和1MB的寻址能力。

物理地址(Physical Address) = 段值(Segment)\*16 + 偏移(Offset)

其中，段值和偏移都是16位的。

从80386开始，Intel家族的CPU进入32位时代。80386有32位地址线，所以寻址空间可以达到4GB。所以，单从寻址这方面来说，使用16位寄存器的方法已经不够用了。这时候，我们需要新的方法来提供更大的寻址能力，当然能猜到的是保护模式也不仅仅在这一方面。

在实模式下，16位寄存器需要用“段:偏移”这种方法才能达到1MB的寻址能力。新政策下，地址线仍然用“SEG:OFFSET”这样形式表示，只不过保护模式下“段”的概念发生了根本性的变化。实模式下，段值还是可以看做是地址的一部分的；而在保护模式下，虽然段值仍然由原来的16位的cs、ds等寄存器表示，但此时它仅仅变成了一个索引，这个索引指向一个数据结构的一个表项，表项中详细定义了段的起始地址、界限、属性等内容。这个数据结构就是GDT(实际上还可能是LDT，这个以后说明)。GDT中的表项也有一个专门的名字，叫做描述符(Descriptor)。

也就是说，GDT的作用是用来提供段式存储机制，这种机制是通过段寄存器和GDT中的描述符共同组成。

图3-2 代码段和数据段描述符

由图3-2可以看出来，段描述符定义一个段的基址和界限，除了BYTE5和BYTE6中的一堆属性看着有点复杂，先不去管它。

本例的GDT中共有3个描述符，为方便起见，分别成为DESC\_DUMMY、DESC\_CODE32和DESC\_VIDEO。其中DESC\_VIDEO = 0b8000h，指向的是显存。

在[SECTION.s32]中有两行代码

mov ax, SelectorVideo

mov gs, ax

其中 SelectorVideo的定义是

SelectorVideo equ LABEL\_DESC\_VIDEO - LABEL\_GDT

直观地看，它好像是DESC\_VIDEO这个描述符相对于GDT基址的偏移。实际上，它有一个专门的名称，叫做选择子(Selector)，它也不是一个偏移，而是稍稍复杂一些，它的结构如图3-3所示。



图3-3 选择子(Selector)的结构

不难理解，当TI和RPL都为零时，选择子就变成了对应，描述符相对于GDT基址的偏移。

在程序快结束的位置，你可以找到这一行：

mov [gs:edi], ax

看到这里，大家肯定已经明白了，gs的值是SelectorVideo，它对应DESC\_VIDEO，这条指令把ax的值写入显存中偏移位edi的位置。

我们可以看一下示意图，注意这只是个示意图，真实情况比这个复杂的多。

下图3-4可以看出，“段:偏移”形式的逻辑地址(Logical Address)经过段机制转化成“线性地址”(Linear Address)，而不是“物理地址”(Physical Address)，其中的原因以后会提到。在上面的程序中，线性地址就是物理地址。另外，包含描述符的，不仅可以是GDT，也可以是LDT。

这样，我们分析了整个程序两个部分，第一部分宏定义和第三部分[SECTION .s32]，剩下第二部分[SECTION .s16],它的任务一定就是从实模式向保护模式跳转了。下面我们就看一下实模式如何转换到保护模式的。

**3.1.2 实模式到保护模式，不一般的jmp P65**

对应这代码，先看一下初始化 32 位代码段描述符，先将LABEL\_SEG\_CODE32的物理地址赋给eax，然后把分成三部分赋给描述符DESC\_CODE32中的相应位置。由于DESC\_CODE32的段界限和属性已经指定，所以至此，DESC\_CODE32的初始化全部完成。

接下来的动作把GDT的物理地址填充到了GdtPtr这个6字节的数据结构中，然后执行了指令

lgdt [GdtPtr]

这一句的作用是将GdtPtr指示的6字节加载到寄存器gdtr，gdtr的结构如图3-5所示



下面是关中断，之所以是关中断，是因为保护模式下中断处理的机制是不同的，不关掉中断将会出现错误。

再下面几句的作用是打开A20地址线，那么什么是A20呢？这又是一个历史问题。8086只有20位地址总线，只能寻址到1MB，那么如果试图访问超过1MB的地址时，系统会回卷回去(wrap-around)，重新从地址零开始寻址。可是，到了80286时，真的可以访问1MB以上的内存了，

那么就不应该回卷寻址，为了保证向上兼容，IBM相出一个办法，使用键盘控制器(8042芯片)来控制第20个(从零开始数)地址位，这就是A20地址线，如果不被打开，第20个地址位将会总是零。

那么，原文中通过操作端口92h将A20地址线打开，注意方法并不是唯一的。

然后是把寄存器cr0的第0位置为1,这一位是决定实模式和保护模式的关键



如图3-6,cr0的第0位是PE位，此位为0时，CPU运行于实模式，为1时，CPU运行于保护模式。但是，此时cs的值仍然是实模式下的值，我们需要把代码段的选择子转入cs，所以，我们需要jmp指令：

jmp dword SelectorCode32:0

至此，新政策代替旧政策，我们进入保护模式。

不过，这个jmp比看起来还要复杂一点，因为它不得不放在16位的段中，目标地址却是32位的。从这一点看，它是混和16位和32位的代码。所以，这个jmp跟一般的jmp是很不相同的，直接这样写是不严谨的

jmp SelectorCode32:0；错误！

因为偏移地址应该是32位的，这样编译出来的只是16位的代码。假设目标地址的偏移不是0,而是一个32位的值，比如jmp SelectorCode32:0x12345678，则编译后偏移会被截断，只剩下0x5678。

所以，这个特殊的跳转需要特殊方法来处理。Linux采用DB指令，NASM则加一个dowrd。

至此，我们已经成功进入保护模式，下面总结一下进入保护模式的主要步骤：

(1)准备GDT

(2)用lgdt加载gdtr

(3)打开A20

(4)置cr0的PE位

(5)跳转，进入保护模式

**3.1.3 描述符属性 P67**

类似Linux的ELF描述，比如描述是否可执行。这里说一下一致代码段，他就是关于特权级别的限制，原文描述不一定完全正确，先列举一例吧，比如对于非一致代码段：

高特权级下不能调用低特权级的代码，为了避免低特权级代码获得高特权级从而能执行某些系统指令；需要使用调用门。

**3.2保护模式进阶 P70**

**3.2.1海阔凭鱼跃**

体验保护模式访问1MB以上内存的能力，关闭A20,并跳回实模式。有些地方需要注意：

代码目录bochs-work/chapter3/b/

[SECTION .data1] ; 数据段

ALIGN 32

[BITS 32]

LABEL\_DATA:

SPValueInRealMode dw 0

; 字符串

PMMessage: db "In Protect Mode now. ^-^", 0 ; 进入保护模式后显示此字符串

OffsetPMMessage equ PMMessage - $$

StrTest: db "ABCDEFGHIJKLMNOPQRSTUVWXYZ", 0

OffsetStrTest equ StrTest - $$

DataLen equ $ - LABEL\_DATA

; END of [SECTION .data1]

$$表示当前节(section)的开始处的地址。也就是说PMMessage-$$表示字符串PMMessage相对于本节的开始处(即LABEL\_DATA处)的偏移，再联系下我们定义的段基址

; 初始化数据段描述符

xor eax, eax

mov ax, ds

shl eax, 4

add eax, LABEL\_DATA

mov word [LABEL\_DESC\_DATA + 2], ax

shr eax, 16

mov byte [LABEL\_DESC\_DATA + 4], al

mov byte [LABEL\_DESC\_DATA + 7], ah

从这里我们看出，数据段的基址便是LABEL\_DATA的物理地址。于是OffsetPMMessage 既是字符串相对于LABEL\_DATA的偏移，也是其在数据段中的偏移。我们在保护模式下需要用到的正是这个偏移，而不在是实模式下的地址。

另外一个就是保护模式回到实模式比之前实模式跳到保护模式要复杂一些。在准备结束保护模式回到实模式之前，需要加载一个合适的描述符选择子到有关段寄存器，以使对应段描述符高速缓冲寄存器中含有合适的段界限和属性。而且我们不能从32位代码段返回实模式，只能从16位代码段中返回。这是因为无法实现从32位代码段返回时cs高速缓冲寄存器中的属性符合实模式的要求(实模式不能改变段属性)。

所以，程序中新增了一个Normal描述符

LABEL\_DESC\_NORMAL: Descriptor 0, 0ffffh, DA\_DRW ; Normal 描述符

在返回实模式之前把对应的选择子SelectorNormal加载到ds、es、和ss。

[SECTION .s16code]

ALIGN 32

[BITS 16]

LABEL\_SEG\_CODE16:

; 跳回实模式:

mov ax, SelectorNormal

mov ds, ax

mov es, ax

mov fs, ax

mov gs, ax

mov ss, ax

mov eax, cr0

and al, 11111110b

mov cr0, eax

LABEL\_GO\_BACK\_TO\_REAL:

jmp 0:LABEL\_REAL\_ENTRY ; 段地址会在程序开始处被设置成正确的值

Code16Len equ $ - LABEL\_SEG\_CODE16

这个段是通过[SECTION .s32]中的jmp SelectorCode16:0跳进来的，段界限和属性和处理好后，

然后就是请cr0的PE位，接下来跳转的段地址是0，我们先看下程序的开始处

[SECTION .s16]

[BITS 16]

LABEL\_BEGIN:

mov ax, cs

mov ds, ax

mov es, ax

mov ss, ax

mov sp, 0100h

mov [LABEL\_GO\_BACK\_TO\_REAL+3], ax

ax的作用就是为了回到实模式的这个跳转指令正确的段地址，这条指令的机器码如图3-7所示。



上图告诉我们，LABEL\_GO\_BACK\_TO\_REAL+3 恰好就是Segemtn的地址，而mov [LABEL\_GO\_BACK\_TO\_REAL+3], ax 这一语句ax值已经是实模式下的cs(记做cs\_real\_mode)了，所以它将把cs保存到Segment的位置，等到jmp指令执行时，它已经不再是

jmp 0:LABEL\_REAL\_ENTRY

而变成了：

jmp cs\_real\_mode:LABEL\_REAL\_ENTRY

它将跳转到标号LABEL\_REAL\_ENTRY处。

然后重新设置各个寄存器的值，恢复sp的值，然后关闭A20,打开中断，回到原来的样子。

程序运行结果如下，回车后，又返回了DOS



**3.2.2 LDT(Local Descriptor Table)**

程序中起了一个单独的任务在LDT中，LDT类似GDT，不同的是T1位置需要置1，多任务处理的雏形。在运用它时，需要先用lldt指令加载ldtr。步骤总结如下：

(1)增加一个32位的代码段，内容不妨尽量简单。

(2)增加一个段，内容是一个描述符表(LDT)，可以只有一个代码段描述符，也可以添加更多的描述符描述更多的段。注意，涉及的选择子的T1位是1。

(3)在GDT中增加一个描述符，用以描述这个LDT，同时要定义其描述符。

(4)增加新添的描述符的初始化代码，主要是针对段基址。

(5)用新加的LDT描述的局部任务准备完毕。

(6)使用前用lldt指令夹在ldtr，用jmp指令跳转等方式运行。

我们已经看到，在描述符中段基址和段界限定义了一个段的范围，对超越段界限之外的地址的访问是被禁止的，这无疑是对段的一种保护。另外，有点复杂的段属性作为对于一个段各个方面的定义规定和限制了段的行为和性质，从功能上来讲，这仍然是一种保护。下面就介绍涉及到保护的进阶知识，特权级。

**3.2.3特权级 P82**

DPL Descriptor Privilege Level，RPL Requested Privilege Level，前面所有的例子都是运行在最高特权级下，所以涉及到的DPL和RPL都是0(最高特权级)。

在IA32的分段机制中，特权级总共有4个特权级别，从高到低分别是0、1、2、3。数字越小表示的特权级越大。如果特权级低的任务在不被允许的情况下访问特权级高的段，将会产生常规保护错误(#GP)。



这里，由于数据越大表示的特权级越小，所以有时为避免混淆，也将高特权级称做内层，而把低特权级称做外层。

**3.2.3.1 CPL、DPL、RPL**

**1. CPL(Current Privilege Level)**

CPL是当前执行的程序或任务的特权级。它被存储在CS和SS的第0位和第1位上。通常情况下，CPL等于代码所在的段的特权级。当程序转移到不同特权级的代码段时，处理器将改变CPL。

在遇到一致代码段时，情况稍稍有点特殊，一直代码段可以被相同或者更低特权级的代码访问。当处理器访问一个与CPL特权级不同的一致代码段时，CPL不会被改变。

**2. DPL(Descriptor Privilege Level)**

DPL表示段或者门的特权级。它被存储在段描述符或者门描述符的DPL字段中，当当前代码段试图访问一个段或者门时，DPL将会和CPL以及段或门选择子的RPL相比较，根据段或者门类型的不同，DPL将会被区别对待，根据段或者门类型的不同，DPL将会被区别对待，下面介绍一个各种类型的段或者门的情况

●**数据段：**DPL规定了可以访问此段的最低特权级。比如，一个数据段的DPL是1,那么只有运行在CPL为0或者1的程序才有权限访问它。

●**非一致代码段(不使用调用门的情况下)：**DPL规定访问此段的特权级。比如一个非一致代码段的特权级为0,那么只有CPL为0的程序才可以访问它。

●**调用门：**DPL规定了当前执行的程序或任务可以访问此调用门的最低特权级，规则同数据段

●**一致代码段和通过调用门访问的非一致代码段：DPL规定了访问此段的最高特权级。**

比如，一个一致代码段的DPL是2,那么CPL为0和1的程序将无法访问此段。

●**TSS：**DPL规定了可以访问此TSS的最低特权级，规则同数据段

**3. RPL(Requested Privilege Level)**

RPL是通话段选择子的第0位和第1位表现出来的。处理器通过检查RPL和CPL来确认一个访问请求是否合法。即便提出访问请求的段有足够的特权级，如果RPL不够也是不行的。也就是说，如果RPL的数字比CPL大(数字越大特权级越低)，那么RPL将会起决定性作用，反之亦然。

操作系统过程往往用RPL来避免低特权级应用程序访问高特权级段内的数据。当操作系统过程(被调用过程)从一个应用程序(调用过程)接收到一个选择子时，将会把选择子的RPL设成调用者的特权级。于是，当操作系统用这个选择子去访问相应的段时，处理器将会用调用过程的特权级(已经被存到RPL中)，而不是更低的操作系统过程的特权级(CPL)进行特权检验。这样，RPL就保证了操作系统不会越俎代庖地代表一个程序去访问一个段，除非这个程序本身是有权限的。

**3.2.3.2一个小试验**

复制文件pmtest3.asm → pmtest3.2.3.2.asm，修改LABEL\_DESC\_DATA的DPL属性修改为1

LABEL\_DESC\_DATA: Descriptor 0, DataLen - 1, DA\_DRW+DAPL1

继续修改，把对刚才修改过的数据段的选择子的RPL改为3:

SelectorData equ LABEL\_DESC\_DATA - LABEL\_GDT + SA\_RPL3

用DOSbox运行后，会卡住，DOSbox自己退出了，系统崩溃了。原因就在于我们违反了特权级的规则，用RPL=3的选择子去访问DPL=1的段，于是引起异常。而我们又没有相应的异常处理模块，于是最为严重的情况发生了。

**3.2.3.3 不同特权代码段之间的转移**

程序从一个代码段转移到另一个代码段之前，目标代码段的选择子会被加载到cs中。作为夹在过程的一部分，处理器将会检查描述符的界限、类型、特权级等内容。如果检验成功，cs将被加载，程序控制将转移到新的代码段中，从eip指示的位置开始执行。

程序控制转移的发生，可以是由指令jmp、call、ret、sysenter、sysexit、int n、iret引起的，也可以由中断和异常机制引起。

使用jmp或call指令可以实现下列4种转移：

● 目标操作数包含目标代码段的段选择子

● 目标操作数指向一个包含目标代码段选择子的调用门描述符

● 目标操作数指向一个包含目标代码段选择子的TSS

● 目标操作数指向一个任务门，这个任务门指向一个包含目标代码段选择子的TSS

这4中方式可以看做是两大类，一类是通过jmp和call的直接转移(上述第1种)，另一类是通过某个描述符的间接转移(上述第2、3、4种)。下面就来分别看一下。

**1. 通过jmp或call进行直接转移**

我们在3.1.3节中对通过jmp或call进行直接转移已经有过一些讨论，如果目标是非一致代码段，要求CPL必须等于目标段的DPL，同时要求RPL小于等于DPL；如果目标是一直代码段，则要求CPL大于或者等于目标段的DPL，RPL此时不做检查。当转移到一致代码段中后，CPL会被延续下来，而不会变成目标代码段的DPL。也就是说，通过jmp和call所能进行的代码段间转移是非常有限的，对于非一致代码段，只能在相同特权级代码段之间转移。遇到一致代码段也最多能从低到高，而且CPL不会改变。如果想自由地进行不同特权级之间的转移，显然需要其他几种方式，即运用门描述符或者TSS。

**2.调用门初体验**

门描述符的结构，直观来看，一个门描述了由一个选择子和一个偏移所指定的线性地址，程序正是通过这个地址进行转移的。门描述符分为4种：

● 调用门(Call gates)

● 中断门(Interrupt gates)

● 陷阱门(Trap gates)

● 任务门(Task gates)

其中，中断门和陷阱门是特殊的调用门，将会在后面的章节中提到，我们先来介绍调用门。来看一个例子，在这个例子中，我们用到调用门。为简单起见，先不涉及任何特权级变换，而是先来关注它的工作方法。

在pmtest3.asm的基础上增加一个代码段作为通过调用门转移的目标段，见d/pmtest4.asm

[SECTION .sdest]; 调用门目标段

[BITS 32]

LABEL\_SEG\_CODE\_DEST:

;jmp $

mov ax, SelectorVideo

mov gs, ax ; 视频段选择子(目的)

mov edi, (80 \* 12 + 0) \* 2 ; 屏幕第 12 行, 第 0 列。

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, 'C'

mov [gs:edi], ax

retf

SegCodeDestLen equ $ - LABEL\_SEG\_CODE\_DEST

; END of [SECTION .sdest]

这个段的代码沿用我们以前的方法打印一个字符。我们打算用call指令调用将要建立的调用门，所以，在这段代码的结尾处调用了一个retf指令。

现在来加入这个代码段的描述符：

LABEL\_DESC\_CODE\_DEST: Descriptor 0,SegCodeDestLen - 1, DA\_C + DA\_32

同时加入初始化这个描述符的代码：

xor eax, eax

mov ax, cs

shl eax, 4

add eax, LABEL\_SEG\_CODE\_DEST

mov word [LABEL\_DESC\_CODE\_DEST + 2], ax

shr eax, 16

mov byte [LABEL\_DESC\_CODE\_DEST + 4], al

mov byte [LABEL\_DESC\_CODE\_DEST + 7], ah

这段代码想必你已经非常熟悉了，我们每初始化一个描述符都会进行这项操作，以后再添加一个描述符时也是这样，到时为节省篇幅，类似代码将略过不提。

目标代码段的描述符如下：

SelectorCodeDest equ LABEL\_DESC\_CODE\_DEST - LABEL\_GDT

好了，现在添加调用门：

LABEL\_CALL\_GATE\_TEST: Gate SelectorCodeDest, 0, 0, DA\_386CGate + DA\_DPL0

这里，我们用了一个宏Gate来初始化这个门描述符，Gate的定义在pm.inc中可以找到：

%macro Gate 4

dw (%2 & 0FFFFh) ; 偏移 1 (2 字节)

dw %1 ; 选择子 (2 字节)

dw (%3 & 1Fh) | ((%4 << 8) & 0FF00h) ; 属性 (2 字节)

dw ((%2 >> 16) & 0FFFFh) ; 偏移 2 (2 字节)

%endmacro ; 共 8 字节

这个宏和Descriptor宏有点类似，也是将描述符的构成要素分别安置在相应的位置，使代码看起来非常清晰。

我们的门描述符的属性是DA\_386CGate，表明它是一个调用门。里面指定的选择子是SelectorCodeDest，表明目标代码段是刚刚添加的代码段。偏移地址是0,表示将跳转到目标代码段的开头处。另外，我们把DPL指定为0。

调用门对应的选择子的定义如下：

SelectorCallGateTest equ LABEL\_CALL\_GATE\_TEST - LABEL\_GDT

好了，现在我们的调用门准备就绪了，它指向的位置是SelectorCodeDest:0，即标号LABEL\_SEG\_CODE\_DEST处的代码。

我们刚刚说过，用一个call指令来使用这个调用门是个好主意：

call SelectorCallGateTest:0 ; 测试调用门（无特权级变换），将打印字母 'C'。

它被放在进入局部任务之前，由于我们新加的代码以指令retf结尾，所以最终代码将会跳回到call指令的下面继续执行。所以，我们最终看到的结果应该是在pmtest3.exe执行结果的基础上多出一个红色的字母C。



调用门这种听起来很可怕的东西本质上只不过是个入口地址，只是增加了若干的属性而已。其实，在我们的例子中所用到的调用门完全等同一个地址，我们甚至可以把使用调用门进行跳转的指令修改到调用门内指定的地址的指令：

call SelectorCodeDest:0

运行一下，效果完全相同的。

可是，调用门显然不是多此一举的东西，因为我们将要用它来实现不同特权级的代码之间的转移。下面我们就来介绍一下使用调用门进行转移时特权级检验的规则。

假设我们想由代码A转移到代码B，运用一个调用门G，即调用门G中的目标选择子指向代码B的段。实际上，我们涉及了这么几个要素：CPL、RPL、代码B的DPL(记做DPL\_B)、调用门G的DPL(记做DPL\_G)。根据3.2.3.1中提到的，A访问G这个调用门时，规则相当于访问一个数据段，要求CPL和RPL都小于或者等于DPL\_G。换句话说，CPL和RPL需在更高的特权级上。

除了这一步符合要求之外。系统还将比较CPL和DP\_B。如果一致代码段，需DPL\_B≦CPL；如果是非一致代码段的话，call指令和jmp指令又有所不同。在用call指令时，需DPL\_B≦CPL，在用jmp指令，只能是DPL\_B=CPL。

综上所述，调用门使用时特权检验的规则如表3-4所示。

表3-4 调用门特权级规则

|  |  |  |
| --- | --- | --- |
|  | call | jmp |
| 目标是一致代码段 | CPL≦DPL\_G, RPL≦DPL\_G, DPL\_B≦CPL | |
| 目标是非一致代码段 | CPL≦DPL\_G, RPL≦DPL\_G,  DPL\_B≦CPL | CPL≦DPL\_G, RPL≦DPL\_G  DPL\_B=CPL |

也就是说，通过调用门和call指令，可以实现从低特权级到高特权级的转移，无论目标代码段是一致的还是非一致的。

在coding实现一个特权级变化之前，还需要学习的一件事情是堆栈，因为特权级发生变化的时候，堆栈也要发生变化。处理器的这种机制避免了高特权级的过程由于栈空间不足而崩溃。而且，如果不同特权级共享同一个堆栈的话，高特权级的程序可能因此受到有意或无意的干扰。

**3.回忆——关于堆栈**

在我们程序中，指令call DispReturn和call SelectorCodeDest:0显然不同。与在实模式下类似，如果一个调用或跳转指令是在段间而不是段内进行的，那么我们称之为“长”的(Far jmp/call)，反之，如果在段内则是“短”的(Near jmp/call)。

那么长的和短的jmp或call有什么分别呢？对于jmp而言，仅仅是结果不同罢了，短跳转对应段内，而长跳转对应段间；而call则稍微复杂一些，因为call指令是会影响堆栈的，长调用和短调用对堆栈的影响是不同的。我们下面的讨论只考虑32位的情况，对于短调用来说，call指令执行时下一条指令的eip压栈，到ret指令执行时，这个eip会被从堆栈中弹出，如图3-14所示。



push param1

push param2

push param3

call foo

nop

…...

foo:

…...

ret 3

图3-14中的调用者eip对应这里的nop指令地址。而在函数foo调用最后一条指令ret(带有参数)返回之前和之后，堆栈的变化如图3-15所示。

这是短调用的情况，长调用的情况也与此类似，容易想到，返回的时候跟调用的时候一样也是“长”转移，所以返回的时候也需要调用者的cs，于是call指令执行时，被压栈的就不仅有eip，还应该有cs，如图3-16所示。

相应地，带参数的ret指令执行前后的情形如图3-17所示。



**4.通过调用门进行有特权级变换的转移——理论篇**

上面是我们对前面内容的一点再讨论，联系当前通过调用门的转移，我们想到，call一个调用门也是长调用，情况应该跟上面所说的长调用差不多才对。可是，正如我们已经提到的，由于一些原因堆栈发生了切换，也就是说，call指令执行前后的堆栈已经不再是同一个。这样一来问题出现了，我们在堆栈A中压入参数和返回时地址，等到需要使用它们的时候堆栈已经变成B了，这该怎么办呢？Intel提供了这样一种机制，将堆栈A的诸多内容复制到堆栈B中，如图3-18所示。



这里，我们涉及到两个堆栈。事实上，由于每一个任务最多都可能在4个特权级间转移，所以，每个任务实际上需要4个堆栈。可是，我们只有一个ss和一个esp，那么当发生堆栈切换，我们该从哪里获得其余堆栈的ss和esp呢？实际上，这里涉及到一样新事物TSS(Task-State Stack)，它是一个数据结构，里面包含多个字段，32位TSS如图3-19所示。



可以看出，TSS包含很多个字段，但是在这里，我们只关注偏移4到偏移27的3个ss和3个esp。当发生堆栈切换时，内层的ss和esp就是从这里取得的。

比如，我们当前所在的是ring3，当转移至ring1时，堆栈将被自动切换到由ss1和esp1指定的位置。由于只是在由外层到内层(低特权级到高特权级)切换时新堆栈才会从TSS中取得，所以TSS中没有位于最外层的ring3的堆栈信息。

好了，新堆栈的问题已经解决，就让我们看一下整个的转移过程是怎样的。下面就是CPU在整个过程中所做的工作：

(1)根据目标代码段的DPL(新的CPL)从TSS中选择应该切换至那个ss和esp。

(2)从TSS中读取新的ss和esp。在这过程中如果发现ss、esp或者TSS界限错误都会导致无效TSS异常(#TS)。

(3)对ss描述符进行检验，如果发生错误，同样产生#TS异常。

(4)暂时性地保存当前ss和esp的值。

(5)加载新的ss和esp。

(6)将刚刚保存起来的ss和esp的值压入新栈。

(7)从调用者堆栈中将参数复制到被调用者(新堆栈)中，复制参数的数目由调用门中Param Count一项来决定。如果Param Count是零的话，将不会复制参数。

(8)将当前的cs和eip压栈。

(9)加载调用门中指定的新的cs和eip，开始执行被调用者过程。

在第(7)步中，我们终于明白了调用门中Param Count的作用，至此，调用门中各个部分的作用不再留有疑问。要说明的是，Param Count只有5位，也就是说，最多只能复制31个参数。如果参数多于31个该怎么办呢？这时可以让其中的某个参数变成指向一个数据结构的指针，或者通过保存在新堆栈里的ss和esp来访问旧堆栈中的参数。

好了，此刻如果你结合图3-19和上述步骤，一定可以理解通过调用门进行由外层到内层调用的全过程。那么，正如call指令对应ret，调用门也面临返回的问题。通过图3-14和图3-15、图3-16和图3-17这两组对比，我们发现，ret基本上是call的反过程，只是带参数的ret指令会同时释放事先被压栈的参数。

实际上，ret这个指令不仅可以实现短返回和长返回，而且可以实现带有特权级变换的长返回。由被调用者到调用者的返回过程中，处理器的工作包含以下步骤：

(1)检查保存的cs中的RPL以判断返回时是否要变换特权级。

(2)加载被调用者堆栈上的cs和eip(此时会进行代码段描述符和选择子类型和特权级检验)。

(3)如果ret指令含有参数，则增加esp的值以跳过参数，然后esp将指向被保存过的调用者ss和esp。注意，ret的参数必须对应调用门中的Param Count的值。

(4)加载ss和esp，切换到调用者堆栈，被调用者的ss和esp被丢弃。在这里将会进行ss描述符、esp以及ss段描述符的检验。

(5)如果ret指令含有参数，增加esp的值以跳过参数(此时已经在调用者堆栈中)。

(6)检查ds、es、fs、gs的值，如果其中哪一个寄存器指向的段的DPL小于CPL(此规则不适用于一致代码段)，那么一个空描述符会被加载到该寄存器。

图3-20可以比较形象地表示出这个过程。

综上所述，使用调用门的过程实际上分为两个部分，一部分是从低特权级到高特权级，通过调用门和call指令来实现；另一部分则是从高特权级到低特权级，通过ret指令来实现。说到这里，我想你一定明白了，通过ret的指令可以实现由高特权级到低特权级的转移。

**5.进入ring3**

我们已经知道，在ret指令执行前，堆栈中应该已经准备好了目标代码段的cs、eip，以及ss和esp，另外，还可能有参数。这些可以是处理器压入栈的，当然，也可以由我们自己压栈。在我们的例子中，在ret前的堆栈如图3-21所示。

这样，执行ret之后，就可以转移到低特权级代码中了。我们还是在前文所写的程序pmtest4.asm基础上做一些修改，参考chapter3/e/pmtest5.asm。我们至少要添加一个ring3的代码段和一个ring3的堆栈段。首先添加一个代码段：

; CodeRing3

[SECTION .ring3]

ALIGN 32

[BITS 32]

LABEL\_CODE\_RING3:

mov ax, SelectorVideo

mov gs, ax ; 视频段选择子(目的)

mov edi, (80 \* 14 + 0) \* 2 ; 屏幕第 14 行, 第 0 列。

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, '3'

mov [gs:edi], ax

jmp $

SegCodeRing3Len equ $ - LABEL\_CODE\_RING3

; END of [SECTION .ring3]

这个代码非常简单，仍然跟[SECTION .la]和[SECTION .sdest]的内容差不多，同样是打印一个字符。只是需要注意，由于这段代码运行在ring3，而在其中由于需要写显存而访问到了VIDEO段，为了不会产生错误，我们需要把VIDEO段的DPL修改为3:

LABEL\_DESC\_VIDEO: Descriptor 0B8000h, 0ffffh, DA\_DRW + DA\_DPL3 ; 显存首地址

可以看到，在现实完数字3之后，执行了一句jmp $，从而程序不再继续执行。之所以这样做，是为了先验证一下由ring0到ring3的转移是否成功。如果屏幕上出现红色的3,并且停住不动，不再返回DOS，则说明转移成功。

然后添加新段对应的描述符：

LABEL\_DESC\_CODE\_RING3: Descriptor 0, SegCodeRing3Len - 1, DA\_C + DA\_32 + DA\_DPL3 ; 非一致代码段, 32

对应的选择子：

SelectorCodeRing3 equ LABEL\_DESC\_CODE\_RING3 - LABEL\_GDT + SA\_RPL3

我们用SA\_RPL3将RPL也设成了3。

初始化描述符的代码与初始化其他描述符的代码类似，在此略去。

然后添加一个堆栈段：

; 堆栈段ring3

[SECTION .s3]

ALIGN 32

[BITS 32]

LABEL\_STACK3:

times 512 db 0

TopOfStack3 equ $ - LABEL\_STACK3 - 1

; END of [SECTION .s3]

它的描述符是这样的：

LABEL\_DESC\_STACK3: Descriptor 0, TopOfStack3, DA\_DRWA + DA\_32 + DA\_DPL3

选择子是这样的：

SelectorStack3 equ LABEL\_DESC\_STACK3 - LABEL\_GDT + SA\_RPL3

至此，代码段和堆栈段都已经准备好了。让我们将ss、esp、cs、eip依次压栈，并且执行retf指令：

.2: ; 显示完毕

call DispReturn

push SelectorStack3

push TopOfStack3

push SelectorCodeRing3

push 0

retf ; Ring0 -> Ring3，历史性转移！将打印数字 '3'。

此段代码放在显示完字符串“In Protect Mode now.”后立即执行。

编译，运行后，我看将会看到红色的3，这表明我们由ring0到ring3的历史性转移成功完成！这是我们第一次进入不同的特权级别！

**6.通过调用门进行有特权级变换的转移——实践篇**

既然已经位于ring3中了，就让我们试验一下调用门的使用。将[SECTION.ring3]的代码稍作修改：

LABEL\_CODE\_RING3:

mov ax, SelectorVideo

mov gs, ax ; 视频段选择子(目的)

mov edi, (80 \* 14 + 0) \* 2 ; 屏幕第 14 行, 第 0 列。

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, '3'

mov [gs:edi], ax

call SelectorCallGateTest:0 ; 测试调用门（有特权级变换），将打印字母 'C'。

jmp $

SegCodeRing3Len equ $ - LABEL\_CODE\_RING3

; END of [SECTION .ring3]

在进入死循环之前，我们增加了使用调用门的指令，这个调用门是我们之前定义的，可是，为了满足CPL和RPL都小于等于调用门DPL的条件，我们必须同时修改调用门：

LABEL\_CALL\_GATE\_TEST: Gate SelectorCodeDest, 0, 0, DA\_386CGate + DA\_DPL3

编译，运行。什么？出现错误？你可能想起来了，从低特权级到高特权级转移的时候，需要用到TSS，我们就来准备一个TSS：

[SECTION .tss]

ALIGN 32

[BITS 32]

LABEL\_TSS:

DD 0 ; Back

DD TopOfStack ; 0 级堆栈

DD SelectorStack ;

DD 0 ; 1 级堆栈

DD 0 ;

DD 0 ; 2 级堆栈

DD 0 ;

DD 0 ; CR3

DD 0 ; EIP

DD 0 ; EFLAGS

DD 0 ; EAX

DD 0 ; ECX

DD 0 ; EDX

DD 0 ; EBX

DD 0 ; ESP

DD 0 ; EBP

DD 0 ; ESI

DD 0 ; EDI

DD 0 ; ES

DD 0 ; CS

DD 0 ; SS

DD 0 ; DS

DD 0 ; FS

DD 0 ; GS

DD 0 ; LDT

DW 0 ; 调试陷阱标志

DW $ - LABEL\_TSS + 2 ; I/O位图基址

DB 0ffh ; I/O位图结束标志

TSSLen equ $ - LABEL\_TSS

可以看出，除了0级堆栈之外，其他各个字段我们都没做任何初始化。因为在本例中，我们只用到这一部分。

对应TSS的描述符如下：

LABEL\_DESC\_TSS: Descriptor 0, TSSLen - 1, DA\_386TSS ; TSS

选择子：

SelectorTSS equ LABEL\_DESC\_TSS - LABEL\_GDT

另外，添加初始化TSS描述符的代码之后，TSS就准备好了，我们需要在特权级变换之前加载它：

.2: ; 显示完毕

call DispReturn

; Load TSS

mov ax, SelectorTSS

ltr ax ; 在任务内发生特权级变换时要切换堆栈，而内层堆栈的指针存放在当前任务的TSS中，所以要设置任务状态段寄存器 TR。

push SelectorStack3

push TopOfStack3

push SelectorCodeRing3

push 0

retf ; Ring0 -> Ring3，历史性转移！将打印数字 '3'。

在运行，好，成功了！运行结果如图3-23所示(这里不截图了)，我们不但看到了数字3，而且看到了字母C，这表明我们在ring3下对调用门的使用也是成功的！

好了，为了让我们的程序能够顺利地返回DOS，我们将调用局部任务的代码加入到调用门的目标代码[SECTION .sdest]。最后，程序将由这里进入局部任务，然后经由原路返回DOS：

LABEL\_SEG\_CODE\_DEST:

mov ax, SelectorVideo

mov gs, ax ; 视频段选择子(目的)

mov edi, (80 \* 12 + 0) \* 2 ; 屏幕第 12 行, 第 0 列。

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, 'C'

mov [gs:edi], ax

; Load LDT

mov ax, SelectorLDT

lldt ax

jmp SelectorLDTCodeA:0 ; 跳入局部任务，将打印字母 'L'。

;retf

SegCodeDestLen equ $ - LABEL\_SEG\_CODE\_DEST

; END of [SECTION .sdest]

编译，运行，结果如图3-24所示。

图3-24 pmtest5.com的执行结果(3)

屏幕输出同时出现C、L和3,这是程序各个部分的输出，正是我们所期望的结果。

**3.2.3.4 关于“保护”二字的一点思考**

仅仅针对前面介绍的内容，我们了解到保护模式只是有：IA32的段式存储机制，特权级之间的变换。在涉及到特权级的每一步中，处理器都会对CPL、RPL、DPL等内容进行比较，这种比较无疑是动态的，实在运行过程中进行的，是发生在多个因素之间的行为。相对而言，段描述符中的界限、属性等内容则是静态，是对某一项内容的界定和约束。

那么，我们可以得出一个概括：保护模式其实是通过这样动静相宜的方式去见证“保护”二字的含义。

**3.3页式存储 P102**

**1.什么叫做“页”**

所谓“页”，就是一块内存，在80386中，页的大小是固定的4096字节(4KB)。在Pentium中，页的大小还可以是2MB或者4MB，并且可以访问到多于4GB的内存，在此我们不予讨论。下文中，我们只讨论页大小为4KB的情况。

**2.逻辑地址、线性地址、物理地址**

在未打开分页机制时，线性地址等同于物理地址，于是可以认为，逻辑地址通过分段机制直接转换成物理地址。但当分页开启时，情况发生变化，分段机制将逻辑地址转换成线性地址，线性地址再通过分页机制转换成物理地址转换成物理地址。

**3.为什么分页**

我们看到，分段管理机制已经提供了很好的保护机制，那为什么还要加上分页管理机制呢？其实它的主要目的在于实现虚拟存储器。稍后你可以看到，线性地址中任意一个页都能映射到物理地址中的任何一个页，这无疑使得内存管理变得相当灵活。

**3.3.1分页机制概述 P103**

从图3-25中我们知道，分页机制就像一个函数：

物理地址 = F(线性地址)

我们通过图3-26来看一下这个F是怎样的。

如图3-26所示，转换使用两级页表，第一级叫做页目录，大小为4KB，存储在一个物理页中，每个表项4字节长，共有1024个表项。每个表项对应第二级的一个页表，第二级的每一个页表也有1024个表项，每一个表项对应一个物理页。页目录表的表项简称PDE(Page Directory Entry)，页表的表项简称PTE(Page Table Entry)。

进行转换时，先是由寄存器cr3指定的页目录中根据线性地址的高10位得到页表地址，然后在页表中根据线性地址的第12~21位得到物理页首地址，将这个首地址加上线性地址低12位便得到了物理地址。

分页机制是否生效的开关位于cr0的最高位PG位(参见图3-6)。如果PG=1.则分页机制生效。所以，当我们准备好了页目录和页表，并将cr3指向页目录表之后，只需要置PG位，分页机制就开始工作了。下面我们就来写一段代码检验一下。

**3.3.2编写代码启动分页机制**

为简单起见，我们在pmtest2.asm的基础进行修改，将实验内存写入和读取的描述符、代码以及数据统统去掉，并添加这样一个函数(详见chapter3/f/pmtest6.asm):

; 启动分页机制 --------------------------------------------------------------

SetupPaging:

; 为简化处理, 所有线性地址对应相等的物理地址.

; 首先初始化页目录

mov ax, SelectorPageDir ; 此段首地址为 PageDirBase

mov es, ax

mov ecx, 1024 ; 共 1K 个表项

xor edi, edi

xor eax, eax

mov eax, PageTblBase | PG\_P | PG\_USU | PG\_RWW

.1:

stosd

add eax, 4096 ; 为了简化, 所有页表在内存中是连续的.

loop .1

; 再初始化所有页表 (1K 个, 4M 内存空间)

mov ax, SelectorPageTbl ; 此段首地址为 PageTblBase

mov es, ax

mov ecx, 1024 \* 1024 ; 共 1M 个页表项, 也即有 1M 个页

xor edi, edi

xor eax, eax

mov eax, PG\_P | PG\_USU | PG\_RWW

.2:

stosd

add eax, 4096 ; 每一页指向 4K 的空间

loop .2

mov eax, PageDirBase

mov cr3, eax

mov eax, cr0

or eax, 80000000h

mov cr0, eax

jmp short .3

.3:

nop

ret

; 分页机制启动完毕 ----------------------------------------------------------

在这段代码中，相关符号的定义如下：

PageDirBase equ 200000h ; 页目录开始地址: 2M

PageTblBase equ 201000h ; 页表开始地址: 2M + 4K

…...

LABEL\_DESC\_PAGE\_DIR: Descriptor PageDirBase, 4095, DA\_DRW

LABEL\_DESC\_PAGE\_TBL: Descriptor PageTblBase, 1023, DA\_DRW | DA\_LIMIT\_4K

…...  
SelectorPageDir equ LABEL\_DESC\_PAGE\_DIR - LABEL\_GDT

SelectorPageTbl equ LABEL\_DESC\_PAGE\_TBL - LABEL\_GDT

可以看到，PageDirBase和PageTblBase是两个宏，指定了页目录表和页表在内存中的位置。

页目录表位于地址2MB处，有1024个表项，占用1024个表项，占用4KB空间，紧接着页目录表便是页表，位于2MB+4KB处。在这里，我们假定最大的可能，共有1024个页表。由于每个页表占用4096字节，所以这些页表共占用4MB空间。也就是说，本程序所需要的内存至少大于6MB。

为了逻辑清晰和代码编写简便，我们分别定义两个段，用来存放页目录表和页表，大小分别是4KB和4MB。

为了简单起见，我们的程序将所有的线性地址映射到相同的物理地址，于是线性地址和物理地址的关系符合下面的公式：

物理地址 = F(线性地址) = 线性地址

所以程序的大部分代码都是写入页目录表和页表，以便让上面的公式成立。为了完全理解写入的内容，我们需要先来看一下PDE和PTE的结构。

**3.3.3 PDE和PTE P105**

图3-27和图3-28是PDE和PTE的结构和各位详细解释，具体可参见原文。

处理器会将最近经常用到的页目录和页表项保存在TLB(Translation Lookaside Buffer)中。只有在TLB中找不到被请求页的转换信息时，才会到内存中去寻找。这样就大大加快了访问页目录和页表的时间。

当页目录或页表项被更改时，操作系统应该马上使TLB中对应的条目无效，以便下次用到此条目时让它获得更新。

当cr3被加载时，所有的TLB都会自动无效，除非页或页表条目的G位被设置。

**3.3.4 cr3**

说起cr3，我们虽然提到它指向页目录表，但并未谈起过它的结构，cr3的结构如图3-29所示。

cr3又叫做PDBR(Page-Directory Base Register)。它的高20位将是页目录表首地址的高20位。页目录表首地址的低12位会是零，也就是说，页目录表会是4KB对齐的。类似地，PDE中的页表基址(Page-Table Base Address)以及PTE中的页基址(Page Base Address)也是用高20位来表示4KB对齐的页表和页。

至于第3位和第4位的两个标志，我们暂时可以忽略它们。

**3.3.5回头看代码 P108**



先前那边代码实现后的功能如图3-30所示，完成了页目录表和所有的页表的初始化，启动分页机制。运行后，表面上没有什么不同，不过有两个问题，你可能发现了：一是页表浪费得太多了，我们可能根本没有那么大的内存；二是我们除了“实现了”分页，并没有“得益于”分页，也就是说，我们还没有体会到分页的妙处。下面就继续修改我们的程序。

**3.3.6克勤克俭用内存 P110**

在前面的程序中，我们用了4MB的空间来存放页表，并用它映射了4GB的内存空间，这显然很浪费。因为如果内存总数是16MB的话，只是页表就占用了25%的内存空间，实际上，如果仅仅是对等映射的话，16MB的内存只要4个页表就够了，所以，我们有必要知道内存有多大，然后根据内存大小确定多少页表是够用的。而且，OS也必须知道内存的容量，以便进行内存管理。

那么程序如何知道机器有多少内存呢？实际上方法不止一个，在此我们仅介绍一种通用性比较强的方法，那就是利用中断15h，具体见原文中的各种表格。

由上面的说明我们看出，eax=0000E820h的int 15h得到的不仅仅是内存的大小，还包括对不同内存段的一些描述。而且，这些描述都被保存在一个缓冲区中。所以，在我们调用int 15h之前，必须先有一块缓冲区。详见chapter3/g/pmtest7.asm

\_MemChkBuf: times 256 db 0

我们可以在每次得到一次内存描述时都使用同一个缓冲区，然后对缓冲区里的数据进行处理，也可以将每次得到的数据放进不同的位置，比如一块连续的内存，然后在想要处理它们时再读取。后一种方式可能更方便一些，所以在这里定义了一块256B的缓冲区，它最多可以存放12个20B大小的结构体。我们现在还不知道它到底够不够用，这个大小仅仅是凭猜测设定。我们将把每次得到的内存信息写入这块缓冲区，形成一个结构体数组。然后在保护模式下把它们读出来，显示在屏幕上，并且凭借它们得到内存的容量。  
 得到内存信息的代码如下所示：

LABEL\_BEGIN:

mov ax, cs

mov ds, ax

mov es, ax

mov ss, ax

mov sp, 0100h

mov [LABEL\_GO\_BACK\_TO\_REAL+3], ax

mov [\_wSPValueInRealMode], sp

; 得到内存数

mov ebx, 0

mov di, \_MemChkBuf

.loop:

mov eax, 0E820h

mov ecx, 20

mov edx, 0534D4150h

int 15h

jc LABEL\_MEM\_CHK\_FAIL

add di, 20

inc dword [\_dwMCRNumber]

cmp ebx, 0

jne .loop

jmp LABEL\_MEM\_CHK\_OK

LABEL\_MEM\_CHK\_FAIL:

mov dword [\_dwMCRNumber], 0

LABEL\_MEM\_CHK\_OK:

可以看到，代码使用了一个循环，一旦cf被置位或者ebx为零，循环将结束。在第一次循环开始之前，eax为0000E820h，ebx为0，ecx为20，edx为0534D4150h，es:di指向\_MemChkBuf的开始处。在每一次循环进行时，寄存器di的值将会递增，每次的增量为20字节。另外eax、ecx和edx的值都不会变，ebx的值我们置之不理。同时，每次循环我们让变量\_dwMCRNumber的值加1，这样到循环结束时它的值会是循环的次数，同时也是地址范围描述符结构的个数。

好了，下面我们来到保护模式下的32位代码，添加这样一个过程：

DispMemSize:

push esi

push edi

push ecx

mov esi, MemChkBuf

mov ecx, [dwMCRNumber] ;for(int i=0;i<[MCRNumber];i++) // 每次得到一个ARDS(Address Range Descriptor Structure)结构

.loop: ;{

mov edx, 5 ; for(int j=0;j<5;j++) // 每次得到一个ARDS中的成员，共5个成员

mov edi, ARDStruct ; { // 依次显示：BaseAddrLow，BaseAddrHigh，LengthLow，LengthHigh，Type

.1: ;

push dword [esi] ;

call DispInt ; DispInt(MemChkBuf[j\*4]); // 显示一个成员

pop eax ;

stosd ; ARDStruct[j\*4] = MemChkBuf[j\*4];

add esi, 4 ;

dec edx ;

cmp edx, 0 ;

jnz .1 ; }

call DispReturn ; printf("\n");

cmp dword [dwType], 1 ; if(Type == AddressRangeMemory) // AddressRangeMemory : 1, AddressRangeReserved : 2

jne .2 ; {

mov eax, [dwBaseAddrLow] ;

add eax, [dwLengthLow] ;

cmp eax, [dwMemSize] ; if(BaseAddrLow + LengthLow > MemSize)

jb .2 ;

mov [dwMemSize], eax ; MemSize = BaseAddrLow + LengthLow;

.2: ; }

loop .loop ;}

;

call DispReturn ;printf("\n");

push szRAMSize ;

call DispStr ;printf("RAM size:");

add esp, 4 ;

;

push dword [dwMemSize] ;

call DispInt ;DispInt(MemSize);

add esp, 4 ;

pop ecx

pop edi

pop esi

ret

这段代码的主体框架被注释写成了C代码，用来帮助我们理解这部分逻辑。

程序的主体是一个循环，循环的次数为地址范围描述符结构(下文用ADRStruct代替)的个数，每次循环都会读取一个ADRStruct。首先打印其中每一个成员的各项，然后根据当前的类型，得到可以被操作系统使用的内存上限。结果会被存放在变量dwMemSize中，并在此模块的最后打印到屏幕。

为了读起来方便，DispInt、DispStr连同DispAL、DispReturn都放在了lib.inc中，通过如下语句包含：

%include "lib.inc" ; 库函数

至此，我们新增的内容已经准备得差不多了，另外还需要提到的一点是，在数据段中，几乎每个变量都有类似的两个符号，比如：

\_dwMemSize: dd 0

和

dwMemSize equ \_dwMemSize - $$

在实模式下应该使用\_dwMemSize，而在保护模式下应该使用dwMemSize。因为程序实在实模式下编译的，地址只适用于实模式，在保护模式下，数据的地址应该是其相对于段基址的偏移。

我们添加了函数DispMemSize，调用它的代码如下：

push szMemChkTitle

call DispStr

add esp, 4

call DispMemSize ; 显示内存信息

在调用它之前，我们还显示了一个字符串作为将要打印的内存信息的表格头。我们运行后，会得到如下统计结果：

|  |  |  |
| --- | --- | --- |
| 内存段 | 属性 | 是否可被OS使用 |
| 00000000h~0009FBFFh | AddressRangeMemory | 可 |
| 0009FC00h~0009FFFFh | AddressRangeReserved | 不可 |
| 000E0000h~000FFFFFh | AddressRangeReserved | 不可 |
| 00100000h~01FFFFFFh | AddressRangeMemory | 可 |
| FFFC0000h~FFFFFFFFh | AddressRangeReserved | 不可 |

从这里我们可以直观地看到，操作系统所能使用的最大内存地址为01FFFFFFh，所以此机器拥有32MB的内存。而且，幸运地，我们指定的256B的内存MemChkBuf是够用的。

你可能没有想到，得到内存容量还要这么多代码，不过，实际上我们除了得到了内存的大小，还得到了可用内存的分布信息。由于历史原因，系统可用内存分布地并不连续，所以在使用的时候，我们要根据得到的信息小心行事。

内存容量得到了，你是否还记得我们为什么要得到内存？我们是为了节约使用，不再初始化所有PDE和所有页表，现在，我们已经可以根据内存大小计算应初始化多少PDE以及多少页表，下面来修改一下函数SetupPaging：

; 启动分页机制 --------------------------------------------------------------

SetupPaging:

; 根据内存大小计算应初始化多少PDE以及多少页表

xor edx, edx

mov eax, [dwMemSize]

mov ebx, 400000h ; 400000h = 4M = 4096 \* 1024, 一个页表对应的内存大小

div ebx

mov ecx, eax ; 此时 ecx 为页表的个数，也即 PDE 应该的个数

test edx, edx

jz .no\_remainder

inc ecx ; 如果余数不为 0 就需增加一个页表

.no\_remainder:

push ecx ; 暂存页表个数

; 为简化处理, 所有线性地址对应相等的物理地址. 并且不考虑内存空洞.

; 首先初始化页目录

mov ax, SelectorPageDir ; 此段首地址为 PageDirBase

mov es, ax

xor edi, edi

xor eax, eax

mov eax, PageTblBase | PG\_P | PG\_USU | PG\_RWW

.1:

stosd

add eax, 4096 ; 为了简化, 所有页表在内存中是连续的.

loop .1

; 再初始化所有页表

mov ax, SelectorPageTbl ; 此段首地址为 PageTblBase

mov es, ax

pop eax ; 页表个数

mov ebx, 1024 ; 每个页表 1024 个 PTE

mul ebx

mov ecx, eax ; PTE个数 = 页表个数 \* 1024

xor edi, edi

xor eax, eax

mov eax, PG\_P | PG\_USU | PG\_RWW

.2:

stosd

add eax, 4096 ; 每一页指向 4K 的空间

loop .2

在函数的开头，我们就用内存大小除以4MB来得到应初始化的PDE个数(同时也是页表的个数)。在初始化页表的时候，通过刚刚计算出的页表个数乘以1024(每个页表包含1024个PTE)得到需要填充的PTE个数，然后通过循环完成对它的初始化。

个人说明一下这个计算原因，一个page中有1024个PDE(4Byte)，一个PDE对应1024个PTE(4Bytes)，一个PTE对应一个page，那么一个PDE就对应1024\*page=1024\*4k=4MB。

这样一来，页表所占的空间就小得多，在本里中，32MB的内存实际上只要32KB的页表就够了，所以在GDT中，这样初始化页表段：

LABEL\_DESC\_PAGE\_TBL: Descriptor PageTblBase, 4096 \* 8 - 1, DA\_DRW ; Page Tables

这样，程序所需的内存空间就小了许多。

**3.3.7进一步体会分页机制 P120**

上文中我们提到，我们还没有得益于分页。分页的益处其实体现在多个方面，这里，我们先举一个例子，以便先有初步的认识。

在此之前不知道你有没有注意过一个细节，在Windows下做开发时，如果写两个一样的程序员，然后同时打开两个VC，同时进行调试，你会发现，从变量地址到寄存器的值，几乎全部都是一样的！而这些“一样的”地址之间完全不会混淆起来，而是各自完成着自己的职责。这就是分页机制的功劳，下面我们就来模拟一下这个效果。

先执行某个线性地址处的模块，然后通过改变cr3来转换地址映射关系，再执行同一个线性地址处的模块，由于映射地址已经改变，所以两次得到的应该是不同的输出。

映射关系转换前的情形如图3-33所示。开始，我们让过程ProcPagingDemo中的代码实现向线性地址LinearAddrDemo处的转移，而LinearAddrDemo映射到物理地址空间中的ProcFoo处。我们让ProcFoo打印出红色的字符串Foo，所以执行时我们应该可以看到红色的Foo。随后我们改变地址关系，变化成图3-34所示的情形。

页目录表和页表的切换让LinearAddrDemo映射到物理地址空间的ProcBar处，所以当我们再一次调用过程ProcPagingDemo时，程序将转移到ProcBar处执行，我们将看到红色字符串Bar。

下面我们就来看一下实现这些需要对pmtest7.asm做哪些修改。

首先，我们用到了另外一套页目录和页表，所以原先的页目录段和页表段已经不再够用了。事实上，前面的程序中我们用两个段分别存放页目录表和页表，是为了让读者阅读时更加直观和形象。在pmtest8.asm中，我们把它们放到同一个段中，同时把增加的一套页目录和页表也放到这个段中。

为了操作方便，我们新增加一个段，其线性地址空间为0~4GB。由于分页机制启动之前线性地址等同于物理地址，所以通过这个段可以方便地存取特定的物理地址。此段的定义如下：

LABEL\_DESC\_FLAT\_C: Descriptor 0, 0fffffh, DA\_CR | DA\_32 | DA\_LIMIT\_4K

LABEL\_DESC\_FLAT\_RW: Descriptor 0, 0fffffh, DA\_DRW | DA\_LIMIT\_4K

SelectorFlatC equ LABEL\_DESC\_FLAT\_C - LABEL\_GDT

SelectorFlatRW equ LABEL\_DESC\_FLAT\_RW - LABEL\_GDT

我们之所以用了两个描述符来描述这个段，是因为我们不仅仅要读写这段内存，而且要执行其中的代码，而这对描述符的属性要求是不一样的。这两个段的段基址都是0，长度都是4GB。

下面我们就将启动分页的代码做相应的修改：

SetupPaging:

; 根据内存大小计算应初始化多少PDE以及多少页表

xor edx, edx

mov eax, [dwMemSize]

mov ebx, 400000h ; 400000h = 4M = 4096 \* 1024, 一个页表对应的内存大小

div ebx

mov ecx, eax ; 此时 ecx 为页表的个数，也即 PDE 应该的个数

test edx, edx

jz .no\_remainder

inc ecx ; 如果余数不为 0 就需增加一个页表

.no\_remainder:

mov [PageTableNumber], ecx ; 暂存页表个数

; 为简化处理, 所有线性地址对应相等的物理地址. 并且不考虑内存空洞.

; 首先初始化页目录

mov ax, SelectorFlatRW

mov es, ax

mov edi, PageDirBase0 ; 此段首地址为 PageDirBase0

xor eax, eax

mov eax, PageTblBase0 | PG\_P | PG\_USU | PG\_RWW

.1:

stosd

add eax, 4096 ; 为了简化, 所有页表在内存中是连续的.

loop .1

; 再初始化所有页表

mov eax, [PageTableNumber] ; 页表个数

mov ebx, 1024 ; 每个页表 1024 个 PTE

mul ebx

mov ecx, eax ; PTE个数 = 页表个数 \* 1024

mov edi, PageTblBase0 ; 此段首地址为 PageTblBase0

xor eax, eax

mov eax, PG\_P | PG\_USU | PG\_RWW

.2:

stosd

add eax, 4096 ; 每一页指向 4K 的空间

loop .2

mov eax, PageDirBase0

mov cr3, eax

我们原来并没有把页表个数保存起来，而现在，我们不只有页目录和页表，为了初始化另外的页表时方便起见，在这里增加了一个变量PageTableNumber，页表的个数就在里面。

在整个初始化页目录和页表的过程中，es始终为SelectorFlatRW。这样，想存取物理地址的时候，只需将地址赋值给edi，那么es:edi指向的就是相应物理地址。

比如页目录在物理地址PageDirBase0处，初始化PDE时将edi赋值为PageDirBase0，es:edi于是指向地址PageDirBase0处，赋值通过指令stosd实现，初始化页表也是同样的道理。

这样，页目录和页表的准备工作就完成了。不过我们不再在原来的位置调用它，而是新建一个函数PagingDemo，把所有与分页有关的内容全都放进里面，这样，程序看起来结构清晰一些。

根据图3-33和图3-34，我们可以认为在这个程序中的实现中有4个要关注的要素，分别是ProcPagingDemo、LinearAddrDemo、ProcFoo和ProcBar。因为程序开始时， LinearAddrDemo是指向ProcFoo的，而开始时线性地址和物理地址是对等的，所以LinearAddrDemo应该等于ProcFoo。而ProcFoo和ProcBar应该是指定的物理地址，所以 LinearAddrDemo也应该是指定的物理地址。也正因为如此，我们使用它们时应该确保使用的是FLAT段，即选择子应该是LABEL\_DESC\_FLAT\_C或者LABEL\_DESC\_FLAT\_RW。

为了将我们的代码放置在ProcFoo和ProcBar这两处地方，我们先写两个函数，在程序运行时将这两个函数的执行码复制过去就可以了。

ProcPagingDemo中是要调用 LinearAddrDemo的，而上面我们提到， LinearAddrDemo是在FLAT段中的，所以，如果不想使用段间转移的话，我们就需要把ProcPagingDemo也放进FLAT段中。我们需要写一个函数，然后把代码复制到ProcPagingDemo处。

这样看来，ProcPagingDemo、LinearAddrDemo、ProcFoo和ProcBar虽然都是当做函数来使用，但实际上却都是内存中指定的地址。我们把他们定义为常量：

LinearAddrDemo equ 00401000h

ProcFoo equ 00401000h

ProcBar equ 00501000h

ProcPagingDemo equ 00301000h

将代码填充进这些内存地址的代码就在上文我们提到的PaginDemo中：

PagingDemo:

mov ax, cs

mov ds, ax

mov ax, SelectorFlatRW

mov es, ax

push LenFoo

push OffsetFoo

push ProcFoo

call MemCpy

add esp, 12

push LenBar

push OffsetBar

push ProcBar

call MemCpy

add esp, 12

push LenPagingDemoAll

push OffsetPagingDemoProc

push ProcPagingDemo

call MemCpy

add esp, 12

mov ax, SelectorData

mov ds, ax ; 数据段选择子

mov es, ax

call SetupPaging ; 启动分页

call SelectorFlatC:ProcPagingDemo

call PSwitch ; 切换页目录，改变地址映射关系

call SelectorFlatC:ProcPagingDemo

ret

被复制的三个过程的代码如下：

PagingDemoProc:

OffsetPagingDemoProc equ PagingDemoProc - $$

mov eax, LinearAddrDemo

call eax

retf

; ---------------------------------------------------------------------------

LenPagingDemoAll equ $ - PagingDemoProc

foo:

OffsetFoo equ foo - $$

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, 'F'

mov [gs:((80 \* 17 + 0) \* 2)], ax ; 屏幕第 17 行, 第 0 列。

mov al, 'o'

mov [gs:((80 \* 17 + 1) \* 2)], ax ; 屏幕第 17 行, 第 1 列。

mov [gs:((80 \* 17 + 2) \* 2)], ax ; 屏幕第 17 行, 第 2 列。

ret

LenFoo equ $ - foo

bar:

OffsetBar equ bar - $$

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, 'B'

mov [gs:((80 \* 18 + 0) \* 2)], ax ; 屏幕第 18 行, 第 0 列。

mov al, 'a'

mov [gs:((80 \* 18 + 1) \* 2)], ax ; 屏幕第 18 行, 第 1 列。

mov al, 'r'

mov [gs:((80 \* 18 + 2) \* 2)], ax ; 屏幕第 18 行, 第 2 列。

ret

LenBar equ $ - bar

我们回过头看PaginDemo:代码，其中的大部分语句是内存复制工作，但实际上真正激动人心的语句却是代码最后的4个call指令。它们首先启动分页机制，然后调用ProcPagingDemo，再切换页目录，最后又调用一边ProcPagingDemo。

现在ProcPagingDemo、ProcFoo以及ProcBar的内容我们已经知道了，由于LinearAddrDemo和ProcFoo相等，并且函数SetupPaging建立起来的是对等的映射关系，所以第一次对ProcPagingDemo的调用反应的就是图3-33的情况。

接下来调用的是PSwitch，我们来看一下这个切换页目录的函数是怎样的。

PSwitch:

; 初始化页目录

mov ax, SelectorFlatRW

mov es, ax

mov edi, PageDirBase1 ; 此段首地址为 PageDirBase1

xor eax, eax

mov eax, PageTblBase1 | PG\_P | PG\_USU | PG\_RWW

mov ecx, [PageTableNumber]

.1:

stosd

add eax, 4096 ; 为了简化, 所有页表在内存中是连续的.

loop .1

; 再初始化所有页表

mov eax, [PageTableNumber] ; 页表个数

mov ebx, 1024 ; 每个页表 1024 个 PTE

mul ebx

mov ecx, eax ; PTE个数 = 页表个数 \* 1024

mov edi, PageTblBase1 ; 此段首地址为 PageTblBase1

xor eax, eax

mov eax, PG\_P | PG\_USU | PG\_RWW

.2:

stosd

add eax, 4096 ; 每一页指向 4K 的空间

loop .2

; 在此假设内存是大于 8M 的

mov eax, LinearAddrDemo

shr eax, 22

mov ebx, 4096

mul ebx

mov ecx, eax

mov eax, LinearAddrDemo

shr eax, 12

and eax, 03FFh ; 1111111111b (10 bits)

mov ebx, 4

mul ebx

add eax, ecx

add eax, PageTblBase1

mov dword [es:eax], ProcBar | PG\_P | PG\_USU | PG\_RWW

mov eax, PageDirBase1

mov cr3, eax

jmp short .3

.3:

nop

ret

这个函数前面初始化页目录表和页表的过程与SetupPaging是差不多的，只是紧接着程序增加了改变线性地址LinearAddrDemo对应的物理地址的语句。改变后，LinearAddrDemo将不再对应ProcFoo，而是对应ProcBar。

所以，此函数调用完成之后，对ProcPagingDemo的调用就变成了图3-34所示的情况。最后cr3被赋值PageDirBase1，这个切换过程宣告完成。运行一下，会发现两次调用打印Foo和Bar。

这个跟我们先前提到的Windows下做开发时看到的不同进程有相同的地址，原理跟本例是类似的，也是在任务切换时通过改变cr3的值来切换页目录，从而改变地址映射关系。

这样，操作系统全权负责了这其中的转换工作，而应用程序不必操作物理地址。

**3.4中断和异常**

说起中断，好像我们一直在用。最近的一次是我们通过int 15h得到了计算机内存信息。但是不知道你发现没有，我们所有中断的操作都是在实模式下进行的。我们在实模式下用int 15h得到内存信息，然后在保护模式下把它们显示出来。

并不是我们故意把问题搞复杂，而是在保护模式下，中断机制发生了很大变化，原来的中断向量表已经被IDT所代替，实模式下能用的BIOS中断在保护模式下已经不能用了。你可能没有听说过IDT，但看名字可以猜到，它跟GDT、LDT应该有相似的地方。没错，其实它也是描述表，叫做中断描述符表(Interrupt Descriptor Table)。IDT中的描述符可以是下面三种之一：

● 中断门描述符

● 陷阱门描述符

● 任务门描述符

IDT的作用是将每一个中断向量和一个描述符对应起来。从这个意义上说，IDT也是一种向量表，虽然它形式上跟实模式下的向量表非常不同。而我们在“调用门初体验”中也曾经提到，中断门和陷阱门是特殊的调用门，所以，虽然本节中我们接触的是新的概念，其核心却只是在原有内容的基础上的一点改变。

让我们看看中断向量到中断处理程序的对应过程(如图3-36所示)

联系调用门我们知道，其实中断门和陷阱门的作用机理几乎是一样的，只不过使用调用门时使用call指令，而这里我们使用int指令。

刚才我们提到，IDT中可以有中断门、陷阱门、或者任务门。但任务门在有些操作系统中根本就没有用到(比如Linux)，这里，我们也不做太多关注。中断门和陷阱门的结构如图3-37所示。

对比调用门的结构我们知道，在中断门和陷阱门中的BYTE4的低5位变成了保留位，而不再是Param Count。而且，表示TYPE的4位也将变为0xE(中断门)或0xF(陷阱门)。当然，S位仍将是0。

下面我们对中断进行一下全面的了解，再开展coding。

**3.4.1中断和异常机制 P129**

不管中断还是异常，通俗来讲，都是软件或者硬件发生了某种情形而通知处理器的行为。于是，由此引出两个问题：一是处理器可以对何种类型的通知做出反应；二是当接到某种通知时做出何种处理。

每一种中断(异常)都会对应一个中断向量号，而这个向量号通过IDT就与相应的中断处理程序对应起来。

那么，处理器到底能处理哪些中断或异常呢？可以查阅原文的表3-11。

看到“助记符”这一栏你可能想起来了，前文中我们对于#GP、#TS等异常已经有所提及。而“类型”一栏可能让你有些迷惑，这里由于怕引起歧义，所以没有进行翻译。实际上，Fault、Trap和Abort是异常的三种类型，他们的具体解释如下：

● Faults是一种可被更正的异常，而且一旦被更正，程序可以不失连续性地继续执行。当一个fault发生时，处理器会把产生fault的指令之前的状态保存起来。异常处理程序的返回地址将会是产生fault的指令，而不是其后的那条指令。

● Traps是一种在发生trap的指令之后立即被报告的异常，它允许程序或任务不失连续性地继续执行。异常处理程序的返回地址将会是产生trap的指令之后的那条指令。

● Aborts是一种不总是报告精确异常发生位置的异常，它不允许程序或任务继续执行，而是用来报告严重错误的。

**3.4.2外部中断 P131**

中断产生的原因有两种，一种是外部中断，也就是由硬件产生的中断，另一种是由指令int n产生的中断。

指令int n，n为向量号，它类似于调用门的使用。

外部中断的情况则复杂一些，因为需要建立硬件中断与向量号之间的对应关系。外部中断分为不可屏蔽中断(NMI)和可屏蔽中断两种，分别由CPU两根引脚NMI和INTR来接收，图3-38。



NMI不可屏蔽，因为它与IF是否被设置无关。NMI中断对应的中断向量号为2，这在表3-11中已经有所说明。

可屏蔽中断与CPU的关系是通过对可编程中断控制器8259A建立起来的。如果你是第一次听说8259A，那么你可以认为它是中断机制中所有外围设备的一个代理，这个代理不但可以根据优先级在同时发生中断的设备中选择应该处理的请求，而且可以通过对其寄存器的设置来屏蔽或打开相应的中断。

由图3-38我们知道，与CPU相连的不是一片，而是两片级联的8259A，每个8259A有8根中断信号线，于是两片级联总共可以挂在15个不同的外部设备。那么，这些设备发出的中断请求如何与中断向量对应起来呢？就是通过对8259A的设置完成的。在BIOS初始化的时候，IRQ0~IRQ7被设置为对应向量号08h~0Fh，而通过表3-11我们知道，在保护模式下向量号08h~0Fh已经被占用了，所以我们不得不重新设置主从8259A。

还好，8259A是可编程中断控制器，对它的设置并不复杂，是通过向相应的端口写入特定的ICW(Initialization Command Word)来实现的。主8259A对应的端口地址是20A和21A，从8259A对应的端口地址是A0h和A1h。ICW共有共有4个，每一个都是具有特定格式的字节。为了先对初始化8259A对应的过程有一个概括的了解，我们过一会再来关注每一个ICW的格式，现在，先来看一下初始化过程：

(1)往端口20h(主片)或A0h(从片)写入ICW1。

(2)往端口21h(主片)或A1h(从片)写入ICW2。

(1)往端口21h(主片)或A1h(从片)写入ICW3。

(1)往端口21h(主片)或A1h(从片)写入ICW4。

这5步的顺序是不能颠倒的，我们现在来看一下4个如图3-39所示的ICW的格式。

我们看到，在写入ICW2时涉及到了与中断向量号的对应，这便是窍门所在了。





这里加一句自己查阅的，21H/A1H是中断屏蔽寄存器端口地址，20H/A0H是接受中断结束命令的寄存器端口地址。

其实，需要做的工作不外乎设置8259A和建立IDT两大部分，我们以pmtest8.asm为基础对代码进行修改，形成pmtest9.asm。

**3.4.3编程操作8259A P133**

把设置8259A代码写进一个函数：

Init8259A:

mov al, 011h

out 020h, al ; 主8259, ICW1.

call io\_delay

out 0A0h, al ; 从8259, ICW1.

call io\_delay

mov al, 020h ; IRQ0 对应中断向量 0x20

out 021h, al ; 主8259, ICW2.

call io\_delay

mov al, 028h ; IRQ8 对应中断向量 0x28

out 0A1h, al ; 从8259, ICW2.

call io\_delay

mov al, 004h ; IR2 对应从8259

out 021h, al ; 主8259, ICW3.

call io\_delay

mov al, 002h ; 对应主8259的 IR2

out 0A1h, al ; 从8259, ICW3.

call io\_delay

mov al, 001h

out 021h, al ; 主8259, ICW4.

call io\_delay

out 0A1h, al ; 从8259, ICW4.

call io\_delay

mov al, 11111110b ; 仅仅开启定时器中断

;mov al, 11111111b ; 屏蔽主8259所有中断

out 021h, al ; 主8259, OCW1.

call io\_delay

mov al, 11111111b ; 屏蔽从8259所有中断

out 0A1h, al ; 从8259, OCW1.

call io\_delay

ret

这段代码分别往主、从两个8259A各写入了4个ICW。在往主8259A写入ICW2时，我们看到IRQ0对应了中断向量号20h，于是，IRQ0~IRQ7就对应中断向量20h~27h；类似地，IRQ8~

IRQ15对应中断向量28h~2Fh。对照表3-11我们知道，20h~2Fh处于用户定义中断的范围内。

在这段代码的后半部分，我们通过对端口21h和A1h的操作屏蔽了所有的外部中断，这一次写入的不再是ICW了，而是OCW(Operation Control Word)。OCW共有3个，OCW1、OCW2和OCW3。由于我们只在两种情况下用到它，因此并不需要了解所有的内容。这两种情况是：

● 屏蔽或打开外部中断。

● 发送EOI给8269A以通知它中断处理结束。

若想屏蔽或打开外部中断，只需要往8259A写入OCW1就可以了，OCW1的格式如下图3-40所示。

可见，若想屏蔽某一个中断，将对应那一位设成1就可以了。实际上，OCW1是被写入了中断屏蔽寄存器(IMR，全称Interrupt Mask Register)中，当一个中断到达，IMR会判断此中断是否应被丢弃。

说起EOI，如果你有过在实模式下的汇编经验，那么对它应该不会陌生。当每一次中断处理结束，需要发送一个EOI给8259A，以便继续接收中断。而发送EOI是通过往端口20h或A0h写OCW2来实现的。OCW2的格式如图3-41所示。

发送EOI给8259A可以由如下的代码完成：

mov al, 20h

out 20h或A0h, al

而对于OCW2其他各位的作用，我们完全可以暂时不予理会。

另外一点是，每一次I/O操作之后都调用了一个延迟函数io\_delay以等待操作完成。函数io\_delay很简单，调用了4个nop指令：

在相应的位置添加调用Init8259A的指令之后，对8259A的操作就结束了，我们下面就来建立一个IDT。

**3.4.1建立IDT**

为了操作方便，我们把IDT放进一个单独的段中，与原文不一样，因为这是最终版：

[SECTION .idt]

ALIGN 32

[BITS 32]

LABEL\_IDT:

; 门 目标选择子, 偏移, DCount, 属性

%rep 32

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.020h: Gate SelectorCode32, ClockHandler, 0, DA\_386IGate

%rep 95

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.080h: Gate SelectorCode32, UserIntHandler, 0, DA\_386IGate

IdtLen equ $ - LABEL\_IDT

IdtPtr dw IdtLen - 1 ; 段界限

dd 0 ; 基地址

看得出，这个IDT真的是不能再简单了，全部的255个描述符完全相同。这里利用了NASM的%rep预处理指令，将每一描述符都设置为指向Selector Code32:SpuriousHandler的中断门。SpuriousHandler也很简单，在屏幕的右上角打印红色的字符“！”，然后进入死循环：

\_SpuriousHandler:

SpuriousHandler equ \_SpuriousHandler - $$

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, '!'

mov [gs:((80 \* 0 + 75) \* 2)], ax ; 屏幕第 0 行, 第 75 列。

jmp $

iretd

加载IDT的代码与对GDT的处理非常类似：

; 为加载 IDTR 作准备

xor eax, eax

mov ax, ds

shl eax, 4

add eax, LABEL\_IDT ; eax <- idt 基地址

mov dword [IdtPtr + 2], eax ; [IdtPtr + 2] <- idt 基地址

; 保存 IDTR

sidt [\_SavedIDTR]

; 保存中断屏蔽寄存器(IMREG)值

in al, 21h

mov [\_SavedIMREG], al

; 加载 GDTR

lgdt [GdtPtr]

; 关中断

;cli

; 加载 IDTR

lidt [IdtPtr]

在执行lidt之前，用cli指令请IF位，暂时不响应可屏蔽中断。

回到DOS代码这里不降解了，参考源代码。下面要利用中断做些事情。

**3.4.5实现一个中断**

我们把080h号中断单独拿出来，调用一下：

call Init8259A

int 080h

因为IDT中的所有描述符都初始化成同一个样子，都指向SelectorCode32:SpuriousHandler处，所以我们把程序改进下，单独为第80h号中断准备处理函数，先修改IDT：

LABEL\_IDT:

; 门 目标选择子, 偏移, DCount, 属性

%rep 32

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.020h: Gate SelectorCode32, ClockHandler, 0, DA\_386IGate

%rep 95

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.080h: Gate SelectorCode32, UserIntHandler, 0, DA\_386IGate

新增加一个函数 UserIntHandler来处理它，它与 SpuriousHandler类似，只是在函数末尾通过iretd指令返回，而不是进入死循环：

\_UserIntHandler:

UserIntHandler equ \_UserIntHandler - $$

mov ah, 0Ch ; 0000: 黑底 1100: 红字

mov al, 'I'

mov [gs:((80 \* 0 + 70) \* 2)], ax ; 屏幕第 0 行, 第 70 列。

iretd

**3.4.6时钟中断实验**

我们需要将前面设置的8259A派上用场，我们即将打开时钟中断(IRQ0)。

我们提到过，可屏蔽中断于NMI的区别在于是否受到IF位的影响，而8259A的中断屏蔽寄存器(IMR)也影响着中断是否会被响应。所以，外部可屏蔽中断的发生就受到两个因素的影响，只有当IF位为1，并且IMR相应位为0时，才会发生。

那么，如果我们想打开时钟中断的话，一方面不仅要设计一个中断处理程序，另一方面还要设置IMR，并且设置IF位。设置IMR可以通过写OCW2来完成，而设置IF可以通过指令sti来完成。

我们先来写一个时钟中断处理程序，chapter3\i\pmtest9.asm

\_ClockHandler:

ClockHandler equ \_ClockHandler - $$

inc byte [gs:((80 \* 0 + 70) \* 2)] ; 屏幕第 0 行, 第 70 列。

mov al, 20h

out 20h, al ; 发送 EOI

iretd

看得出，这个中断处理程序当真是不能再简单了，除了发送EOI的两行语句以及iretd，只有一条指令，就是把屏幕第0行、第70列的字符曾一，变成ASCII码表中位于它后面的字符。如果我们在调用80h号中断之后打开中断的话，由于第0行、第70列处已被写入字符I，所以第一次中断发生时那里会变成字符J，再一次中断则变成K，以后每发生一次时钟中断，字符就会变化一次，就会看到不断变化中的字符。

修改初始化8259A的代码，时钟中断不再屏蔽：

mov al, 11111110b ; 仅仅开启定时器中断

;mov al, 11111111b ; 屏蔽主8259所有中断

out 021h, al ; 主8259, OCW1.

call io\_delay

mov al, 11111111b ; 屏蔽从8259所有中断

out 0A1h, al ; 从8259, OCW1.

call io\_delay

ret

IDT:

LABEL\_IDT:

; 门 目标选择子, 偏移, DCount, 属性

%rep 32

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.020h: Gate SelectorCode32, ClockHandler, 0, DA\_386IGate

%rep 95

Gate SelectorCode32, SpuriousHandler, 0, DA\_386IGate

%endrep

.080h: Gate SelectorCode32, UserIntHandler, 0, DA\_386IGate

按理说，现在在调用80h号中断之后执行sti来打开中断，效果就应该可以看到了。可是有一个问题：程序马上会继续执行，可能没等第一个中断发生，程序已经执行完并退出了。所以，我们需要让程序停留在某个地方，干脆让它死循环吧，这样虽然不雅，却简单易行：

int 080h

sti

jmp $

DOSBox运行后，你会发现，字符一直在变化跳动。

**3.4.7几点额外说明**

**3.4.7.1特权级变换**

为简单起见，我们上面的代码始终运行在ring0，但在实际应用中，中断的产生大多是带有特权级变换的。实际上，通过中断门和陷阱门的中断就相当于用call指令调用一个调用门，涉及到的特权级变换的规则是完全一样的。读者可以参考3.2.3.3中调用们的相关内容。

**3.4.7.2中断或异常发生时的堆栈变化**



如图3-44，如果中断或异常发生时没有特权级变换，那么eflags、cs、eip将依次被压入堆栈，如果有出错码的话，出错码将在最后被压栈。有特权级变换的情况下同样会发生堆栈切换，此时，ss和esp将被压入内层堆栈，然后是eflags、cs、eip、出错码(如果有的话)。

不总是会有出错码，具体情况参考表3-11。

从中断或异常返回时必须使用指令iretd，它与ret很相似，只是它同时会改变eflags的值。需要注意的是，只有当CPL为0时，eflags中的IOPL域才会改变，而且只有当CPL≤IOPL时，IF才会被改变。关于IOPL的更多细节请参考3.5节。

另外，iretd执行时Error Code不会被自动从堆栈中弹出，所以，执行它之前要先将它从栈中清除掉。

**3.4.7.3中断门和陷阱门的区别**

上文中，我们总是把中断门和陷阱门放在一起介绍。实际上，它们之间存在一个微小的差别，就是对中断允许标志IF的影响。由中断门向量引起的中断会复位IF，因为可以避免其他中断干扰当前中断的处理。随后的iret的指令会从堆栈上恢复IF的原值；而通过陷阱门产生的中断不会改变IF。

**3.5保护模式下的I/O**

毫无疑问，对I/O的控制权限是很重要的一项内容，保护模式对此也做了限制。用户进程如果不被许可是无法进行I/O操作的。这种限制通过两个方面来实现，它们就是IOPL和I/O许可位图。

**3.5.1 IOPL**

上文中我们曾提到IOPL，它是I/O保护机制的关键之一，位于寄存器eflags的第12、13位，如图3-45所示。



指令in、ins、out、outs、cli、sti只有在CPL≤IOPL时才能执行。

这些指令被成为I/O敏感指令(I/O Sensitive Instructions)。如果低特权级的指令试图访问这些I/O敏感指令将会导致常规保护错误(#GP)。

可以改变IOPL的指令只有popf和iretd，但只有运行在ring0的程序才能将其改变。运行在低特权级下的程序无法改变IOPL，不过，如果试图那样做的话并不会产生任何异常，只是IOPL不会改变，仍然保持原样。

指令popf同样可以用来改变IF(就好像执行了cli和sti)。然而，在这种情况下，popf也变成了I/O敏感指令。只有CPL≤IOPL时，popf才可以成功将IF改变，否则IF将维持原值，不会产生任何异常。

**3.5.2 I/O许可位图(I/O Permission Bitmap)**

如果你再回头看图3-19的话，会发现在TSS偏移102字节处有一个被称作“I/O位图基址”的东西，它是一个以TSS的地址为基址的偏移，指向的便是I/O许可位图。之所以叫位图，是因为它的每一位表示一个字节的端口地址是否可用。如果某一位为0，则表示此位对应的端口号可用，为1则不可用。由于每一个任务都可以有单独的TSS，所以每一个任务可以有它单独的I/O许可位图。比如：

由于I/O许可位图开始有12字节内容为0FFh，即有12\*8=96位被置为1，所以从端口00h到5fh共96个端口地址对此任务不可用。同理，接下来的1字节只有第1位(从0开始数)是0，表示这一位对应的端口(61h)可用。

I/O许可位图必须以0FFh结尾。

如果I/O位图基址大于或等于TSS段界限，就表示没有I/O许可位图，如果CPL≥IOPL，则所有I/O指令都会引起异常。

I/O许可位图的使用使得即便在同一特权级下不同的任务也可以有不同的I/O访问权限。

**3.6保护模式小结**

在GDT、LDT以及IDT中，每一个描述符都有自己的界限和属性等内容，是对描述符所描述对象的一种限定和保护。

分页机制中的PDE和PTE都含有R/W以及U/S位，提供页级保护。

页式存储的使用使应用程序使用的是线性地址空间而不是物理地址，于是物理内存就被保护起来。

中断不再像实模式下一样使用，也提供特权检验等内容。

I/O指令不再随便使用，于是端口被保护起来。

在程序运行过程中，如果遇到不同特权级间的访问等情况，会对CPL、RPL、DPL、IOPL等内容进行非常严格的检验，同时可能伴随堆栈的切换，这都对不同层级的程序进行了保护。

以上提到的内容并不能全部概括“保护”二字的含义，但至少可以让我们部分地看到保护模式的真谛所在。