**面向声子计算软件ShengBTE的GPU性能优化技术设计与实现**

摘 要

ShengBTE是计算玻耳兹曼声子输运方程常用的软件之一。虽然该软件通过计算声子散射率的收敛集从而获得声子散射率及相关声学研究指标，但是其计算复杂度较高往往需要长时间运行才能获得计算结果。本文主要研究了声子计算软件ShengBTE在GPU上的性能优化方法。本文深入分析了ShengBTE的性能瓶颈，并针对相应的性能瓶颈提出了循环依赖消除、内核GPU加速和线程块调优等技术。实验结果表明，该方法在不降低精度的前提下，相对于CPU多核并行实现，在单温度实验下最高可以获得4.62倍的加速比，而在连续温度实验下最高可以获得xxx倍的加速比。

关键词：玻耳兹曼声子输运方程，ShengBTE, 性能分析优化，GPU

**Towards the GPU Acceleration of Phonon Computation in ShengBTE**

**Abstract**

ShengBTE is a software package for computing the Boltzmann transport equation. Though the program can compute converged sets of phonon scattering rates and use them to obtain κℓ and many related quantities, it takes a long time to compute. We need to port the code on GPU to achieve acceleration effect. In this paper, we thoroughly analyze the cause of the performance bottleneck and propose corresponding optimization for performance speedup. The experiment results show that our approach achieves a maximum speedup of 4.62x without degrading the precision.

**Key words:** Boltzmann transport equation, ShengBTE, Performance analysis and optimization，GPU

# Introduction

对于热电[2]、热管理[3]和基于相变材料的非易失性存储器的开发[4]等需要具有特定导热系数材料的重要技术来讲，晶格热导率κℓ是一个重要的参数。晶格热导率是声子对总热容的贡献，而研究固体声子输运的一个重要方法是玻耳兹曼输运方程[5]。

ShengBTE是Wu等人提出的一个新的声子玻耳兹曼输运方程的求解软件包。ShengBTE对于寻找具有目标导热性能的新型材料，以及深入理解固体中的热传导实验测量具有重要的价值[1]。ShengBTE完全由FORTRAN语言构成，是一个仅能运行在CPU上的程序。通过全面的性能分析，我们发现了几个性能瓶颈，并且提出了一部分代码优化与GPU加速方法，显著提高了ShengBTE计算速度。

具体而言，本文的贡献如下：

-分析了ShengBTE的性能，确定了Ind\_plus与Ind\_minus是计算瓶颈。

-提出了几种提高性能的优化策略，包括并行化，GPU移植与kernel blocksize调整。

-在应用该算法后，我们对ShengBTE的性能进行了评估，程序在不降低迭代次数与计算精度的前提下，实现了最高4.62x的加速。

本文的其余部分组织如下。在第2节中，我们阐述了晶格导热系数求解研究以及GPU加速在科学软件的应用。在第3节中，我们提供了ShengBTE的瓶颈分析。第4节给出了热点函数的优化策略。第5节阐述了实验环境，并对实验结果进行了分析。第6节介绍了相关工作，第7节给出了本文的结论。

# Background

## 2.1 Lattice heat conduction solution

求解晶格导热系数的研究很多。Callaway建立了一种用于计算晶格低温导热系数的模型[16]，并且于2013年由Allen改进[17]。2003年，Deinzer等人利用密度泛函扰动理论(DFPT)对三阶IFCs进行了开创性的第一性原理计算，以研究Si和通用电气[18]。2005年，Yang将偏微分方程推广到多维纳米尺度热传导的研究中，包括不同的边界条件和纳米尺度热源项，研究了多维结构中瞬态声子BTE的并行求解策略，并且将BDE的计算结果与瞬态声子BTE和傅里叶热传导方程的计算结果进行了比较[20]。2009年，Tang等人用从头开始的IFCs研究了RTA中MgO的导热性[19]。

从头算导热系数的成功应用的软件也很多。2014年，Tadano提出了一种计算晶体非谐力常数的系统方法。该方法采用直接法，从第一原理分子动力学模拟的高温轨迹中提取非谐力常数，应用于软件包ALAMODE[21]。2015年，Togo采用单模弛豫-时间近似方法，从一阶非谐晶格动力学计算出发，对含33种元素组合的锌闪锌矿型和纤锌矿型化合物的晶格导热系数进行了计算，得到了线性化声子玻耳兹曼方程的完整解，应用于软件包phono3py[22]。同年，Chernatynskiy引入了声子传输模拟器(PhonTS)，一个Fortran90，完全并行的代码来执行晶格导热系数预测[23]。

ShengBTE利用系统的对称性使计算更加有效，可以计算声子散射率的收敛集，并利用它们来获得κℓ和许多相关的数量，能够处理各向同性和各向异性晶体。此外，它还实现了作者中的一些人开发的一种近似，以有效和准确地预测纳米线的导热系数[1]。

## 2.2 GPU Acceleration on Scientific Applications

科学应用由于其计算量的巨大性，耗时漫长，迫切需要使用更快速的计算硬件。

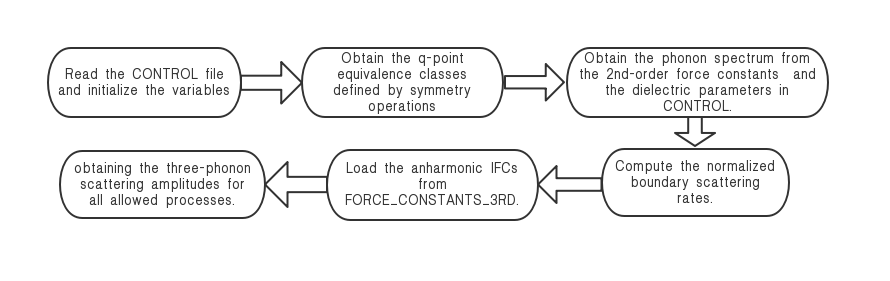
事实上，一些科学应用已经加入了GPU计算模块。量子化学领域的Abinit[9]，加入了LOBPCG算法的第一个GPU实现[10]；生命科学领域的relion[11]，使用GPU加速cryo-EM结构后发布了relion2[12]。NVIDIA官网给出了所有拥有GPU加速的应用列表gpu-applications-catalog.pdf[13]。这些应用或多或少都进行了计算密集算法的GPU移植，并且得到了几倍到几十倍的加速比。图【】展示了2014年至今的使用GPU的科学应用数量变化，这一数量还在不断增加。

# Bottleneck Analysis

## 3.1 Execution Flow Analysis

ShengBTE运行需要三个输入文件，CONTROL，FORCE\_CONSTANTS\_2ND和 espresso.ifc2中的一个(原子间力常数矩阵，类型由espresso参数决定，取值默认为假，使用FORCE\_CONSTANTS\_2ND)，以及FORCE\_CONSTANTS\_3RD(三阶原子间力常数矩阵)。ShengBTE的运行不需要额外参数，所有的配置均写入在CONTROL文件里。它的运行流程是大致如图【】。程序首先读取CONTROL文件获取参数，初始化变量，然后计算对称运算定义的q点等价类。之后利用二阶力常数文件（FORCE\_CONSTANTS\_2ND或 espresso.ifc2）和CONTROL中的介电参数来获取声子谱，并利用声子谱进行边界散射率计算和对状态的总密度和预测密度局部自适应估计。此时的数据还不足以进行计算，ShengBTE还需要从FORCE\_CONSTANTS\_3RD加载非谐波IFCs，最终计算所有允许过程的三声子散射振幅。

计算三声子散射振幅是程序计算最昂贵的部分，CONTROL包含的一些选项参数会影响此部分的计算流程。convergence参数如果真，则使用迭代BTE求解器(函数Ind\_\*)，直到实现收敛；如果为假，则在弛豫时间近似(函数RTA\_\*)中计算热导率。我们移植了Ind\_\*和RTA\_\*函数到GPU，此参数默认为真，使用作者改进的算法计算，故下文中我们将不对RTA\_\*函数的移植赘述。nanowires参数默认为假，打开此参数会额外进行纳米线热导率的计算。



3.2 Bottleneck Identification

为了进一步了解ShengBTE执行过程中的行为，我们在本地服务器上运行算例，并且使用Intel的性能分析工具Vtune[14]分析了计算温度为300以及区间为300~900步长100条件下的热点函数。通过观察发现七个算例的热点基本一致，大部分都是Ind\_plus和Ind\_minus，还有少部分的MPI同步与等待时间以及极少量的其他函数运行时间。

以Sn2Bi-F为例，我们给出瓶颈分析图。如图【a】所示，300k条件下，Ind\_\*函数占据了75%的执行时间，热点很突出，多进程执行时产生的同步等待以及规约时间占据了23%，其余的仅占2%。在连温条件下，热点函数如图【b】，相对于单温度测试条件热点函数比例没有太大变化。在ShengBTE中，程序通过Ind\_driver循环调用Ind\_plus和Ind\_minus函数，这部分是计算密集的区域。MPI中有一部分产生在Ind\_driver循环的规约，还有一部分是输入处理的同步等待。移植Ind\_\*函数到GPU，不但可以缩短函数本身执行时间，同时会缩短同步与等待时间。

# GPU Acceleration Strategies

## 基于第3节的瓶颈分析结果，我们提出了几种优化策略，包括并行化，GPU移植以及kernel blocksize的调整来缓解计算瓶颈。

## 4.1 Eliminating the Loop-carried Dependency

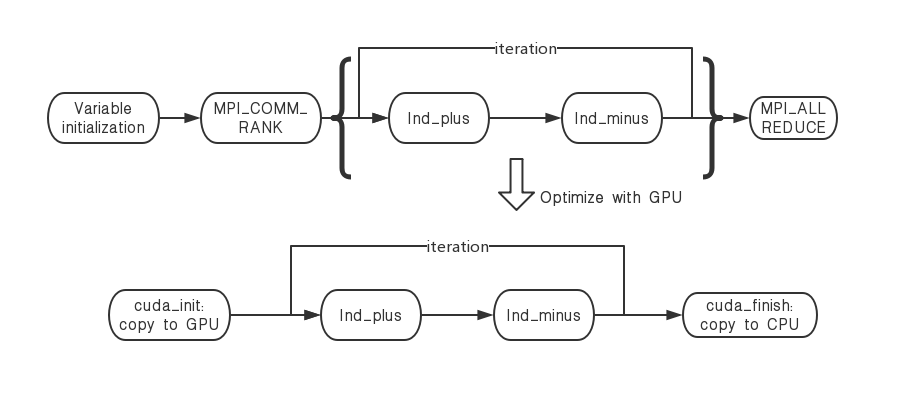
热点函数Ind\_plus和Ind\_minus有相似的结构，我们以Ind\_plus为例来介绍算法的修改。如算法【】所示，在热点函数Ind\_plus里计算密集的部分是一个三重循环，但是在每次循环里的变量N\_plus\_count加一存在于if语句内，故我们无法提前预知每个循环内的N\_plus\_count的值。对于算法第10-14行的Indof2ndPhonon\_plus，Indof3rdPhonon\_plus，Gamma\_plus数组，对N\_plus\_count变量存在依赖关系，故我们无法简单的将程序并行化。为了消除循环间的依赖，我们认为N\_plus\_count在每次循环都会加一，直接取值k+Nbands\*(ii+j\*nptk)，确定了每次循环内的值。同时，扩大Indof2ndPhonon\_plus，Indof3rdPhonon\_plus，Gamma\_plus数组空间为Nbands\*nptk\*Nbands以满足计算需求。我们再循环开始前初始化Indof2ndPhonon\_plus数组为零值，在算法第10行，在满足计算条件时，Indof2ndPhonon\_plus[N\_plus\_count]得到的值(ii-1)\*Nbands+j是一个非零值，并在循环结束后以非零值为依据将三个稀疏数组稠密化。

|  |  |
| --- | --- |
| **算法 A1** Ind\_plus | |
| **1:**  **2:**  **3:**  **4:**  **5:**  **6:**  **7:**  **8:**  **9:**  **10:**  **11:**  **12:**  **13:**  **14:**  **15:**  **16:**  **17:**  **18:**  **19:** | *do j=1,Nbands*  *do ii=1,nptk*  *...*  *do k=1,Nbands*  *...*  *if ((omegap.ne.0).and.(omegadp.ne.0)) then*  *...*  *if(abs(omega+omegap-omegadp).le.(2.d0\*sigma)) then*  *N\_plus\_count=N\_plus\_count+1*  *Indof2ndPhonon\_plus(N\_plus\_count)=**(ii-1)\*Nbands+j*  *Indof3rdPhonon\_plus(N\_plus\_count)=(ss-1)\*Nbands+k*  *...*  *Gamma\_plus(N\_plus\_count)=hbarp\*pi/4.d0\*WP3\*abs(Vp)\*\*2*  *Gamma\_plus(N\_plus\_count)=Gamma\_plus(N\_plus\_count)\*5.60626442\*1.d8/nptk*  *end if*  *end if*  *end do*  *end do*  *end do* |

唯一产生的缺陷是由于Indof2ndPhonon\_plus，Indof3rdPhonon\_plus，Gamma\_plus三个数组空间增大引起调用时传输的数据量增加，使用GPU时显存占用会有少量增加。但是经过我们测试发现数据传输在ShengBTE中没有成为性能限制的瓶颈，采用增加数据传输达到整体更快的加速效果是值得的。

## 4.2 Accelerating the Kenerls

通过阅读源码我们已经得知Ind\_plus与Ind\_minus热点函数由Ind\_driver调用，于是我们分析了Ind\_driver的执行流程，并且在函数内进行了GPU调用。经过4.1小节消除依赖以后，我们得以将Ind\_plus与Ind\_minus函数移植到GPU运行。由于ShengBTE软件包完全由FORTRAN构成，为了使用cuda运行，我们通过FORTARN调用C层接口，然后使用cuda。我们新增了源码cuda\_wrapper.c文件并在其中封装了四个C语言接口run\_cuda\_ind\_plus\_wrapper\_，run\_cuda\_ind\_minus\_wrapper\_，init\_cuda\_ind\_wrapper\_和finalize\_cuda\_ind\_wrapper\_。新增了cuda\_debug.h和cuda\_settings.h文件并在其中增加了HandleError函数用于处理GPU上运行的报错和GPU数量的设置。图【】是优化前后函数执行流程。



cuda\_init阶段调用init\_cuda\_ind\_wrapper\_进行cuda初始化准备，此时就已经可以使用nvidia-smi命令在GPU上找到进程。初始化阶段首先使用cudaMalloc命令在GPU上申请空间，此部分也就是GPU显存占用的空间，申请的空间要足够大以包括Ind\_plus和Ind\_minus函数使用和产生的所有数据。空间申请完毕后使用cudaMemcpy命令拷贝输入数据到GPU显存，此时已经准备好了在GPU上的计算。

Ind\_plus和Ind\_minus函数则被替换为run\_cuda\_ind\_plus\_wrapper\_和run\_cuda\_ind\_minus\_wrapper\_。以Ind\_plus为例，我们首先根据它的FORTRAN代码移植了一份C语言代码，并设置了NO\_CUDA宏定义来决定是否使用GPU运行。在没有GPU的情况下函数头的\_device\_不会生效，所有代码仍然可以在CPU上运行。我们把4.1小节并行化后的循环代码放入kernel调用，并在调用后把计算结果使用cudaMemcpy命令从GPU拷贝回CPU。需要拷贝回CPU的数据有变量WP3\_plus和4.1小节提到的三个数组，其余变量值不变或者后续不需要使用的则不用拷贝。

cuda\_finish阶段调用finalize\_cuda\_ind\_wrapper\_进行完成时释放。退出cuda调用时使用cudaFree命令把初始化占用的显存释放掉。

我们在cuda\_init阶段使用cudaSetDevice命令为进程设置执行的GPU，使用均分的方式，用进程号对GPU数量取余选择指定GPU，尽量保证每个GPU上的进程数相同。另外cudaMalloc、cudaMemcpy、cudaSetDevice和cudaFree调用都要嵌套HandleError来处理异常或错误。

热点函数数据传输量较大，每个进程要占用几百兆的显存。移植完成后迭代部分运行速度显著提升，同时由于迭代部分的加速，Ind\_driver内的MPI等待时间也随之缩短。

## 4.3 Adjusting the Block Size

一个CUDA代码包含的函数主要可以分为两部分:CPU(主机)运行的函数和GPU(设备)运行的函数。在设备上运行的函数也称为内核，都是以\_global\_开头。当CPU上的CUDA程序调用内核时，将生成一个线程网格，这个网格由块组成，每个块由线程组成。

所以在内核调用前必须指定在设备执行的函数的栅格和块的维数，栅格所有维数大小乘积等于被发送的块的数量，而块的所有维数大小乘积等于每个块的线程数量。针对4.1节所述三层循环，假设块大小为(block.x,block.y,block.z)，我们设定了栅格大小为((Nbands+block.x-1)/block.x, (nptk+block.y-1)/block.y, (Nbands+block.z-1)/block.z )，达到自动最优化使用GPU资源。由于三层循环每层大小存在巨大差异，此时我们发现block三个维度不会在相同时达到较优效果，而是调整到极性差距时得到了最快运行速度，这个调整相对于块大小为8x8x8的均衡状态提升了大概40%的加速效果。

# Evaluation

## 5.1 Experimental Setup

使用的算例部分来自ASC19，部分来自almaBTE的算例，所有算例已经上传到【github？】。所有的实验都在本地服务器上进行，机器型号为【？】浪潮M4，软硬件配置如表【】。由于CPU为14核，我们使用14进程并使用numactl命令绑定到单个CPU。

|  |  |  |
| --- | --- | --- |
| 操作系统 | 硬件 | 软件 |
| CentOS7.6  (内核3.10.0 x86 64) | CPU 2xIntel E5-2680v4  GPU 2xNvidia P100  Mem 24x16G | GCC v4.8.5  ICC v2018.5.274  CUDA v10.0  IFORT v2018.5.274  Intel VTune v2018.4.0.573462  Intel MPI v2018.4.274 |

## 5.2 Performance Improvement on Kernels

我们在4.2小节进行了Ind\_plus和Ind\_minus函数GPU kernel移植。Ind\_plus和Ind\_minus函数在Ind\_driver函数里循环被调用，于是我们统计了GPU数量为一时整个循环的执行时间，即程序在运行算例时的使用GPU时长，然后与这个循环在单块CPU上的执行时间进行对比。如图【？】所示，在大多数算例上，kernel的加速效果都很明显，最高达到了5.78倍，平均为4.69倍。

## 5.3单温计算

我们测试了所有优化后ShengBTE运行性能的提升。我们在CPU，CPU+GPU和CPU+2\*GPUs模式下进行了对比试验，图【时间，加速比a】展示了在温度为300条件下使用不同的七个算例计算得到的时间与加速比。单块GPU对比单块CPU最高得到了4.62的加速比，平均加速比为3.80。虽然大多数算例表现良好，但是一些算例加速比仅有1.44。对于加速比不高的算例，分析源代码与Vtune收集的数据发现penta-graphene不是一个计算密集的算例。在4.1小节里我们已经给出了算法的代码结构，penta-graphene算例执行if语句内的计算次数远不如其他算例。这一点在5.2小节的kernel加速比中也可以得到验证。同时我们进行了扩展性实验，使用两块GPU运行与单块GPU运行对比。如图【时间，加速比b】，我们得到了1.4~1.8倍的加速比。最高为InYCd算例达到了1.76倍，平均值为1.59倍。

## 5.4 连温计算

同时，ShengBTE支持连续温度下的计算，我们使用Sn2Bi-F算例进行了以300K开始的步长为100K的多次运行测试。图【】是连温条件下在单块CPU和单块GPU上的运行时间与加速比。从图中可以看出，随着运行温度区间越来越长，GPU得到的加速比越来越高并趋于平稳。在300K温度下得到的加速比为3.97，逐步扩大区间后逐步增大到4.15，平均值也有4。10，此时已经趋于平缓再扩大区间也不会有太大变化。这是由于输入处理占据了一定时间，但是无论是单温度测试还是多温度测试输入处理只有一次，故温度区间越大输入处理时间百分比越少，加速效果会更明显。

## 5.5 Roofline Model Analysis

（CPU、单卡，以及kernel和整体分析，roofline参考游心论文）

## 5.6 Parameter Sensitivity Analysis

我们移植的Ind\_plus与Ind\_minus函数三层循环值分别为Nbands、nptk、Nbands，故我们使用了一个三维的block。在多次测试中发现x维度和z维度保持值相等可得到更快速度。如图【】，我们在三个维度的值都选用了对所有算例都比较友好的2的幂，并进行了大量测试，生成了热力图。其中红色越深代表运行时间越短，绿色越深代表运行时间越长。从图中可以看出blocksize产生了两个红色聚集点，并且找到了最优化的blocksize为1x64x1。

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  | y=4 | y=8 | y=16 | y=32 | y=64 | y=128 | y=256 | y=512 |
| x(z)=1 | 2290 | 1552 | 1030 | 808 | 795 | 804 | 823 | 1050 |
| x(z)=2 | 1154 | 845 | 1254 | 828 | 858 | 1319 |  |  |
| x(z)=4 | 897 | 890 | 1332 | 978 |  |  |  |  |
| x(z)=8 | 1034 | 1154 |  |  |  |  |  |  |

# Related Work

almaBTE[15]是ShengBTE的继承者。almaBTE编译产生了一组可执行文件，允许用户灵活使用。同时almaBTE保留了一个ShengBTE的模拟器，可以处理与ShengBTE相同的输入。almaBTE产生的模拟器由FORTRAN与C混合生成，而ShengBTE完全是FORTRAN生成。我们尝试运行了多组温度下的almaBTE，发现单温度测试时alamBTE并没有比ShengBTE有运行时间上的缩短，甚至运行时间更长了。但是在连续温度下的计算时，almaBTE可以更有效地缓存与温度无关的量，每个温度计算可以有3倍的加速比。

# Conclusion and Future Work

随着材料技术发展，新的特定性能材料的寻求对现有软件计算性能的优化起到了重要的推动作用。本文对ShengBTE进行了综合性能分析，找出了性能优化的瓶颈。此外，我们还提出了一些提高ShengBTE性能的优化策略，包括并行化，GPU加速与kernel blocksize调整。实验结果表明，在不降低精度的前提下，我们的优化方法实现了单温度测试下最高4.62x的加速。在未来的工作中，我们希望进行knl重核CPU的移植以及次要热点函数的GPU移植。

# References(简略 待补全 latex使用bib)

[1] Li, Wu & Carrete Montaña, Jesús & Katcho, Nebil & Mingo, Natalio. (2014). ShengBTE: A solver of the Boltzmann transport equation for phonons. Computer Physics Communications. 185. 1747–1758. 10.1016/j.cpc.2014.02.015.

(ShengBTE: A solver of the Boltzmann transport equation for phonons

https://www.sciencedirect.com/science/article/pii/S0010465514000484)

[2] M. Zebarjadi, K. Esfarjani, M.S. Dresselhaus, Z.F. Ren, G. Chen, Perspectives on thermoelectrics: from fundamentals to device applications, Energy Environ. Sci. 5 (2012) 5147–5162.

[3] L.-T. Yeh, R.C. Chu, Thermal Management of Microloectronic Equipment: Heat Transfer Theory, Analysis Methods, and Design Practices, ASME Press, 2002.

[4] C.D.Wright,L.Wang,P.Shah,M.Aziz,E.Varesi,R.Bez,M.Moroni,F.Cazzaniga, The design of rewritable ultrahigh density scanning-probe phase-change memories, IEEE Trans. Nanotechnol. 10 (2011) 900–912.

[5] Green’s-function approach to linear response in solids

[6] Theory of static structural properties, crystal stability, and phase transformations: Application to Si and Ge

[7] Ab initio Force Constant Approach to Phonon Dispersion Relations of Diamond and Graphite

https://iopscience.iop.org/article/10.1209/0295-5075/32/9/005

[8] First-Principles Determination of the Soft Mode in Cubic ZrO2

https://journals.aps.org/prl/abstract/10.1103/PhysRevLett.78.4063

[9]ABINIT: First-principles approach to material and nanosystem properties

https://www.sciencedirect.com/science/article/pii/S0010465509002276

[10]LOBPCG

https://dl.acm.org/citation.cfm?id=2872609

[11] RELION: Implementation of a Bayesian approach to cryo-EM structure determination

https://www.sciencedirect.com/science/article/pii/S1047847712002481

[12]Accelerated cryo-EM structure determination with parallelisation using GPUs in RELION-2

https://cdn.elifesciences.org/articles/18722/elife-18722-v2.pdf

[13]GPU加速应用

https://www.nvidia.com/content/dam/en-zz/Solutions/Data-Center/tesla-product-literature/gpu-applications-catalog.pdf

[14] Reinders, J.: VTune (TM) Performance Analyzer Essentials: Measurement and Tuning Techniques for Software Developers. Intel Press (2004)

[15]