

# Protokoll V8

Tristan Sopauschke, Hans Schreiter

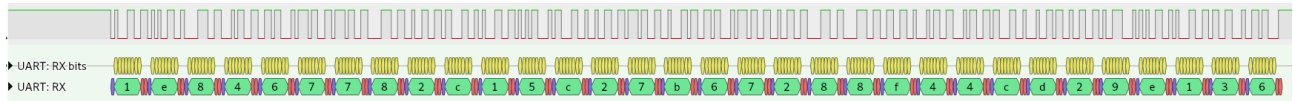
Grundsätzlich wird für die Übertragung das UART-Protokoll verwendet.

Die BAUD-Rate lässt sich ablesen, indem man den kürzesten vorkommenden High-Pegel betrachtet, dessen Länge ausmisst und davon die Taktrate der Übertragung abliest.

Es wird 1 Stopp-Bit verwendet und zusätzlich 1 Paritätsbit (even).

Zu Beginn des Versuchs kam es zu Frame Errors, obwohl trotzdem die korrekten Daten empfangen wurden. Diese Fehler entstehen, wenn zum erwarteten Zeitpunkt kein Stopp-Bit empfangen wurde. In unserem Fall konnten sie aber darauf zurückgeführt werden, dass wir keine Paritätsbits im Logic-Analyser aktiviert hatten, demnach das Stopp-Bit also erst 1 Bit nachdem es erwartet wurde ankam. Nach dem Aktivieren dieser Einstellung (1 Paritätsbit, even) kam es zu keinen Frame Errors mehr und die Übertragung verlief fehlerfrei.

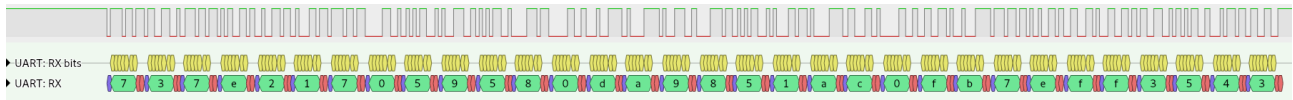
## Für Matrikel-Nr. 80767



- Daten: 1e8467782c15c27b67288f44cd29e136
- BAUD-Rate: ~4750
- Datenbits: 8

Die übertragenen Daten sind in der Abbildung zu sehen. Es kam zu keinen Übertragungsfehlern.

## Für Matrikel-Nr. 81571



- Daten: 737e217059580da9851ac0fb7eff3543
- BAUD-Rate: ~9600
- Datenbits: 7

Die übertragenen Daten sind in der Abbildung zu sehen. Es kam zu keinen Übertragungsfehlern.