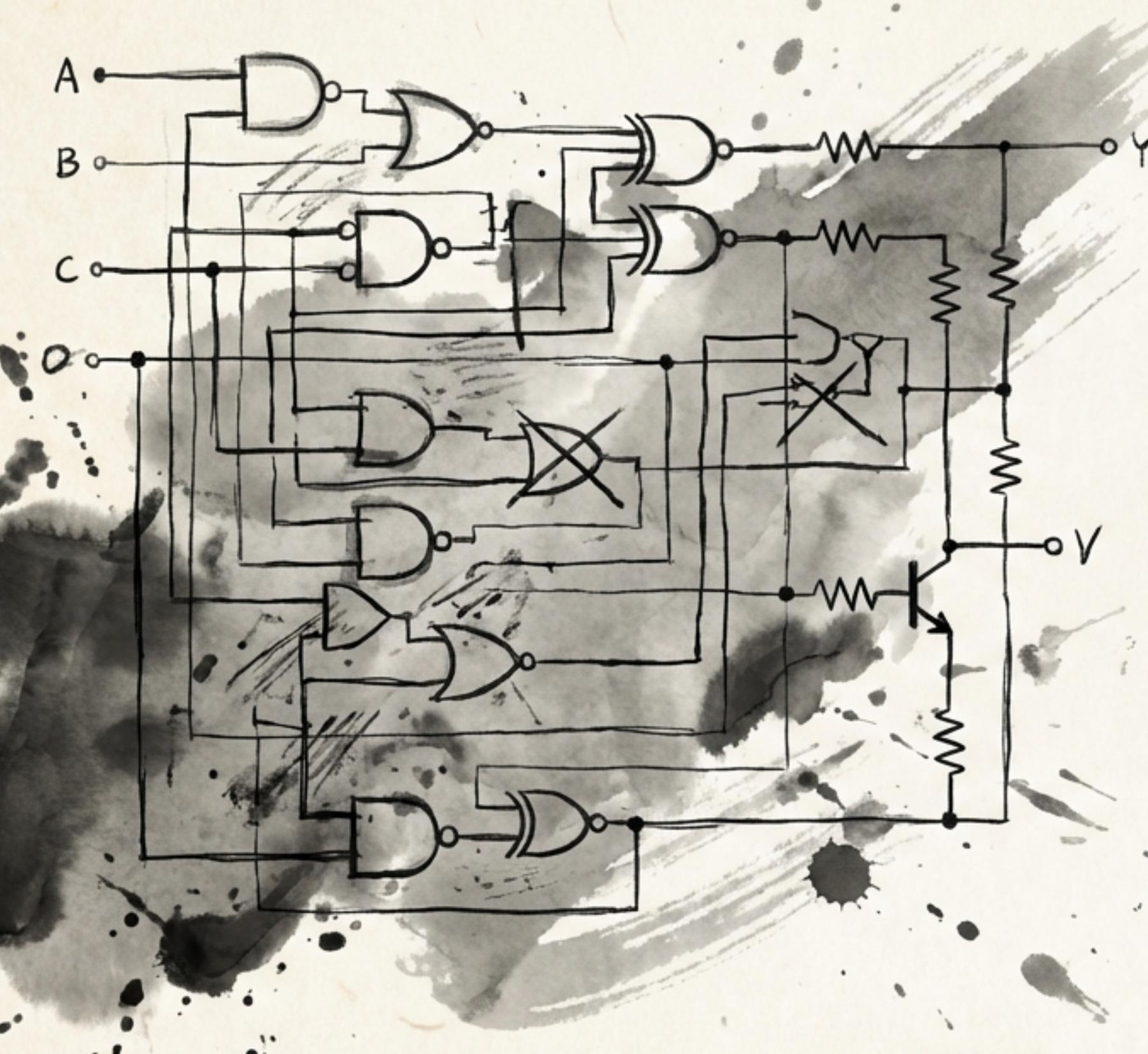


道行图

逻辑电路的修行之道



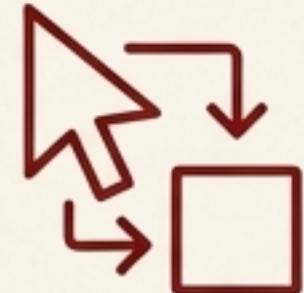


电路之道，始于凡人之法

- 手动绘制，繁琐且易错。
- 复杂逻辑，难以直观呈现。
- 反复修改，耗时耗力，事倍功半。
- 这是修行路上的第一道关隘：将心中所想，化为严谨的阵图，其路漫漫。

南清

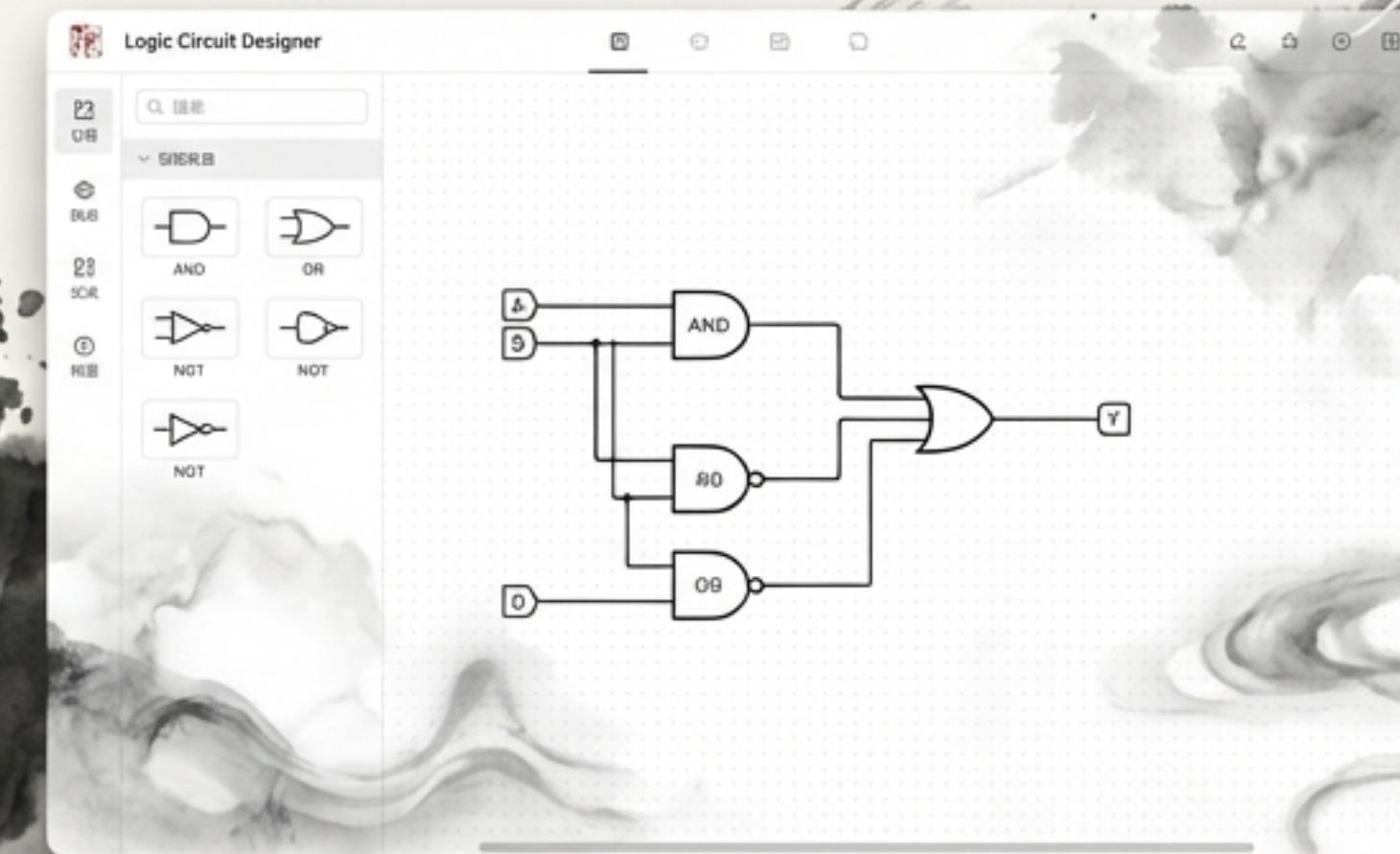
今有神器，名曰“道衍图”



可视化设计
拖拽之间，布局自成。



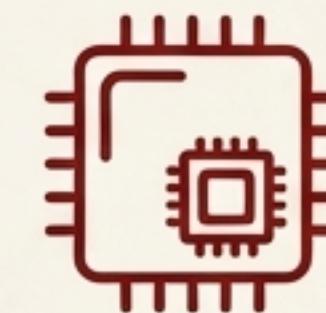
AI 辅助
问卜天机，破解难题。



一款基于 React 的网页版工具，专为修行者（学生、
教师与电子爱好者）打造，化繁为简，直抵核心。



智能生成
真言一句，电路立现。



自定义芯片
炼制法宝，随心所欲。



修行法门：掌握四大神通

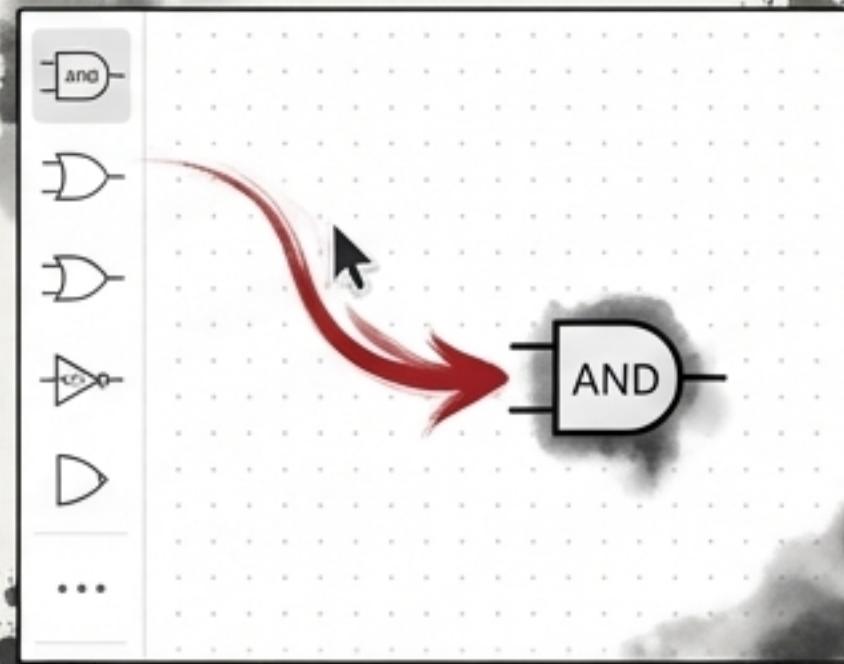
从入门槛心法到高阶神通，此卷将为你揭示“道衍图”的全部奥秘。

1. *入门之法*：基础操作，稳固根基。
2. *言出法随*：布尔真言，自动成阵。
3. *天机启示*：AI相助，灵感涌现。
4. *炼器化神*：自创芯片，独步天下。

南
清

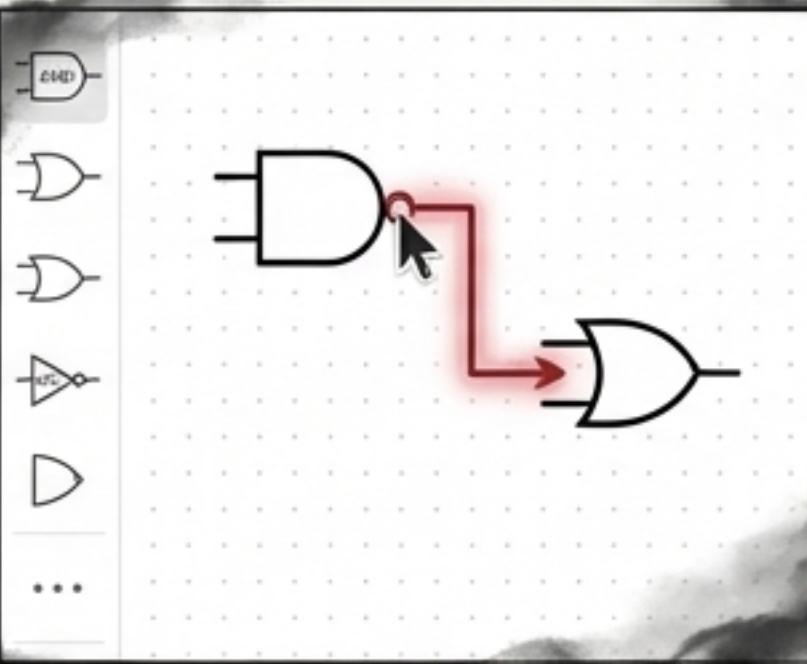
入门之法：御器之基

布局 (Layout)



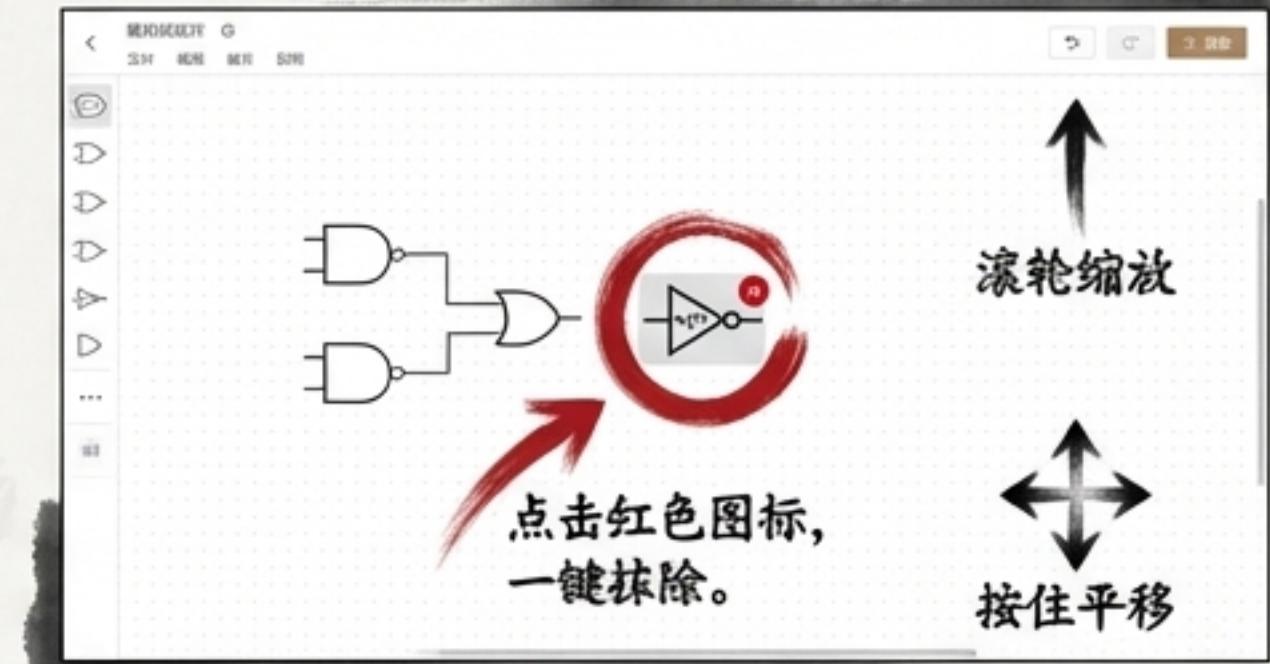
从左侧工具栏拖动元件至画布，如棋手落子。
布，如棋手落子。

连线 (Wiring)



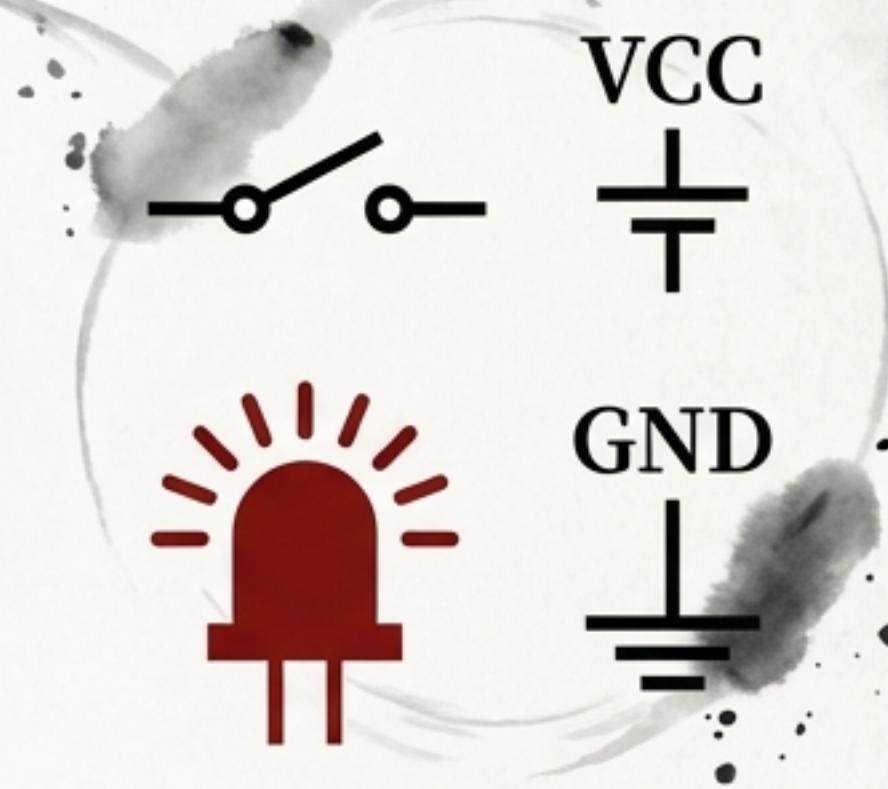
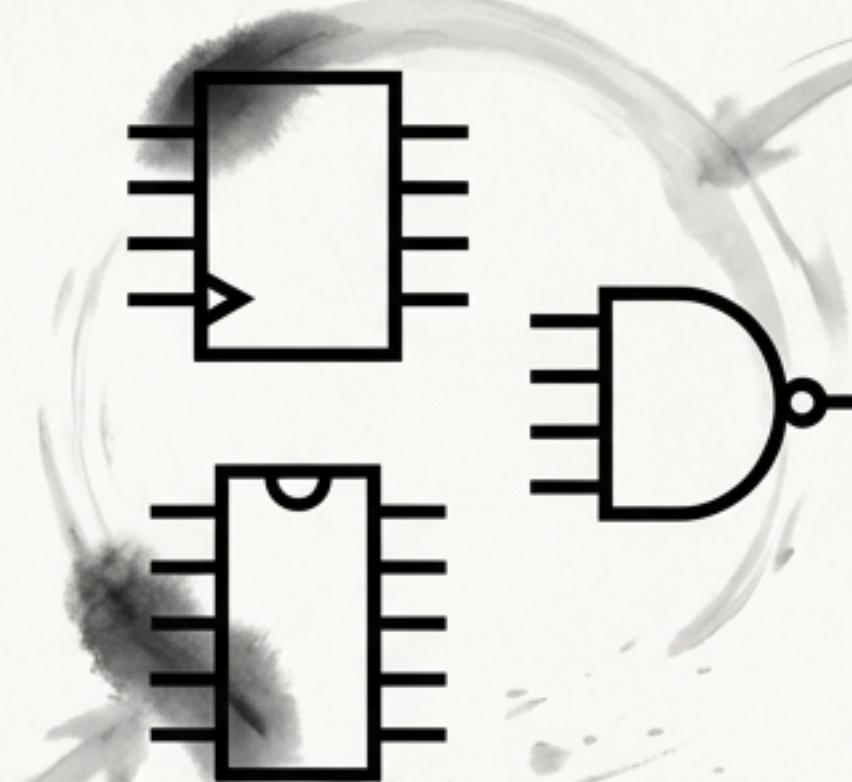
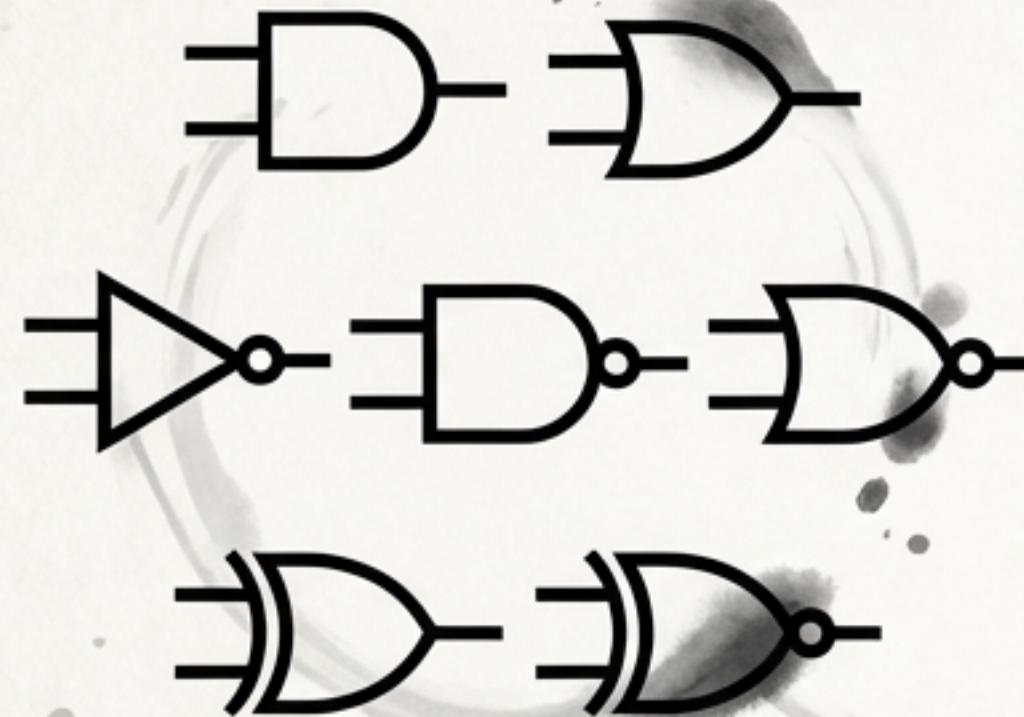
Source Han Serif CN
轻点端口，心意相通，两点一线，灵气自流。
支持曼哈顿风格自动连线。

御览 (Navigation & Deletion)



Source Han Serif CN Regular
✓ 缩放：滚轮滚动，纵览全局。
✓ 平移：按住空白，挪移乾坤。
✓ 删除：悬停元件，点击红色图标，
一键抹除。

万物之基：元件宝库



基础门：AND, OR, NOT,
NAND, NOR, XOR, XNOR

集成电路：74LS138 (译码器) ,
74LS153 (数据选择器) ,
4输入 NAND

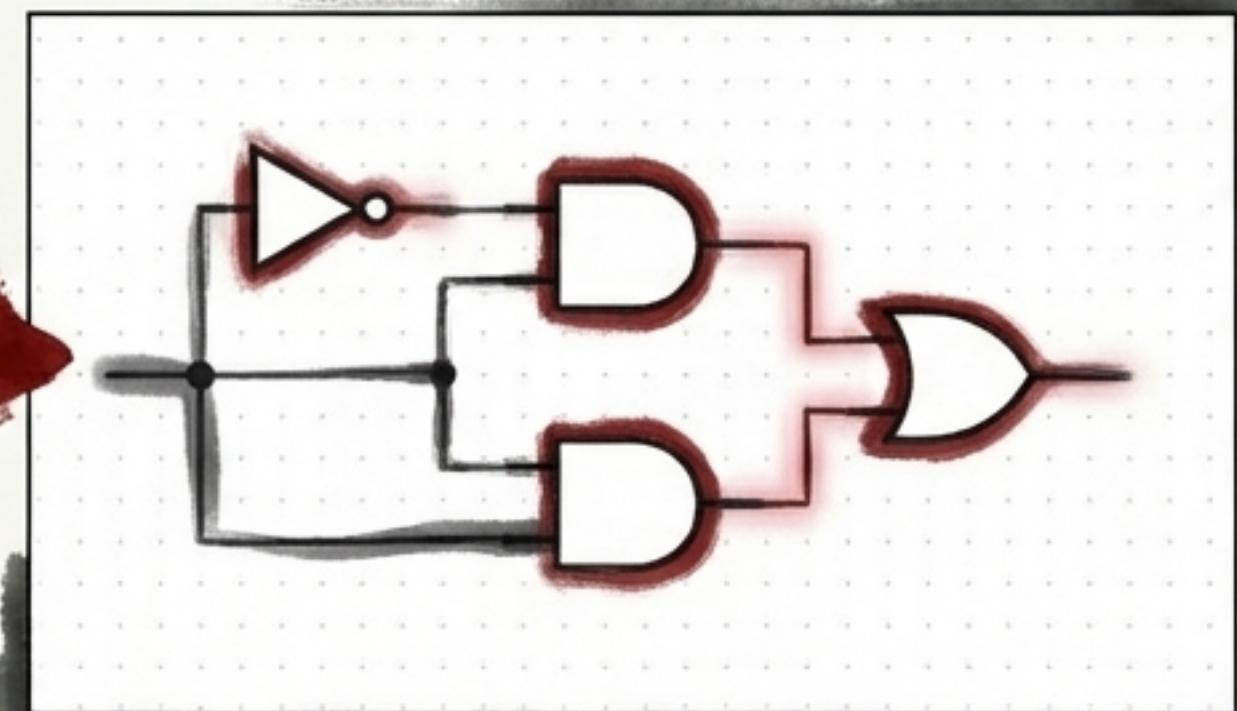
输入/输出：开关 (Switches) ,
LED灯, VCC, GND

神通之一：言出法随

Before



After

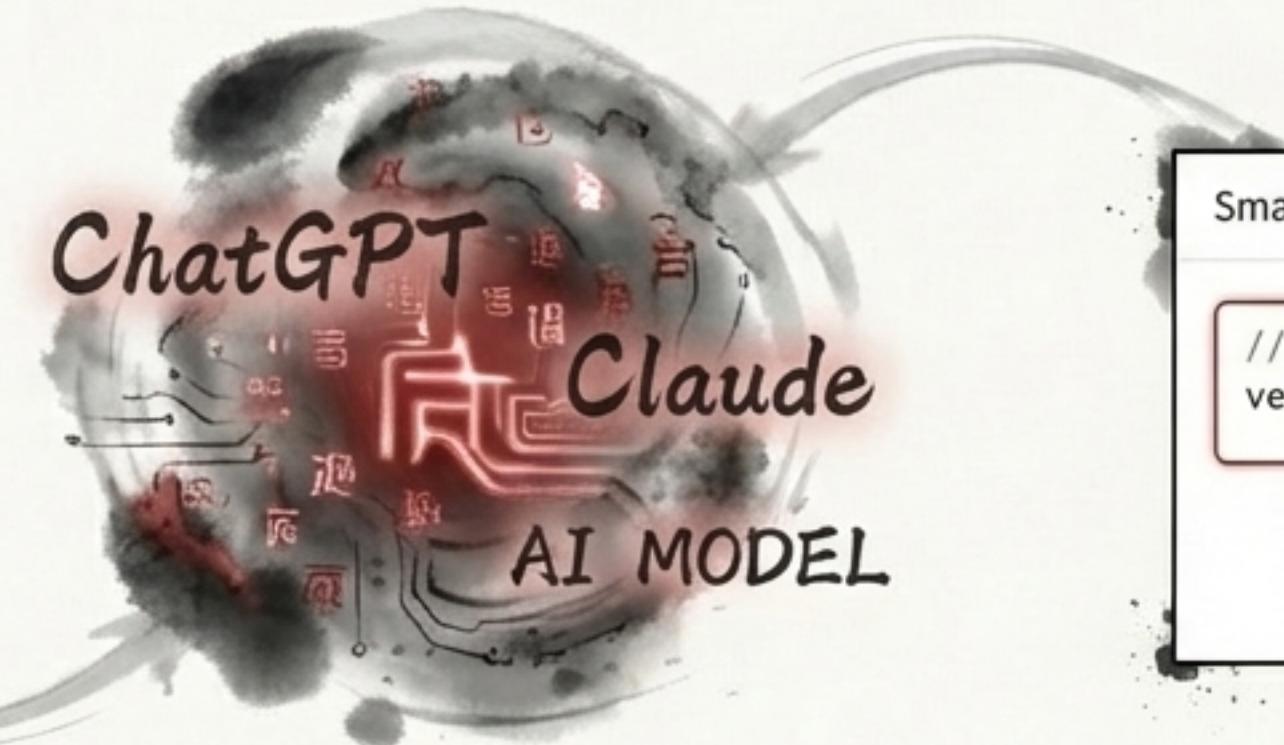


1. 点击顶部 智能生成 按钮。
2. 在输入框中写下你的布尔“真言”，如 $F = A'B + C$ 或 $Y = \text{AND}(A, B)$ 。
3. 点击 生成电路图。

顷刻之间，心中所思，化为眼前之阵。

神通之二：天机启示

面对自然语言描述或复杂逻辑，可借AI之力，获得天机。



1. 在 智能生成 面板中，点击 AI 辅助生成。
2. 复制弹出的专属提示词（Prompt），发送给 AI 模型（如 ChatGPT，Claude）。
3. 将 AI 返回的代码粘贴回输入框，即可生成电路。

神通之三：炼器化神

将繁复阵法封装为独一无二的法器，供你随时调用。

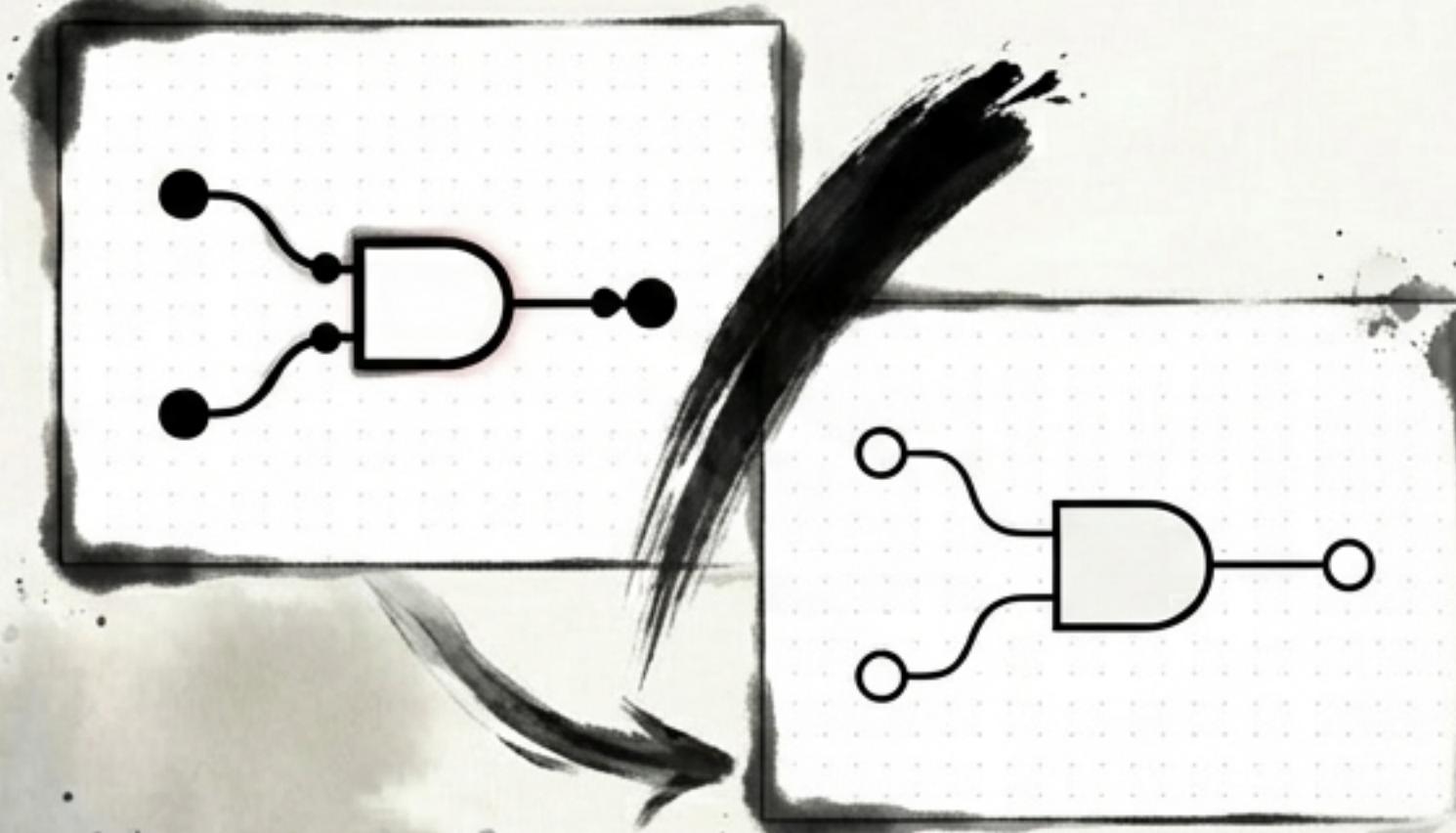


1. 点击顶部 **新建芯片**。
2. **命名**: 如“全加器”。
3. **定义输入**: 左侧引脚, 用逗号分隔 (如`A, B, Cin`)。
4. **定义输出**: 右侧引脚 (如`Sum, Cout`)
5. 保存后, 你的专属芯片将现身于 **我的芯片** 区域。

精益求精：琢磨与传世

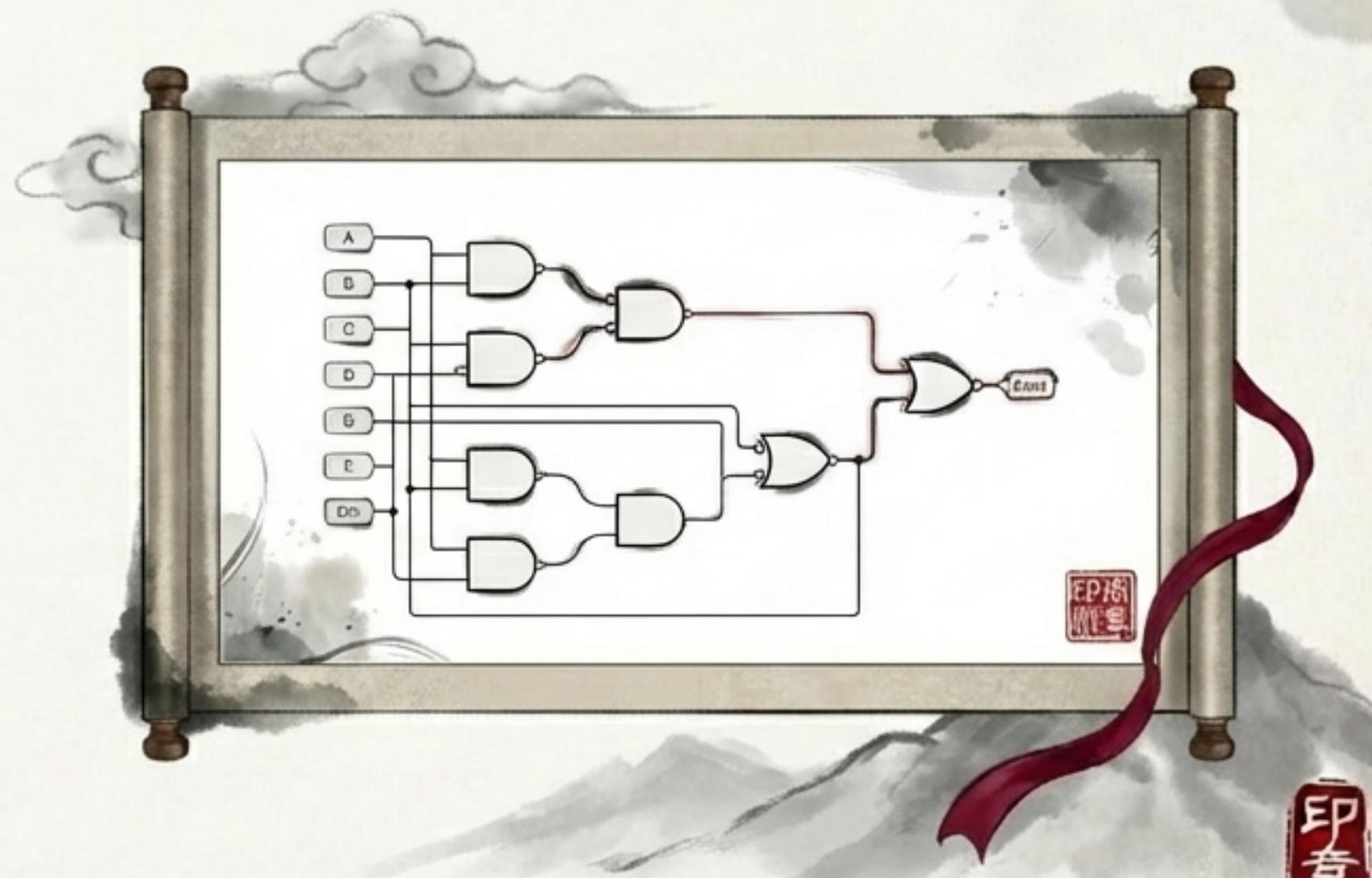
外观切换

一键切换“极简节点样式”，呈现学术风格的空心圆点，返璞归真。



导出墨宝

支持一键导出高清 PNG 图片，将你的心血之作，完美呈现于作业或论文中，流传后世。



印
章

大成之作

从简单的逻辑门到复杂的自定义芯片，
道衍图助你将宏大构想变为现实。



神器源起



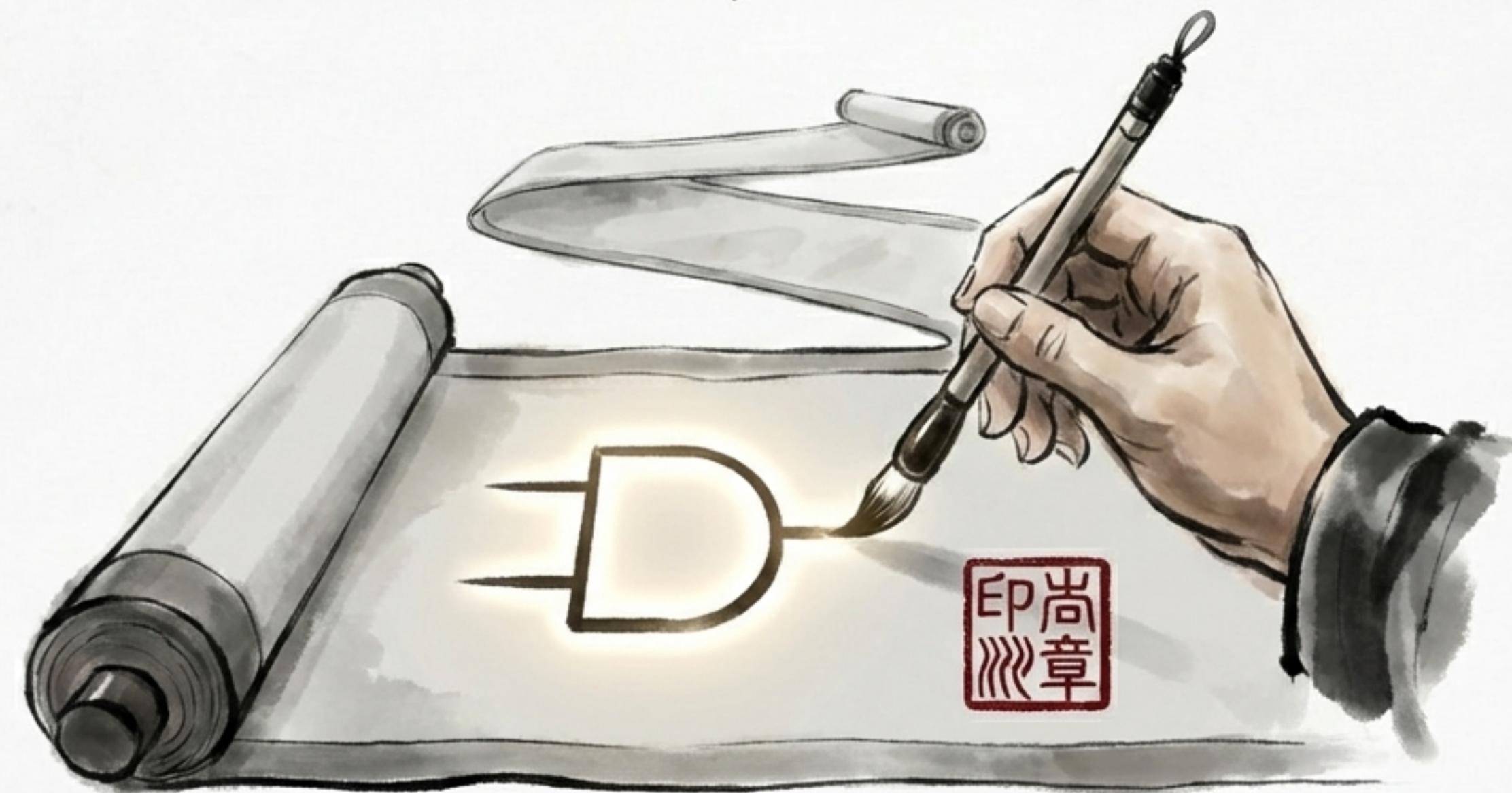
- **作者:** 不懂 (Budoyh)
- **项目缘起:** 本为郑州大学数电实验辅助工具，现已开源，惠及天下同道。
- **技术核心:** 基于 React 构建。

探寻源码，论道 GitHub:
github.com/budoyh/logic-circuit-designer

联系作者：
budo0422@outlook.com



道法自然，器为心用



摒弃繁琐，回归创造的本源。
你的下一个杰作，始于此。