模电数电实验数据

死抠

2019年4月30日

数据仅作学习参考用途,用作实验报告后果自负。

1 模拟电子技术实验数据

1.1 模电实验一 常用电子仪器使用练习

表 1.1: 万用表、示波器测量电压实验数据

稳压源表头指示	6 V	12 V	18 V	24 V	30 V
万用表读数	6.03	12.03	18.02	24.00	30.00
示波器读数					

表 1.2: 示波器测量电压实验数据

校正信号	标称值	示波器》	则得的原始数据	测量值
幅度 U_{P-P}	$2\mathrm{V}$	$3.5\mathrm{div}$	$1.75\mathrm{V}$	
频率 ƒ	$1000\mathrm{Hz}$	4 div	$0.25\mathrm{ms/div}$	$1\mathrm{Hz}$

表 1.3: 交流电压测量

信号电压频率	示波器泡	则量值	 信号电压毫伏表读数 / V	示波器测量值		
信与电压频率	周期 / ms	频率 / Hz	信与电压笔\\	峰峰值 / V	有效值 / V	
50 Hz	20	50.00	0.896	2.58	0.912	
100 Hz	10	100.00	0.900	2.48	0.877	
1 kHz	1	1.00×10^{3}	0.893	2.50	0.905	
$10\mathrm{kHz}$	99.92×10^{-3}	10.01×10^{3}	0.571	2.56	0.905	

1.2 模电实验二 共射单管交流放大电路

2 数字电子技术实验数据

- 2.1 数电实验一 门电路
- 2.2 数电实验二 译码器

表 1.4: 静态工作点测试表

	测量	值	计算值			
U_{B}	U_{C}	$U_{\rm E}$	$U_{ m BE}$	U_{CE}	$I_{ m CQ}$	
0.642	5.07	0				

表 1.5: 电压放大倍数测试表

测量	值	计算值			
$V_{ m i}/{ m mV}$	$V_{\rm i}/{ m mV}$ $V_{\rm o}/{ m V}$				
12	2.618				
14	2.988				
16	3.268				
20	3.671				

表 1.6: 电路参数变化对电压放大倍数及输出波形的影响

	给定参数			测量组	吉果	由测	l量值t	十算	波形失真类型	
$R_{\rm b}$	$R_{ m C}/{ m k}\Omega$	$R_{ m L}/{ m k}\Omega$	$U_{\rm CE}$	$I_{\rm CE}$ $U_{\rm O}$ 输出波形图 $I_{\rm C}$		I_{CQ}	$I_{ m BQ}$	$A_{ m U}$		
	3.9	∞	0.439	3.426	略					
合适	2	2.2	1.800	1.779	略					
	2	∞	3.226	3.241	略					
变小	$R_{\rm C} = 2\mathrm{k}\Omega$		2.732	2.320	略					
变大	$R_{\rm L} = \infty$		5.26	3.20	略					

表 2.1: TTL 基本门电路测试表

输	入	输出							
A	B	与非门 Y	或门 Y	异或门 Y					
0	0	1	0	0					
0	1	1	1	1					
1	0	1	1	1					
1	1	0	1	0					

表 2.2: TTL 四输入端双与非门测试表

	输	入		输出			
A	B	C	D	Y	电压 / V		
1	1	1	1	0	0.03		
0	1	1	1	1	4.40		
0	0	1	1	1	4.40		
0	0	0	1	1	4.41		
0	0	0	0	1	4.40		

表 2.3: TTL 与非门的电压传输特性测试表

$V_{ m i}/{ m V}$								
$V_{\rm o}/{ m V}$	4.85	4.85	4.85	2.30	0.02	0.02	0.02	0.02

表 2.4: 74 LS138 的逻辑功能测试表

	输	λ						姶	·Ш			
	允许		选择			输出						
S1	S2' + S3'	A2	A1	A0	Y0'	Y1'	Y2'	Y3'	Y4'	Y5'	Y6'	Y7'
X	1	X	X	X	1	1	1	1	1	1	1	1
0	X	X	X	X	1	1	1	1	1	1	1	1
1	0	0	0	0	0	1	1	1	1	1	1	1
1	0	0	0	1	1	0	1	1	1	1	1	1
1	0	0	1	0	1	1	0	1	1	1	1	1
1	0	0	1	1	1	1	1	0	1	1	1	1
1	0	1	0	0	1	1	1	1	0	1	1	1
1	0	1	0	1	1	1	1	1	1	0	1	1
1	0	1	1	0	1	1	1	1	1	1	0	1
1	0	1	1	1	1	1	1	1	1	1	1	0

表 2.5: 74LS48 逻辑功能测试表

	输	入		输出							
D3	D2	D1	D0	a	b	c	d	e	f	g	
0	0	0	0	1	1	1	1	1	1	0	
0	0	0	1	0	1	1	0	0	0	0	
0	0	1	0	1	1	0	1	1	0	1	
0	0	1	1	1	1	1	1	0	0	1	
0	1	0	0	0	1	1	0	0	1	1	
0	1	0	1	1	0	1	1	0	1	1	
0	1	1	0	0	0	1	1	1	1	1	
0	1	1	1	1	1	1	0	0	0	0	
1	0	0	0	1	1	1	1	1	1	1	
1	0	0	1	1	1	1	0	0	1	1	