预习材料

一、 信道编译码

1.1 基本原理

信道编码,就是在待发送的信息序列中人为地按一定规则加入保护成分(监督码元),然后将构成的新序列作为发送序列;接收端的信道译码器按相应逆规则进行译码,从中发现错误或纠正错误。从信息传输的角度来看,监督码元是冗余的,这种冗余度降低了信息传输的效率;但从系统可靠性角度来看,冗余度的增加带来了检(纠)错能力的提升,增强了数字信号的抗干扰能力。因此,信道编码又称差错控制编码。

设编码后的发送序列共包含 n 个码元,其中信息码元数为 k,监督码元数为 (n-k)。信息码元数与总码元数的比值 k/n 称为编码效率(码率),监督码元数与信息码元数的比值 (n-k)/k 称为冗余度。一般来说,冗余度越大,信息抗干扰能力越强,系统可靠性越高。信道编码的本质即通过降低信息传输速率(有效性)来提高信息的抗干扰能力(可靠性)。

1.2 分类

信道编码一般分为两类:分组编码和卷积编码。

在分组编码中,信息序列被划分为若干个长度为 k 的码组,每个信息码组按一定的编码规则映射成长度为 n 的发送码组。各码组的映射关系是独立的,编码器的输出仅与当前输入的 k 个信息码元有关,而与先前的序列无关。对于(n, k) 分组码,码率定义为 k/n。

在卷积编码中,虽然也将长度为 k 的信息码组编成长度为 n 的发送码组,但 其监督位不仅和当前输入的 k 个信息码元有关,同时也与前面(N-1)个信息码组 有关,故一个码组中的监督码元监督着 N 个信息码组。对于(n, k, N)卷积码, 称 N 为编码约束度,码率定义为 k/n。

二、 线性分组码

2.1 基本原理

分组码的基本思想是对信息序列进行分组编码。对包含 k 个码元的码组 $M=(m_{k-1},m_{k-2},\ldots,m_1,m_0)$ 按照一定的编码规则产生包含 n 个码元的码组 $C=(c_{n-1},c_{n-2},\ldots,c_1,c_0)$,编码规则定义为:

$$\begin{cases} c_0 = f_0\left(m_{k-1}, m_{k-2},, m_1, m_0\right) \\ c_1 = f_1\left(m_{k-1}, m_{k-2},, m_1, m_0\right) \\ ... \\ c_{n-1} = f_{n-1}\left(m_{k-1}, m_{k-2},, m_1, m_0\right) \end{cases}$$

若 $f_i(\cdot)(i=0,1,...n-1)$ 均为线性函数,则称 C 为线性分组码,一般用(n,k)表示,其中 n 表示码组长度,k 为码组中信息码元长度,r=n-k 为码组中监督码元长度。

实际上,(n, k) 线性分组码是 q 元有限域 GF(q)上 n 维线性空间 V_n 中的一个 k 维子空间 $V_{n,k}$ 。若信息码组 M 与码组 C 的所有元素均取自二元有限域 GF(2) (即 $\{0,1\}$),则称为二元线性分组码。**以下仅讨论二元码的情况。**

2.2 线性分组码的编码: 生成矩阵与校验矩阵

对于二元线性分组码,其编码过程实际上就是从包含 2^k 个信息码组的 V_k 空间到包含 2^n 个码组的 V_n 空间的映射过程,因此在码空间 $V_{n,k}$ 中一定可以找到一组基底 $g_0, g_1, \cdots g_{k-1}$,使得所有码组都可以写成这 k 个基底的线性组合,即

$$C = m_{k-1} \mathbf{g}_{k-1} + m_{k-2} \mathbf{g}_{k-2} + \dots + m_1 \mathbf{g}_1 + m_0 \mathbf{g}_0$$

这种线性组合特性正是线性分组码名称的来历。显然,研究线性分组的关键是研究基底、子空间和映射规则,如图 1 所示。

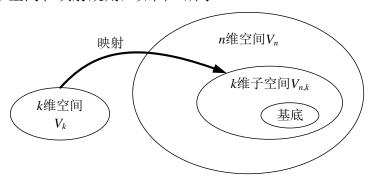


图 1 码空间与映射

用 $\mathbf{g}_{i}=(g_{i,n-1},g_{i,n-2},\ldots,g_{i,1},g_{i,0})$ 表示第 $i(i=0,1,\ldots k-1)$ 个基底,再将 k 个基底排列成 k 行 n 列矩阵的形式,即

$$G = \begin{bmatrix} \mathbf{g}_{k-1} \\ \vdots \\ \mathbf{g}_{1} \\ \mathbf{g}_{0} \end{bmatrix} = \begin{bmatrix} g_{k-1,n-1} & \cdots & g_{k-1,1} & g_{k-1,0} \\ \vdots & \ddots & \vdots & \vdots \\ g_{1,n-1} & \cdots & g_{1,1} & g_{1,0} \\ g_{0,n-1} & \cdots & g_{0,1} & g_{0,0} \end{bmatrix}$$

由于 k 个基底即 G 的 k 个行向量线性无关,故矩阵 G 的秩一定等于 k。当信息码组 M 确定后,码组 C 仅由 G 矩阵决定,即 (n,k) 线性分组码中的任一码组 C 均可由这组基底的线性组合生成:

$$oldsymbol{C} = egin{bmatrix} oldsymbol{g}_{k-1}, m_{k-2}, \cdots m_0 \end{bmatrix} egin{bmatrix} oldsymbol{g}_{k-1} \ dots \ oldsymbol{g}_1 \ oldsymbol{g}_0 \end{bmatrix}$$

因此称这 $k \times n$ 矩阵 G 为该 (n, k) 线性分组码的生成矩阵。例如,可以在 (7, 4) 线性分组码中找到任意 4 个线性无关的行向量来构成生成矩阵 G:

$$G = \begin{bmatrix} 1 & 0 & 0 & 0 & 1 & 1 & 1 \\ 0 & 1 & 0 & 0 & 1 & 1 & 0 \\ 0 & 0 & 1 & 0 & 1 & 0 & 1 \\ 0 & 0 & 0 & 1 & 0 & 1 & 1 \end{bmatrix}$$

基底不是唯一的,生成矩阵也就不是唯一的。事实上,将 k 个基底线性组合后产生另一组 k 个向量,只要满足线性无关的条件,依然可以作为基底张成另一个码空间。不同的基底也有可能生成同一个码组,但因编码涉及码组和映射两个因素,即使码组相同而映射方法不同也不能认为是同样的码。

基底的线性组合等效于生产矩阵 **G** 的行运算,能够产生一组新的基底。利用矩阵的行运算可使生产矩阵具有如下的"系统形式":

$$\boldsymbol{G} = \begin{bmatrix} \boldsymbol{I}_k & \boldsymbol{P} \end{bmatrix} = \begin{bmatrix} 1 & 0 & \cdots & 0 & & p_{k-1,n-k-1} & \cdots & p_{k-1,1} & p_{k-1,0} \\ 0 & 1 & \cdots & 0 & & p_{k-2,n-k-1} & \cdots & p_{k-2,1} & p_{k-1,0} \\ \vdots & \vdots & \ddots & \vdots & & \vdots & \ddots & \vdots & \vdots \\ 0 & 0 & \cdots & 1 & & p_{0,n-k-1} & \cdots & p_{0,1} & p_{0,0} \end{bmatrix}$$

其中P为 $k \times (n-k)$ 矩阵, I_k 为 $k \times k$ 单位矩阵,从而保证矩阵G的秩为k。对于系统码,有

$$C=MG=[M MP]$$

根据线性代数知识,生成矩阵 G 是由 k 个线性无关的行向量构成的,因此一定存在一个由 n-k 个线性无关的行向量构成的矩阵 H 与之相交,即 $GH^{\mathsf{T}}=0$ 。

对于"系统形式"的生成矩阵 G, 其校验矩阵 H 也是规则的:

$$\boldsymbol{H} = \begin{bmatrix} -\boldsymbol{P}^{\mathrm{T}} & \boldsymbol{I}_{n-k} \end{bmatrix}$$

对于二元码,由于模二减法等同于模二加法,上式的负号可以省略。

2.3 线性分组码的距离与纠检错能力

在分组码中,把码组中"1"的数目称为码组的重量,简称码重;把两个码组中对应位置上数字不同的位数称为码组的距离,简称码距,又称汉明距离,记为 *d*。某种编码算法中各个码组之间距离的最小值称为最小码距:

$$d_0 = \min \left\{ d_{C_i C_j}, i \neq j, C_i, C_j \in V_{n,k} \right\}$$

两个码组之间的距离表示它们之间差别的大小: 距离越大, 两个码组的差别越大, 传输时从一个码组错成另一码组的可能性越小, 抗干扰能力越强。估算最小码距是纠错码设计的重要步骤, 原始方案是逐一计算两两码组之间的距离, 找到其中的最小值; 然而若每个码集有 2^k 个许用码组, 就需要计算 2^k (2^k -1)/2 个距离, 计算量太大。

利用线性分组码的封闭性: 任意两个码组之和仍为许用码组,即

$$C_i + C_i = C_m \in C$$

因此任意两个码组之间的码距就是另一码组的码重,表达式如下:

$$d_{C_iC_i} = w(C_i + C_j) = w(C_m)$$

式中 $w(C_m)$ 表示码组 C_m 的码重。最小码距为 d_0 可表示为:

$$d_0 = \min \left\{ w(\boldsymbol{C}_m), \boldsymbol{C}_m \in V_{n,k}, \boldsymbol{C}_m \neq \boldsymbol{0} \right\}$$

将计算最小码距问题转化成寻找最轻码字问题,若每个码集有 2^k 个许用码组,仅需计算 2^k 次。

对于最小码距为 d_0 的线性分组码, 其检错能力 $e=d_0-1$, 纠错能力:

$$t = \left\lfloor \frac{d_0 - 1}{2} \right\rfloor$$

式中|・|表示向下取整。

码的纠错能力取决于码的最小距离,但还需说明的另一点是码的总体纠错能力不仅仅与 d_0 有关。纠错能力 t 只是说明距离 t 以内的差错一定能纠正,并非说

距离大于 t 的差错一定不能纠正。事实上,如果每个码集有 2^k 个许用码组,就存在 2^k (2^k -1)/2 个距离,且每个距离并非是相等的。比如最小距离 d_0 =3,纠错能力 t=1:若许用码组 C_2 与 C_1 之间的距离等于最小距离 3,而 C_2 与 C_3 之间的距离大于最小距离 3(此处假设为 5);只要 C_2 朝 C_1 方向的偏差大于 1 就会出现译码错误,然而若 C_2 朝 C_3 方向偏差 2,译码时仍可正确地判断为 C_2 而非 C_3 。可见,总体的、平均的纠错能力不但与最小距离有关,而且与其余码距离或者说与码组的重量分布特性有关,把码距(码重)的分布特性称为距离(重量)谱,其中最小的重量就是 d_0 。正如信息论各符号等概时熵最大一样,从概念上可以想象到:当所有码距相等时(重量谱为线谱)码的性能应该最好;或者退一步说,当各码距相当不大时(重量谱为窄谱)性能应该称得上好。事实证明确实如此,在同样的 d_0 条件下,窄谱的码一般比宽谱的码更优。

纠错重量谱的研究具有理论与现实意义,不仅仅是计算各种译码差错概率的主要依据,也是研究码的结构、改善码集内部关系从而发现新的好码的重要工具。但目前除了少数几类码如汉明码、极长码等的重量分布已知外,还有很多码的重量分布并不知道,距离分布与性能之间确切的定量关系对于大部分码而言尚在进一步研究当中,特别当 n 和 k 较大时,要得出码重分布是非常困难的。

2.4 线性分组码的编码: 生成矩阵与校验矩阵

编码后输出的码组在信道上传输时可能产生一定的码元错误,将这些码元错误称为错误图样。设发送码组为 $C=(c_{n-1},c_{n-2},\ldots,c_1,c_0)$,信道产生的错误图样为 $E=(e_{n-1},e_{n-2},\ldots,e_1,e_0)$,则接收到的码组为 $R=C+E=(r_{n-1},r_{n-2},\ldots,r_1,r_0)$,译码器的作用就是根据接收到的码组 R 来估计错误图样 E,进而得到对发送码组 C 的估计。

对于二元码,模二加法等同于模二减法,故错误图样 E=R-C=R+C。利用码组与校验矩阵 H 的正交性即 $CH^T=MGH^T=0$,可检验接收码组 R 是否出错:

$$RH^{\mathrm{T}} = (C + E)H^{\mathrm{T}} = CH^{\mathrm{T}} + EH^{\mathrm{T}} = EH^{\mathrm{T}}$$
 $\begin{cases} = 0 \\ \neq 0 \end{cases}$

定义伴随式 $S=RH^T=EH^T$,由上式可得伴随式 S 仅与错误图样 E 有关,而与发送码组 C 无关:若在信道传输过程中没有错误发生即 E=0,则 S=0;否则 S $\neq 0$ 。

伴随式译码算法的基本思想就是根据伴随式S的值来估计错误图样E。将检验矩阵H写成列向量的形式:

$$\boldsymbol{H} = [\boldsymbol{h}_{n-1}, \boldsymbol{h}_{n-2},, \boldsymbol{h}_{1}, \boldsymbol{h}_{0}]$$

则有

$$S = EH^{\mathrm{T}} = \sum_{i=0}^{n-1} e_i h_i^{\mathrm{T}}$$

即伴随式 S 是校验矩阵 H 中列向量的线性组合。对于错误图样 E,码元中第 j 位发生错误时其值 e_j =1,否则 e_j =0。因此伴随式 S 的值实际上是出错码元对应的校验矩阵 H 的列向量的模二和。

在线性分组码的纠错能力范围内,如果能够确定伴随式S的值是校验矩阵H的哪个或哪几个列向量的模二和,就可以确定错误图样E,进而实现译码。

2.5 线性分组码编译码示例

汉明码是最常见的线性分组码,最小距离 $d_0 = 3$,纠错能力 t = 1,即能够纠正单个随机错误。以(7,4)汉明码为例,生成矩阵 G 如下:

$$G = \begin{bmatrix} 1 & 0 & 0 & 0 & 1 & 1 & 1 \\ 0 & 1 & 0 & 0 & 1 & 1 & 0 \\ 0 & 0 & 1 & 0 & 1 & 0 & 1 \\ 0 & 0 & 0 & 1 & 0 & 1 & 1 \end{bmatrix}$$

根据 $GH^{T}=0$,校验矩阵 H 为:

$$\boldsymbol{H} = \begin{bmatrix} 1 & 1 & 1 & 0 & 1 & 0 & 0 \\ 1 & 1 & 0 & 1 & 0 & 1 & 0 \\ 1 & 0 & 1 & 1 & 0 & 0 & 1 \end{bmatrix}$$

根据 $C=MG=M[I\ P]=[M\ MP]$,信息码元 M 与监督码元 MP 对应关系如表 1 所示。

信息码元	监督码元	信息码元	监督码元
$(c_6c_5c_4c_3)$	$(c_2c_1c_0)$	$(c_6c_5c_4c_3)$	$(c_2c_1c_0)$
0000	000	1000	111
0001	011	1001	100
0010	101	1010	010
0011	110	1011	001

表 1 信息码元与监督码元对应关系

0100	110	1100	001
0101	101	1101	010
0110	011	1110	100
0111	000	1111	111

根据 $S=RH^T=EH^T$,伴随式 S 与错误图样 E 的关系如表 2 所示。

表 2 伴随式与错误图样对应关系

伴随式	错误图样	伴随式	错误图样
$(s_2s_1s_0)$	$(e_6e_5e_4e_3e_2e_1e_0)$	$(s_2s_1s_0)$	$(e_6e_5e_4e_3e_2e_1e_0)$
000	0000000	011	0001000
001	0000001	101	0010000
010	0000010	110	0100000
100	0000100	111	1000000

设输入信息序列 M=(1011), 按表 1进行编码可得:

C=*MG*=(1 0 1 1 0 0 1)

得到编码输出 C=(1011001)。

设信号在传输时发生错误,得到译码输入序列 $R=(1\ 0\ 1\ 0\ 0\ 0\ 1)$,计算伴随式 $S=RH^T=(0\ 1\ 1)$ 。根据表 2 可得错误图样 $E=(0\ 0\ 0\ 1\ 0\ 0\ 0)$,即接收序列第四位发生错误,纠正后得到正确的发送序列 $C=(1\ 0\ 1\ 1\ 0\ 0\ 1)$,译码结果 $M=(1\ 0\ 0\ 1)$ 。