

1. Kurze Beschreibung der einzelnen Klassen

- **BackendMIPS:**
In BackendMIPS sind die Methoden laut Angabe CA1 implementiert.
- **GlobalPointerRegister:**
Hier werden Bytes in der „Static Data Area“ allociert. Für eine passende Wortlänge befindet sich hier die Methode doWordAlignment.
- **Register:**
So wird ein Register mit Name und Registernummer gespeichert. Abfrage und Setzen ob das Register in Verwendung ist.
- **Registers:**
Hier befindet sich das Registermanagement, wie T und S Register anfordern und freigeben. Abrufen der restlichen Register, wie z.B: GlobalPointerRegister, FramePointerRegister, etc.
- **Segment:**
Abfrage von Data- und Textsegment „String“.
- **StackPointerRegister:**
Hier werden Bytes auf dem Stack allociert, freigegeben und WordAlignment kann vorgenommen werden. Offsets werden Prozeduren-übergreifend verwaltet.
- **SyscallCode:**
Hier befinden sich Syscall Enums. Diese können nun auch mithilfe des Namens und nicht nur mit der Zahl im Backend verwendet werden.

2. Code Coverage

- Code Coverage wurde mit Hilfe von IntelliJ IDEA vorgenommen.

[illegible]

3. Code Coverage - Detailliert

- ❖ Von uns wurden zusätzlich zu den Testfällen 1-6 den Testfall „Test_Types“ hinzugefügt. Mit diesem Testfall sind folgende Methoden zusätzlich abgedeckt worden
 - zeroReg
 - neg
 - div
 - mod
 - isLess
 - isLessOrEqual
 - isEqual
 - not
 - and
 - or
 - branchIf
- ❖ Durch unseren zusätzlichen Testfall wurde somit eine Methodenabdeckung von 55 Methoden von insgesamt 56 Methoden erreicht → 98,21% Methodenabdeckung. Ohne diesen Testfall waren es 45 Methoden → 80,35% Methodenabdeckung. Insgesamt konnte also eine Erhöhung von 17,86% erreicht werden.
- ❖ Auf eine Zeilenabdeckung von Exceptions und Errors wurde verzichtet, da es wenig Sinn hat, Testfälle nur mit Error-Ausgabe zu schreiben.

Agenda:

- **Grün** – Vollständige Abdeckung der gesamten Methode
- **Gelb** – Zeilenweise Abdeckung der Methode
- **Rot** – Keine Abdeckung der Methode

| | Test_1 | Test_2 | Test_3 | Test_4 | Test_5 | Test_6 | Test_Types |
|---------------------|--------|--------|--------|--------|--------|--------|------------|
| BackendMIPS | | | | | | | |
| BackendMIPS | | | | | | | |
| changeSegment | | | | | | | |
| wordSize | | | | | | | |
| boolValue | | | | | | | |
| allocReg | | | | | | | |
| freeReg | | | | | | | |
| zeroReg | | | | | | | |
| comment | | | | | | | |
| emitLabel | | | | | | | |
| allocStaticData | | | | | | | |
| allocStringConstant | | | | | | | |
| allocStack | | | | | | | |
| allocHeap | | | | | | | |
| move | | | | | | | |
| storeArrayDim | | | | | | | |
| allocArray | | | | | | | |
| loadConst | | | | | | | |
| loadAdress | | | | | | | |
| loadWord | | | | | | | |
| storeWord | | | | | | | |
| loadWordReg | | | | | | | |

| | | | | | | | |
|---------------------------|--|--|--|--|--|--|--|
| loadWordReg | | | | | | | |
| storeWordReg | | | | | | | |
| arrayOffset | | | | | | | |
| arrayLength | | | | | | | |
| writeString | | | | | | | |
| syscall | | | | | | | |
| neg | | | | | | | |
| add | | | | | | | |
| addConst | | | | | | | |
| sub | | | | | | | |
| mul | | | | | | | |
| mulConst | | | | | | | |
| div | | | | | | | |
| mod | | | | | | | |
| isLess | | | | | | | |
| isLessOrEqual | | | | | | | |
| isEqual | | | | | | | |
| not | | | | | | | |
| and | | | | | | | |
| or | | | | | | | |
| branchIf | | | | | | | |
| jump | | | | | | | |
| enterMain | | | | | | | |
| exitMain | | | | | | | |
| enterProc | | | | | | | |
| exitProc | | | | | | | |
| jumpRegister | | | | | | | |
| returnFromProc | | | | | | | |
| prepareProcCall | | | | | | | |
| jumpAndLink | | | | | | | |
| passArg | | | | | | | |
| callProc | | | | | | | |
| paramOffset | | | | | | | |
| writePredefinedProcedures | | | | | | | |
| writeProcedure_writeint | | | | | | | |