

## 1. Kurze Beschreibung der einzelnen Klassen

- **BackendMIPS:**  
In BackendMIPS sind die Methoden laut Angabe CA1 implementiert.
- **GlobalPointerRegister:**  
Hier werden Bytes in der „Static Data Area“ allociert. Für eine passende Wortlänge befindet sich hier die Methode doWordAlignment.
- **Register:**  
So wird ein Register mit Name und Registernummer gespeichert. Abfrage und Setzen ob das Register in Verwendung ist.
- **Registers:**  
Hier befindet sich das Registermanagement, wie T und S Register anfordern und freigeben. Abrufen der restlichen Register, wie z.B: GlobalPointerRegister, FramePointerRegister, etc.
- **Segment:**  
Abfrage von Data- und Textsegment „String“.
- **StackPointerRegister:**  
Hier werden Bytes auf dem Stack allociert, freigegeben und WordAlignment kann vorgenommen werden. Offsets werden Prozeduren-übergreifend verwaltet.
- **SyscallCode:**  
Hier befinden sich Syscall Enums. Diese können nun auch mithilfe des Namens und nicht nur mit der Zahl im Backend verwendet werden.

## 2. Code Coverage

- Code Coverage wurde mit Hilfe von IntelliJ IDEA vorgenommen.

Klassen/Testfälle	1	2	3	4	5	6	Error	IfElse	Types
<b>BackendMIPS</b>									
Methodenabdeckung	49%	50%	59%	61%	70%	63%	3%	47%	64%
Zeilenabdeckung	42%	42%	51%	57%	66%	55%	2%	39%	57%
<b>GlobalPointerRegister</b>									
Methodenabdeckung	100%	33%	100%	100%	100%	100%	33%	33%	33%
Zeilenabdeckung	75%	23%	76%	70%	70%	70%	23%	23%	23%
<b>Register</b>									
Methodenabdeckung	100%	100%	100%	100%	100%	100%	33%	100%	100%
Zeilenabdeckung	100%	100%	100%	100%	100%	100%	58%	100%	100%
<b>Registers</b>									
Methodenabdeckung	64%	58%	64%	64%	76%	64%	5%	58%	64%
Zeilenabdeckung	63%	63%	64%	67%	71%	67%	35%	64%	67%
<b>Segment</b>									
Methodenabdeckung	100%	100%	100%	100%	100%	100%	0%	100%	100%
Zeilenabdeckung	100%	100%	100%	100%	100%	100%	0%	100%	100%
<b>StackPointerRegister</b>									
Methodenabdeckung	83%	100%	100%	100%	100%	100%	16%	83%	83%
Zeilenabdeckung	70%	91%	91%	91%	91%	91%	12%	70%	70%
<b>SyscallCode</b>									
Methodenabdeckung	100%	100%	100%	100%	100%	100%	0%	100%	100%
Zeilenabdeckung	100%	100%	100%	100%	100%	100%	0%	100%	100%

### 3. Code Coverage - Detailliert

- ❖ Von uns wurden zusätzlich zu den Testfällen 1-6 die Testfälle „Test\_Error“, „Test\_IfElse“, „Test\_Types“ hinzugefügt, durch welche die Methodenabdeckung, als auch die Zeilenabdeckung der Klasse **BackendMIPS** zu 100% gegeben ist.
  - **Test\_Error:** Mit dem Testfall „Test\_Error“ wurde der noch nicht abgedeckte Teil der Methode „BackendMIPS“ abgedeckt. Mit dem Testfall wird die If-Anweisung durch `outputStream == 0` erfüllt und es wird eine Exception geworfen.
  - **Test\_Types:** Mit diesem Testfall wurden die noch nicht abgedeckten Methoden „arrayLength“, „neg“, „div“, „mod“, „isLess“, „isLessOrEqual“, „isEqual“, „not“, „and“, „or“ und „branchIf“ abgedeckt.
  - **Test\_IfElse:** Mit dem Testfall wurde in der Methode „storeArrayDim“ die If-Anweisung ausgeführt, sowie in der Methode „loadAdress“ der Else-Zweig benutzt.
- ❖ Ob eine ganze Methode, nur zeilenweise Abdeckung oder gar keine Abdeckung der Methode vorliegt, wird in der untenstehenden Tabelle dargestellt.

## Agenda:

- **Grün** – Vollständige Abdeckung der gesamten Methode
- **Gelb** – Zeilenweise Abdeckung der Methode
- **Rot** – Keine Abdeckung der Methode

[illegible]

[illegible]