同济大学实验报告纸

教得工程专业_22届_1_班>>0710世名刺激仪第组 同组人员林健中 课程名林做入式系统等实验名称_D/A转换接口实验_实验日期2024年_ 论	<u>г</u> я <u>7</u> я
I实验目的了	well or .
· 3mg D/A 转换的基本原理	INF. III
· 3mg DIA 转换芯片AD7528 BN的性能及编程方法。	is to talk.
·马啦实验平台上扩展PIA转换的基本方法。	9.36
	1 Man St.
[实验没备]	
· 及识: In best Edukit - IV平台, JTAG浅, PC机, DAC模块	(C 1 1 1)
· 数 2 : Windows 7, Hyper Terminal for Win7, Wission IDE for	ARMIR
开放环境	to the
The state of the s	NATE OF
I实验原理] MIT AND AND AND AND A THE TANK OF	Man .
1. AD75 28BN内部模块,其为8位双通道数字-模拟转换器,	为华集成
数据锁存器,通过8位数据线传送至两个DAC数据锁存器,	控制输入
端的DACA/DACB农发咖一个数据被装载,	4) 1%
SEAWARD COMMENT OF THE PROPERTY OF THE WARD OF	中海7点
2.AD7SBBN的模式选择:	er of a
一志片7528是一款销够根据输入公数字量输出相应模拟电	上加没多。
其接口逻辑设计如下:	CARR.
·DAC选择:两个DAC锁存器其至一个通用的8位输入端口。通	过控制
输入引脚 DACAI DACB, 所列选择哪个确值接收来自输入端中	
·模式选择:输入引脚CS和WR用于控制所选DAC通益的操	作模式.
·写模式:当以初WR同时为低电平时,所送moAc通通进入	
此时,所送DAC M输入锁布器中的数据将被输出,输入	UN电压大
小与080-087引脚的信号状态相关	SAME I
·保持模式、当公或WR变为高电平时、所选的OAL锁存器。	的保持的

或WR或高之前DBO-DBT的状态。两个模拟输出的保持	为自领协
黑中教授对加州东州中在场	100
The state of the s	JA 25 10 E
3. AD 75>80N m 放件连接	
·岩片的DBO~DBT连接到S3C7410处理器的数据总线的DC	-0].
·DACA/PACB達到处想器的地址的域的APPRT	ra Intel
·WR连到处理器的NWE写信号:CS连到一个3/8海面器的桥	独马群的了0,
318译码器加翰的为地址是成的A18-A20.其中EXC的通过CP	助到此个
器mNGC54	A. 634 . 18
	11. 17. 27
[实验内容]	A Parks
八准备实验好境	with the
2. 事口接收没置	\$6.76.28 F
3.打开实验例程	
n 运行 8.3-DAC-Test 子目录下的DAC-Test. UV2 I程	BUGGE
=>在Select Target 下拉框中选择DAC-Test IN RAM	sor Jeda
3)编接整个工程,显示"OEMOr(s)"即表示编译成功	the six of
一分拨油实验平台电源干关,给实验平台上电,将编译的	的映像文
件下裁到SDRAM中	
5)全建运行程序,是后风户可以在起设路编看到程序运行的	信息知
"Please choice the channel number: " no提示信息.根据捏	示选择想要
的海蕴,接着沿现提示信息"Please Choice the function :"、根	
选择腹重输出的设行, 面面过上的的变化或示波器查看,	1 Mar. 3
ESPINA LA CARLANTE AND	12 21 Stole
[实验代码]	hard.
dac_test (void)	trial.
ACT BURNETS BURNETS BURNETS PROPERTY OF MELLINE STATES OF MELLINES	An for La
channel_Choice ():	- 30 5 6
uart-printf ("Please choice the function: \n");	A DE MI



同济大学实验报告纸

专业	届班 姓名第	组 同组人员	
	实验名称		年
		(11)	ST SIGN, T
uart-printf	i'l. Triangle 2: Sina 3: Se	are Square \n");	3 7 4 2 1
flag-stop =		acting the State	- 1.1.X
	TRSTATI & Ox1));	with the training	11. 1901
Key pressed	12 = ROURXHII);	and the work of the state of the	H.Stiffer
	sed2 => ") return;		0 1
		constant	2004
_switch(k)	ey_pressed >)	APPRICA, APRICA	ALXT
	: triangle == test(); u		
	: sina-test 1) 1 wart-pri	•	
	: square-test 1); wart-pr		
	ult: break;		
3		101	et mours
			}
channel ch	voice (void)	0.1.0	101.43
	printfi"Please choice the	channel number (")	146.1
	f ("1: channel 1 >: channel		
	(COUTRETATI & DX 1));	Colt	1 Glories
Key-pw	esol = ROURXHII)	, ,	
		. A : 9 W 3 A	ACT K
switch (key-pressed 1)	(true)	du
{	11	1.3000	A(x
case 'l':	DACADOR = (volatile unsigne	ed char *) ex>1 vooo00	3
	break;		1
case'z':	DACADDR : (volative unsign	ned char > 0xx1000080	
	broak;		19 19 1
	AT-TAKIT!		



_defanit: break	
	100
triangle-test()	
Fig. 1. Charles and the sale and the sale of the	77.73
intax	- 1,2
uart-printfi" Triangle wave output! (n");	- Challet
while (!flag_stop)	Sur in
I feel and a series at the chairman of the chair	in pay 1
for (a=255; a>0; a)	
{ * DACADDR=a; delay (500), }	1 dettais
for (a=0; a<255; a++)	Lama &
{ + DACADPR = a; delay(too);}	1544
I hood which have there will be willing	16001
	toh AL
square test ()	
{	
int a=>55, b=0;	Lenning
uart-printf ("Square wave output! \n");	transaction .
_uart-printf("Press kt) or kt) to stop! \n");	dea family
while (!flag-stop)	alient 1
(and ship said a superior	Kon
* DACADDR = A;	
delay (10000);	dyfr
* DALADDR: b;	3
delay(10000);	Casas
3	
Corners Level & Arrel - Assertance ONT A SALL GOSTA CALL	133m
「宝验总法1	The state of the s



同济大学实验报告纸

专业	_届	第组 同组人员	
课程名称	实验名称	实验日期	年月日
本次実验を	后,我深刻误解3D/A(数字列模拟)转换的	本原理,掌握
AD7528BN & 14 F	0性能及编程方法,并	成功实现了数字信号到	1棋机信号的
	自过编程生成了三角法		
	私控制3处光二极管		
效果,实验加热	到我对多波形生成系	四多通道控制的品质	1 m 22 - 10
	The Fall of the Control of the		
fine the second			
			7 1777
		<i>V</i>	

