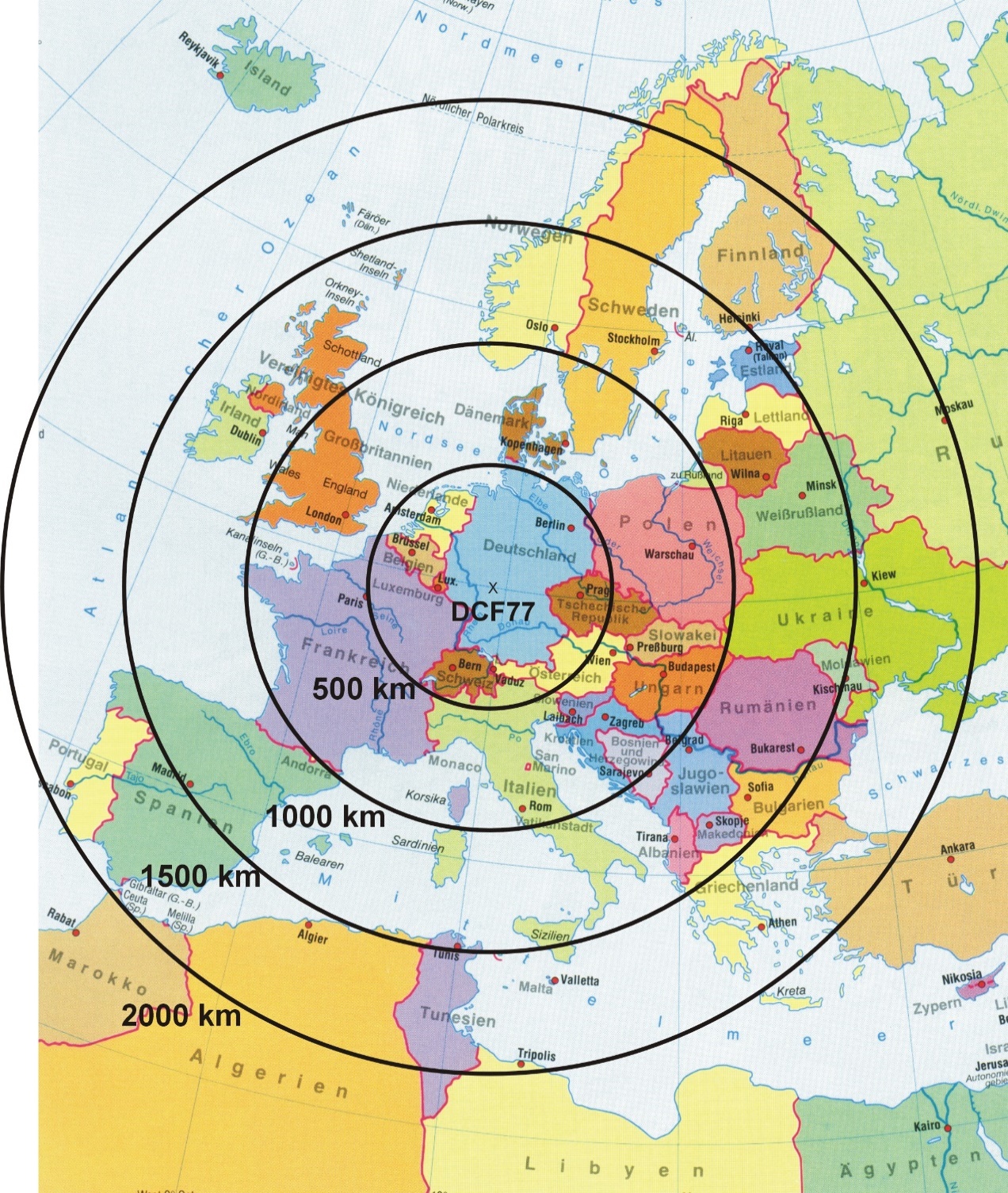
**Projekt DCF77**

**Ron Buntschu, Nicolas Takagawa**



**Projektname:** Digitalprojekt DCF77

**Studierende:** Ron Buntschu und Nicolas Takagawa

**Dozent:** Torsten **Mähne**

**Institution:** Berner Fachhochschule Technik und Informatik

**Studiengang:** Elektro- und Telekommunikation

**Klasse:** E1d

**Semester:** Zwei

Inhaltsverzeichnis

[Inhaltsverzeichnis 2](#_Toc449733650)

[**Arbeitsvorbereitung und Aufteilung** 2](#_Toc449733651)

[**Arbeitsplanung** 2](#_Toc449733652)

[**Aufteilung** 4](#_Toc449733653)

[**Gesamtsystem und Bedienungsanleitung** 4](#_Toc449733654)

[**Teil 1: Anzeige und Wecker (Ron Buntschu)** 4](#_Toc449733655)

[**Anzeige 7-Segment** 4](#_Toc449733656)

[**LED\_Anzeige** 7](#_Toc449733657)

[**LED\_und\_7Seg\_Anzeige\_Final** 7](#_Toc449733658)

[**Erkenntnisse und Fehler** 9](#_Toc449733659)

[**Teil 2: Decodierung (Nicolas Takagawa)** 9](#_Toc449733660)

[**DCF77 Parallelisierung** 11](#_Toc449733661)

[**Dekodierung** 14](#_Toc449733662)

[**Datenprüfung** 15](#_Toc449733663)

[**Interne Sekunde** 17](#_Toc449733664)

[**Synchronisation** 18](#_Toc449733665)

[**Datenspeicher** 19](#_Toc449733666)

[**Funktiontests** 22](#_Toc449733667)

[**Verbleibende Probleme** 23](#_Toc449733668)

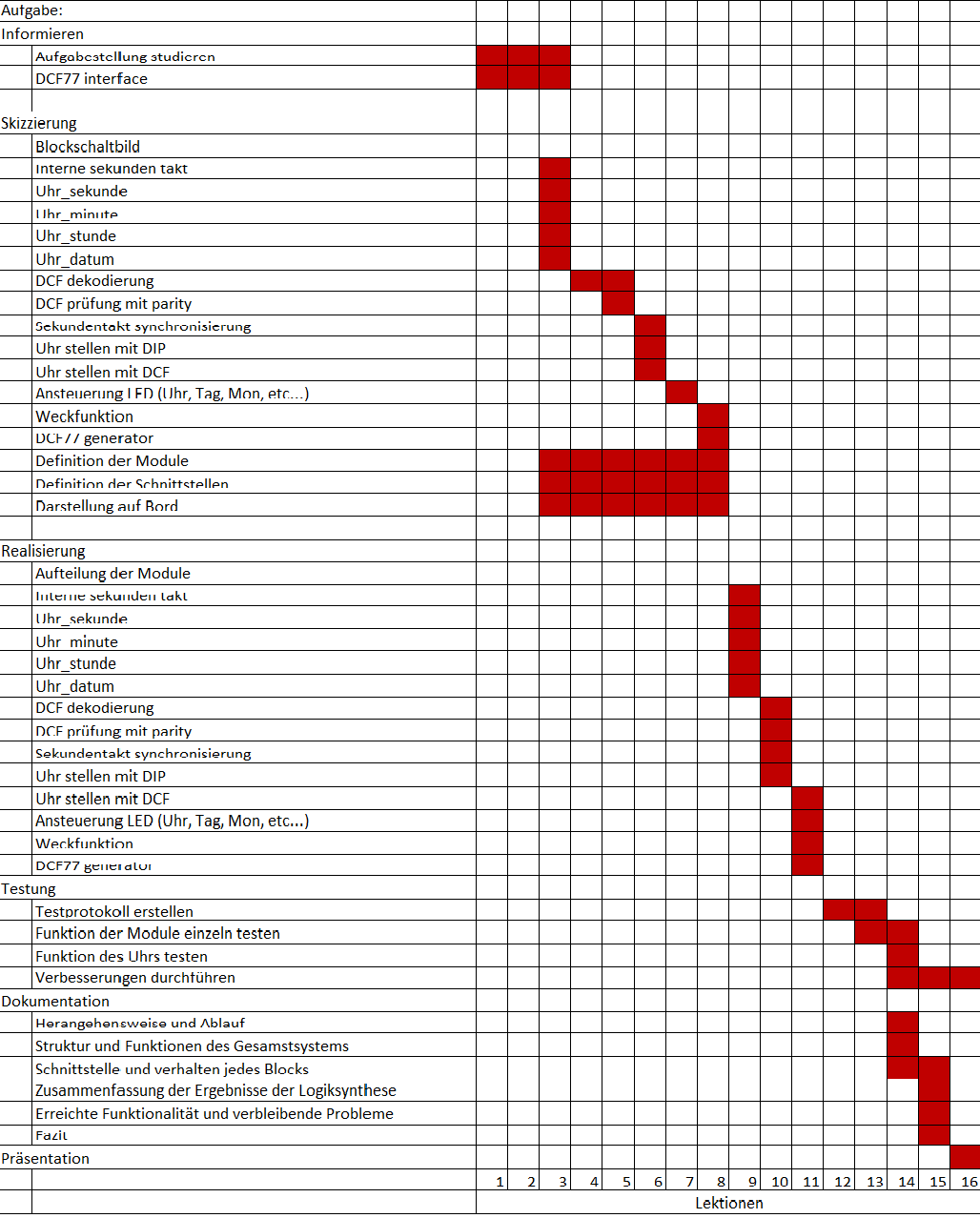
# **Arbeitsvorbereitung und Aufteilung**

## Arbeitsplanung

Um uns in das Projekt einarbeiten zu können, studierten wir zu Beginn den Auftrag, sowie die Informationen zur DCF77.

Bereits kurz nach dem Erhalt des Auftrags machten wir uns an die Zeitplanung und überlegten uns, in welche Teile wir die Gestellte Aufgabe Zerlegen können.

Die Zeitplanung an sich war etwas schwierig, da wir Logisim noch wenig kannten und daher nicht genau wussten, wie Zeitintensiv die einzelnen Teilaufgaben sind. Den Zeitplan einzuhalten war aber auch nicht immens wichtig, solange das Projekt rechtzeitig fertig wird. Wir haben während dem Arbeiten gemerkt welchen Aufwand wir in etwa betreiben müssen, sodass wir das Projekt zum Abgabetermin fertiggestellt haben.



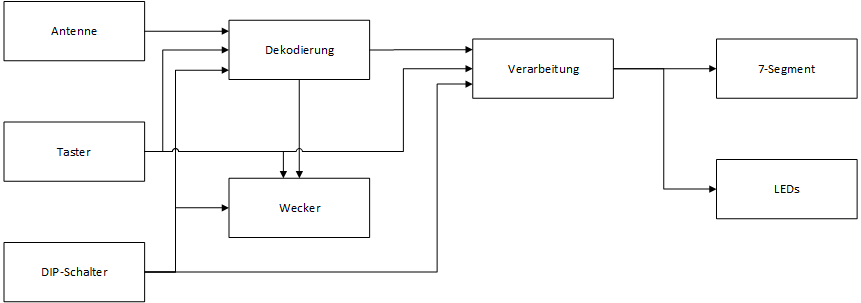
## Aufteilung

Als nächsten Schritt überlegten wir uns, welche Teilaufgaben unterteilt werden können und wieviel sie Aufwand sie jeweils beanspruchen.

Wir entschieden uns für eine Unterteilung zwischen Decodierung und Darstellung. Zur Darstellung soll ausserdem noch die Programmierung einer Weckfunktion dazu kommen.

Die Decodierung soll zur Aufgabe von Nicolas Takagawa, gelernter Elektroniker, werden, da Elektroniker sich im Bereich der Dekodierung besser auskennen. Die Darstellung wird zur Aufgaben von Ron Buntschu.

# **Gesamtsystem und Bedienungsanleitung**



## Bedienungsanleitung

Nach Laden des Programms: Alle Dip-Switch off: Nach 2 Minuten sollte die Zeit synchronisiert sein, Stunden-Minuten Anzeige

Alle Dip-Switch off: 1.Taste

# **Teil 1: Anzeige und Wecker (Ron Buntschu)**

## Anzeige 7-Segment

Als erstes Logisim Projekt habe ich damit begonnen, eine funktionierende 7-Segmentanzeige zu Programmieren. Nicolas hat mir gesagt, dass er von seiner Seite her die Bits für Stunden, Minuten und so weiter bringen wird, sodass ich diese verarbeiten und auf dem Display ausgeben kann.  
Wir entschieden Gemeinsam, dass standardmässig die Stunden und Minuten angezeigt werden sollen. Je nachdem, welche Taste dann gedrückt wird, sollen Minuten-Sekunden, Tag-Monat, oder das Jahr angezeigt werden.  
Zu Beginn des Projekts war ich noch sehr unerfahren mit Logisim, dies ist der Grund, weshalb ich bei den ersten Blöcken noch nicht mit Bussen arbeitete. Ich finde aber man soll in einem Projekt auch die Fortschritte des Programmierers sehen. Deshalb habe ich nicht nochmal alles korrigiert, die Funktionalität war schliesslich vorhanden.

**Schnittstelle Hauptschaltung:**

**Input:** Takt\_Wecker\_Stellen: Takt blinken der Segmente beim Wecker stellen.

Taste\_Gecko\_Min\_Sek: Taste\_gecko\_1

Taste\_Gecko\_Tag\_Monat: Taste\_gecko\_2

Taste\_Gecko\_Jahr: Taste\_gecko\_3

Schalter\_Gecko\_Wecker\_Stellen: Wecker\_Ein\_und\_Std Schalter Nr.2

Schalter\_Gecko\_Wecker\_Ein\_Aus: Wecker\_Ein\_und\_Std Schalter Nr.1

Stundenbits: Stunden von Funkuhr; 5bit

Wecker\_Stundenbits: Std\_wecker\_bits von Wecker\_stellen; 5bit

Minutenbits: Minuten von Funkuhr; 6bit

Wecker\_ Minutenbits: min\_wecker\_bits von Wecker\_stellen; 6bit

Sekundenbits: Sekunden von Funkuhr; 6bit

Tagbits: Tag von Funkuhr; 5bit

Monatbits: Monat von Funkuhr; 4bit

Jahrbits: Jahr von Funkuhr; 7bit

**Output:** Weckfunktion\_zu\_LED: 1bit

Min\_Sek\_zu\_LED: 1bit

Tag\_Mon\_zu\_LED: 1bit

Jahr\_zu\_LED: 1bit

7-Segmente: alle 7-Segmentanzeigen

Reset\_w\_seg1: Reset auf segmente von Wecker\_stellen bei unmöglichen Zahlen

Reset\_w\_seg2: Reset auf segmente von Wecker\_stellen bei unmöglichen Zahlen

Reset\_w\_seg3\_4: Reset auf segmente von Wecker\_stellen bei unmöglichen Zahlen

**Multiplex\_Std\_Tag:** Als erstes machte ich verschiedene Multiplexer, um mittels Tastendruck zwischen den Verschiedenen Bits zu unterscheiden und jeweils die Zusammengehörigen auf den 7-SegmentAnzeigen auszugeben. Dieser Block schaltet zwischen Stunden und dem Datumteil Tag um.

**Multiplex\_min\_Monat:** Dieser Subblock sorgt für die Umschaltung zwischen Minuten und dem Monat.

**Multiplex\_Jahr\_Sek:** Der Multiplex\_Jahr\_Sek schaltet zwischen Jahr und Sekunden um.

**Verknuepfung\_min\_mon\_jahr:** Ein Multiplexer für die Einzelnen 7-Segmente.

**Testing7Seg:** Dieser Block dient zur Simulation des Programms. Es ist auch der Block welcher später in ein Gesamtprogramm eingefügt werden kann.

**BCD2\_7Seg:** Diesen Teil, haben ich vom Digitalpraktikum 1 übernommen. Er wandelt BCD zu 7-Segment um, sodass die Anzeigen Angeschlossen werden können.

**BIN2\_BCD:** Auch dieser Block stammt aus dem Praktikum. Er wandelt ein Binäres Signal in BCD um.

**BCD\_Teil:** Ein Teil des Blocks BIN2\_BCD.

**Umschaltung\_min:** Dieser Block sorgt für die Umschaltung auf den 7-Segmentanzeigen. So werden die Minuten, welche normalerweise auf den rechten Anzeigen ausgegeben werden, während des Drückens von der Taste Min\_Sek, auf der linken Seite angegeben.

**Multiplex\_Sek:** Subblock im Teil „Multiplex\_Jahr\_Sek“.

**Tastenfehler:** Damit keine Fehler entstehen, beim Druck von mehreren Tasten Gleichzeitig, werden dank diesem Block einfach normal die Stunden und Minuten angezeigt.

**Weckfunktion\_Zeitvergleich:** Diesen Teil haben ich später, als ich mich mit dem Wecker befasste hinzugefügt. Er vergleicht die Bits der aktuellen Stunden und Minuten mit denjenigen, welche beim stellen des Weckers eingestellt werden.

**Blinken\_Wecker:** Falls der Wecker gestellt wird, sollen die 7-Segmentanzeigen blinken, damit man merkt, dass nicht die aktuelle Stunde und Minute angezeigt wird.

**Reset\_Wk\_Seg1, Reset\_Wk\_S3u4, Reset\_Wk\_Seg2:**

Diese Blöcke habe ich noch als letztes, als ich den Wecker schon beinahe fertiggestellt hatte, eingefügt. Sie haben normalerweise keine Funktion. Wenn jedoch aus irgendeinem Grund, beim Stellen des Weckers, Werte angezeigt werden, welche nicht sein dürfen, gibt es einen Reset auf die Blöcke zum Stellen des Weckers.

## LED\_Anzeige

Ein Zeitaufwendiger Teil des Projekts war die LED Anzeige. Meine Vorstellung war, dass mit den LEDs geschriebene Buchstaben, passend zu den aktuell angezeigten Werten, erscheinen. Für die Stunden ein „h“, die Minuten ein „m“, Sekunden ein „s“, Tage ein „D“, Monate ein „M“ und für die Jahre ein „Y“. Ich schrieb mir also auf ein Blatt Papier für welche Buchstaben, welche LED leuchten müssen. Ich schrieb dann eine Liste, welch LEDs nicht benötigt werden. Dann schaute ich welche doppelt oder dreifach vorkommen. Die doppelt und dreifach vorkommenden LED habe ich mit OR-Gattern verbunden.  
In Hinsicht auf die Weckfunktion wollte ich, dass wenn der Wecker aktiv ist, die gesamte Anzeige, mit einem Takt, negativ und wieder normal leuchtet. Daher habe ich am Ende die LED, mit einer XOR Verknüpfung, mit dem Takt und der Weckfunktion verbunden.

**Schnittstelle Hauptschaltung:**

**Input:** Takt\_blinken: Taktfrequenz bei Weckfunktion

Weckfunktion: Weckfunktion\_zu\_LED(von 7Seg)

Eingangstaste\_Min\_Sek: Min\_Sek\_zu\_LED(von 7Seg)

Eingangstaste\_Tag\_Monat: Tag\_Mon\_zu\_LED(von 7Seg)

Eingangstaste\_Jahr: Jahr\_zu\_LED(von 7Seg)

**Output:** LED\_1 bis 120: Auf alle LED des Geckoboards

**h\_und\_m:** Benötigte LED zum Schreiben von h und m.

**m\_und\_s:** Benötigte LED zum Schreiben von m und s.

**D\_und\_M:** Benötigte LED zum Schreiben von D und M.

**Y:** Benötigte LED zum Schreiben von Y.

**Part\_LED\_7Seg\_Buntr1:** Auch dieser Block diente wieder dem Testen, diesmal für die LED-Anzeige. Ich habe auch die bereits fertige 7-Segmentanzeige in den Block integriert. So konnte ich ein erstes Mal sehen, ob sie auch gemeinsam funktionierten.

## LED\_und\_7Seg\_Anzeige\_Final

Diese Datei dient der Zusammenführung von LED und 7-Segment, sowie Ergänzungen, um den Wecker zu stellen und das 2kHz Taktsignal auf die benötigten Takte zu reduzieren.

Die Funktionen des Programms auf dem Gecko-Board sind die folgenden.  
Wenn alle Dip-switches ausgeschaltet sind wird im Normalfall die Zeit in Stunden und Minuten angezeigt. dann kann man mit 3 Tasten unter den LEDs, von links nach rechts, einmal Minuten und Sekunden, Tag und Monate und das Jahr, mit den jeweils dazugehörigen Buchstaben auf den LEDs, anzeigen. Mit dem ersten Dip-switch kann der Wecker eingeschaltet werden. wenn aktuelle und eingestellte Zeit übereinstimmen, blinken sämtliche LED. Der zweite Schalter dient zum stellen des Weckers. Wenn er ein ist, kann man, mit den ersten 4 Tasten unter den LEDs, die Ziffern auf den 7-Segmenten verstellen. Der 5. Taster unter den LED (von links) macht, dass die Stunden und Minuten nicht mehr von der Antenne empfangen und ausgegeben werden, sondern die Uhrzeit mit den fortfolgenden Schaltern manuell eingestellt werden kann. Nach dem letzten Schalter kommt noch ein Dip-switch, welcher einen asynchronen reset auf sämtliche Flip-Flops der Anzeige durchführt.

**kHz\_4Hz:** Dieser Block reduziert die Frequenz von 2kHz auf eine kleinere Frequenz von 4Hz. Diese Frequenz ist nicht ganz genau, da ich den 9bit counter nicht bis 500, sondern seine maximalen 511, zählen lasse und die 2kHz Frequenz auch nur gerundet ist. Ich nutze diese Frequenz zum Blinken der 7-Segmente beim Wecker stellen (und das Blinken der LED bei Weckfunktion).

Das eingefügte Flip-Flop setzt sich wenn der Counter durchgezählt hat und

nach einem weiteren durchzählen geht es wieder auf 0.

**Wecker\_stellen:** Diese Funktion kommt zum Einsatz, wenn der Schalter zum stellen des Weckers eingeschaltet ist. Damit die Zeit möglichst rasch eingestellt werden kann, habe ich eine Art gewählt, wie man jede 7-Segmentanzeige einzeln Stellen kann. Die Zahlen werden nun auf jeder Anzeige bei einem andauernden Tastendruck hochgezählt. Das knifflige dabei waren die Stunden. Ich musste die Resets so vorsehen, dass niemals eine höhere Zahl als die 23 angezeigt wird. Wenn also die Zehner der Stunde bereits auf 2 gestellt sind, darf man die Einer nicht mehr höher als auf 3 Stellen können. Wenn hingegen zuerst die Einer auf 4 oder höher gestellt wurden, dürfen die Zehner nicht mehr höher als auf 1 gehen.

Mit dem counter9bit wird der Wert der einzelnen Segmente gezählt. Bei jedem Impuls von kHz\_2Hz wird, je nach gedrückter Taste, eine 1 oder eine 10 addiert.

**Schnittstellen Wecker\_stellen:**

**Input:** Takt\_2kHz: Taktfrequenz auf Flip-Flops

Schalter\_Gecko\_Weckerstellen: Wecker\_Ein\_und\_Std Schalter Nr.2

Taster\_Gecko\_1: Taste\_gecko\_1

Taster\_Gecko\_2: Taste\_gecko\_2

Taster\_Gecko\_3: Taste\_gecko\_3

Taster\_Gecko\_4: Taste\_gecko\_4

Reset\_Seg1: Reset\_w\_seg1 von 7\_Seg\_Anzeige

Reset\_Seg2: Reset\_w\_seg2 von 7\_Seg\_Anzeige

Reset\_Seg3\_4: Reset\_w\_seg3\_4 von 7\_Seg\_Anzeige

Reset\_Asynchron: minuten\_und\_reset Schalter Nr.7

**Output:** Std\_wecker\_bits: nach 7\_Seg\_Anzeige; 5bit

Min\_wecker\_bits: nach 7\_Seg\_Anzeige; 6bit

**kHz\_2Hz:** Hier wird das 2kHz Signal gewandelt, in ein Signal, welches immer wenn der counter auf tausend gezählt hat, einen kurzen (2kHz) Impuls generiert.

**counter9bit:** Diesen Block habe ich von Nicolas übernommen und für meine Verwendung modifiziert. Ich habe ihn so geändert, dass ich 10 oder 1 addieren kann. Ausserdem habe ich die Flip-Flops in ein Gatter, mit Enable Eingang, zusammengefasst. Zusätzlich habe ich, bei allen Flip-Flops in meiner Schaltung, einen asynchronen Reset eingebaut.

**counter13bit:** Wie bereits beim counter9bit habe ich auch diesen Teil von Nicola übernommen und abgeändert.

## Erkenntnisse und Fehler

Während der Arbeit am Projekt lernte ich sehr viel. Ich lernte das Programm Logisim kennen, wie ich gewisse Grundschaltungen aufbauen muss und konnte mich auch nochmals intensiv mit den Logischen Gattern auseinandersetzen. Die Theorie zu sämtlichen Logischen Schaltungen wird, bei einem solchen Projekt, viel klarer und man weiss danach auch für nächste arbeiten besser, was man wie realisieren kann.   
Ich konnte feststellen, was clock-gateing bedeutet und welche Auswirkungen es zur Folge hat. Als ich bereits dachte mein Programm sei fertig und das seltsame blinken der LEDs sei, weil mein Gecko4education kaputt ist, erfuhr ich, dass der Grund dafür eigentlich ein gated-clock war. Ich führte das Taktsignal durch Verknüpfungen und erst danach auf die Flip-Flops. Die führte zu Verzögerungen und einem unregelmässigen Blinken. Ich konnte mit einigen Überlegungen das Programm verändern und es war toll nun zu sehen, wie das Programm nun sauber funktionierte.

# **Teil 2: Decodierung (Nicolas Takagawa)**

In diesem Teil wurde das Funkuhrsystem realisiert. Dieses Programm besteht aus sechs Teilen:

**DCF77 Parallelisierung:** Das DCF77-Signal wird eingelesen und in ein 59bit Schieberegister, für die weitere Verwendung der Daten, eingeschoben.

**Dekodierung:** Die eingelesenen Daten werden ins Binärsystem umcodiert.

**Datenprüfung:** Die Daten werden auf Fehler geprüft. Die Prüfung umfasst die Paritätsprüfung und die sogenannte Plausibilitätsprüfung.

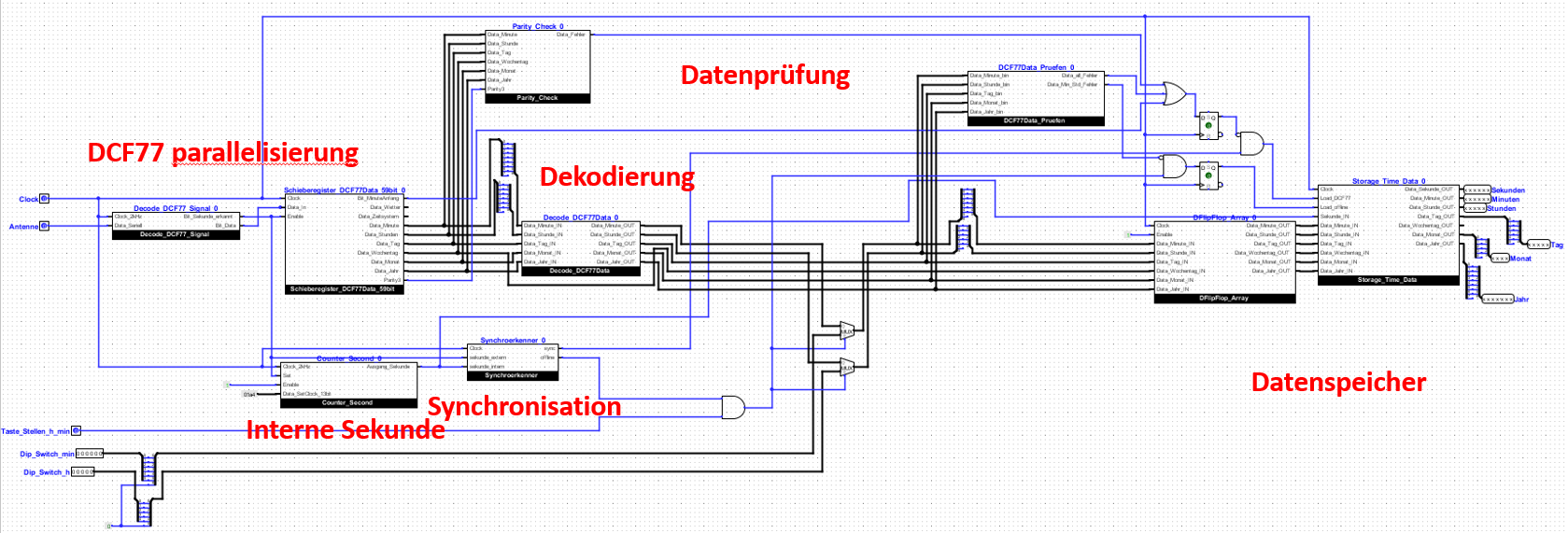
Nur wenn keine Fehler gefunden werden, soll die Uhr synchronisiert werden.

**Interne Sekunde:** Offline-Sekundentaktgeber. Sie wird mit dem DCF77-Sekundensignal synchronisiert.

**Synchronisation:** Überprüft ob es bei dem DCF77 gerade einen Minutenübergang gibt. Auch wird erkannt, ob das Gerät offline von dem DCF77 ist.

Wenn das Gerät offline ist, soll es möglich sein, das Uhr manuell mittels DIP-Schalter zu stellen

**Datenspeicher:** Die Gültigen Zeitdaten werden hier gespeichert und ausgegeben. Gleichzeitig werden in diesem Teil die Sekunden, Minuten und die Stundendaten inkrementiert.



**Schnittstelle:**

**Input:** Clock: Taktsignal

Antenne: DCF77-Signal-Eingang

Taste\_Stellen\_h\_min: Taste zum manuellen Stellen von Zeitdaten (nur Minute und Stunde)

Dip\_Switch\_min: Minutendaten-Eingang zu den manuellen Stellen; 6bit

Dip\_Switch\_h: Stundendaten-Eingang zu den manuellen Stellen; 5bit

**Output:** Sekunden: Sekundendaten; 6bit

Minuten: Minutendaten; 6bit

Stunden: Stundendaten; 5bit

Tag: Kalendertagdaten; 5bit

Monat: Monatsdaten; 4bit

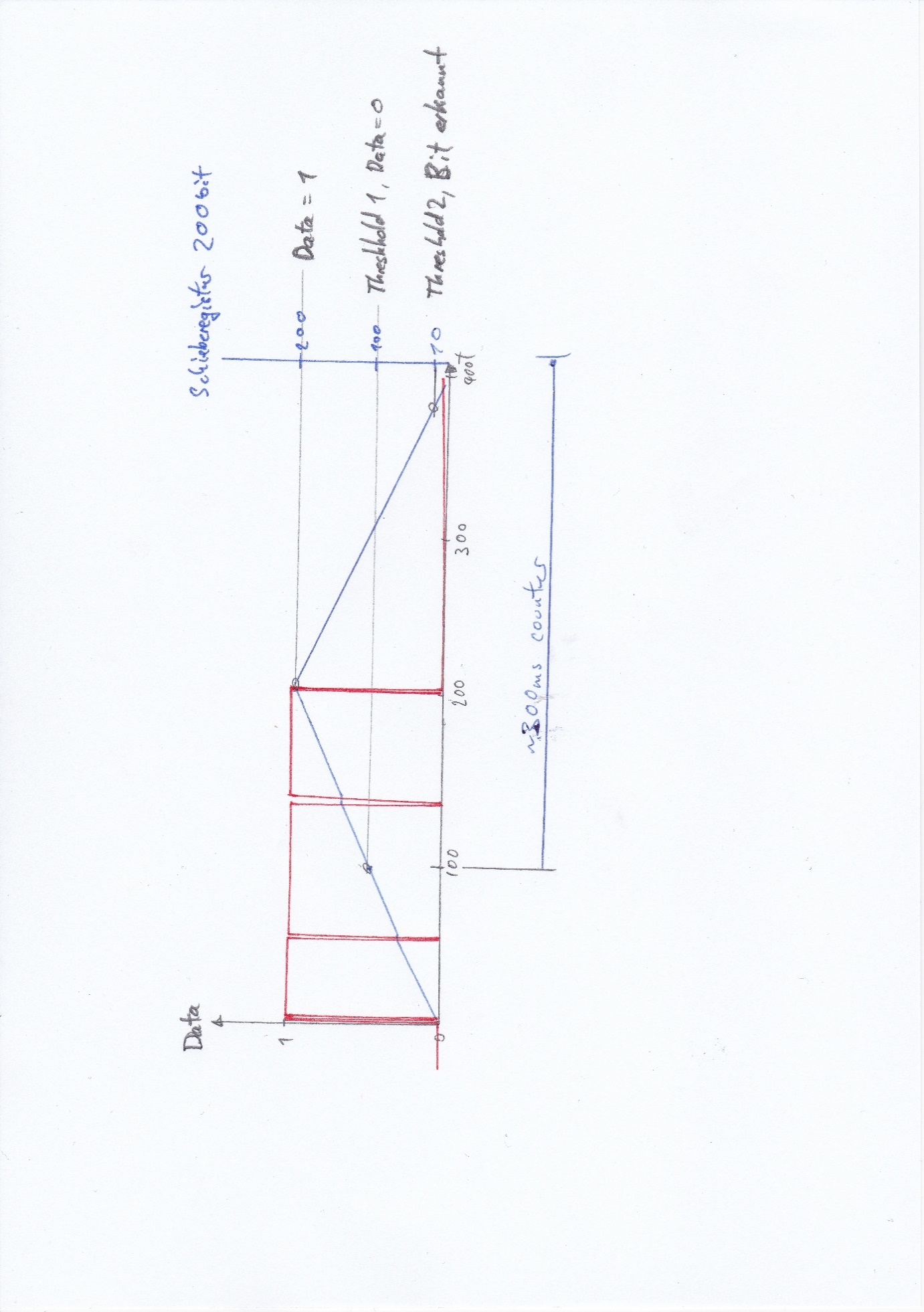
Jahr: Jahrdaten (zweistellig); 7bit

## DCF77 Parallelisierung

***Decode\_DCF77\_Signal:***

Die Erkennung des DCF77-Signals wurde mit einem 200bit Schieberegister realisiert, welches nach jeder Millisekunde den momentanen Wert der Antennenleitung reinschiebt.

Die Werte in dem Schieberegister werden Bitweise zusammengezählt und die Summe benutzt um Aussagen über DCF77-Daten zu machen:

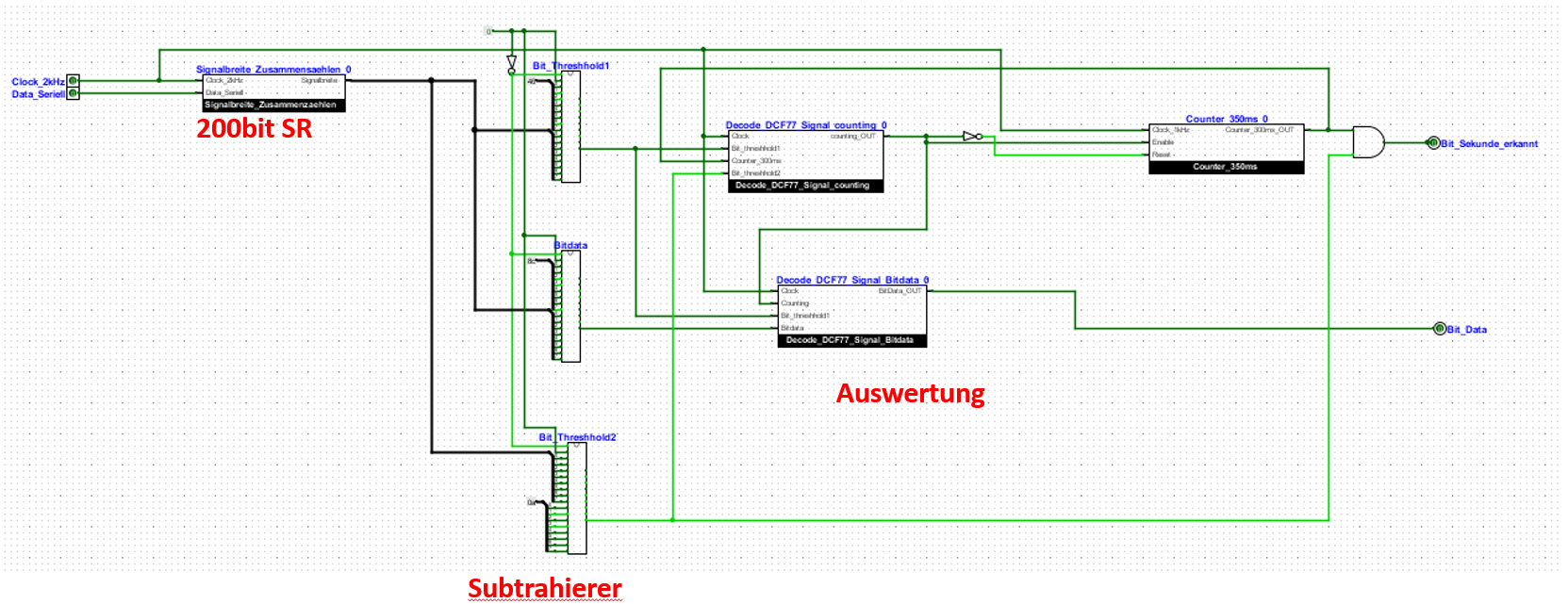


Der Vorteil bei dieser Methode ist, dass sie robuster gegenüber schlechten Signalen ist.

Wird die erste Threshhold „Threshhold1“ überschritten, so heisst es, dass es sich möglicherweise um einen Signalzustand „0“ handelt und der Daten-Ausgang wird auf Null geschaltet. Gleichzeitig wird ein Counter gestartet, der etwa auf 300ms Zählt.

Wird in dem Schieberegister einen Wert von etwa 200 erreicht, so heisst es, dass es sich möglicherweise um einen Signal mit den Wert „1“ handelt.

Diese erkannten Daten werden erst mit Bit\_Sekunde\_erkannt freigegeben, wenn bei dem Zeitpunkt wo der Counter fertiggezählt hat, der Wert für Threshhold2 unterschritten wurde. Wenn das nicht der Fall ist, wird davon ausgegangen, dass es sich um fehlerhaftes Signal handelt.

****

Da in der Realität die Signalbreite immer von den idealen Breite abweicht, wurden die Werte für Threshholds und Counter angepasst:  
Threshhold1: 70

Bitdata: 140

Threshold2: 10

Counter: 350ms

Interface:  
**Input:** Clock\_2kHz: Systemtakteingang

Data\_Seriell: Antennensignaleingang

**Output:** Bit\_Sekunde\_erkannt: Gibt „1“ für einen Takt, wenn

DCF77-Daten erkannt wurden.

Bit\_Data: Den Wert der DCF77-Daten.

**Signalbreite\_Zusammenzaehlen:**

Besteht aus einem 200bit Schieberegister und Addiernetzwerk, das die einzelnen Bitwerte zusammenzählt.  
Jede 1ms wird ein Wert geladen.

**Decode\_DCF77\_Signal\_counting:** Hier wird entschieden, wann der Counter loszählen soll.

Nach einer Beendung des Counters muss gewartet werden, bis die Unterschreitung der Threshhold2 erfolgt ist.

**Signal\_Bitdata:** Gibt den Wert der DCF77-Data aus.

Wenn der Threshhold1 erreicht wird, wird er auf „0“ gesetzt.

Dieser Block behält den Wert bis auf den nächsten Anlauf.

****Counter\_350ms:** Zählt mittels 9bit-Counter bis 350ms und gibt dann einen „1“ für einen Takt aus.

***Schieberegister\_DCF77Data\_59bit:***

Die von Decode\_DCF77\_Signal ausgegebenen seriellen Daten werden in 59bit Schieberegister hineingeschoben und aufgeteilt.

Die Daten sind nun parallel verfügbar und können ausgewertet werden.

**Schnittstelle:**

**Input:**

Clock: Systemtakteingang

Data\_In: serielle Dateineingang

Enable: aktivierung von SR

**Output:** Bit\_MinuteAnfang: erste Bit der Datenpaket

Data\_Wetter: Wetterdaten; 14bit

Data\_Zeitsystem: zusätzliche Zeitdaten; 6bit

Data\_Minute: Minutendaten mit Parity; 8bit

Data\_Stunden: Stundendaten mit Parity; 7bit

Data\_Tag: Kalendertagdaten; 6bit

Data\_Wochentag: Wochentagdaten; 3bit

Data\_Monat: Monatsdaten; 5bit

Data\_Jahr: Jahresdaten; 8bit

Parity3: Paritätsbit von Data\_Tag,

Data\_Wochentag,

Data\_Monat und Data\_Jahr

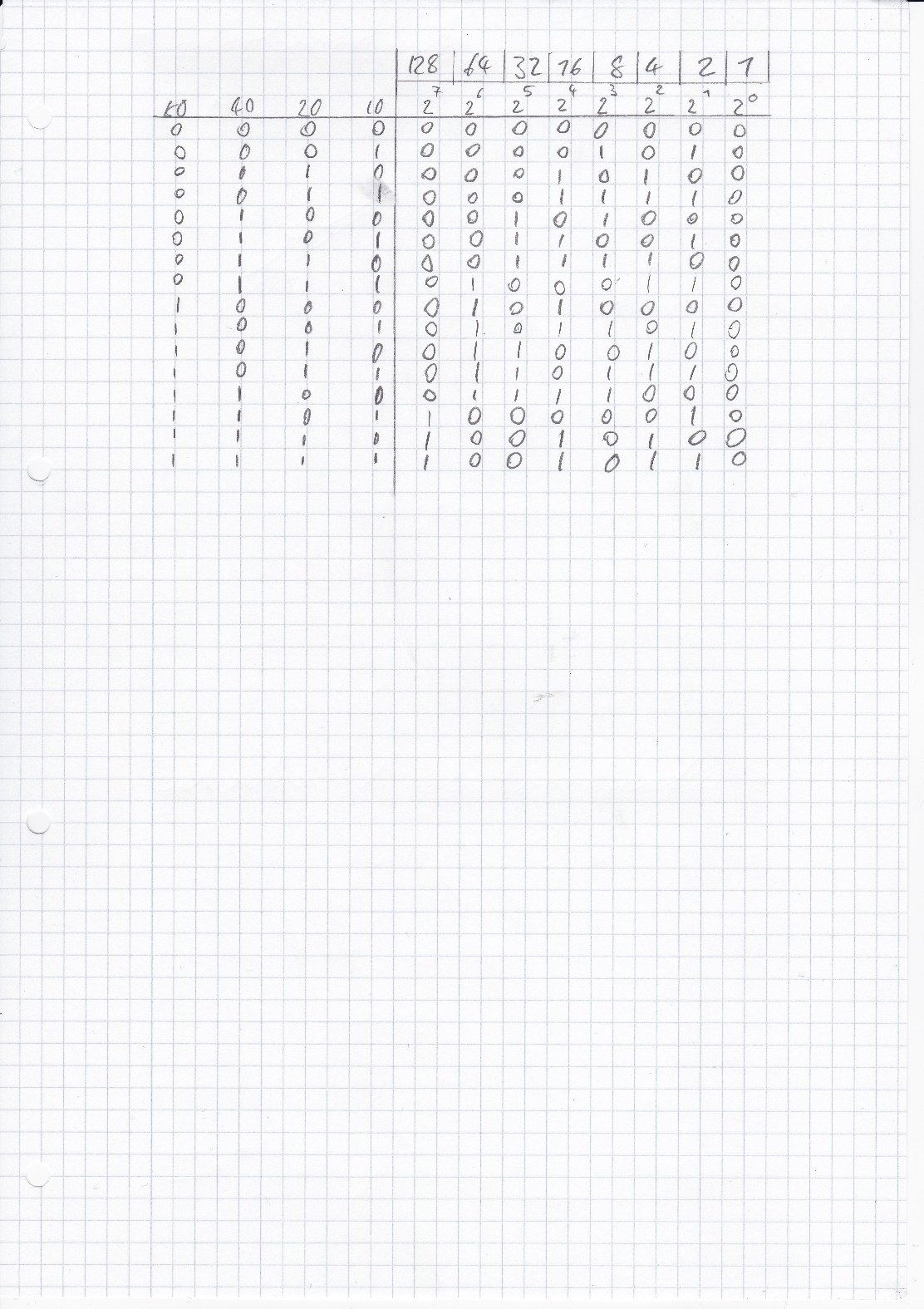
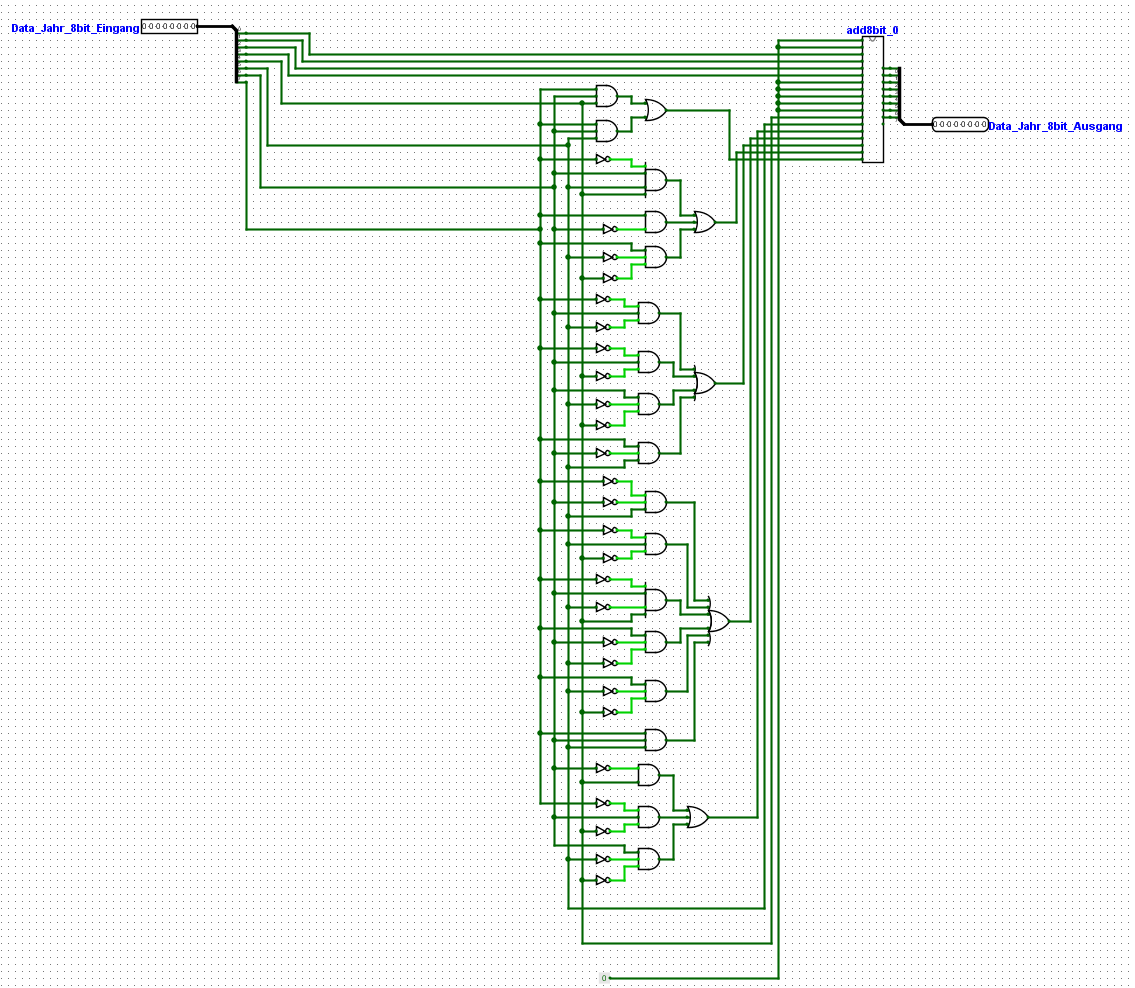
## Dekodierung

***Decode\_DCF77Data:***

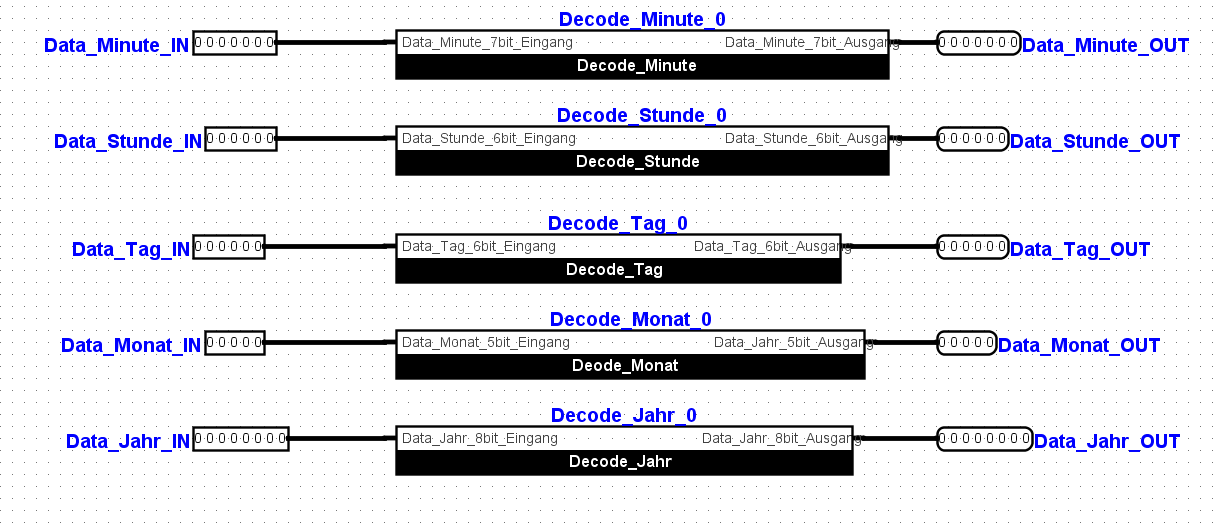
Die empfangenen Daten sind in BCD-Format kodiert.

Für die Dekodierung wurde das höherwertige BCD-Wert (Zehnerwertig) in Binär umgewandelt und sie mit den ungeänderte niedrigere BCD-Wert zusammen addiert.

Beispiel für Decode\_Jahr:



Decode\_DCF77Data Schaltung:



**Interface:  
Input:** Data\_Minute\_IN Minutendaten ohne Paritätsbit; 7bit

Data\_Stunde\_IN Stundendaten ohne Paritätsbit; 6bit

Data\_Tag\_IN Kalendertagdaten; 6bit

Data\_Monat\_IN Monatsdaten; 5bit

Data\_Jahr\_IN Jahresdaten; 8bit

**Output:** Data\_Minute\_OUT dekodierte Minutendaten; 7bit

Data\_Stunde\_OUT dekodierte Stundendaten; 6bit

Data\_Tag\_OUT dekodierte Kalendertagdaten; 6bit

Data\_Monat\_OUT dekodierte Monatsdaten; 5bit

Data\_Jahr\_OUT dekodierte Jahresdaten; 8bit

**Decode\_Minute:** Dekodierer für die Minutendaten.

**Decode\_Stunde:** Dekodierer für die Stundendaten.

**Decode\_Tag:** Dekodierer für die Stundendaten.

**Decode\_Monat:** Dekodierer für die Monatsdaten.

**Decode\_Jahr:** Dekodierer fürdie Jahresdaten.

## Datenprüfung

***Parity\_Check:***

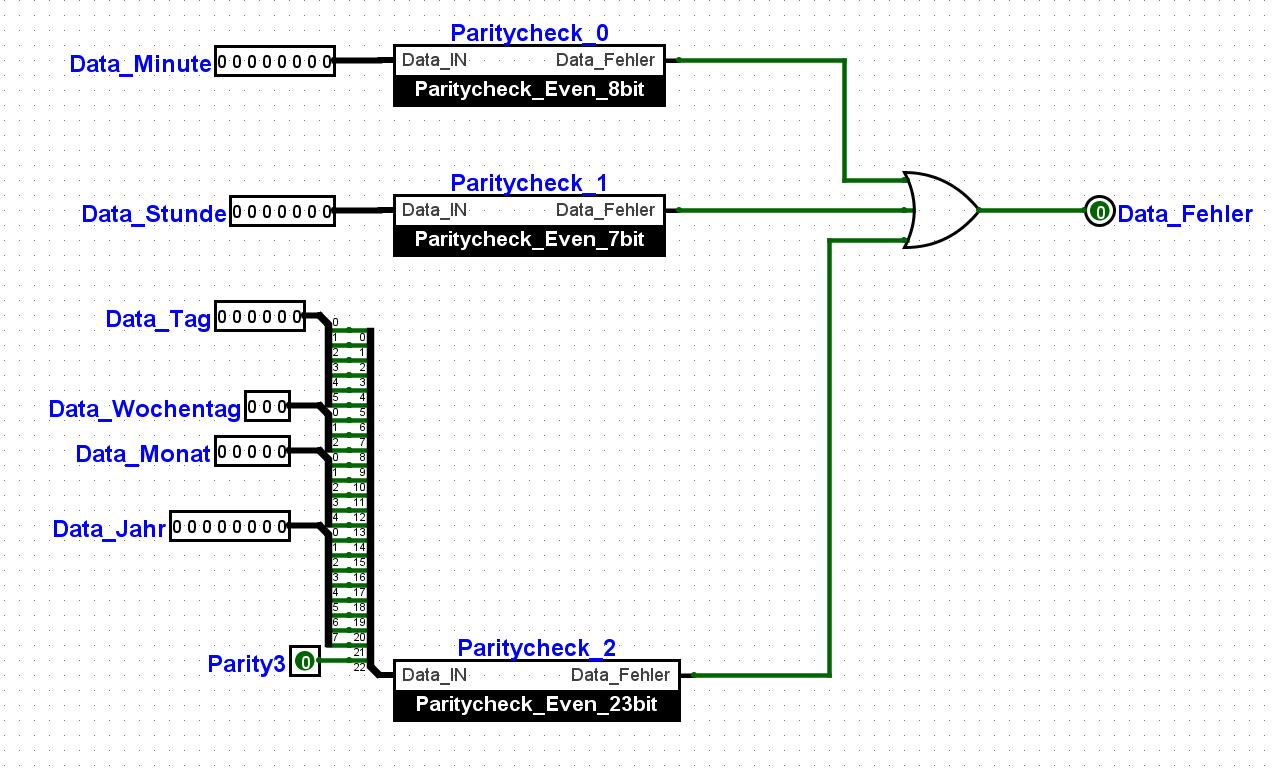
Kontrolliert die Daten auf Richtigkeit mittels Paritätsbit.

Bei den Minuten und Stundendaten hat jeder ein separates Paritätsbit, jedoch bei den Tag, Wochentag, Monats und Jahresdaten ein gemeinsames.

Bei den DCF77 handelt es sich um Even-Parity. Das heisst, jedes bit der Daten mit den Paritybit zusammengezählt, addiert es sich auf eine gerade Zahl.

Die Kontrolle wurde mit einer verkettung von Ex-OR-Gattern realisiert.

Wird ein Fehler erkannt, so wird die Synchronisierung blockiert.



**Interface:**

**Input:** Data\_Minute Minutendaten mit Parity; 8bit

Data\_Stunde Stundentaten mit Parity; 7bit

Data\_Tag Kalendertagdaten; 6bit

Data\_Wochentag Wochentagdaten; 3bit

Data\_Monat Monatsdaten; 5bit

Data\_Jahr Jahresdaten; 8bit

Parity3 Paritätsbit für Data\_Tag,

Data\_Wochentag, Data\_Monat,

und Data\_Jahr

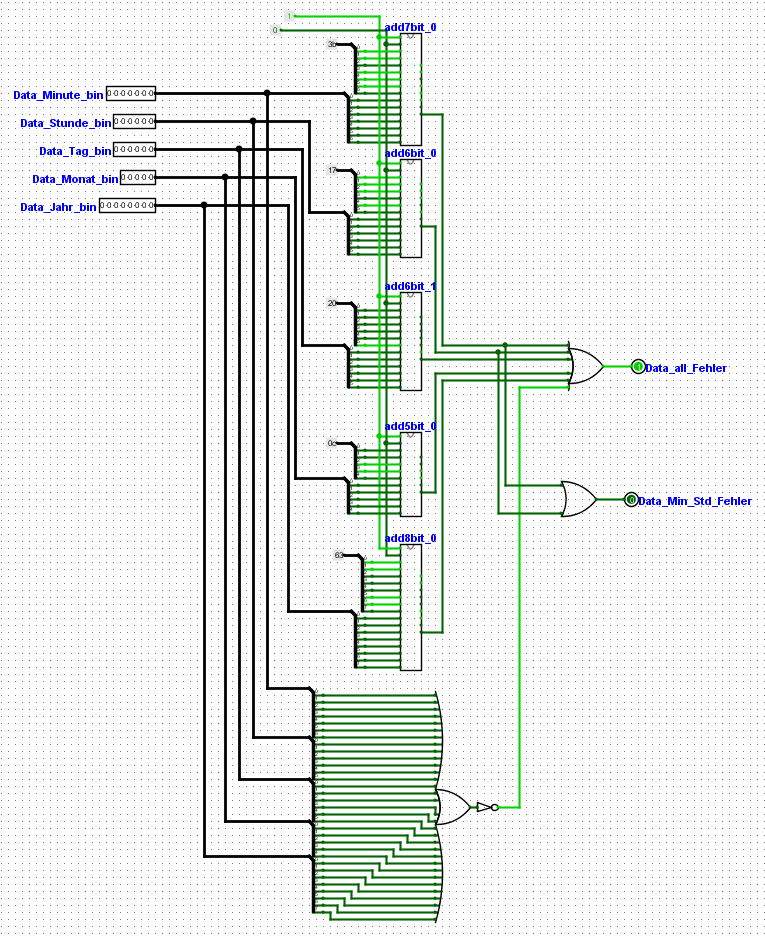
**Output:** Data\_Fehler: Wird auf “1” gesetzt wenn die Parität

nicht übereinstimmt.

**Paritycheck\_Even\_8bit:** Paritycheckblock für 8bit mit Even-Parität

**Paritycheck\_Even\_7bit:** Paritycheckblock für 7bit mit Even-Parität

**Paritycheck\_Even\_23bit:** Paritycheckblock für 23bit mit Even-Parität



***DCF77Data\_Pruefen:***

Da Paritätskontrolle für einen Fehlererkennung nicht ausreichend ist, werden die empfangenen Daten auf Plausibilität geprüft.

Beispielsweise kann es nicht sein, dass die Minutendaten einen wert von 78 Minuten enthält.

Da bei einer schlechten Signal sein kann, dass nur Nullen empfangen wird und dies duch Paritätskontrolle nicht erkannt werden können, wird hier auch auf die komplette Null-Empfang geprüft.

Wird ein Fehler erkannt, so wird die Synchronisation blockiert.

**Interface:**

**Input:** Data\_Minute\_bin Minutendaten ohne Paritätsbit; 7bit

Data\_Stunde\_bin Stundendaten ohne Paritätsbit; 6bit

Data\_Tag\_bin Kalendertagdaten; 6bit

Data\_Monat\_bin Monatsdaten; 5bit

Data\_Jahr\_bin Jahresdaten; 8bit

**Output:** Data\_all\_Fehler Plausibilitätskontrolle-Bit für DCF77-

Daten. Wird auf „1“ geschaltet,

wenn die Daten fehlerbehaftet sind.

Data\_Min\_Std\_Fehler Plausibilitätskontrolle-Bit für Offline-

Uhrstellung. Es wird nur die Minuten

und die Stunden Daten geprüft.

Die Input-Daten in diesem Block müssen alle zuerst dekodiert werden.

## Interne Sekunde

***Counter\_Second:***

Aus der System-Erreignis-Takt von 2kHz d.h. einen Realtakt von 1kHz wird nun einen Sekundentakt erstellt.

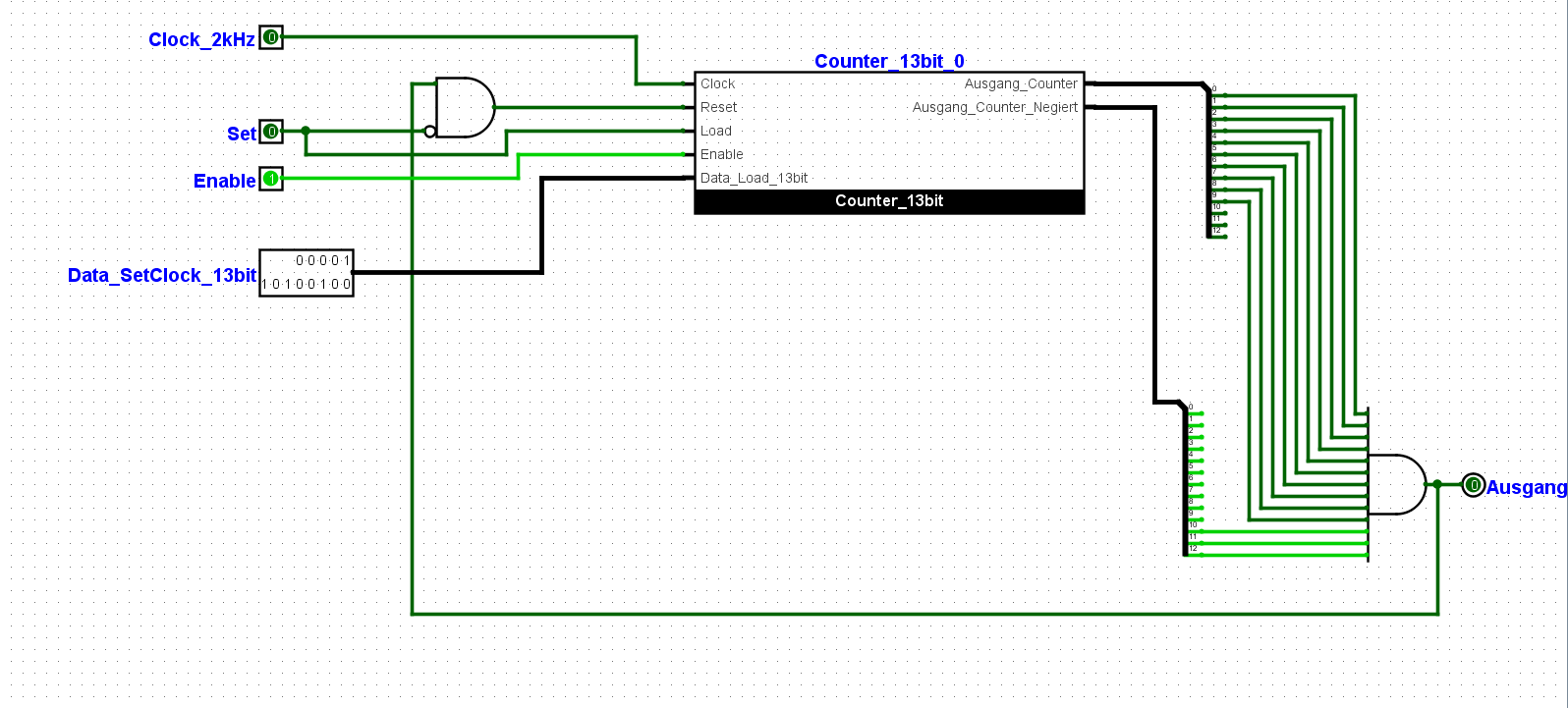
Den Wert 1kHz ist jedoch eine gerundete Wert und soll in Wirklichkeit 1024Hz sein.

Da wir allerdings nach den Test herausgefunden haben, dass der Takt näher zu 1023Hz ist, zählt dieser Block bis 1023.

Dieser Block enthält einen 13bit-Counter, da wir am Anfang mit einen Realtakt von 2kHz ausgegangen sind.

Für die Sekundensynchronisierung ist es möglich den momentanen Zählerstand zu modifizieren.

Für das exakte Sekunensynchronisierung wird hier bei einer Synchronisierun den wert 420 geladen.



420

**Interface:**

**Input:** Clock\_2kHz Systemtakteingang

Set Lädt den Wert für den

Zählerstandmodifizierung.

Enable Aktiviert den Zähler.

Data\_SetClock\_13bit Den Wert, die für den

Zählerstandmodifizierung geladen

wird; 13bit

**Output:** Ausgang Wird bei einer Sekune für einen Takt

auf „1“ gestellt.

**Counter\_13bit:** 13bit Zähler

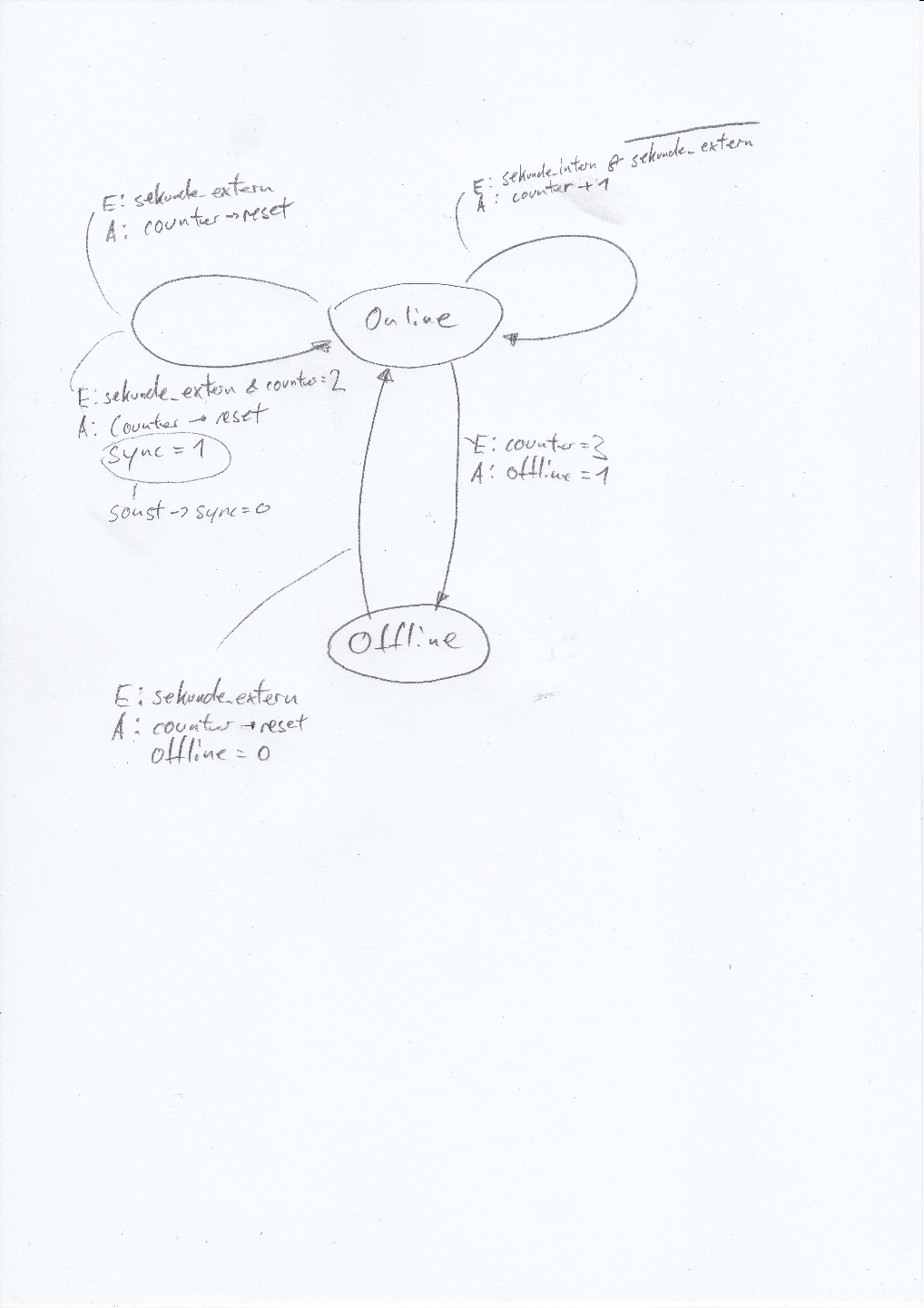
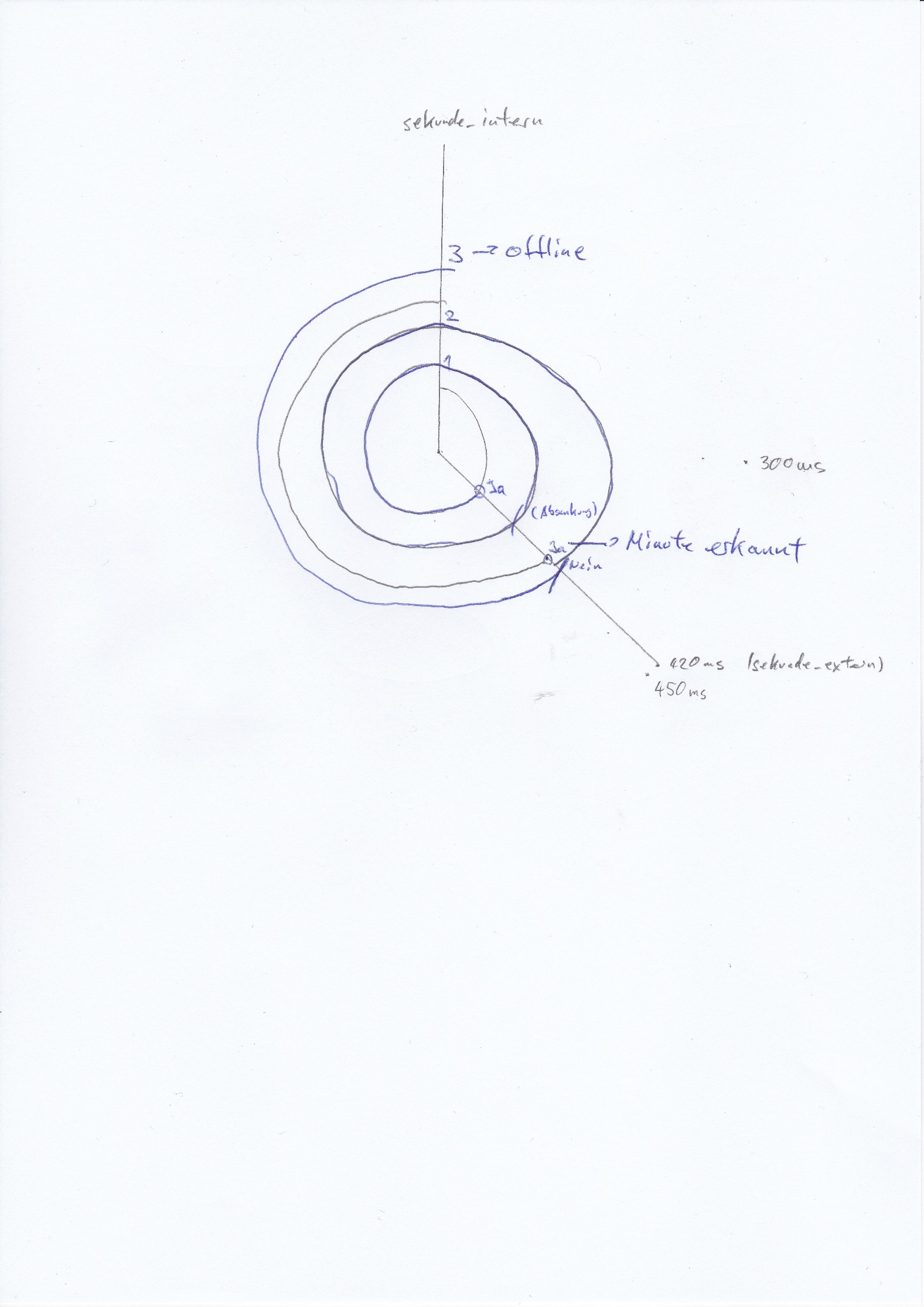
## Synchronisation

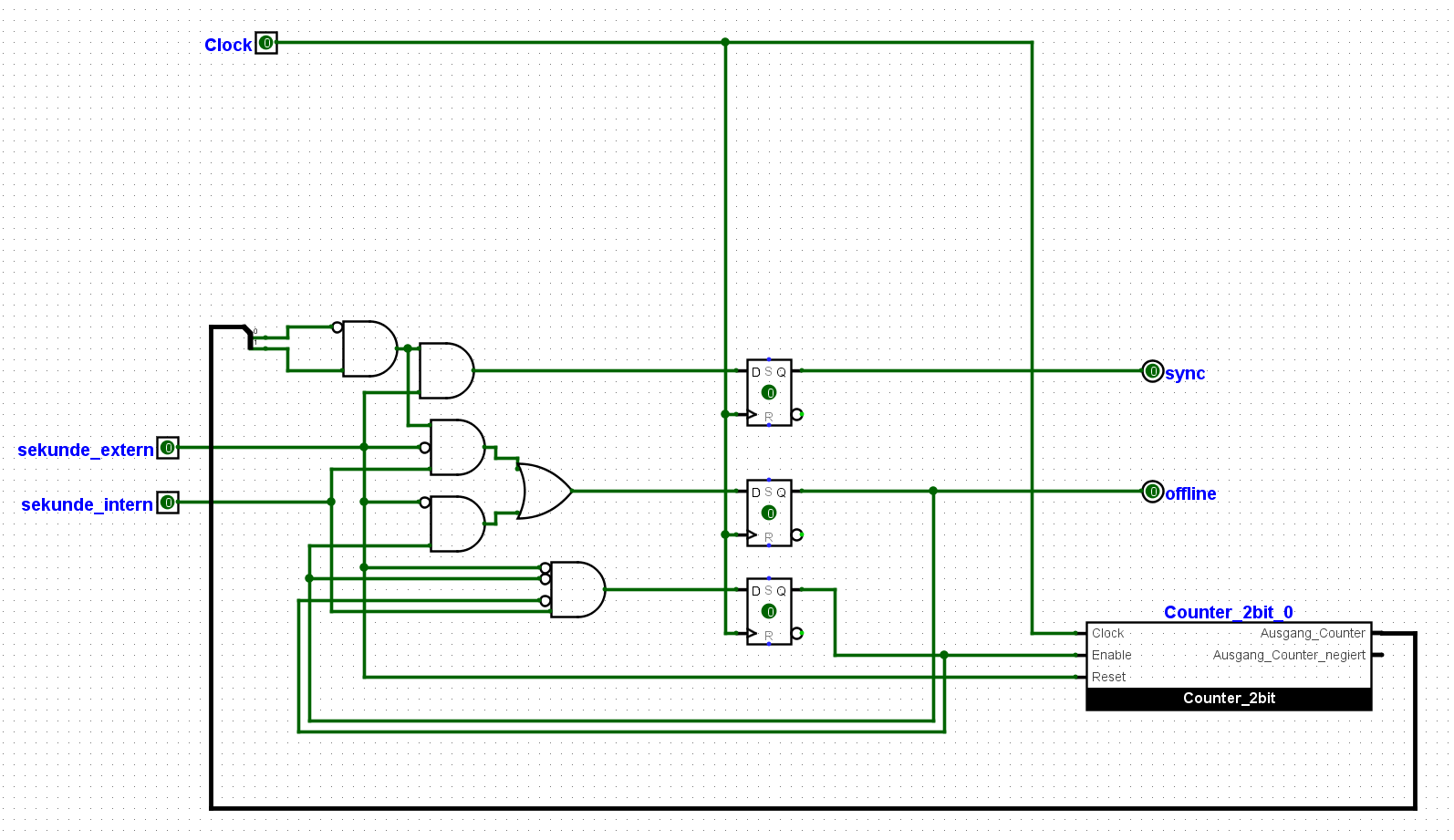
***Synchroerkenner:***

Am Ende der Minute wird für eine Sekunde das Signal komplett heruntergesenkt.

Um den Uhr erfolgreich synchronisieren zu können muss man dies erkennen.

Wird jedoch über eine Periode von einer Sekunde die externe Sekunde nicht erkannt, so gibt man bekannt, dass der Funkuhr offline ist.





**Interface:**

**Input:** sekunde\_extern Eingang für externe Sekunde

sekunde\_intern Eingang für interne Sekunde

**Output:** sync Wird auf „1“ gesetzt wenn die Ende

der Minute erkannt wird.

offline Wird auf „1“ gesetzt wenn das Gerät

offline ist.

**Counter\_2bit:** Zwei-Bit Counter.

## Datenspeicher

***Storage\_Time\_Data***

Dieser Block ist der Datenspeicher wo die Zeitdaten gespeichert werden.

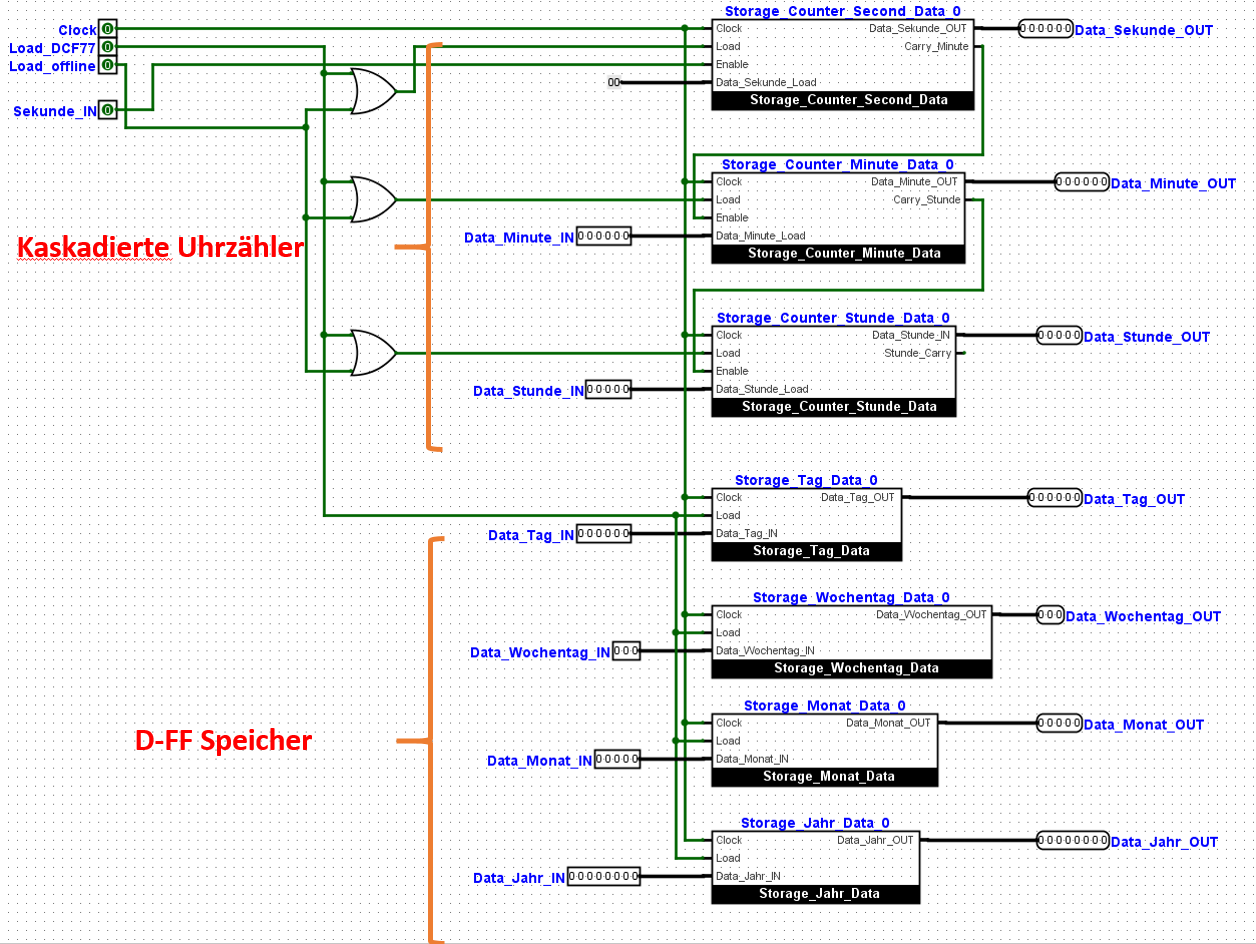
Gleichzeitig findet in diesem Block die Inkrementierung der Sekunden, Minuten und Stunden statt.

Es muss geachtet werden, dass der Carry der Zähler nur für einen Takt auf „1“ geschaltet ist, da sonst die Werte mit Systemtakt inkrementiert wird.

Die Daten für den Tag, Wochentag, Monat und Jahr wird nicht inkrementiert und hängt von DCF77-Daten ab.

Bei jeder Synchronisation wird der Sekundenzähler auf Null gesetzt.

Um zu verhindern, dass bei einer manuellen Ladung der Minuten und Stundenzähler nicht gültige Daten für Tag, Wochentag, Monat und Jahr geladen werden, wurde ein zusätzlicher Eingang für Offline-Ladung hinzugefügt.



**Interface:**

**Input:** Clock Systemtakteingang

Load\_DCF77 Die DCF77-Daten werden in Speicher

geladen.

Load\_offline Nur Minuten und Stundendaten werden

geladen.

Sekunde\_IN Eingang für den Sekundensignal

Data\_Minute\_IN Dekodierte Minutendaten; 6bit

Data\_Stunde\_IN Dekodierte Stundendaten; 5bit

Data\_Tag\_IN Dekodierte Kalendertagdaten; 6bit

Data\_Wochentag\_IN Dekodierte Wochentagdaten; 3bit

Data\_Monat\_IN Dekodierte Monatsdaten; 5bit

Data\_Jahr\_IN Dekodierte Jahresdaten; 8bit

**Output:** Data\_Sekunde\_OUT Ausgang Sekundendaten; 6bit

Data\_Minute\_OUT Ausgang Minutendaten; 6bit

Data\_Stunde\_OUT Ausgang Stundendaten; 5bit

Data\_Tag\_OUT Ausgang Kalendertagdaten; 6bit

Data\_Wochentag\_OUT Ausgang Wochentagdaten; 3bit

Data\_Monat\_OUT Ausgang Monatsdaten; 5bit

Data\_Jahr\_OUT Ausgang Jahresdaten; 8bit

**Storage\_Counter\_Second\_Data:** Speicherblock für Sekundendaten. Gleichzeitig auch Sekundenzähler.

**Storage\_Counter\_Minute\_Data:** Speicherblock für Minutendaten. Gleichzeitig auch Minutenzähler.

**Storage\_Counter\_Stunde\_Data:** Speicherblock für Stundendaten. Gleichzeitig auch Stundenzähler.

**Storage\_Tag\_Data:** Speicherblock für Kalendertagdaten.

**Storage\_Wochentag\_Data:** Speicherblock für Wochentagdaten.

**Storage\_Monat\_Data:** Speicherblock für Monatsdaten.

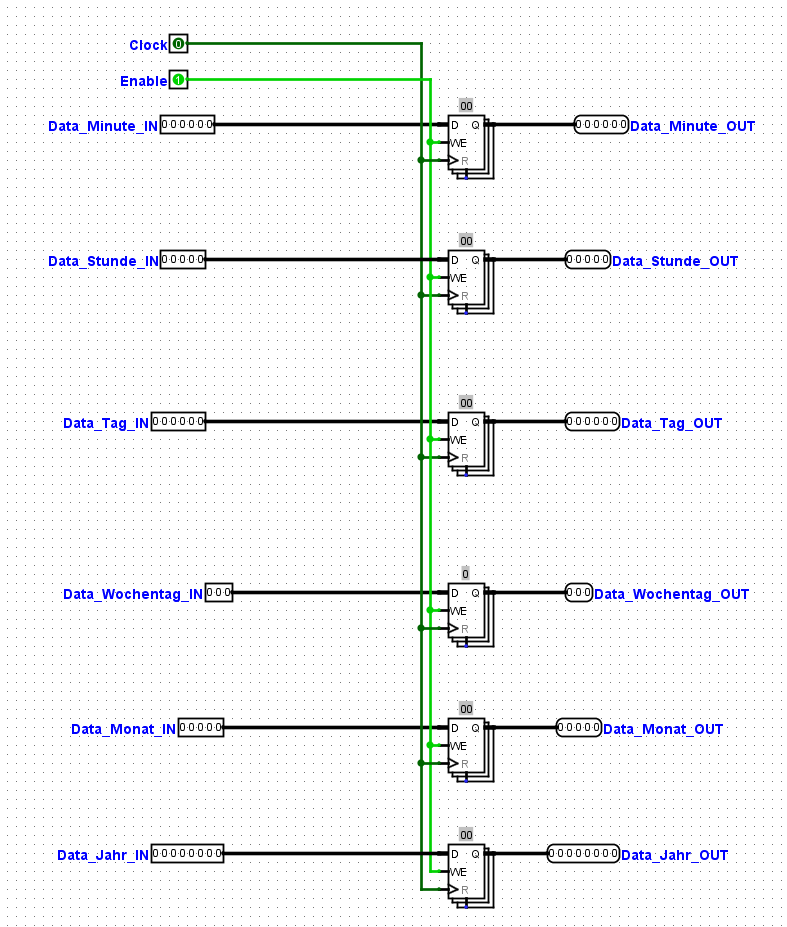
**Storage\_Jahr\_Data:** Speicherblock für Jahresdaten.

***DFlipFlop\_Array***

Da den 5. Teil meines Systems D-FlipFlops verwenden, müssen alle mit Synchronisation relatierten Leitungen auch mit D-FlipFlops versehen werden, da sonst das Signal für den Synchronisation zu spät ankommt.

In diesem Block werden die Zeitdaten für die Kompatibilität mit Synchronisation in einer vorstufingen D-FF speicher gespeichert

Die Leitungen für Fehlerprüfung werden extern separat mit D-FF versehen.



**Interface:**

**Input:** Clock Systemtakteingang

Enable Aktiviert die D-FlipFlops

Data\_Minute\_IN Dekodierte Minutendaten; 6bit

Data\_Stunde\_IN Dekodierte Stundendaten; 5bit

Data\_Tag\_IN Dekodierte Kalendertagdaten; 6bit

Data\_Wochentag\_IN Dekodierte Wochentagdaten; 3bit

Data\_Monat\_IN Dekodierte Monatsdaten; 5bit

Data\_Jahr\_IN Dekodierte Jahresdaten; 8bit

**Output:** Data\_Sekunde\_OUT Ausgang Sekundendaten; 6bit

Data\_Minute\_OUT Ausgang Minutendaten; 6bit

Data\_Stunde\_OUT Ausgang Stundendaten; 5bit

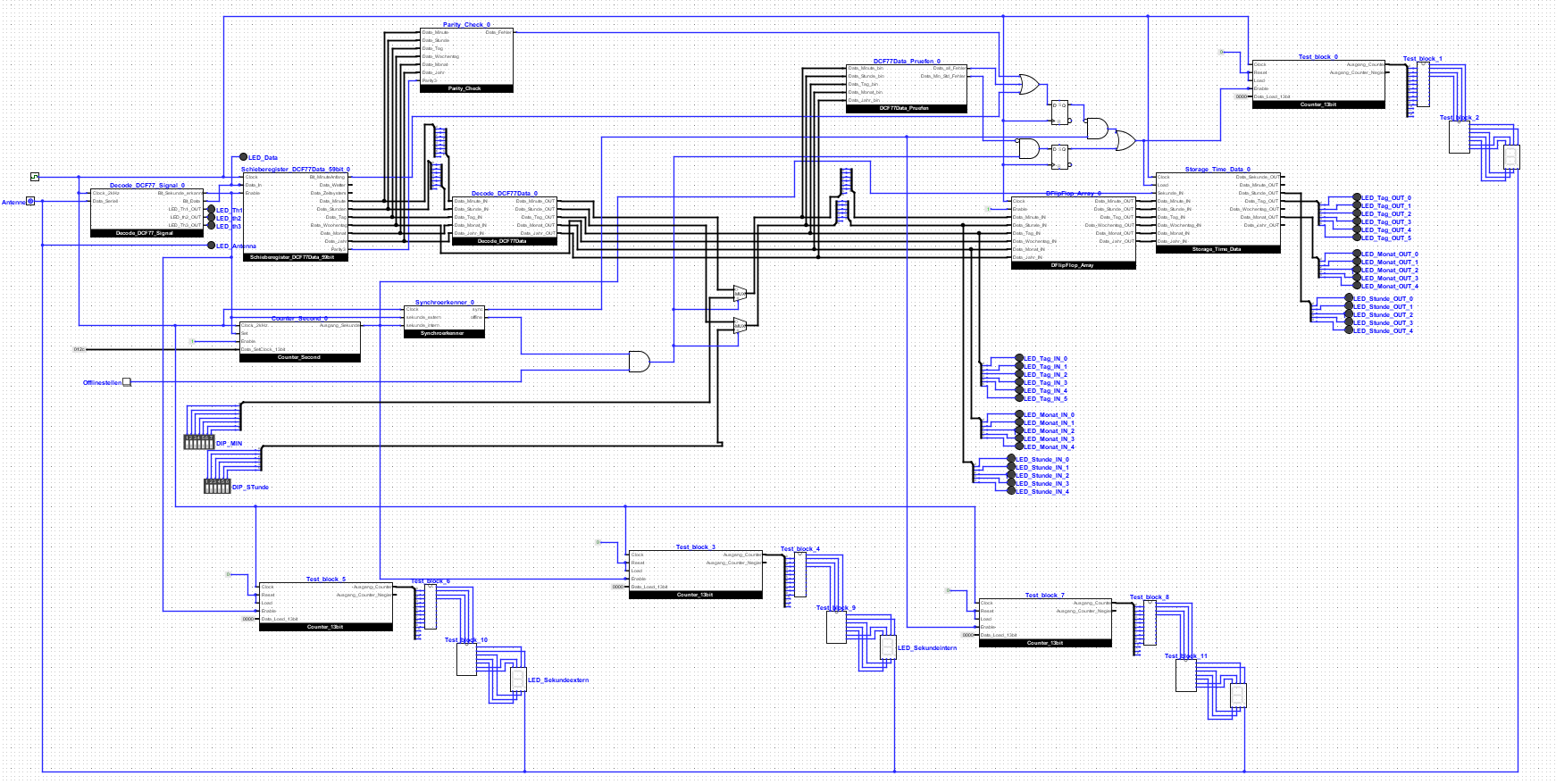
Data\_Tag\_OUT Ausgang Kalendertagdaten; 6bit

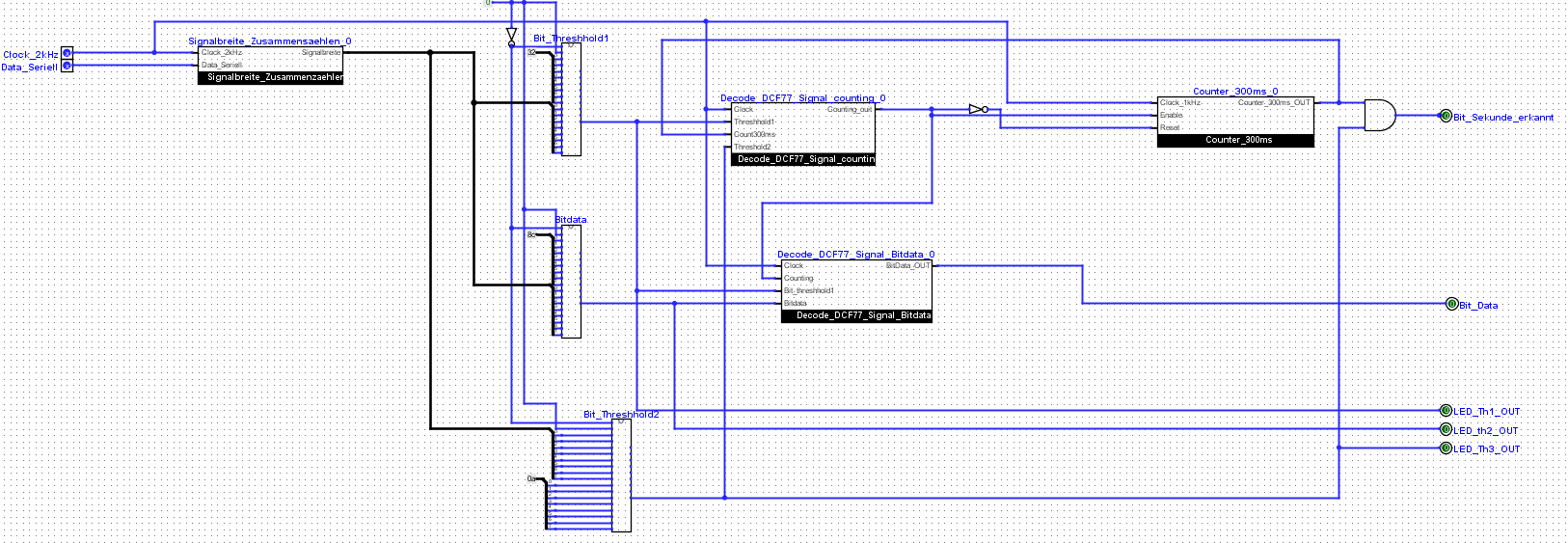
Data\_Wochentag\_OUT Ausgang Wochentagdaten; 3bit

Data\_Monat\_OUT Ausgang Monatsdaten; 5bit

Data\_Jahr\_OUT Ausgang Jahresdaten; 8bit

# **Funktiontests**

**Funkuhr:**Da es etwas schwierig ist die Funktionen der DCF77 relatierenden Blöcken zu simulieren wurde das Prüfung zusätzlichen LEDs und 7-Segmentanzeige durchgeführt:



Mit den LED’s werden den Antennensignal, dessen Verarbeitung, Daten vor Synchronisierung und Daten nach Synchronisierung ersichtlich.

Mit 7-Segmentanzeigen werden die Änderungen an Leitungen: Externe Sekundentakt, endgültige Sekundentakt, Synchronisierungsbefehl und endgültige Synchronisation ersichtlich.

**Ergebnis:** Bei guten Empfang funktioniert alles wie vorgesehen.

Bei einem grösseren Einfluss von Störsignalen wird der Sekundentakt merklich gestört und ab und zu kommt es auch vor, dass fehlerhafte Daten geladen werden.

# **Verbleibende Probleme**

**Sekundentakt:**

Unter Einfluss von grösseren Störsignalen wird der Sekundentakt merklich gestört.

Die Abstände zwischen den einkommenden Signalen müssen überprüft werden.

Eine leichtere Lösung wäre die interne Sekunde nur dann zu synchronisieren, wenn der Ende der Minute erkannt wurde anstatt nach jeder erkennung der externen Sekunde.

**Fehlerhafte Daten :**

Bei gestörten Signalen erkennen ab und zu die Datenprüfungsblöcke die fehlerhaften Daten nicht.

Ein besseres System für das Prüfen von Daten wäre die zu synchronisierenden Daten mit den vorherigen zu verglichen.