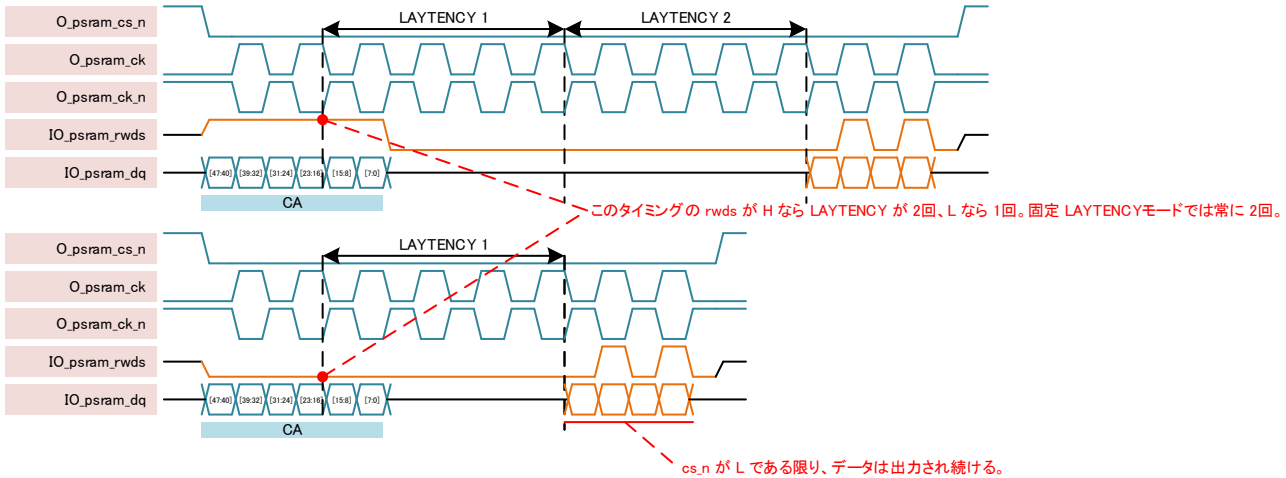
TangNano9K 内蔵 PSRAM 32Mbit x 2 Memo

HOST → PSRAM
PSRAM → HOST
HiZ

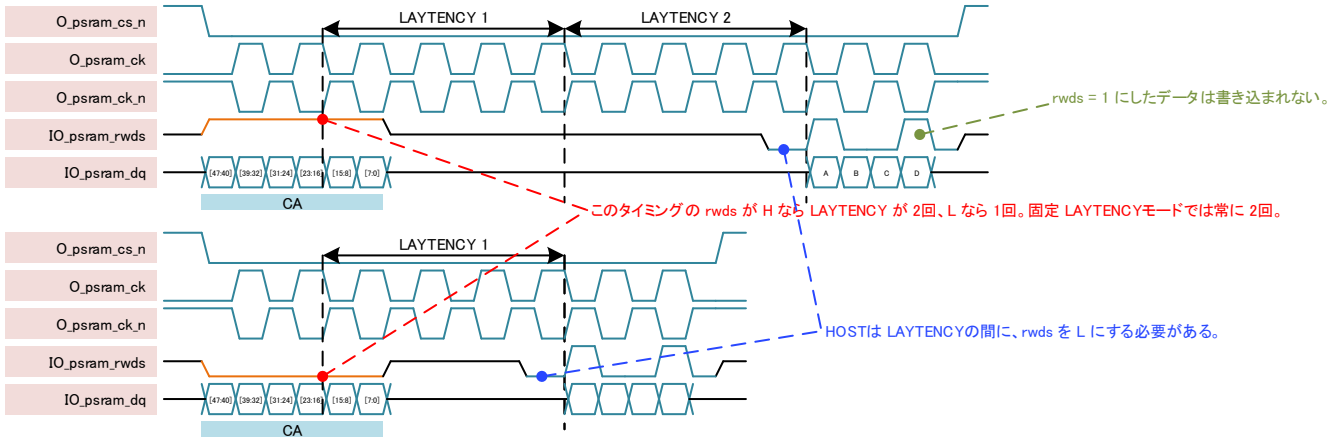
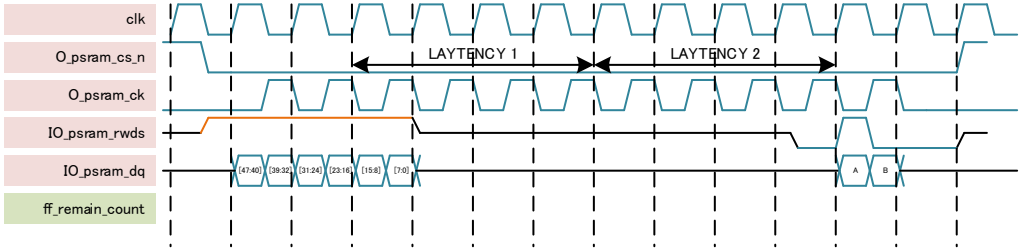
CA		
	47	0: Write, 1: Read
	46	0: Memory, 1: Register
	45	0: Wrap Burst for Memory, 1: Register
	44 : 34	Reserved (all 0)
	33 : 22	Address[20:9]
	21 : 16	Address[8:3]
	15 : 3	Reserved (all 0)
	2 : 0	Address[2:0]

1アドレスに 16bit のアドレス値。
Byte単位のアドレスに換算すると、
上から
Address[21:10]
Address[9:4]
Address[3:1]
となる。
Address[0] は、
0 なら 16bit の下位
1 なら 16bit の上位
という扱いになる。

Read transaction



Write transaction



Write transaction