

# Microcontroladores

## Laboratorio Semana 1

Semestre: 2022-1

Profesor: Kalun José Lau Gan

1

## Agenda

- Requerimientos de software:
  - El MPLAB X IDE v6.00
  - El XC8 v2.36
  - El Proteus VSM v8.xx en adelante
- Requerimientos de hardware:
  - Lista de materiales
  - Computadora
  - Instrumentos de laboratorio y herramientas
- Requerimientos de documentos:
  - Hoja técnica del microcontrolador PIC18F4550 rev.E
  - <https://ww1.microchip.com/downloads/en/devicedoc/39632e.pdf>
- Nuestro primer ejemplo

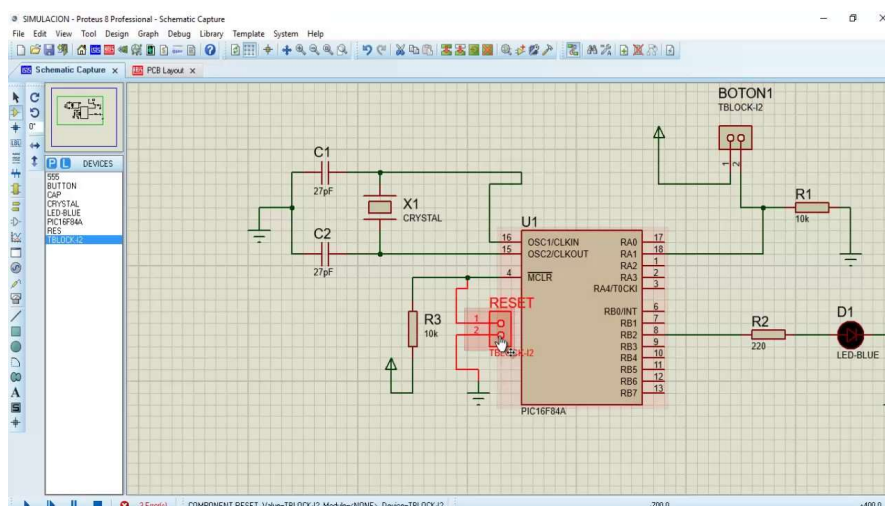
2

## Verificación del funcionamiento de los softwares:

- ¿Instalaste la versión v5.50 u otros mas antiguos del MPLAB X IDE?
  - **Debes** de instalar la última versión (v6.00) para trabajar en este curso
  - <https://www.microchip.com/en-us/development-tools-tools-and-software/mplab-x-ide>
  - Revisar si instalaste el compilador XC8 (v2.36)
  - <https://www.microchip.com/en-us/development-tools-tools-and-software/mplab-xc-compilers>
- ¿Se instaló correctamente el MPLAB X IDE? (Ver si abre correctamente el programa)
- El Proteus v8 en adelante. ¿Funciona correctamente? ¿No se cierra en plena simulación?
- Verificar si el Proteus instalado tiene la librería de simulación para el microcontrolador PIC18F4550

3

## El Proteus VSM

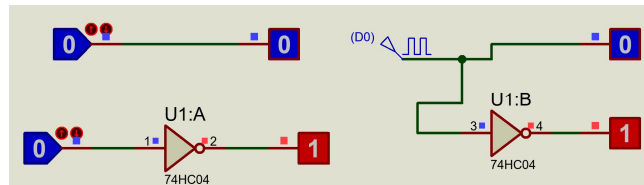
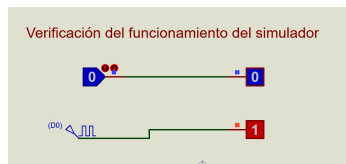


- Simulador de circuitos



4

## Verificación: Simulación en Proteus

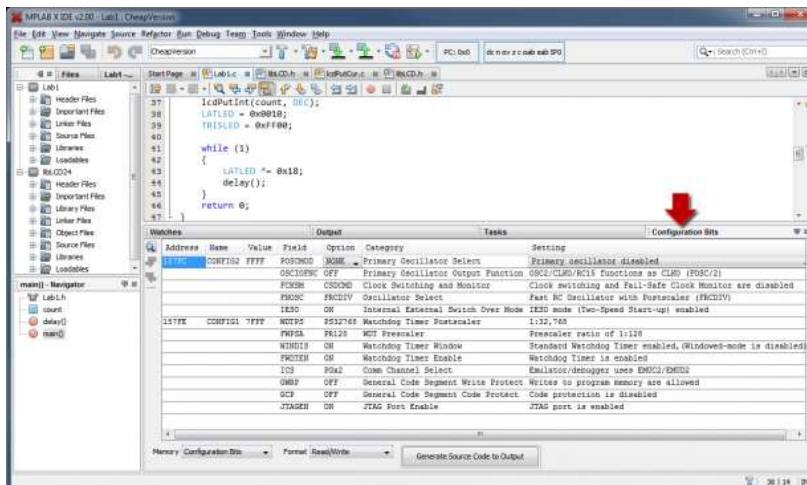


Logic state (entradas)  
Logic probes (salidas)  
Clock signal (señal de reloj)

} Simulación

5

## El MPLAB X IDE



- Descargable desde el siguiente link:

<https://www.microchip.com/mplab/mplab-x-ide>

<https://www.microchip.com/development-tools/pic-and-dspic-downloads-archive>

6

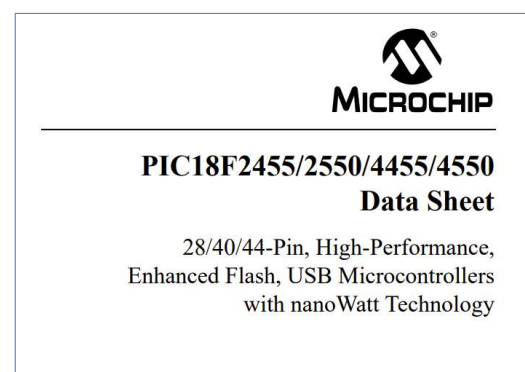
## MPASM vs. PICASM (XC8 Assembler)

- MPASM fué el lenguaje de programación hasta la v5.35, actualmente en obsolescencia
- XC8 PIC Assembler es el nuevo formato de lenguaje y soportado por la nueva versión 6.00
- Las instrucciones de los microcontroladores no han variado, solo la sintaxis de programación.
- MPLAB -> MPLAB X (32bits) -> MPLAB X (64bits)

7

## Importancia de tener las hojas técnicas de los IC's a usar:

- Las hojas técnicas (datasheet) son proporcionadas por el fabricante del IC's y se detallan todas las funcionalidades, capacidades, configuraciones, limitaciones, etc de dicho dispositivo, es la información mas fiel.
- En nuestro caso tendremos siempre presente la hoja técnica del microcontrolador PIC18F4550 en su revisión E.
- Link de descarga:  
<https://ww1.microchip.com/downloads/en/development/documents/00001974a.pdf>



8

## Procedimiento para desarrollar una aplicación con el microcontrolador PIC18F4550

1. Análisis del problema y ver los requerimientos (puertos E/S, tipo de señales, velocidad, consumo energético, etc)
2. Desarrollamos el hardware (el circuito en el simulador y/o implementado)
3. Elaboramos el algoritmo (Flowchart, Nassi-Schneiderman, etc) ✓
4. Redactamos el código en un lenguaje de programación (Assembler, BASIC, C, Python, etc)
5. Compilar y realizar la pruebas (simulación, emulación, programación)

9

## Importancia de los comentarios en un código fuente

- Cuando uno desarrolla un programa, en cualquier lenguaje de programación, es fundamental colocar comentarios.
- Los comentarios no añaden espacio de memoria luego de la compilación.
- Los comentarios sirven para recordar ideas, configuraciones, procesos, algoritmos, etc que le permitan al programador en un tiempo después ver lo que hizo en dicho momento.
- En MPASM ó PICASM los comentarios van antecidos por un punto y coma (;)

10

## Consideraciones importantes al usar simuladores

- El uso de simuladores ha permitido acelerar los procesos de validación de circuitos eléctricos y electrónicos, **pero** no es un determinante a la hora de validar en forma física.
- En la mayoría de casos en ingeniería electrónica el producto final es algo físico por lo que no solamente podemos fiarnos de una simulación y dar por sentado que la propuesta funcione correctamente.
- En Proteus hay elementos que no se muestran en el momento de hacer simulaciones.

11

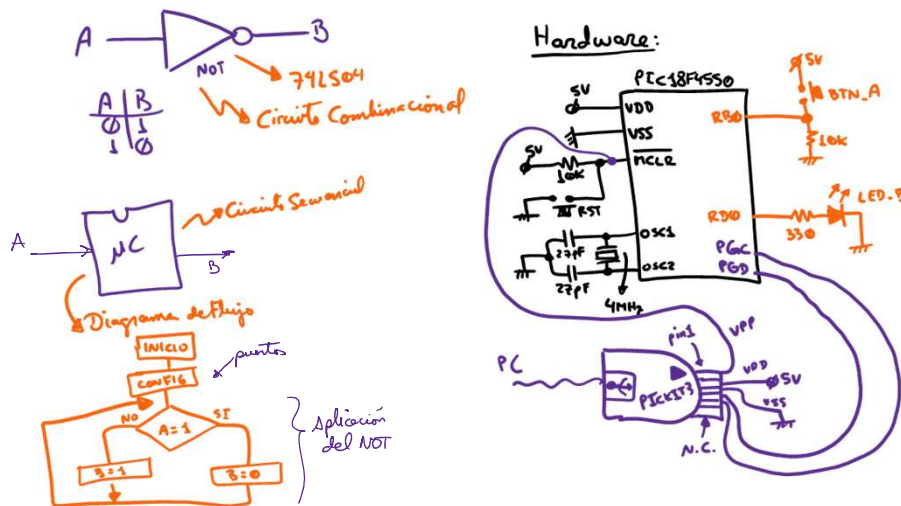
## Sobre el MPLAB X IDE

1. Crear un proyecto (seleccionar Standalone Project)
2. Seleccionar el dispositivo microcontrolador (PIC18F4550)
3. Seleccionar la herramienta "pic-as" (XC8 PIC Assembler)
4. Crear el archivo header (\*.inc) e incluirle los bits de configuración (Window / Target Memory Views / Configuration Bits)
5. Crear el archivo fuente (\*.s) e incluir el archivo header
6. Para compilar:



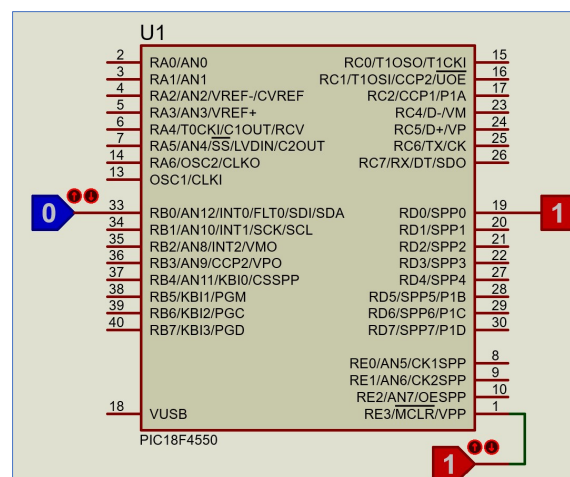
12

## Ejemplo: Desarrollar un negador lógico con el microcontrolador PIC18F4550



13

### • Circuito en Proteus



14

- Código en XC8 Assembler

## cabecera.inc

```

2 ; PIC18F4550 Configuration Bit Settings
3
4 ; Assembly source line config statements
5
6 ; CONFIG1L
7 CONFIG PLLDIV = 1 ; PLL Pre
8 CONFIG CPUDIV = OSC1_PLL2 ; System
9 CONFIG USBDIV = 1 ; USB Clk
10
11 ; CONFIG1H
12 CONFIG FOSC = XT_XT1 ; Oscilla
13 CONFIG FCMEN = OFF ; Fail-Se
14 CONFIG IESO = OFF ; Interna
15
16 ; CONFIG2L
17 CONFIG PWRT = ON ; Power-u
18 CONFIG BOR = OFF ; Brown-o
19 CONFIG BORV = 3 ; Brown-o
20 CONFIG VREGEN = OFF ; USB Vol
21
22 ; CONFIG2H
23 CONFIG WDT = OFF ; Watchdo
24 CONFIG WDTPS = 32768 ; Watchdo
25
26 ; CONFIG3H
27 CONFIG CCP2MX = ON ; CCP2 MU
28 CONFIG PBADEN = OFF ; PORTB A
29 CONFIG LPT1OSC = OFF ; Low-Pow
30 CONFIG MCLRE = ON ; MCLR FA
31
32 ; CONFIG4L
33 CONFIG STVREN = ON ; Stack F
34 CONFIG LVE = OFF ; Single-
35 CONFIG ICSPRT = OFF ; Dedicat
36 CONFIG XINST = OFF ; Extende

```

## maincode.s

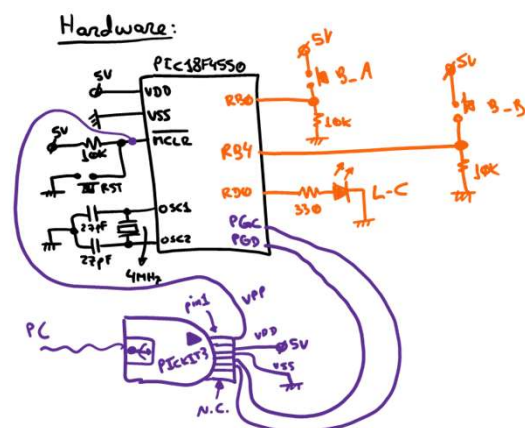
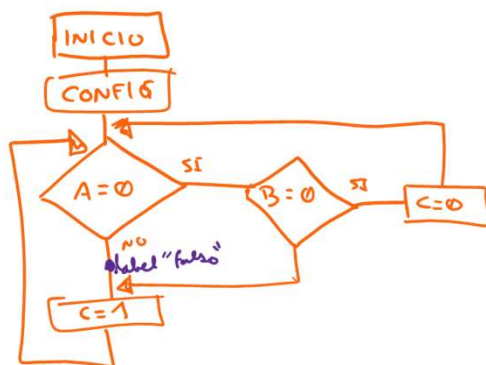
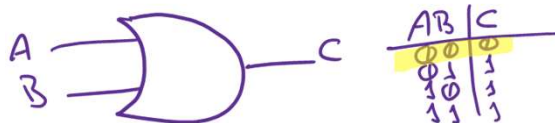
```

1 PROCESSOR 18F4550 ;Modelo del microcontrolador
2 #include "cabecera.inc" ;Llamada a archivo cabecera
3
4 PSECT not_gate, class=CODE, reloc=2, abs ;Creación de program section
5
6 not_gate:
7 ORG 0000H ;Zona de vector de reset
8 goto configuraro
9
10 ORG 0020H ;Zona de programa de usuario
11 configuraro:
12 ;Configuraciones iniciales adicionales
13 bcf TRISD, 0 ;RD0 es una salida
14 bsf TRISB, 0 ;RB0 es una entrada
15
16 loop:
17 btfss PORTB, 0 ;Pregunto si RB0 es uno
18 goto falso ;Falso, salta a etiqueta falso
19 bcf LATD, 0 ;Verdad, manda a 0 el RD0
20 goto loop ;Retorna al inicio (etiqueta loop)
21 falso:
22 bsf LATD, 0 ;Manda a 1 el RD0
23 goto loop ;Retorna al inicio (etiqueta loop)
24 end not_gate ;Cierre del program section

```

15

## Desarrollar una compuerta OR con el microcontrolador PIC18F4550



16



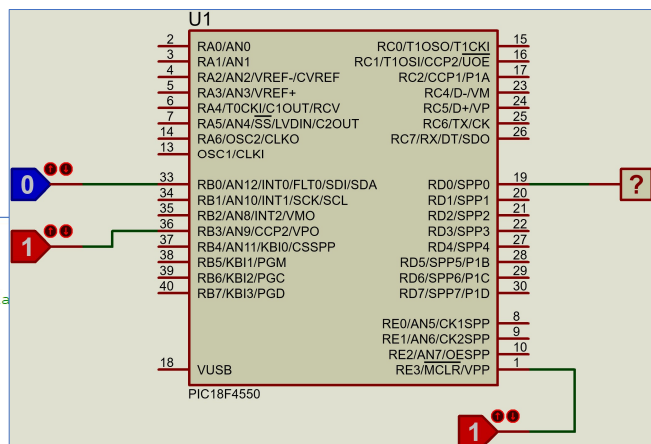
- Circuito en Proteus

- Código en XC8 Assembler

```

1 PROCESSOR 18F4550
2 #include "cabecera.inc"
3
4 PSECT principal, class=CODE, reloc=2, abs ;Declara
5 org 0x0000 ;vector de reset
6 goto configur0
7
8 org 0x0020 ;zona de programa de usuario
9 configur0:
10     bsf TRISB, 0, 0 ;RB0 como entrada
11     bsf TRISE, 4, 0 ;RB4 como entrada
12     bcf TRISD, 0, 0 ;RD0 como salida
13
14 inicio:
15     btfsc PORTB, 0, 0 ;Pregunto si RB0 es cero
16     goto falso ;Falso, salta a label falso
17     btfsc PORTE, 4, 0 ;Verdadero. Pregunto si RB4 es cero
18     goto falso ;Falso, salta a label falso
19     bcf LATD, 0, 0 ;Verdadero. RD0 a 0
20     goto inicio ;Retorna a inicio
21 falso:
22     bsf LATD, 0, 0 ;RD0 a 1
23     goto inicio ;Retorna a inicio
24 end principal ;Fin del programa

```



17

Cuestionario:

1. ¿Cómo funcionan las instrucciones BSF, BCF, BTFSS y GOTO?
2. ¿Cuál es la diferencia entre BTFSS y BTFSC?
3. Averiguar el modo de operación de las instrucciones BTFSS, BTFSC, INCFSZ, DECFSZ, CPFSEQ, CPFSLT, CFPSGT.
4. ¿Qué instrucciones están de mas (redundantes) en los códigos de los ejemplos y por qué?

18

Fin de la sesión!