# Microcontroladores Laboratorio Sesión 4

Semestre: 2020-1 Profesor: Kalun José Lau Gan

1

# Agenda

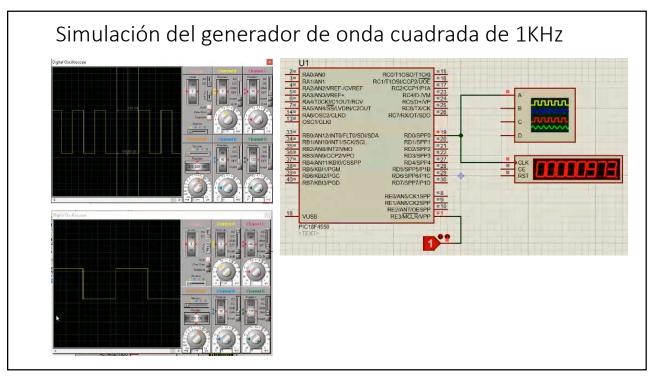
• Ejemplo: Timer 0

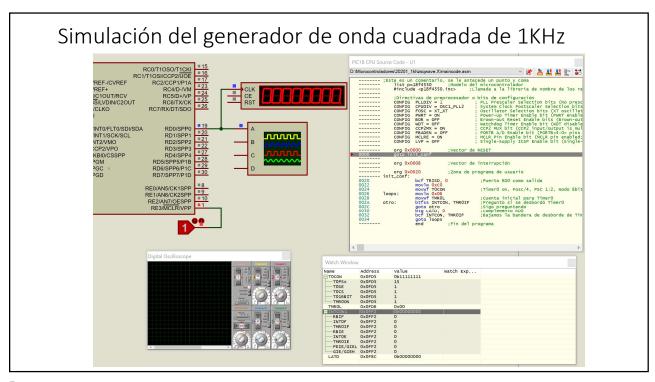
• Ejemplo: Teclados matriciales

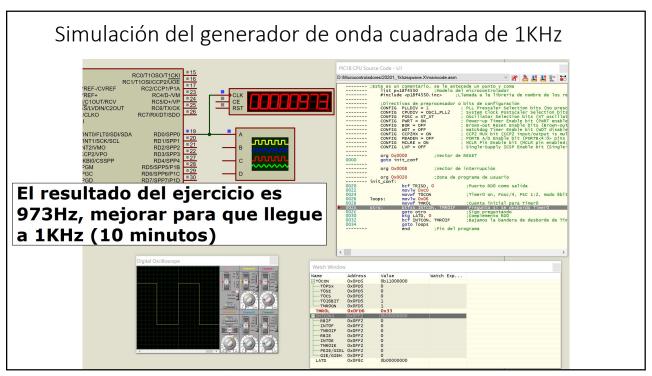
# Ejercicio

• Desarrollar el ejercicio del generador de onda de 1KHz DC50% visto en la sesión de teoría

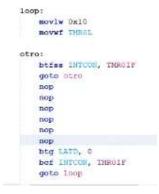
3

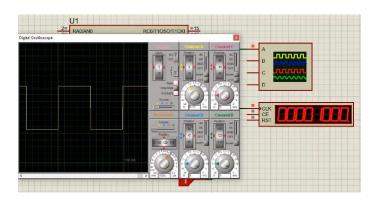






#### Simulación del generador de onda cuadrada de 1KHz

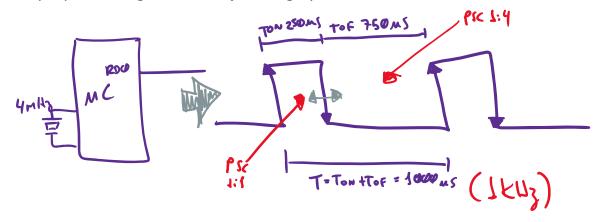


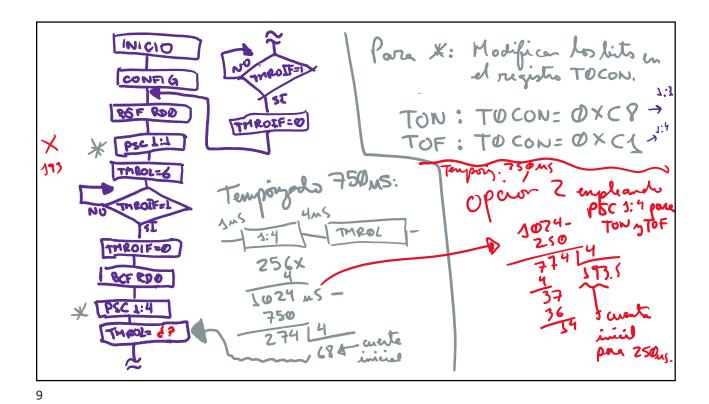


7

# Ejercicio:

• Modificar el mismo ejercicio para que el Duty Cycle sea de 25%, proponer diagrama de flujo, código y simulación.



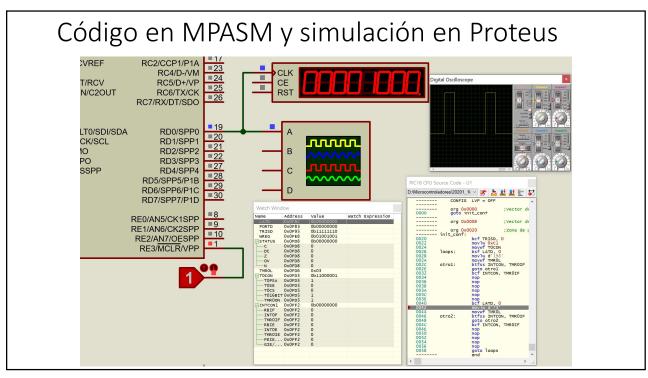


Código en MPASM y simulación en Proteus org 0x0020 23 24 init\_conf: bcf TRISD, 0 ;Puerto RDO como salida movlw 0xCl movwf TOCON 27 bsf LATD, 0 - Contrastor el codique con el diagrame de flujo. 28 movlw d'198' movwf TMR0L otro1: btfss INTCON, TMR0IF goto otrol bef INTCON, TMR0IF 33 34 35 36 37 38 nop nop nop bcf LATD, 0 39 40 41 42 movlw d'73' movwf TMR0L btfss INTCON, TMR0IF 43 44 45 46 47 48 bcf INTCON, TMR0IF nop nop nop nop

10

goto loops

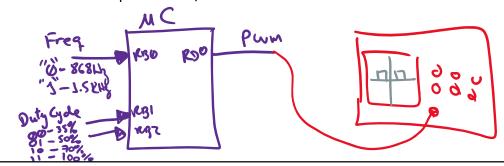
;Fin del programa



11

# Ejercicios:

- Desarrollar un circuito emisor de señal de PWM con las siguientes características:
  - Frecuencia seleccionable entre 1.5KHz y 868Hz
  - Duty Cycle seleccionable entre 35%, 50%, 70% y 100%
  - Entrada para activar/desactivar la señal del PWM



# Fin de la sesión!

• Semana 5 (la siguiente) hay evaluación de Laboratorio Calificado 1