# GPGPUプログラミングの デバッグを楽にしたい

Zin (Sho Ikeda)

## アジェンダ

- GPGPUは楽しい
- CPUとGPUで共通で使えるコードを書く
- 今回試した環境

#### GPGPUは楽しい

- ・ 大量の並列演算器による高速な処理
  - CPUの数倍のコアによる大量並列処理
- グラフィックスや画像処理に向いている
  - 計算結果を見るのが楽しい

#### GPGPUは楽しい、ただし…

- GPGPUプログラミングは難しい
  - GPUアーキテクチャの理解 (Data-Level Parallelism, Memory address space, etc...)
  - GPU APIの理解 (DX, OpenCL, Vulkan, etc...)
  - プログラミング言語の理解
  - デバッグが難しい(ツールの不足, GUIのクラッシュ, NaN NaN Nan!, etc...)

GPGPUのデバッグを簡単にできないか?

### CPUとGPUで共通で使えるコードを書く

- CPUのデバッグ環境をGPUコードでも使えるようにする
  - CPU側で実装ロジックが正しい事を検証してからGPU実行する
  - なるべくGPU環境でデバッグしない
- CPUによる同時実行、フォールバック実行
  - ただし、コードは(おそらく)GPU向けに最適化されている

## 本セッションはC++環境を想定

- C++17やC++20が使える
- Visual Studioやgdbなどのデバッガーが使える
- GPU側の言語はCuda, HIP, OpenCL C++など
- たぶんRustにも適用できる

## CPUのデバッグ環境

- ブレイクポイント, ステップ実行, etc...
- Sanitizer (Address, UndefinedBehaviour, etc...)
  - AddressSanitizer: visual studio, clang, gccでサポート
  - Out of bounds access
  - Use after free
  - Division by zero
  - Mis-aligned access

```
v2 = zivc::makeFloat3(0.0f, 0.0f, 0.0f);
                                                                                     getTriangle(face buffer, geometry buffer, bvh info, 2 * leaf index, &v0, &v1, &v2);
                                     v2 = zivc::makeFloat3(0.0f, 0.0f, 0.0f);
 306
                         getTriangle(face buffer, geometry buffer, bvh info, 2 * leaf index, &v0, &v1, &v2);
307
                         const float4 result = testTriangleIntersection(v0, v1, v2, r, hit info.distance());
                         const bool has hit = result.w != FLimitT::infinity();
                                                                                        hit_info.setGeometryNormal(zivc::castBit<float3>(normal));
                                                                                        hit info.setMeshId(offset):
                                                                                        hit info.setTrisId(leaf index);
                                                                                  else { // Internal node case
                                                                                    zivc::uint32b cindexl = (node index << 1) + 1;</pre>
                                                                                    zivc::uint32b cindexr = (node index << 1) + 2:</pre>
                                                                                    float2 tl = zivc::makeFloat2(FLimitT::infinity(), -FLimitT::infinity());
                                                                                    float? tr = zivc..makeFloat?(FlimitT..infinity()) -FlimitT..infinity()).
                                                                            #13 0x555555d71409 in std::__1::unique_ptr<zisc::ThreadManager, zisc::pmr::UniquePtrDeleter<zisc::ThreadMana
                                                                         ager>, unsigned int&&, std:: 1::pmr::memory resource*&) /home/sho/Projects/NanairoRtc9/source/dependencies/Zisc
                                                                            #14 0x555555d70eb5 in zivc::CpuBackend::initData(zivc::ContextOptions&) /home/sho/Projects/NanairoRtc9/source
                                                                            #15 0x555555d6f4ac in zivc::Backend::initialize(std:: 1::weak ptr<zivc::Backend>&&, zivc::ContextOptions&)
                ∨ CALL STACK
                                                                            #16 0x555555d5410d in void zivc::Context::initBackend<zivc::CpuBackend>(zivc::ContextOptions&) /home/sho/Pro
                                                                            #17 0x555555d539e5 in zivc::Context::initialize(zivc::ContextOptions&) /home/sho/Projects/NanairoRtc9/source
                 > 1: tid=20083 "Nanairo"
                                                                            #18 0x555555d56a54 in zivc::createContext(zivc::ContextOptions&) /home/sho/Projects/NanairoRtc9/source/deper
                 > 2: tid=20104 "Nanairo"
                                                                            #19 0x555555a91581 in nanairo::Renderer::Data::initializeContext(nanairo::CliOptions const&. std:: 1::pmr:
                 > 3: tid=20105 "Nanairo
                                                                            #21 0x5555559e7a26 in main /home/sho/Projects/NanairoRtc9/source/nanairo/cmd/cmd.cpp:134:15
                 > 4: tid=20106 "Nanairo"
                                                                             #22 0x7ffff7a29d8f in __libc_start_call_main_csu/../sysdeps/nptl/libc_start_call_main.h:58:16
                 5: tid=20107 "Nanairo"
                                                   USE OF DEALLOCATED MEMORY
                                                                        SUMMARY: AddressSanitizer: heap-use-after-free /home/sho/Projects/NanairoRtc9/source/dependencies/Zivc/source/ziv
                    ::AsanDie(
                                                                         unsigned int const>(std:: 1::span<unsigned int const, 18446744073709551615ul>)
                    sanitizer::Die()
                                               sanitizer termination.cpp (55:7)
                                                                         Shadow bytes around the buggy address:
                    ::~ScopedInErrorReport(
```

#### CPUとGPUコードを共通化する1

- 特定の処理(関数)を共通化する
  - 乱数生成、レイの生成、BRDF、ライトサンプリングなど
- ・比較的共通化しやすい
- ・共通化できていない部分のGPUコードはデバッグしづらい

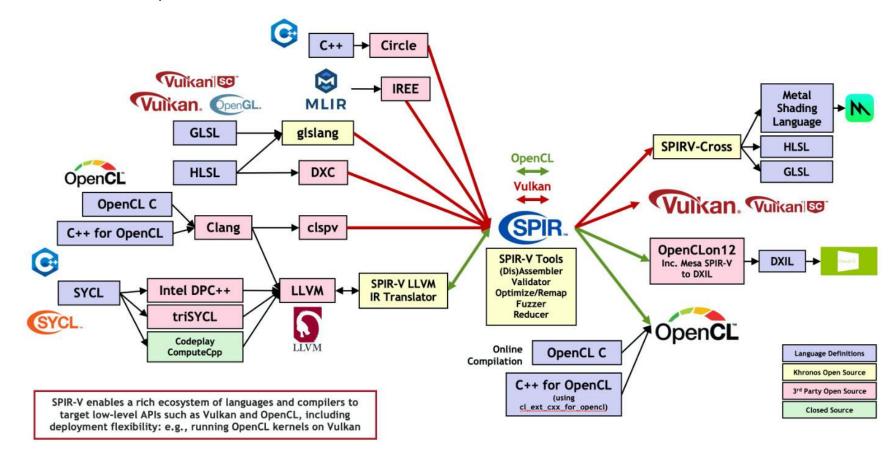
#### CPUとGPUコードを共通化する2

- カーネル全体をCPUとGPUで実行できるようにする
- ・カーネル全体のロジックをCPUで検証できる
- CPU側の実装が難しい
  - GPUアーキテクチャをCPU側でサポートする
    - thread localを用いたwork-item情報の保持
    - coroutineを用いたwork-groupの実装
  - Device, Buffer, Kernelなどの抽象化

	Device	Buffer	Kernel
CPU	C++	配列	C++ function
GPU	Vulkan device	Vulkan buffer	OpenCL C++

## 今回試した環境

- C++20, Vulkan, OpenCL C++ (clspv)
- Linux+AMD, Windows+NV, cpu



## ありがとうございました