Q: V souboru 4bitAdder.txt (rovněž i v aktualizované verzi 4bitAdder-2.txt) se nachází další, tentokrát spíše sémantická chyba: řádek 68: o2->add1.s by měl být správně o2->add2.s

A: Ano, opraveno ve verzi 4bitAdder-3.txt

Q: V zadání se píše, že každý výstup složeného hradla musí být připojené na právě jeden výstup nějakého vnořeného hradla. Nicméně nic se nepíše o tom, zda musí být připojen výstup základního hradla. Takové hradlo by zřejmě nemělo v síti žádný smysl, pokud by jeho výstup zůstal nezapojen. Lze i toto považovat za chybu?

A: Všimněte si, že ta první věta mluví pouze o připojení směrem dovnitř složeného hradla, tj. Vaše otázka se netýká pouze základních hradel, ale přeformuloval bych ji jako "zda pro lib. vnořené hradlo musí být všechny jeho výstupy zapojeny na vstup jiného vnořeného hradla nebo na výstup rodičovského složeného hradla/hradlové sítě?".

Odpověď na tuto otázku sice není explicitně v zadání uvedena, ale předpokládal jsem, že výstupy hradel mohou zůstat nezapojené. Hlavní motivace je, že se může hodit u nějakého hradla využít pouze některé jeho výstupy - viz např. 4bitAdder - ten aktuálně sčítá dva 4bitové vstupy a výsledkem je 5bitový výstup. Pokud bych ale chtěl mít i výstup 4bitový, tak by se mi právě hodilo nechat výstup add3.cout nezapojený. Tohle samozřejmě nedává smysl pro hradla s jedním výstupem, resp. pokud není zapojený žádný výstup nějakého hradla, nicméně tyto situace bych v rámci jednoduchosti neřešil.

Q: V zadání máte, že úloha má být v jednom souboru, aby šla zkompilovat s VS. Můžu to mít v projektu (tedy ve více souborech)? Už to začíná být nepřehledné.

A: Samozřejmě nic nemám proti tomu, abyste svůj kód přehledně rozdělovali do více zdrojových souborů (dokonce to mohu i doporučit). Nicméně prosím, abyste, po odladění práce, všechny zdrojové soubory nějak rozumně spojili do jednoho (stále přeložitelného) zdrojového souboru a ten pak odevzdali. Velmi nám to usnadní vyhodnocování, děkujeme.

Q: Je možné v pravidlech pro jednoduchá hradla operovat i s hodnotou "?" - otazník? Např.:

```
gate my
inputs i0 i1
outputs o
1 ? 1
? ? 1
end
```

V zadání se mi to nezdá vyloučené.

A: Ano, nedefinované hodnoty (otazník) jsou pro přechodovou funkci povolené, tj. udaný příklad je platný popis nějakého hradla.

Q: V zadání je napsáno: "Před provedením prvního příkazu je hradlová síť v počátečním stavu, při provádění dalších příkazů začíná výpočet hradlové sítě ve stavu po posledním příkazu (tj. na výstupech základních hradel již nejsou nedefinované hodnoty, ale hodnoty po ustálení hradlové sítě na předchozím vstupu)". Znamená to tedy, že pokud uživatel zadá stejný dotaz dvakrát za sebou, bude doba výpočtu pokaždé jiná (tedy podruhé nulová)?

A: Ano (ano).

Q: V zadání jsou definovány pevně dané chybové výstupy. Mohu je nějak rozšířit – přidat podrobnější informace o chybě?

A: Pokud zachováte prefix chyby přesně podle zadání, tak můžete ukončovací tečku nahradit libovolným popisným textem, např. místo:

```
Line 31: Syntax error.

Je možno vypsat např.:

Line 31: Syntax error (Input "x" does not exist).
```