UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO



JNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos	21/10/2017 22:58 Titulo: Diseño de contadores síncronos
sábado, 21 de octubre de 201	7, Ciudad Universitaria, México, DF
2	2 de 8

UNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos

Titulo: Diseño de contadores síncronos

Diseño de contadores síncronos

Paso1 Se determina el número de bits deseados (FFs) y la secuencia de conteo que se necesita.

С	Α	В
0	0	0
0	0	1
0	1	0
0	1	1
1	0	0
0	0	0
0	0	1

	Entradas		Salidas
J	K	CLK	Q
0	0	↑	Q ₀ (sin cambio)
1	0	↑	1
0	1	↑	0
1	1	↑	Q ₀ _ (cambia estado)

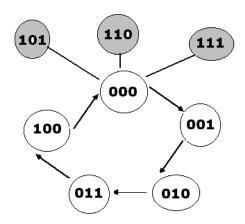
Tabla de excitación:

	T	T+1	J	K
$0 \rightarrow 0$	0	0	0	*
0 → 1	0	1	1	*
1 → 0	1	0	*	1
1 → 1	1	1	*	0

Paso2 Se dibuja el diagrama de transición para preparar una tabla en la que se enlisten todos los estados (t y t+1).

UNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos

Titulo: Diseño de contadores síncronos



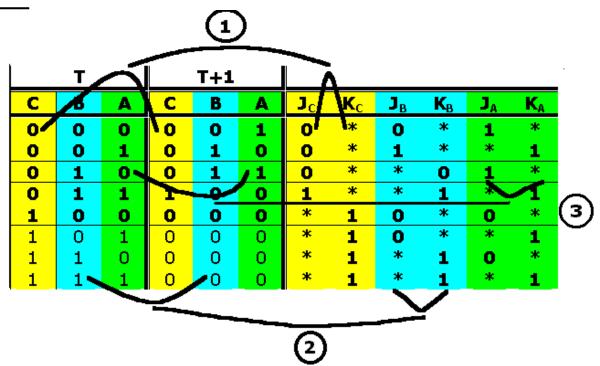
Paso3 Se usa el diagrama de transición para preparar una tabla en la que se enlisten todos los estados presentes y siguientes.

	Т			T+1							
С	В	Α	С	В	Α	J _C	K _C	J_{B}	K _B	J_{A}	K _A
0	0	0	0	0	1	0	*	0	*	1	*
0	0	1	0	1	0	0	*	1	*	*	1
0	1	0	0	1	1	0	*	*	0	1	*
0	1	1	1	0	0	1	*	*	1	*	1
1	0	0	0	0	0	*	1	0	*	0	*
1	0	1	0	0	0	*	1	0	*	*	1
1	1	0	0	0	0	*	1	*	1	0	*
1	1	1	0	0	0	*	1	*	1	*	1

Para poder entender mejor el procedimiento de llenado presento lo siguiente:

Titulo: Diseño de contadores síncronos

UNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos



Paso4 Por cada entrada J-K se agrega una columna. Para cada estado presente se indican los niveles requeridos en cada entrada J y K con el fin de producir el estado siguiente.

Paso5 se diseñan los circuitos lógicos para generar los niveles requeridos en cada entrada J y K.

OJO: para rellenar los mapas de K, se van vaciando los símbolos conforme están en la columna J_C, K_C J_B, K_B, J_A, K_A Excepto los últimos cuatro símbolos.

Jc			
Α	0	1	
СВ			
00	0	0	
01	0	1	
11	*	*	
10	*	*	
Jc=BA			

Kc			
Α	0	1	
СВ			
00	*	*	
01	*	*	
11	1	1	
10	1	1	
Kc=A+Ā=1			

$J_{\mathtt{B}}$			
Α	0	1	
СВ			
00	0	1	
01	*	*	
11	0	0	
10	*	*	
$J_B=C_A$			

$K_{\mathtt{B}}$			
Α	0	1	
СВ			
00	*	*	
01	0	1	
11	1	1	
10	*	*	
$K_B=C+A$			

J_{A}				
Α	0	1		
СВ				
00	1	*		
01	1	*		
11	0	*		
10	0	*		

Titulo: Diseño de contadores síncronos

1,=(
JAC	

$J_\mathtt{A}$			
Α	0	1	
СВ			
CB 00	*	1	
01	*	1	
11	*	1	
10	*	1	
J _A =1			

UNAM, Facultad de Ingeniería Autor: Santiago Cruz Carlos	21/10/2017 22:58 Titulo: Diseño de contadores síncronos
TITULO:	
DESARROLLO:	
BIOGRAFIA:	

8 de 8