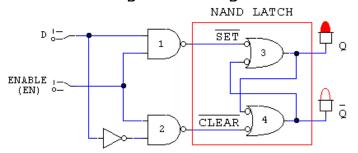
LATCH D

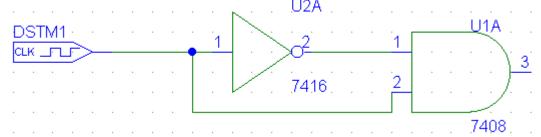
En el FF disparado por el borde se usa un **circuito detector de borde** para asegurar que la salida responderá a la entrada **D** sólo cuando ocurra la transición activa de reloj. Si este detector de borde no se usa, el circuito resultante operará de forma un poco diferente. Este circuito se llama **latch D** y tiene la configuración siguiente.



ts _	Output					
D		Q				
Х	Q0	(no	change)			
0	0					
1	1					
	ts D X O	D X QO	D Q X Q0 (no			

"X" indicates "Don't care" QO is state Q just prior to EN going LOW

Circuito detector de bordes.



[Próximamente las formas de ondas]

	111111	2401111111	<u>250 </u>	5691111111	2701111111	280	2901111111	вретитити	B10	320
Dρ	_									_
□с₽										
_										
По										