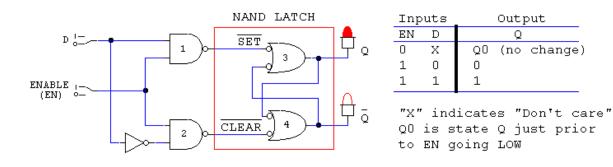
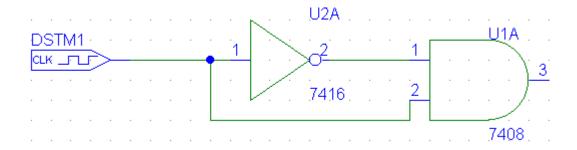
## LATCH D

En el FF disparado por el borde se usa un **circuito detector de borde** para asegurar que la salida responderá a la entrada **D** sólo cuando ocurra la transición activa de reloj. Si este detector de borde no se usa, el circuito resultante operará de forma un poco diferente. Este circuito se llama **latch D** y tiene la configuración siguiente.



## Circuito detector de bordes.



## [Próximamente las formas de ondas]

|     | 111111 | 2401111111 | <u>2501111111</u> | 2601111111 | 276 | 2801111111 | 2901111111 | <u> გ</u> ნტ I I I I I I I I | 310 | 320      |
|-----|--------|------------|-------------------|------------|-----|------------|------------|------------------------------|-----|----------|
| Пъ  | _      |            |                   |            |     |            |            |                              |     |          |
| □с₽ |        |            |                   |            |     |            |            |                              |     | <u> </u> |
|     |        |            |                   |            |     |            |            |                              |     |          |
| ۵ □ | _      |            |                   |            |     |            |            |                              |     |          |