# 第1章 处理器与MIPS

## 架构与指令集

ISA(Instruction Set Architecture), 指令集架构, 包括一套指令集和一些寄存器, 用于指导程序员编程.

微架构, 是ISA的具体实现.

CISC(Complex Instruction Set Computer), 复杂指令集计算机, 每条指令对应的0, 1编码长度不一样.

RISC(Reduced Instruction Set Computing), 精简指令集计算机, 每条指令的长度固定.