Term Project

7112056080 鍾期安

使用演算法：Constrained (considering vertical constraints) left-hand algorithm

步驟：

1. 讀取完所有的 pin 之後，將 vertical constraint 存入 vcg 矩陣內。
2. 根據 pin-label 對所有的 pin 進行 sort。
3. 根據 greedy 法則，每回合選取 unconstrained pin 進行 route 直到 routing 結束。

程式執行方式： ./main.exe　<input_file>

程式輸出：

```
Sorted intervals of nets:
  I2[1, 3]
  I1[1, 4]
  I3[2, 4]

Vertical constraint:
  I1->I2
  I2->I1
  I3->I1

track_1:
  head(s): I3,
  route I3[2, 4]: watermark = 4;

track_2:
  head(s):

track_3:
  head(s):

track_4:
  head(s):

track_5:
  head(s):

(4) detailed information about each net
The resulting routing graph:
col: 1    2    3    4
pin: 2    0    1    3
     -------------------
          >---------^
          |
          |
          |
          v
     -------------------
     1    3    2    1
(1) Number of tracks: 5
(2) Overall wire length: 8
(3) Number of vias: 7
```