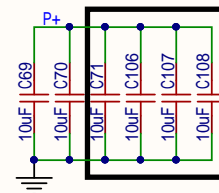
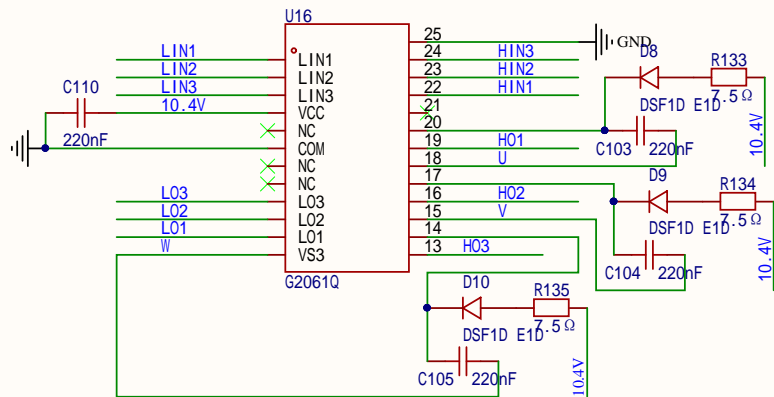
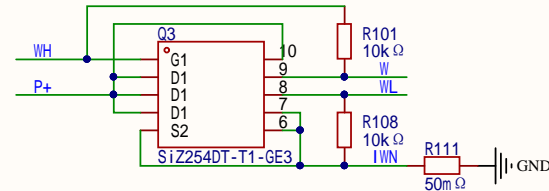
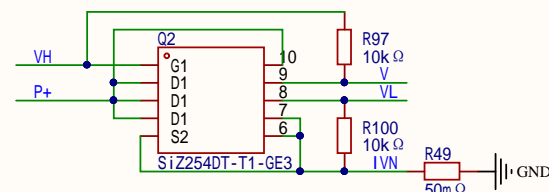
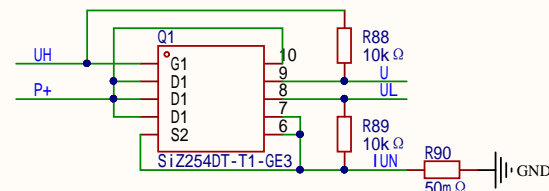
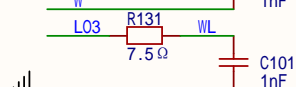
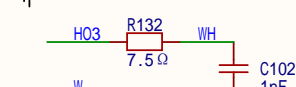
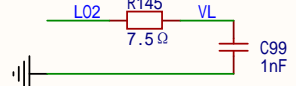
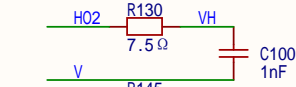
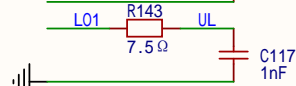
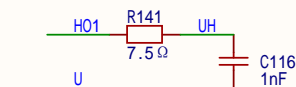
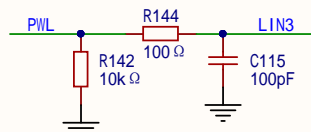
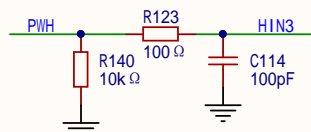
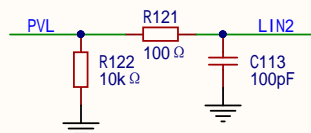
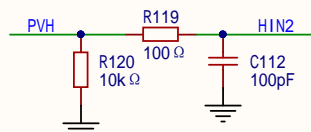
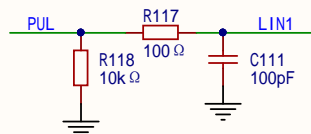
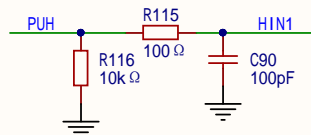


原理图	Schematic		更新日期	2024-11-14
			创建日期	2024-11-01
图页	ARM		物料编码	
绘制	HXCD			
审阅				
	版本	尺寸	页	2 共 5
	V1.0	A4	嘉立创EDA	

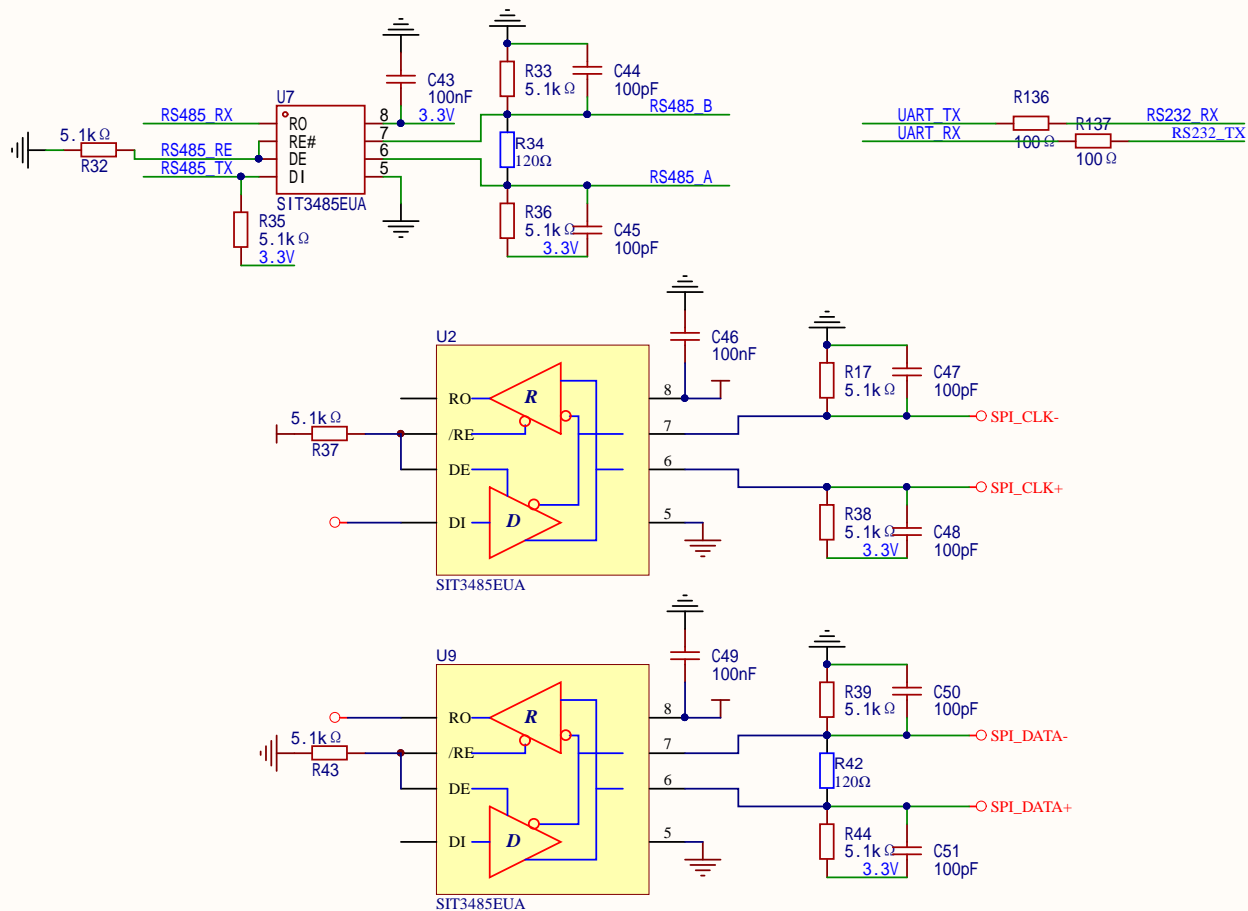


方框内的5A版本增加, 1A版本删除

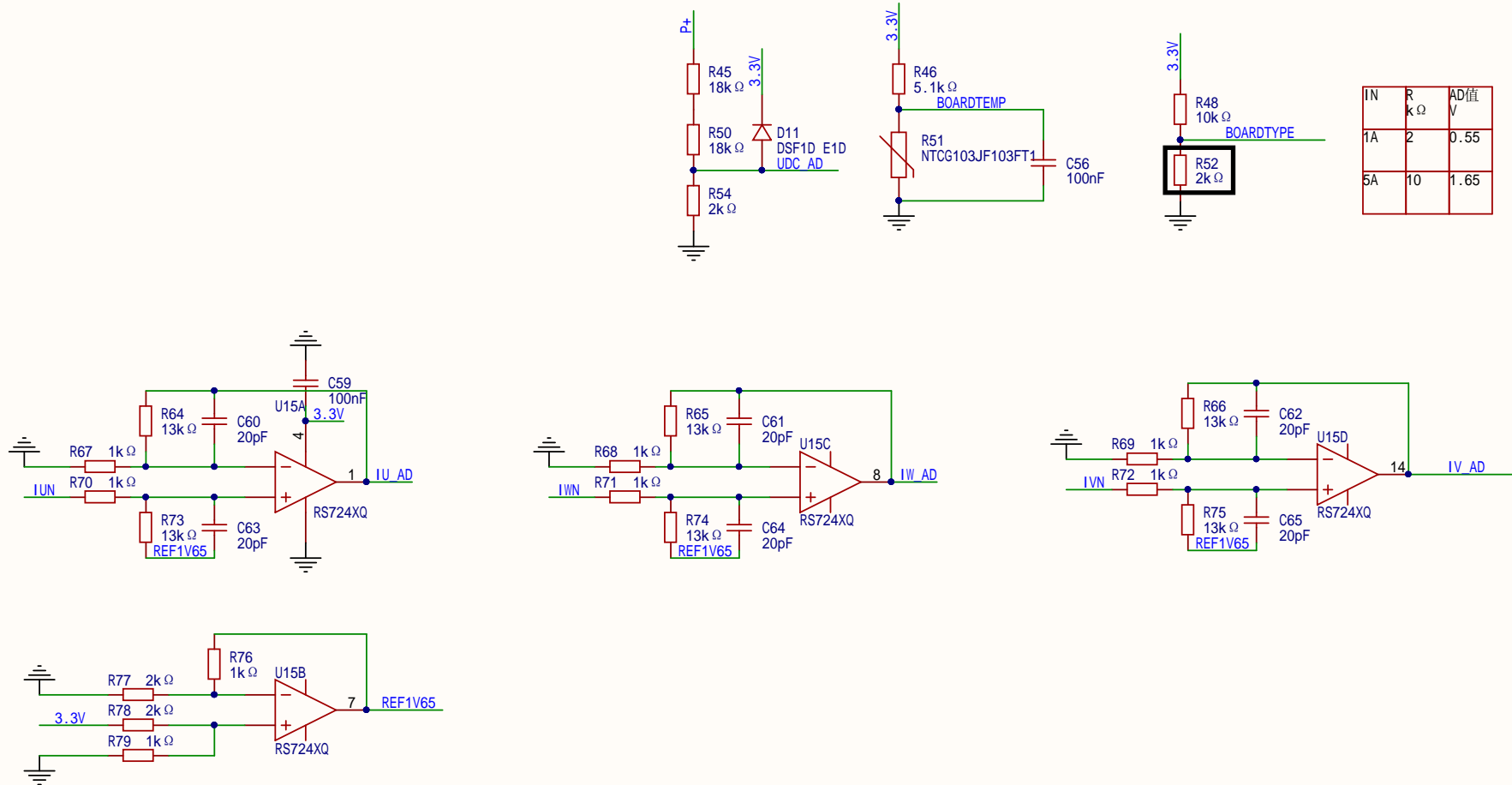


IN	2*IN A	shunt mΩ (1W N	P peak@21 W	采样范 围A
1A	2	50	0.2	±2.538
5A	10	12	1.2	±10.577

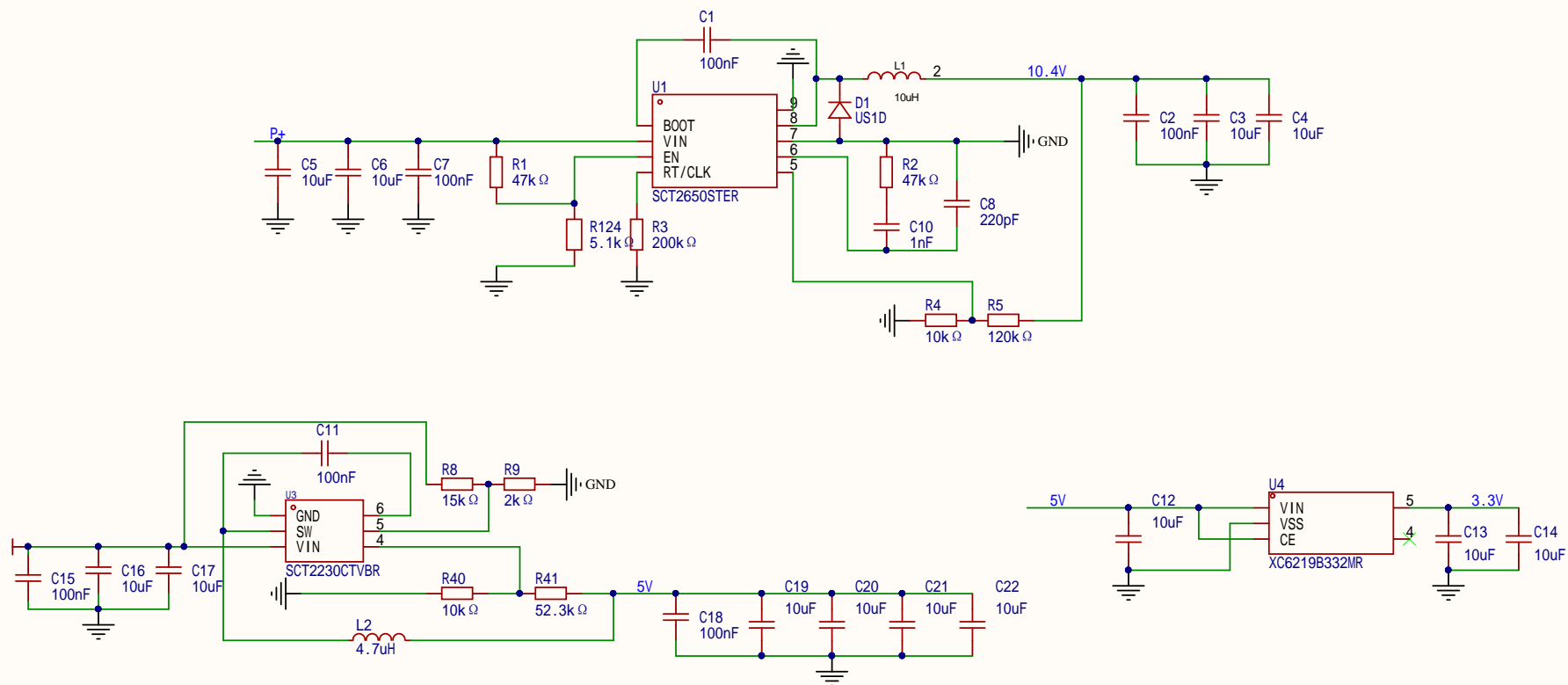
原理图	Schematic			更新日期	2024-11-15
图页	DRIVE			创建日期	2024-11-06
绘制		HXCD			
审阅					
		版本	尺寸	页	5 共 5
		V1.0	A4	嘉立创EDA	



原理图	Schematic			更新日期	2024-11-15
图页				创建日期	2024-11-11
绘制	COM			物料编码	
审阅					
	HXCD				
		版本	尺寸	页	3 共 5
		V1.0	A4	嘉立创EDA	



原理图	Schematic			更新日期	2024-11-14
				创建日期	2024-11-05
图页	SAMP			物料编码	
绘制		HXCD			
审阅					
		版本	尺寸	页	4 共 5
		V1.0	A4	嘉立创EDA	



原理图	Schematic			更新日期	2024-11-15
				创建日期	2024-11-01
图页	POWER			物料编码	
绘制		HXCD			
审阅					
		版本	尺寸	页	1 共 5
		V1.0	A4	嘉立创EDA	