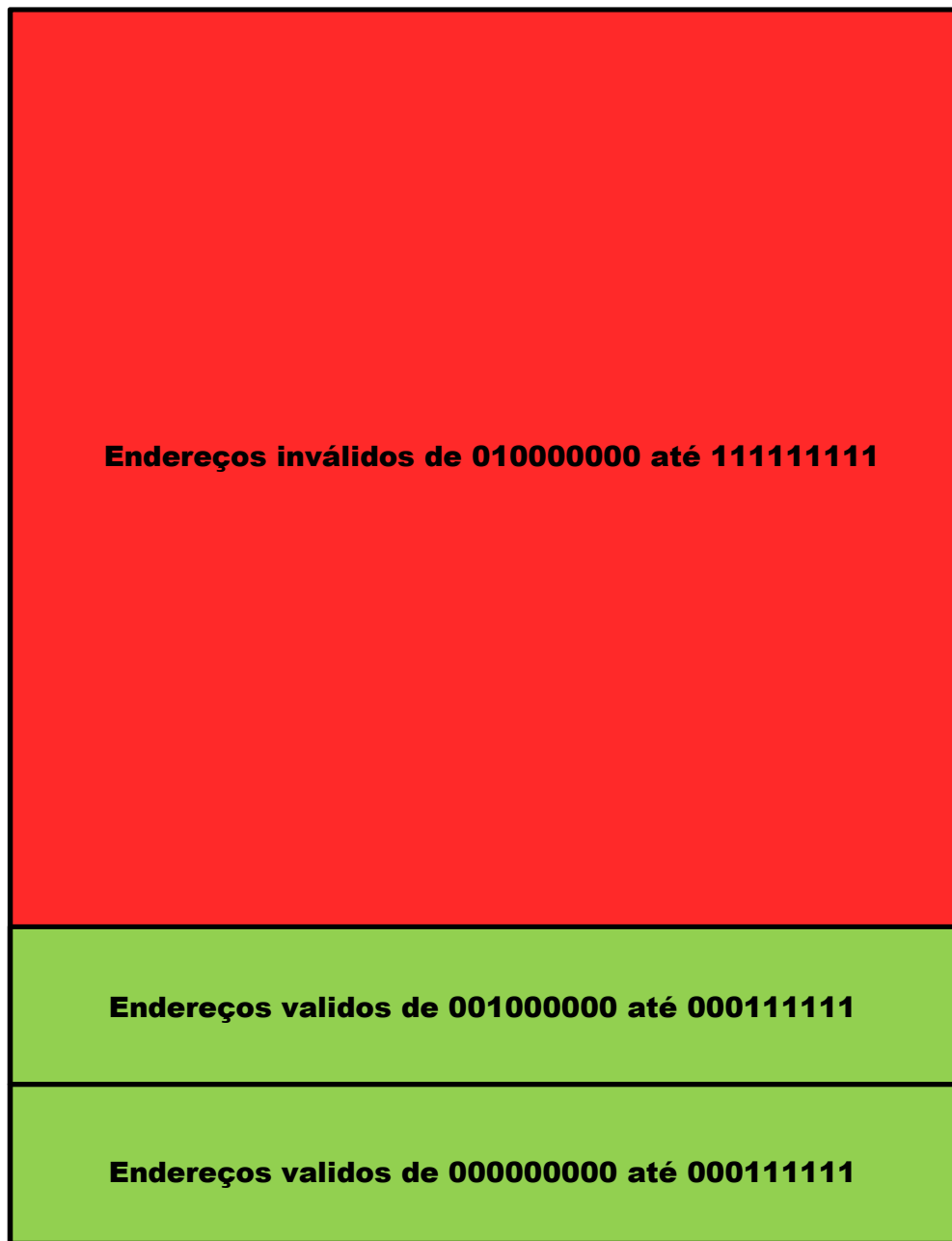


Circuitos Lógicos – Laboratório 9 – Turma F02



Os blocos verdes representam 4 ram blocks de 1 byte cada onde são armazenados os valores de DataIn. Os blocos são selecionados por decodificador do endereço passado, se for inválido não será armazenado e o valor será 'z'.

DataIn

	31 downto 24	23 downto 16	15 downto 8	7 downto 0
001x	2.4	2.3	2.2	2.1
000x	1.4	1.3	1.2	1.1

Caso o endereço seja válido, o valor de DataIn será escrito nos ram blocks de modo que se o endereço estiver entre 000000000 até 000111111 será escrito nos ram blocks 1.x e se estiver entre 001000000 até 001111111 será escrito nos ram blocks 2.x. O valor de DataIn de 4 byte será dividido de modo em que o byte menos significativo – 7 downto 0 – fique no ram block x.1, o segundo em x.2 e assim até x.4. Deste modo se mantém uma estrutura consistente para escrita e leitura.