

Caio Oliveira

Contato

📍 São Carlos, SP
Brasil

📞 Celular:
16 98245-1388

✉ Email:
caiooliveira@usp.com

🌐 Página:
caiosoliveira.github.io

in LinkedIn:
caiosoliveira

📄 Lattes:
2357170475979985

Idiomas

Inglês

Linguagens de Programação

C 
C++ 
JAVA 
Intel HLS 
Python 
VHDL 

Plataformas

ESP8266
Arduino
Intel FPGA
Linux OS
Windows OS
Android OS

Interesses

Sistemas embarcados
Sistemas ciber-físicos
Desenvolvimento de software
Desenvolvimento de firmware
Desenvolvimento de hardware
Aplicações em finanças

Sobre mim

Mestrando em Ciências (Ciência de Computação e Matemática Computacional) pela Universidade de São Paulo (USP) e engenheiro de computação pela Universidade de Ribeirão Preto (UNAERP).

Experiência

- | | | |
|-----------|---|------------------------|
| 2017-2018 | Programa de Educação Tutorial (PET)
<i>Tutor</i>
Atuou com bioinformática e automação de laboratório. | Ribeirão Preto, Brasil |
| 2017-2018 | Laboratórios de Informática para Atividades de Pesquisa e Ensino (LIAPE)
<i>Estagiário</i>
Atuou com atendimento ao usuário e suporte técnico. | Ribeirão Preto, Brasil |
| 2015-2016 | UNAERP Júnior - Departamento de Engenharia de Computação
<i>Presidente</i>
Fundador e Presidente do departamento de Engenharia de Computação da Empresa Júnior da UNAERP. | Ribeirão Preto, Brasil |
| 2014-2016 | Conselho Nacional de Desenvolvimento Científico e Tecnológico (CNPq)
<i>Bolsista de Iniciação Científica</i>
Atuou com pesquisa e desenvolvimento na área de robótica e automação. | Ribeirão Preto, Brasil |
| 2011-2013 | Central do Micro
<i>Técnico em Informática</i>
Reparo em software e hardware de desktops, notebooks, tablets e smartphones. | Passos, Brazil |

Educação

- | | | |
|-----------|--|---|
| 2018-2020 | Mestrado em Ciências | Universidade de São Paulo - USP |
| 2013-2018 | Bacharelado em Engenharia de Computação | Universidade de Ribeirão Preto - UNAERP |

Projetos

- | | | |
|------|---|--------|
| 2020 | Desenvolvimento de Componentes de Hardware dos Protocolos FIX e FAST
Desenvolvimento de hardware em FPGA para a decodificação de dados do mercado financeiro compatível com os padrões FIX e FAST. | USP |
| 2018 | Plataforma de Controle e Desenvolvimento Utilizando Módulo ESP8266
Desenvolvimento de uma plataforma de hardware e software, com terminais elétricos embutidos controlados por uma interface visual ou serviço web. | UNAERP |
| 2016 | Automatização da Coleta de Dados de Equipamento de Análise de Permeabilidade
Desenvolvimento de software/hardware para coleta de dados de manômetro. | UNAERP |

Skills

Criatividade

Bom em ter ideias e soluções criativas.

Comunicação

Aptidão em escrita e falar em público.

Programação

Habilidade em lógica de programação e experiência com linguagem C e C++.

Desenvolvimento de PCB

Experiência em projeto de PCB e conhecimento em eletrônica.

