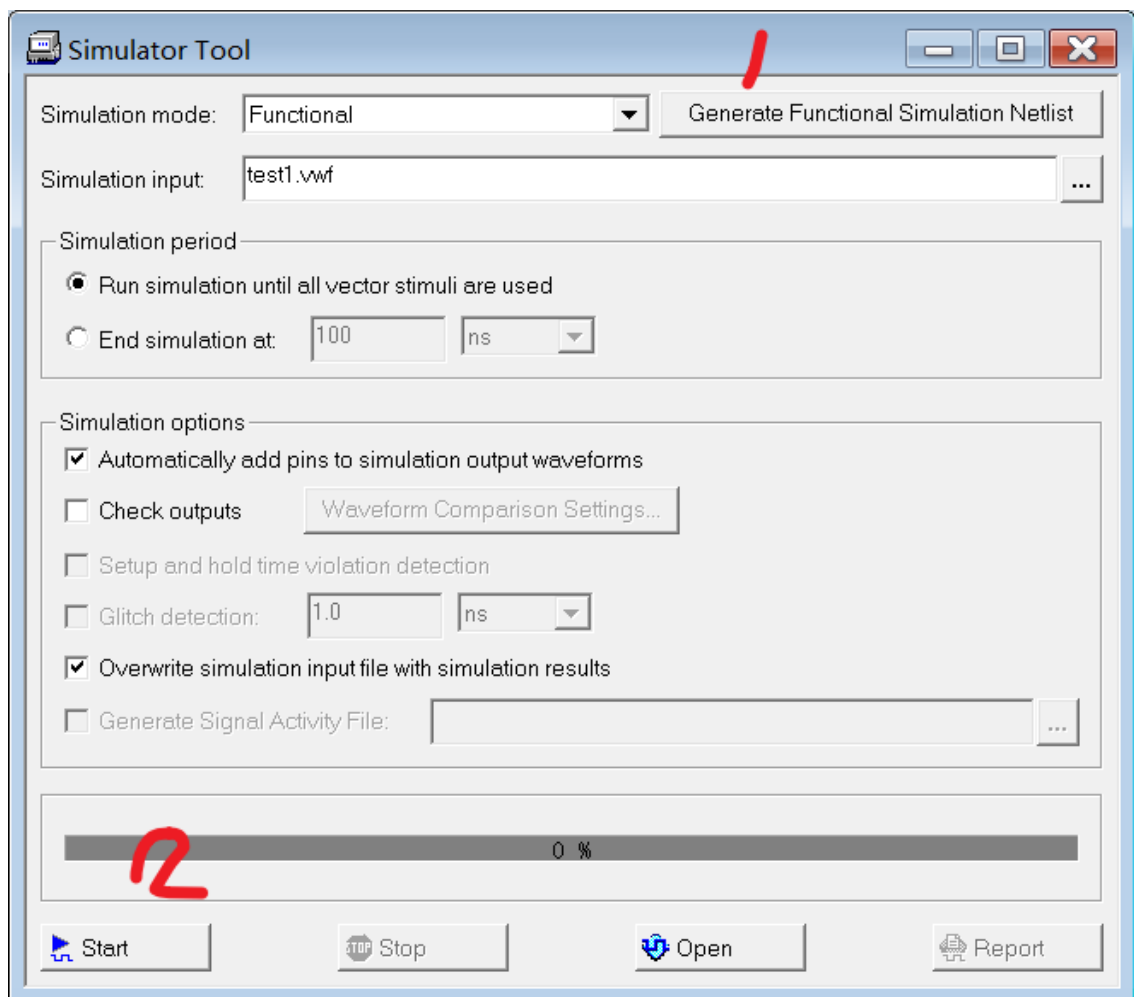


实验一

1. 74LS00区一共有四个芯片，哪一个是与非门？对照附录表？（4块任选？）
2. 将74LS00的引脚7连接“接地插孔”；引脚14连接+5V电源插孔。将两个输入引脚1，2连接到两不同开关，输出引脚3连接到任意一对发光二极管（数码管？8421的1插孔）。拨动开关，观察二极管变化。是数码管吗
3. 至少测试出三组好的与非门
4. Quatus视频做到第一管脚，下载部分下次再做
5. 发光二极管，高电平红灯亮，低电平绿灯亮
6. 电源和接地在实验箱的左侧
7. Assignments-Settings中Family选择ACEX1K，下面选择

| | | | |
|---------------|------|-------|---|
| EP1K30TC144-1 | 1728 | 24576 | 1 |
|---------------|------|-------|---|

（大概率），实验室一共两种芯片，看一下实验箱上具体是哪一个
8. 画波形图时，A选择左边的count value，点击Timing，最下方Multplied by选择2，B为同样的操作，但是B为1。看有几个输入，遵循8421。两输入则21，三输入421，四输入8421。之后要合并AB，保存后开始simulator
9. simulator里不使用timing时序模拟，使用functional功能模拟，先点击右边的



10. 引脚通常选择空白的圆圈138 - A 137 - B 136 - Y，分配好引脚之后，再次进行编译。
11. 接线时对应附录之中各个实验箱与这个电脑上的对应
12. 下载时，选择programmer

| File | Device | Checksum | Usercode | Program Config | Verify | Blank- Check | Exami... | Secur... Bit | Erase | ISP CLAMP |
|-----------|------------|----------|----------|-------------------------------------|--------|-----------------|----------|-----------------|-------|--------------|
| test1.aol | EP1K30T144 | 0000B4D9 | 0000007F | <input checked="" type="checkbox"/> | | | | | | |

这个地方打勾，上边正常会显示usb blust(usb-0),点击start。把设计好的下载到了FPGA实验模板上面