

Test reparát TVP 4. ročník

1. Co je preruseni?
2. Proč přerušení?
3. Jak probíhá přerušení?
4. Co je tabulka vektorů přerušení?
5. Kdo implementuje tabulku vektorů přerušení?
6. Co je stavový registr?
7. Kolik bitů má stavový registr?
8. Z jakého důvodu je důležitý stavový registr při přerušení?
9. Co je I-bit?
10. Kde se nachází I-bit?
11. Co dělá instrukce reti a čím je odlišná od instrukce ret?
12. Co je obsluha přerušení?
13. Jak vznikne obsluha přerušení?
14. Čím končí obsluha přerušení?
15. Co je návratová adresa?
16. Proč ukládáme návratovou adresu, a kam?
17. Jak dlouhá je návratová adresa pro paměť 16kB?
18. Která instrukce uloží návratovou adresu?
19. Kolik taktů trvá návrat do adresy přerušení?
20. Z jakého důvodu požadujeme co nejkratší obsluhu?
21. Co je motivace vzniku pocitace?
22. Proč binární soustava v ICT?
23. Co je architektura procesoru?
24. Jak je možné definovat signál?
25. Proč vzorkovací teorém?
26. Co je nositelem informace? Jak se definuje hodnota informace?
27. Proč se arbitruje sběrnice?
28. Výhody sériových sběrnic?
29. Rozdíly v protokolech synchronní a asynchronní sběrnice?
30. Co je jádro procesoru? Co je kombinační logika? Co je synchronní obvod?
31. Charakterizujte proudově pracující MCU a vyjmenujte fáze zpracování instrukce.
32. Co je broken pipeline? Jak to řešit?
33. Co je nejmenší jednotka paměti? Jaká je její funkce?
34. Proč hierarchická paměť? Jak se s ní pracuje? Jak s tím souvisí virtuální paměť?
35. Kamarád vám dal pod stromeček 4 paměťové čipy 1kB s šířkou slova 8 bit. Vy je chcete složit do jedné paměti s velikostí 2kB a šířkou slova 8 bit. Jak to uděláte? Obrázek?
36. Proč přerušení?
37. Co je obsluha přerušení?
38. Co je tabulka vektorů přerušení?
39. Co dělá instrukce reti?
40. Jak souvisí stavový registr s globálním a místním přerušením?