- 1. motivace vzniku PC
- 2. rozdil cisc-risc
- 3. prevedte číslo 31 do trojkove soustavy
- 4. rozdil digital analog
- 5. adc je co?
- 6. rozliseni digitálního signalu se urci jak?
- 7. Aliasing je co?
- 8. PWM se charakterizuje jak?
- 9. Učiník PWM signalu je co?
- 10. Rekonstrukce digitálního signalu na analogovy jak na to?
- 11. Integrovana periferie je co?
- 12. VLSI je co?
- 13. Vady adc prevodniku?
- 14. Kompenzace vad adc prevodniku?
- 15. Multiplexor?
- 16. LSB-MSB?
- 17. Synchroni systém se charakterizuje jak?
- 18. LATCH/REGISTER rozdil?
- 19. Proc integrovat periferie?
- 20. Definice decibel?
- 21. Utlum definice?
- 22. Zesileni signalu?
- 23. Propagation delay?
- 24. Co znamena dB=-2
- 25. dB=10, jaky je vyznam?
- 26. RC filtr prvního radu, jak pouzit s PWM?
- 27. Co je SNR?
- 28. Fresnelova zona?
- 29. Zaporna cisla v bin na 8-bit MCU?
- 30. Zlomky v bin?
- 31. Scitani v bin?
- 32. Nasobeni 2-mi v bin?
- 33. Deleni 2-mi v bin?
- 34. Proc Harward architektura vychazi levneji nez Von Neuman?
- 35. Rozdil Harward-Neuman?
- 36. Sirka pasma?
- 37. Casovy multiplex
- 38. Frekvencni multiplex
- 39. Co je vzorek?
- 40. Vztah mezi ASM a strojovym kodem?