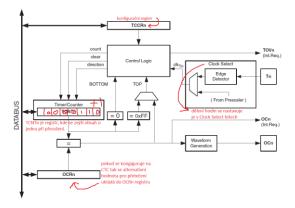
ÚVAHA A ZADÁNÍ PRO LABORATORNÍ CVIČENÍ ČÍTAČE

Čítač je periferie integrovaná na palubě procesoru, která slouží k měření času. Časem je myšlen počet period taktovacího signálu po průchodu elektronickým obvodem pro dělení hodin.

Tato periferie má několik možností konfigurace, mezi které patří také počítací (zvyšuje o jednu) a odpočítávací (snižuje o jednu). Jak je zřejmé, jedná se o elektronický obvod skládající se z registrů a kombinační logiky.

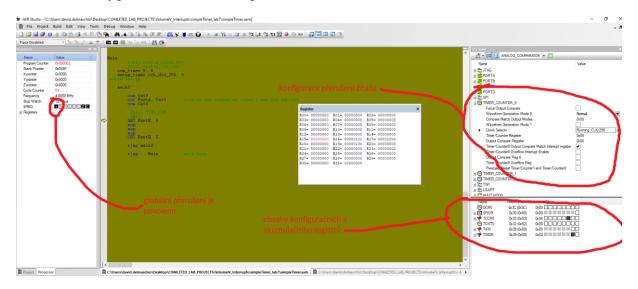
Jedním z jeho úkolů je číselným údajem uloženým do akumulačního registru zaznamenat počet událostí (period) nebo procesů a informovat, kolikrát proběhly. Je vytvořen tak, aby dokázal rychle čítat elektrické impulsy, jejichž frekvence je zaznamenána v kHz, MHz a GHz.

Graficky na ATmega16 tento obvod vypadá zhruba takto:



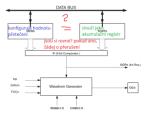
Jak je z obrázku patrné, tento obvod obsahuje také konfigurační registry, jako například TCCRn a OCRn. Jsou tam i jiné, se kterými je potřeba se seznámit. Klidně se zeptejte při hodině, nebo na Teamsech.

V podstatě nejjednodušší způsob jak se s touto periferií seznámit je pomocí simulátoru. Pokud si načtete zdroj pro čítač z teams, a spustíte simulaci, uvidíte něco takového:

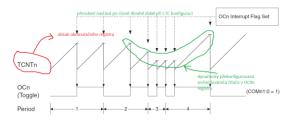


Do konfiguračních registrů se ukládají konfigurační hodnoty, kterými se nastaví požadavky na funkci čítače. V podstatě se jedná o dvě zásadní možnosti jak periferii čítače zkonfigurovat. Je to overflow a compare match.

Přetečení po dosažení maximální hodnoty čítače je situace, kdy například 8-bitový čítač dosáhne hodnoty 255 a pak přeteče. Obvykle se tomuto stylu konfigurace říká overflow, nebo-li OVF konfigurace.



Compare match je způsob konfigurace, kde místo maximální možné hodnoty čítače programátor zadá libovolnou hodnotu menší nebo rovnou 255. Často se tomuto stylu konfigurace říká CTC konfigurace. Zde je grafické znázornění obsahu akumulačního registru při konfiguraci na CTC.



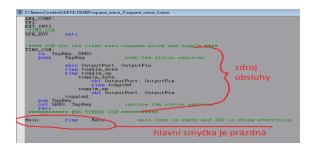
Přetečení čítače znamená, že periferie čítače vyšle jádru žádost o přerušení.

Průběh přerušení (všeobecně):

- 1) Přijde žádost o přerušení (na jádro od periferie)
- 2) Uloží návratovou adresu (kde byl přerušen)
- 3) Skočí do tabulky vektorů přerušení do adresy, která odpovídá typu žádosti. V tomto místě je "jmp jméno-obsluhy" -> TIM0_CON Vše do teď bylo čistě HW, od 3 a dál je zas FW
- 4) Skočí do podprogramu obsluhy
- 5) Reti "od popne" návratovou adresu a nahodí I. Bit v SREG
- 6) Skočí do místa, kde byl přerušen

Jak na to a co dál? Je potřeba překonfigurovávat čítač. Je to možné udělat tak, že se přizpůsobí obsluha čítače tak aby se na výstupním pinu vygenerovala čtvercová vlna různých frekvencí. Tyto frekvence pak změříme oscilocopem a porovnáme je s vypočtenými hodnotami.

Překonfigurování je možné také udělat dynamicky bez přeprogramování procesoru. To je pomocí tlačítka, pak už je možné se bavit o generátoru čtvercových průběhů. Nechám to na vás jak se rozhodnete. Můžete si přepisovat .hex je mi to jedno.



Ze snímku simulátoru je vidět, že obsluha při každém průchodu přepne hodnotu na výstupním pinu na hodnotu opačnou, to znamená při každém přetečení z logické 0 na logickou 1, a z logické 1 na logickou 0. Běžně se tomuto ději říká toggle.

ZADÁNÍ

Dokonči zdroj pro timer v asembleru, zjisti přesnost čítače na ATmega16, porovnej naměřenou hodnotu s vypočítanou, sestroj grafy a udělej závěr.

Zde již pokračuje bývalý žák v jeho bádání a postupech...

Použité přístroje:

<u>Osciloskop</u> – elektronický měřicí přístroj s obrazovkou, který zaznamenává průběh měřeného napěťového signálu. Existuje několik typů osciloskopů, například analogové (klasické, paměťové, vzorkovací) nebo digitální (spolupracují s osobním počítačem).

V našem případě byl použit digitální, tedy čtvercovou vlnu jsme mohli vidět na PC softwarově.

<u>Osciloskop - parametry</u> – max input: 30Vpp, mx output: 10Vpp ,2x 12MHz PC-Scope -> používaný vstup 2

<u>Programátor</u> – pro spojení desky s PC => (AVR-ISP)

<u>Deska</u> – Krystal typu: HC49/S QM- 14,7456 MHz, používaný typ portu -> D

Počítač – Použité programy: AVR ISP prog, PcLab2000LT, AVR studio 4

Postup:

Napsal jsem si program v AVR, který má za funkci čítat při každém přejetí mainu dokud hodnota v (TIMER_CONTER_0 -> TCNT0) nedojede do hodnoty overflow (TIMER_CONTER_0 -> OCR0) => smyčka. Následně při dojetí do této hodnoty se nahodí na portu v mém případě zvoleném D I. Bit. — přesnější průběh přerušení v teorii.

Po testování a ověření, že to dělá to, co má jsem si zapojil osciloskop k PC spolu programátorem a deskou, na desku jsem nahrál hex mého programu přes AVR_ISP_program a na osciloskopu (PcLab2000LT) jsem mohl sledovat čtvercovou vlnu spolu s potřebnou frekvencí, kterou jsem si zapsal .Poté jsem si vypočítal frekvenci, která by měla vyjít a rozdíl mezi naměřenou a reálnou frekvencí v procentech.

Pro výpočet frekvence můžete použít následující vzorce:

$$f_{vyp} = \frac{\text{Hodnota krystalu}}{2*d\check{\text{e}len\'i} \ hodin*top\ hodnota}$$

<u>dělení hodin</u> - (bez ,8,64,256,1024)

top hodnota – hodnota pro overflow

<u>hodnota krystalu</u> – pro nás tedy stálá konstanta vzhledem k tomu, že jsme jiný krystal nepoužívali (14,7456 MHz)

Příklad výpočtu pro top hodnotu 96 při dělení 8, označen tučně v tabule:

$$f_{vyp} = \frac{14,7456*10^6}{2*8*96*10^3} = \underline{9,6kHz}$$

Výpočet chyby:

$$d_x = 100 - \left(\frac{9,22}{9.6} * 100\right) = 3.96\%$$

Tabulky:

			f (KHz) -	
dělení x-krystalu	top hodnota	f (KHz) - přečtena	vypočítaná	Chyba (%)

<u>Obrázky</u>

