

1. Fetch rizika
2. Decode faze plnění
3. Execute faze
4. Writeback
5. Synch/asynch systém rozdily
6. Arbiter
7. SPI
8. I2C
9. USB
10. Modulace
11. Round robin
12. Opravy rizik při fetch fazi
13. Daisy chaining arbiter
14. Semaphore
15. Objedvajici filozofové jako synchronizacni problém
16. Dvou vrstve preruseni
17. Severni a jizni most
18. Parametry sbernice (nekolik)
19. Prenosove cesty
20. Sbernice s jednou signálovou cestou?
21. Modulace laser?
22. RS232
23. Opravne kody
24. Hamming code
25. Parita
26. CRC
27. Bluetooth
28. Triangulace vysilace
29. Cell network
30. Konfigurace SPI periferie
31. Cipova sada
32. Opticky kabel/konstrukce
33. Optika montaz/bezpečnost
34. Hacking medeny vodíc
35. Kroucena dvoulinka
36. Koaxialni kabel
37. RF vliv frekvence na penetraci
38. RF koncept dosahu
39. Integrita signalu –odraz/preslech/rozfazovani
40. Fresnelova zona
41. Ruseni signalu