МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РФ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

«ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»

ФАКУЛЬТЕТ АВТОМАТИКИ И ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ

КАФЕДРА РАДИОЭЛЕКТРОННЫХ СРЕДСТВ

Отчет по дисциплине

«Цифровые устройства и микропроцессоры»

Лабораторная работа №1

«СИСТЕМА КОМАНД МИКРОПРОЦЕССОРА X86»

Вариант 11

|  |  |
| --- | --- |
| Выполнил: студент группы ИНБс–3301 | О. Д. Голомидова |
|  |  |
| Проверил: доцент кафедры РЭС | М.А. Земцов |

Киров 2025

**Цель работы**: изучение системы команд и способов адресации микропроцессоров с архитектурой x86.

**Ход работы**

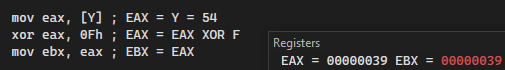
Переменные по заданию:

|  |  |  |
| --- | --- | --- |
|  |  |  |

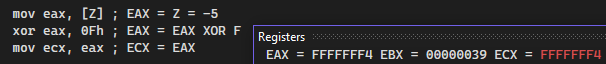
Задание:

Вычислить , где , получены в результате инверсии младших бит и соответственно.

1. Выполняем часть в скобках. Инвертируем младших бита и получаем в .



1. Инвертируем младших бита и получаем в .



1. Выполняем логическое И между и .

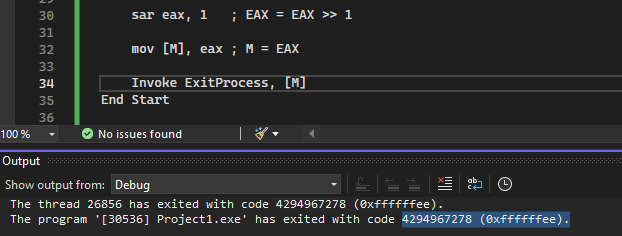


1. Выполняем логический между только что выполненной операцией и .

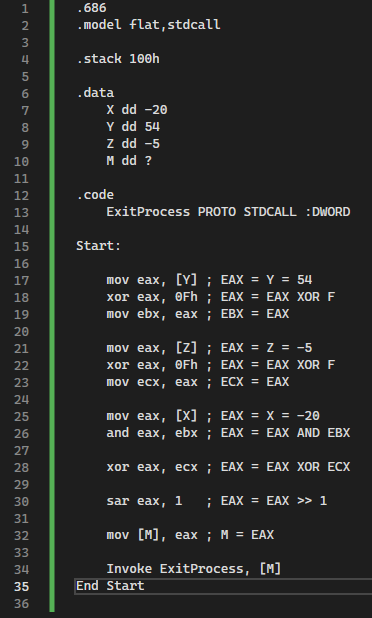


1. Арифметический сдвиг вправо полученного на бит.





**Код программы**



**Вывод**: была изучена система команд и способов адресации микропроцессоров с архитектурой x86.