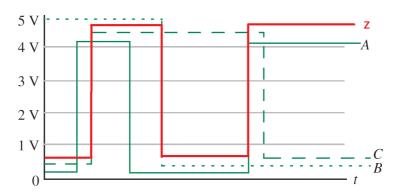
## 전기전자회로 Chapter 5, 6 Problem Solving 2017-18570 컴퓨터공학부 이성찬

**Exercise 5.1** 둘 중 하나만 거짓일 때 결과가 참이므로 이는 둘 중 하나만 참일 때 결과가 참인 것과 동치이다. 즉  $Z=X \times Y$  이므로  $Z=XY \times XY$ . Truth table은 다음과 같다.

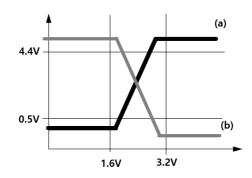
ХҮ	(X&~Y) v (~X&Y)
TT	F
ΤF	Т
FΤ	Т
FF	F

**Problem 5.2** 주어진 회로가 static discipline을 만족한다고 했으므로 회로의 output voltage는 Z의 값에만 영향을 받는다고 봐도 무방하다. Z가 1이면  $V_{O\!H}\!\!=\!4{\rm V}$  이상일 것이고, Z가 0이면  $V_{O\!L}\!=\!1{\rm V}$  이하일 것이다. 먼저 회로를 boolean expression으로 나타내면,  $Z\!\!=\!A\cdot B^{-}\!\!+\!B\cdot C$  이므로 다음과 같이 나타난다.



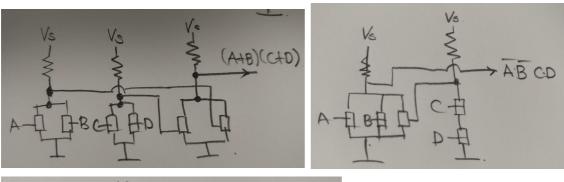
## Problem 5.13

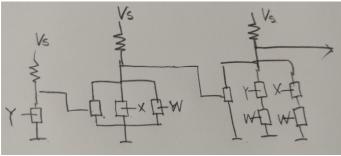
(a)



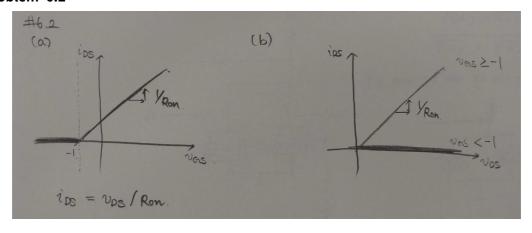
- (c)  $0.5\mathrm{V}$  (d)  $4.4\mathrm{V}$  (e)  $1.6\mathrm{V}$  (f)  $3.2\mathrm{V}$
- (g) 두 noise margin 중 작은  $1.1{
  m V}$ 에 대하여 계산해야 정상적으로 작동한다.  $0.08{
  m V/cm}$  의 noise가 symmetric 하게 생기므로  $1.1{
  m V}/0.04({
  m V/cm})=27.5{
  m cm}$  이므로 이 길이마다 한 개씩 buffer를 두어야 한다.  $2{
  m m}/27.5{
  m cm}=7.2$  이므로 대략 8개 정도 필요하다.
- (h) Noise margin for 0 : 1.1V, for 1 : 1.2V. 3개가 직렬로 연결되더라도 각 내부의 buffer가 정상적으로 작동해야 하므로 전체 noise margin은 변하지 않는다.

Exercise 6.1 적당히 De Morgan's Law를 사용한다.





Problem 6.2



## Problem 6.9

